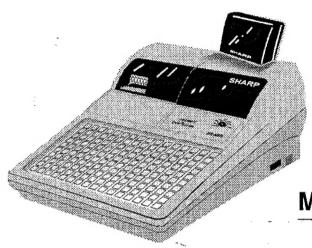
CODE: 00ZERA670SPMG



gekennzeichnet.

# ELEKTRONISCHE REGISTRIERKASSE

ER-A650 S

## MODELL ER-A670 S

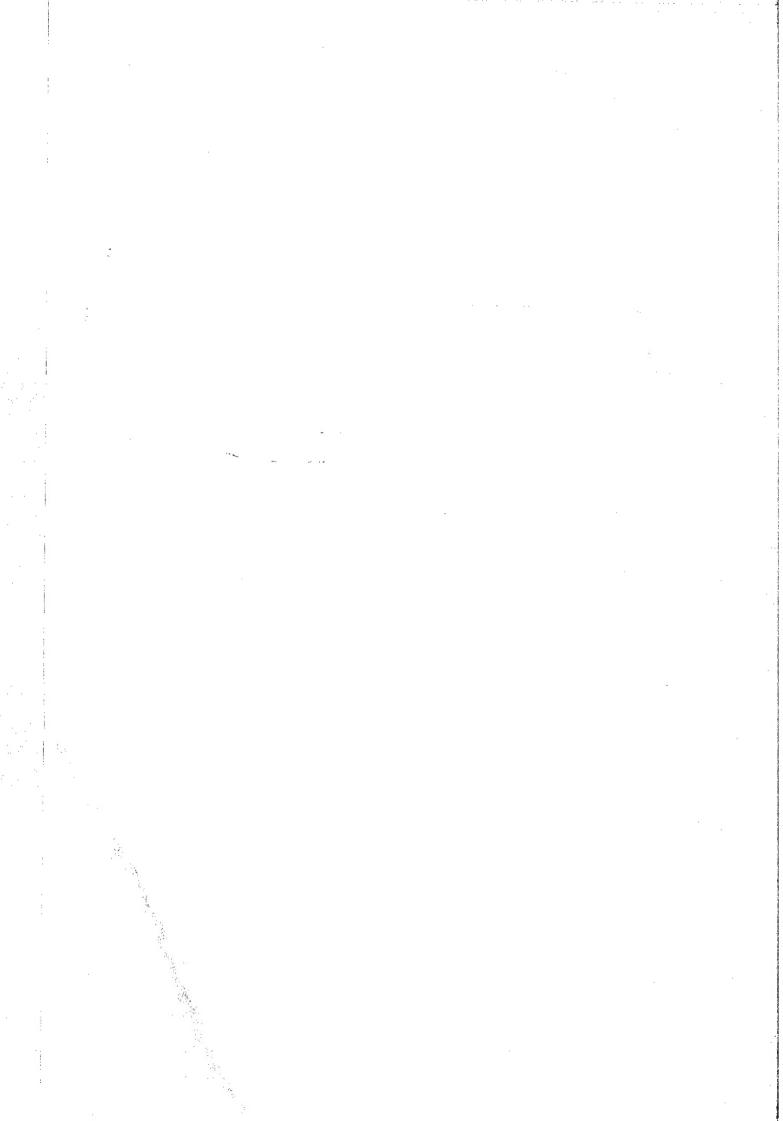
(Für Version "V")

SRV SCHLÜSSEL: LKGIM7113RCZZ

DRUCKER: M-T245

## **INHALT**

KAPITEL 1. SERVICE-MODUS (SRV)	I
KAPITEL 2. PROGRAMM-MODUS (PGM2/PGM1)	3
KAPITEL 3. OP X/Z-, X1/Z1-, X2/Z2-MODUS	)
KAPITEL 4. GENERIERUNGSPROZEDUR FÜR LOGODATEN (ER-A670 S) 40	)
* Die hinzugefügten und geänderten Punkte werden im Handbuch mit S	



## KAPITEL 1. SERVICE-MODUS (SRV)

Der SRV-Schlüssel wird für den Betrieb im SRV-Modus verwendet.

## 1.SRV-Reset (Programm-Nullstellung)

Dient dazu einen Software-Reset auszuführen. Die Programmierungen bleiben erhalten, d.h. es findet keine Speicherlöschung statt.

#### Vorgehensweise

- Methode 1
  - 1) Den Netzschalter ausschalten.
  - 2) Den Modusschalter auf die Position (SRV') einstellen.
  - 3) Den Netzschalter einschalten.
  - 4) Den Modusschalter von der (SRV)-Position zur (SRV')-Position stellen.
- Methode 2
  - 1) Den Modusschalter auf die PGM2-Position stellen.
  - 2) Den Netzschalter ausschalten.
  - Die Tasten JOURNAL FEED und RECEIPT FEED gedrückt halten und w\u00e4hrenddessen den Netzschalter einschalten. Mit Methode 2 kann keine Nullstellung von CKDC4 durchgef\u00fchrt werden.

Hinweis: Bei der Zerlegung und beim Zusammenbau die Kasse nur durch Methode 1 in Betrieb nehmen.

Hinweis: SRV Programmier-Job#926-B muß auf "4" eingestellt werden, damit ein Reset der Programmschleife im PGM-Modus möglich ist.

PRG.RESET\*\*\*

## MRS-Reset (Urstart mit Speicherlöschung)

Es bestehen zwei Möglichkeiten einen MRS-Reset durchzuführen.

MRS-1

Wird angewendet, um alle Speicherinhalte zu löschen. Die Kasse initialisiert sich und das Grundprogramm wird im Speicher aufgebaut. Das Tastaturlayout wird in den Grundzustand versetzt.

## Vorgehensweise

- 1) Den Netzschalter ausschalten.
- 2) Den Modusschalter auf die Position (SRV') einstellen.
- Den Netzschalter einschalten.
- Während die Taste JOURNAL FEED gedrückt gehalten wird, von (SRV')-Position nach (SRV)-Position umschalten.
- MRS-2

Wird angewendet, um den gesamten Speicherinhalt sowie den Inhalt der Tastaturbelegung zu löschen.

Mit diesem Reset wird die gesamte Programmierung auf die Standardeinstellung zurückgestellt. Die Tastaturbelegung muß per Hand neu angelegt werden.

Dieser Reset wird verwendet, wenn bei einer Anwendung verschiedene Tastatur-Belegungen erforderlich sind, die nicht beim normalen MRS-1 zur Verfügung stehen.

## Vorgehensweise

- 1) Den Netzschalter ausschalten.
- 2) Den Modusschalter auf die Position (SRV') einstellen.
- 3) Den Netzschalter einschalten.
- Während die Tasten JOURNAL FEED und RECEIPT FEED gedrückt gehalten werden, von (SRV')-Position nach (SRV)-Position umschalten.

#### 5) Zuordnung der Tastenpositionen:

Nach Durchführung von MRS-2 stehen nur die Tasten RECEIPT FEED und JOURNAL FEED zur Verfügung. Jede andere Taste kann auf der Haupttastatur nun jeder Tastenposition zugeordnet werden.

[Vorgang zur Tasteneinstellung]



## MRS PRESET \*\*\*

#### HINWEISE:

- \*1: Das Drücken der 0-Taste bewirkt die Deaktivierung der Taste.
- \*2: Die Taste drücken, die zugeordnet werden soll. Hierdurch wird die in der Anzeige dargestellte Taste dieser Tastenposition zugeordnet.
- \*3: Wird die Tastatur wieder eingesetzt, verwendet FGM 1/2 die Standardbelegung der Tastatur.

Tastennr.	Tastenname	Tastennr.	Tastenname
1	Numerische Taste "0"	10	Numerische Taste "9"
2	Numerische Taste "1"	11	Numerische Taste "00"
3	Numerische Taste "2"	12	Numerische Taste "000"
4	Numerische Taste "3"	13	Dezimalpunkt- taste
5	Numerische Taste "4"	14	CL-Taste
6	Numerische Taste "5"	15	⊗ -Taste
7	Numerische Taste "6"	16	ST-Taste
8	Numerische Taste,,7"	17	TL-Taste
9	Numerische Taste "8"		

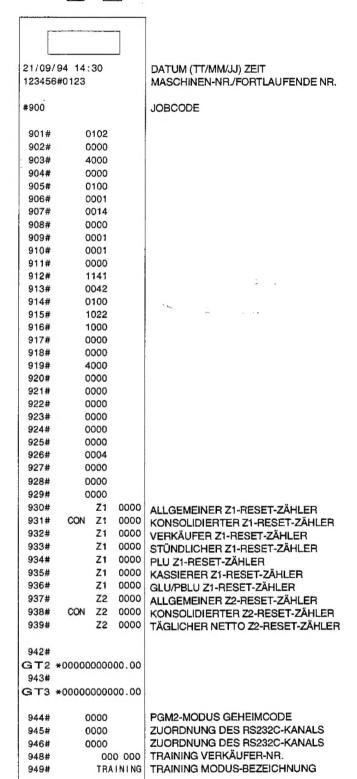
## 3. Abruf der SRV-Programminhalte

## Liste der Programmberichte

Jobcode	Name des Berichtes
900	Komplette Lesung des SRV-Programmes (ausschließlich Tastaturbelegung)
950	Auslesen der Tastaturbelegung (über Funktionstasten)
951	Auslesen der Tastaturbelegung (über Warengruppen- Tasten und direkte PLU-Tasten)
970	Auslesen der Dateiprogrammierung

#### [JOB# 900]

Alle Parameter für den SRV-Modus werden aufgelistet. Tastenbetätigung



## [JOB# 950]

Der Bericht über die Tastaturbelegung wird im SRV-Modus ausgedruckt.

Tastenbetätigung

21/09/ 123456	-			DATUM (TT/MM/JJ) ZEIT MASCHINEN-NR./FORTLAUFENDE NR.
#950				JOBCODE
001 002 003	0 1 2	KEY KEY KEY	019 020 030	TASTEN-NR./TASTENBESCHRIFTUNG /TASTENPOSITIONSCODE
		:		

Tastenbetätigung

951 → 🚫 → TL

			<del></del>			
21/09				0		DATUM (TT/MM/JJ) ZEIT MASCHINEN-NR/FORTLAUFENDE NR.
#951						JOBCODE
001 002 003	0	-	2	0	24 34 44	TASTEN-NR./TASTENBESCHRIFTUNG /TASTENPOSITIONSCODE
158	1	5	_	-		
160	1	_	0	-		

## S [JOB# 970]

Angelegte Speicherdateien werden aufgelistet.

Tastenbetätigung

		٦
01/01/00 3	:34 0001	
000000#0004		}
000000#0004	CLERKOOT	JOBCODE
#970		
#570		Dateitabellen-Nr./Anzahl der Datensätze
*001* 00020	/00020	/ Anzahl der Blöcke
*002* 00020		/ Annahi day balantay Datay 24
*003* 00020	/00020	
*005* 00020	/00020	
*006* 00020	/00020	
*011* 00240	/00020	
*014* 00240	/00020	
*015* 00240	/00020	
*018* 00240	/00020	
*019* 00240	/00020	
*024* 00030	/00000	
*025* 00010		
*026* 00099		
*027* 00099		
*028* 00099	/00099	
*033* 00006		
*034* 00006	/00006	
*035* 00006	/00006	
*039* 00076 *040* 00076		
*041* 00076		
*046* 00076		
*047* 00076		
*051* 00076		
*052* 00076	/00076	
*056* 00049	/00049	
*057* 00049	/00049	
*061* 00032	/00000	
*062* 00032	/00000	
*069* 00080	/00080	
*072* 00080	/00080	
*073* 00080	/00080	
*075* 00050-	01910	
	/00000	Dateitabellen-Nr./Anzahl Index
*077* 00020	/00020	
*080* 00240	/00020	Datensätze (GLU)
*081* 00240	/00020	
*086* 00240	/00020	
*087* 00240	/00020	
106000		
1DFFE0		
1FFFFF		Startadresse des Dateienspeichers
		Startadresse des leeren Speichers

Speicherende-Adresse

## [JOB#990]

Lesen der SSP-Programme.

Tastenbetätigung

11/01/94 12:34PM DATUM (TT/MM/JJ) ZEIT MASCHINEN-NR./FORTLAUFENDE NR. 123456#0123 JOBCODE #990 SSP-NUMMER SSP ERA670 -001 001 001 002 001 003 001 CHECK SUM ERROR

## 4. Programmierung im SRV-Modus

Im folgenden sind die Tastenoperationen aufgeführt, die für die Programmierung erforderlich sind.

Einzelheiten zu [A][B][C][D] werden im jeweiligen Programmpunkt erläutert.

\* Markierung ist die MRS-Einstellung.

#901-A: Nicht verwendet (fest eingestellt auf "0")

#901-B: Steuersystem

1. STEUER-System	901-B
Auto Steueraufschlagsystem 1~6	0
Auto MwSt 1~6	1
Manuelle MwSt 1~6	2
Manuelle MwSt 1	3
Manuelles Steueraufschlagsystem1~6	4
Auto MwSt 1~3 und Auto Steueraufschlagsystem 4~6	5

#901-C: 1. Rundungssystem

Rundungssystem	901-C	
Normal	0	7
SCHWEDEN	1	
DÄNEMARK	4	

#901-D: 1. TAB-Einstellung

1. TAB-Einstellun	g 901-D
0.0	1
0.00	2
0.000	3

## [JOB#902] MRS=0000

#902-A: 1. Wahl der Inline-Option

2. INLINE (SRN Inline)	902-A	
Nein	0	7
Ja	1	

#902-B: 1. Wahl des Küchendruckers

<ol> <li>Küchendrucker</li> </ol>	902-B	1
Nein	0	*
Ja	1	1

S #902-C: (Für Deutschland): 1. Art des Druckers

Art des Druckers	902-C	]
Keiner	0	*
Serieller Drucker	1	
Belegdrucker (ER-31SP)	2	l

#902-C: (Für andere Länder): 1. Wahl des Belegdruckers

ĺ	1. Belegdrucker (ER-31SP)	902-C	
	Nein	0	*
	Ja	2	

#902-D: 1. EFT Terminal (Für Deutschland) 2. Schlüsselsystem

1. EFT Terminal	2. Verkäufertast	902-D
Nein	4 bit Schlüssel	0
	8 bit Schlüssel	2
Ja	4 bit Schlüssel	4
	8 bit Schlüssel	6

#### [JOB#903] MRS=4000

#903-A: 1. SIO Übertragungs-Baudrate

1. Baudrate (bit/s)	903-A
300	0
1200	1
2400	2
4800	3
9600	4
19200	5

#903-B, C, D: Nicht verwendet (fest eingestellt auf "000")

#### [JOB#904] MRS=0000

#904-A: (Für Deutschland): 1. Drucken des Datums

- 2. Uhrzeit auf Rechnung drucken\*
- 3. Rechnungs-Nr. ausdrucken\*

Drucken des     Datums	Uhrzeit auf     Rechnung     drucken*	3. Rechnungs- Nr. aus- drucken*	904-A
	Ja	Ja	0
Ja	Ja	Nein	1
	Nein	Ja	2
	Ment	Nein	3
	Ja	Ja	4
Nein	Ja	Nein	5
	Nein	Ja	6
	146111	Nein	7

<sup>\*</sup> Gilt nur für seriellen Rechnungsdrucker

S #904-A; (Für andere Länder): 1. Drucken des Datums

Drucken des Datums	904-A
Ja	0
Nein	4

#904-B: 1. Drucken der fortlaufenden Nummer.

Drucken der fortlaufenden     Nummer	904-B	
Ja	0	
Nein	4	

#904-C: 1. Bedienungsgeld ist in ST enthalten.

Bedienungsgeld ist in ST enthalten	904-C	
Nein	0	*
Ja 、	4	

#904-D: 1. Beinhaltung von Steuer im Basisbetrag des Bedienungsgeldes.

Beinhaltung von Steuer im     Basisbetrag des     Bedienungsgeldes	904-D	
Nein	0	١
Ja	4	1

## [JOB#905] MRS=0100

#905-A: Nicht verwendet (fest eingestellt auf "0")

#905-B: 1. Ausdruck der Steuer, wenn die zu versteuemde Zwischensumme 0 ist.

2. Steuerausdruck, wenn die Besteuerung 0 ist.

Zu versteuernde     Zwischensumme ist 0	2. Steuer ist 0	905-B
Unterdrücken	Drucken	0
	Unterdrücken	1
Drucken	Drucken	4
	Unterdrücken	5

#905-C: 1. Drucken des Rundungsbetrages auf dem Bon.

2. Druckformat für Gebinderegistrierung.

Drucken des     Rundungsbetrages     auf dem Bon	Druckformat für     Gebinderegistrierung	905-C	
Nein	Normal	0	*
	Australien	2	1
Ja	Normal	4	1
	Australien	6	1

#905-D: Nicht verwendet (fest eingestellt auf "0")

## [JOB#906] MRS=0001

#906-A: 1. Drucken der Warengruppen- und PLU-Nr. auf dem Bon. 2. Eingaben, durch die der PLU-Bestand negativ wird.

Drucken der     Warengruppen- und PLU-Nr.	2. PLU-Bestand negativ	906-A	
	Bedingungslos erlaubt	0	1
Nein	Operation erlaubt, trotz Fehlermeldung	1	
	Sperren	2	١
	Bedingungslos erlaubt	4	
Ja	Operation erlaubt, trotz Fehlermeldung	5	
	Sperren	6	l

#906-B: 1. Extra-Warengruppen
2. Umsatzneutrale Gruppe

Extra-Warengruppen	Umsatzneutrale     Gruppe	906-B	
Nicht möglich	Nicht möglich	0	1
	Möglich	1	1
Möglich	Nicht möglich	2	1
	Möglich	3	1

#906-C: 1. Zählart der Gebinde.

2. Multiplikation

1. Zählart der Gebinde	2. Multiplikation	906-C	]
Menge	Multiplikation	0	1
	Gebinderegistrierung	2	1
Verpackung	Multiplikation	4	1
	Gebinderegistrierung	6	1

#906-D: 1. Programmierung der fortlaufenden Nummer.

2. Dezimalpunktposition

1. Fortlaufende Nummer	2. Dezimalpunktposition	909-D	1
Ja	Nein	0	1
	Ja (dreistellige Dezimalstelle)	1	,
Nein	Nein	2	
	Ja (dreistellige Dezimalstelle)	3	

### [JOB#907] MRS=0014

#907-A:. 1. Eingabe von SCM (+)/(-) nach Registrierung im REG/MEG/MGR-Modus.

2. Starten der Eingabe Bargeldspeicher zwangsweise.

1. Eingabe von SCM (+)/(-) nach Registrierung im REG/MGR-Modus	Starten der Eingabe     Bargeldspeicher     zwangsweise	907-A	
	Nicht zwangsweise	0	١
Nicht möglich	Zwangsweise für einen individuellen Kassierer	1	
	Zwangsweise für alle Kassierer	2	
	Nicht zwangsweise	4	
Möglich	Zwangsweise für einen individuellen Kassierer	5	
	Zwangsweise für alle Verkäufer	6	

#907-B: Nicht verwendet (fest eingestellt auf "0")

#907-C: 1. Im Falle des Kassen-Ist-Eingabezwangs für alle Kassierer, X-Berichte vor Kassen-Ist-Eingabe

Sperren der Eingabe im REG-Modus nach der Einzelkassierer-Nullstellung

3. Minuszeichen einstellen für Warengruppen und PLU.

		•	
Im Falle des     Kassen-Ist- Eingabe- zwangs für alle Kassie- rer, X-Be- richte vor Kassen-Ist- Eingabe	2. Sperren der Eingabe im REG-Modus nach der Einzelkas- sierer-Null- stellung	3. Minuszei- chen ein- stellen für Warengrup- pen und PLU	907-C
h	Nein	Nicht möglich	0
Nicht möglich	140111	Möglich	1
· · · · · · · · · · · · · · · · · · ·	Ja	Nicht möglich	2
	Ja	Möglich	3
	Nein	Nicht möglich	4
Möglich	146/11	Möglich	5
	Ja	Nicht möglich	6
	Ja	Möglich	7

#907-D: 1. Z-Zähler-Druck für PLU-, Stunden-, Kassierer-, Tagesnettoumsatz-Bericht.

2. CCD zwangsweise

<ol> <li>Z-Zähler-Druck</li> </ol>	2. CCD zwangsweise	907-D	1
Ja	Nicht zwangsweise	0	1
	Für individuellen Kassierer	f	
	Für alle Kassierer	2	1
Nein	Nicht zwangsweise	4	1
	Für individuellen Kassierer	5	
	Für alle Kassierer	6	1

## [JOB#908] MRS=0000

#908-A: GT-Druck auf Z-Bericht.

GT1 (Netto)	GT2 (+)	GT3 (-)	908-A
	Ausdruck	Ausdruck	0
Ausdruck	Ausuruck	Unterdrücken	1
Addition		Ausdruck	2
		Unterdrücken	3
Unterdrücken	Ausdruck	Ausdruck	4
	Austruck	Unterdrücken	5
		Ausdruck	· 6
		Unterdrücken	7

#908-B: GT-Druck auf X-Bericht.

GT1 (Netto)	GT2 (+)	GT3 (-)	908-B
	Unterdrücken	Unterdrücken	0
Unterdrücken	Onterorucken	Ausdruck	1
GIII GII GII GII GII GII GII GII GII GI	Ausdruck	Unterdrücken	2
		Ausdruck	3
	Unterdrücken	Unterdrücken	4
Ausdruck	Official decker	Ausdruck	5
Austrack	Ausdruck	Unterdrücken	6
	Austruck	Ausdruck	7

#908-C:. 1. Beschickung des Stundenberichts im Storno-Modus

2. X1/Z1-Bericht im X2/Z2-Modus

3. Rückstellung der laufenden Nr. bei Z1-Nullstellung

Beschickung     des Stunden- berichts im	2. X1/Z1- Bericht im X2/	Rückstellung     der laufenden     Nr. bei Z1-	908-C
Storno-Modus	Z2-Modus	Nullstellung	908-0
	Nein Möglich	Nein	0
Nein		Ja	1
7.2		Nein	2
	möglich	Ja	3
	Madiah	Nein	4
Ja	Möglich	Ja	5
	Nicht möglich	Nein	6
		Ja	7

#908-D: 1. Ausdruck der X/Z-Berichte auf Journal/Bon (außer dem individuellen Kassiererbericht).

2. Nullstellung der Brutto-Gesamtsumme bei Z1-Bericht

<ol> <li>Drucken des X/Z-Berichtes</li> </ol>	2. GT-Nullstellung bei Z1	908-D	
Bon & Journal	Nicht möglich	0	1,
Don & Soumai	Möglich	1	1
Journal	Nicht möglich	4	1
Journal	Möglich	5	1

#### [JOB#909] MRS=0001

#909-A: 1. Drucken des Saldo GT im Z-Bericht.

- 2. Drucken des Training GT im X-Bericht.
- 3. Drucken des Training GT im Z-Bericht.

Drucken des     Saldo GT im     Z-Bericht	Drucken des     Training GT     im X-Bericht	Drucken des     Training GT     im Z-Bericht	909-A	
	Unterdrücken	Ausdruck	0	1
Ausdruck	Onterdidene	Unterdrücken	1	1
	Ausdruck	Ausdruck	2	]
		Unterdrücken	3	1
	Unterdrücken	Ausdruck	4	1
Unterdrücken	Ontejordokeri	Unterdrücken	5	1
	Ausdruck	Ausdruck	6	1
	Adstruck	Unterdrücken	7	1

#909-B: 1. Datenausdruck im PLU-Nullstellungsbericht.
2. Gesamt Z1-Nullstellung im X1/Z1-Modus.

Datenausdruck im     PLU-Nullstellungsber.	Gesamt     Z1-Nullstellung im     X1/Z1-Modus	909-B	
Ja	Möglich	0	*
	Nicht möglich	2	
Maia	Möglich	4	1
Nein	Nicht möglich	6	1

#909-C: 1. Ausdruck Storno-Modus und Managerstorno im Z2-Bericht 2. Ausdruck Storno-Modus und Managerstorno im Z1-Bericht

Ausdruck     Storno-Modus und     Managerstorno im	Ausdruck     Stomo-Modus und     Managerstorno im	909-C	
Z2-Bericht.  Ausdruck	Z1-Bericht Ausdruck	0	,
	Unterdrücken	2	
Unterdrücken	Ausdruck	4	
	Unterdrücken	6	

#909-D: 1. Neuanwahl eines Kassierers/Bedieners nach Buchungssequenzen 2 (Bei Bedienertasten und Nummerneingabe)

2. Aktion beim ziehen des Kassiererschlüssels

Neuanwahl eines     Kassierers/Bediener     snach Buchungs-     sequenz	Aktion beim ziehen des Kassiererschlüssels	909-D	
Bleibt	Transaktion läuft	0	
	Transaktion abgeschlossen	1	1
Jede Transaktion	Transaktion läuft	2	
	Transaktion abgeschlossen	3	

## [JOB#910] MRS=0001

#910-A: 1. Überlappende Kassierfunktion.

Überlappende Kassierfunktion	910-A	Ì
Nein	0	1
Ja	1	1

#910-B,C: Nicht verwendet (fest eingestellt auf "00")

#910-D: 1. Kassiersystem

Kassiersystem	910-D
Schlüssel	1
Kassierertaste	3
Kassierercode	4

## [JOB#911] MRS=0000

#911-A: 1. Behandlung der Dezimalstellen.

<ol> <li>Behandlung der Dezimalstellen</li> </ol>	911-A	]
Nicht runden	0	1
Aufrunden	1	1
Abrunden	2	

#911-B: Nicht verwendet (fest eingestellt auf "0")

#911-C: 1. Arten der Bons

Arten der Bons	911-C	
Addition	_ 0	,
Einzel/Doppel	1	ĺ
Einzel/Doppel und Addition	3	1
Addition und Einzelposten	4	
Addition Bon ohne Ausgabe von TL	6	

#911-D: 1. Format des Bons.

<ol> <li>Kopfzeile des Bons</li> </ol>	911-D	l
Format 1	0	١,
Format 2	2	
Format 3	4	

#### 1 Format 1

<ul> <li>Normal 1</li> </ul>	01/05/93 12:34PM 0001
	123456#1234 BROWN
• GLU	01/05/93 12:34PM
	01/05/93 12:34PM 123456#1234#9999 0001 BROWN
•	0001 BROWN
2 Format 2	
<ul> <li>Normal</li> </ul>	01/05/93 12:34PM 0001
	123456#1234

BROWN

•GLU 01/05/93 12:34PM 123456#1234#9999

2 Format 3

• Normal 01/05/93 12:34PM 0001 123456#1234 BROWN • GLU 01/05/93 12:34PM 123456#1234# 9 9 9 9

## [JOB#912] MRS=1141

#912-A: 1. Druckformat des Datums.

Format des Datums	912-A
Monat/Tag/Jahr	0
Tag/Monat/Jahr	1
Jahr/Monat/Tag	2

#912-B: 1. Uhrzeitsystem

Uhrzeitsystem	912-B
12 Stunden	0
24 Stunden	1

#912-C: 1. Inhalt des nachträglichen Bons

2. Bonkopie

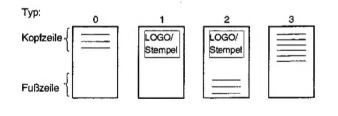
Fußzeilensteuerung

Inhalt des     nachträg- lichen Bons	2. Bon- kopie	3. Fußzeilen- steuerung	912-C
		Alle Bons	0
Nur Gesamt-	Nein	Bei ausgewählten Funktionstasten zum Zeitpunkt des Abschlusses	1
betrag	·	Alle Bons	2
	Ja	Bei ausgewählten Funktionstasten zum Zeitpunkt des Abschlusses	3
Detailliert		Alle Bons	4
	Nein	Bei ausgewählten Funktionstasten zum Zeitpunkt des Abschlusses	5
- Califort		Alle Bons	6
	Ja	Bei ausgewählten Funktionstasten zum Zeitpunkt des Abschlusses	7

#912-D: 1. Einstellung des Firmenlogos.

Einstellung des Firmenlogos	912-D	1
3-zeiliger Kopf statt Logo	0	1
Nur Logo	1	۱,
Logo und 3-zeiliger Kopf	2	
6-zeiliger Kopf statt Logo	3	1

(Format des Firmenlogos)



\* ER-A670 S: Logo ER-A650 S: Stempel

## [JOB#913] MRS = 0042

- #913-A: 1. Drucken von MwSt 3, 4, 5 und 6 auf dem Bon.
  - 2. Format des Quittungsdrucks auf Bon/Journal.
  - 3. Inhalt des Quittungsdruck-Gesamtbetrages.

1. MwSt 3, 4, 5, und 6	2. Quit- tungsdruck- Format	Quittungs- druck-Gesamt- betrag	913-A	
	Datum &	Gesamtbetrag	0	1
Ausdruck	Betrag	Zahlgeldbetrag	1	1
	Maschinen-Nr. & Betrag	Gesamtbetrag	2	1
		Zahigeldbetrag	3	1
Unterdrücken	Datum &	Gesamtbetrag	4	1
	Betrag	Zahlgeldbetrag	5	ĺ
	Maschinen-Nr.	Gesamtbetrag	6	l
	& Betrag	Zahlgeldbetrag	7	

#913-B:. 1. Druck von [ST]

Umgehung des zwangsweisen Quittungsdrucks oder Belegs.

HINWEIS: In den MGR-Modus schalten. Die Tasten [•], [VP] drücken, um den zwangsweisen Quittungsdruck zu übergehen.

Zwischensum- men-Ausdruck	Umgehung des zwangsweisen Quittungsdrucks	913-B
Nein	Nicht möglich	0
110111	Möglich	1
Ja	Nicht möglich	4
va	Möglich	5

- #913-C: 1. Ausdruck der Zwischensumme mit Bonwechsel.
  - 2. Fehlbedienungston von 2 Sekunden.
  - 3. Tastaturpuffer

Ausdruck     Zwischen- summe mit Bonwechsel	2. Fehlbedie- nungston	3. Tastatur- puffer	913- C
-	Nach 2	Ja	0
Ausdruck	Ausdruck Sekunden aus Ständig	Nein	1
		Ja	2
oteridig	Nein	3	
	Nach 2	Ja	4
Unterdrücken	Sekunden aus	Nein	5
	Ständig	Ja	6
	Startulg	Nein	7

- #913-D: 1. Zwangsweises Schließen der Schublade
  - 2. Fehlermodus
  - 3. Tastenbedienungston

	- carerrarigatori			
Zwangswei- ses Schließen der Schublade	2. Fehlermodus	3. Tasten- bedie- nungston	913-D	
	Gesamtverrie-	Möglich	0	
Nicht	gelung	Nicht möglich	1	
zwangsweise	Fehlbedienung	Möglich	2	4
		Nicht möglich	3	
	Gesamtverrie-	Möglich	4	1
Zwangsweise	gelung	Nicht möglich	5	
go		Möglich	6	1
	Fehlbedienung	Nicht möglich	7	

## [JOB#914] MRS = 0100

- #914-A: 1. Bonausgabe bei kein Verkauf.
  - Trennung der [NS]-Taste von der [TL]-Taste bei der Funktion kein Verkauf.

Bonausgabe bei kein     Verkauf	Trennung der     [NS]-Taste	914-A
Möglich	Ja	0
	Nein	2
Nicht möglich	Ja	4
	Nein	6

#914-B: 1. Kein Verkauf nach Eingabe einer nicht addierenden Nr.

Kein Verkauf nach addierender     Nr.	914-B
Nicht möglich	0
Möglich	1

#914-C 1. Stomomodus

1. Stornomodus	914-C
Möglich	0
Nicht möglich	2

#914-D: 1. Barauszahlung von Schecks/Überweisung

Barauszahlung von Schecks	914-D	
Überweisung	0	1
Barauszahlung von Schecks	2	

## [JOB#915] MRS = 1022

#915-A: 1. Druck des Gesamtbetrag bei Addition + Einzelposten 2. Betragssymbol

Druck des     Gesamtbetrages bei     Addition +     Einzelposten	2. Betragssymbol	915-A
Ausdruck	"\$"	0
	* "	1
	3)	2
	"\$"	3
Unterdrücken	* "	4
		5

## #915-B: 1. Druck von Retouren auf Einzel-/Doppel-Bon. 2. PO-System

Druck von Retouren auf Einzel-/Doppel-Bon	2. PO-System	915-B
Unterdrücken	Gemischte Eingabe	0
	Nur Bar-Eingabe	1
Ausdruck	Gemischte Eingabe	4
AUSUIUCK	Nur Bar-Eingabe	5

## #915-C: 1. ST%, ST(-) unbegrenzt/nur einmal 2. RA-System

1. ST%, ST (-) Funktion	2. RA-System	915-C	1
Unbegrenzt	Gemischte Eingabe	0	l
	Nur Bar-Eingabe	1	1
Nur einmal	Gemischte Eingabe	2	1
	Nur Bar-Eingabe	3	

- #915-D: 1. Einzel-/Doppel-Bons werden durch die Nummer eines Multiplizierers ausgegeben
  - Erhöhen der fortlaufenden Nummer für jeden Posten bei Einzel-/Doppel- + Additions-Bon
  - 3. Einzel-Doppel-Bon für Multiplikation

		•		
Einzel-/Doppel-Bons werden durch die Nummer eines Multiplizierers ausgegeben	Erhöhen der fortlaufenden Nummer für jeden Posten bei Einzel-/Doppel- + Additions-Bon	3. Einzel-Dop- pel-Bon für Multiplikation	915-D	
	Nein Nein	Eine Zeile	0	
Nein		Normal	1	
	Ja	Eine Zeile	2	١,
<u> </u>	00	Normal	3	
	Nein	Eine Zeile	4	
Ja	113111	Normal	5	
- <del></del>	Ja	Eine Zeile	6	
	- Ja	Normal	7	

#### [JOB#916] MRS = 1000

- #916-A: 1. Druck von Pfand-PLU auf Einzel-/Doppel-Bon.
  - Druckformat, wenn sich Text und Betrag im REG-Modus überlappen.

Pfand-PLU auf Einzel- /Doppel-Bon	2. Druckformat	916-A	
Jede PLU	Gekürzter Text	0	1
	2-zeiliger Druck	1	1
Total	Gekürzter Text	2	
	2-zeiliger Druck	3	l

#916-B: 1. Abschluß mit Kredit, wenn ST ≤ 0.

2. Zahlgeldbetragseingabe, kleiner als der Verkaufsbetrag.

			_
<ol> <li>Abschluß mit Kredit, wenn ST ≤ 0</li> </ol>	Zahlgeldbetragsein- gabe, kleiner als der Verkaufsbetrag	916-B	
Nicht möglich	Möglich	0	<b> </b> *
	Nicht möglich	2	1
Möglich	Möglich	4	
Mogree	Nicht möglich	6	1

#916-C: 1. Negative Zwischensumme

2. Zwischensummenbildung Zahlgeldbetragseingabe

3. Zwischensummenbildung vor direktem Abschluß

		-	
Negative     Zwischen- summe	Zwischen- summenbild.     Zahlgeldbe- tragseingabe	3 Zwischen- summenbild. vor direktem Abschluß	916-C
	Nicht zwangsweise	Nicht zwangsweise	0
Erlaubt	Zwangsweise	Zwangsweise	1
Enady	Zwangsweise	Nicht zwangsweise	2
		Zwangsweise	3
Sperrung	Nicht zwangsweise	Nicht zwangsweise	4
	zwangsweise	Zwangsweise	5
	Zwangsweise	Nicht zwangsweise	6
		Zwangsweise	7

#916-D: 1. Coupon PLU im X/Z-Bericht ausdrucken.

- 2. Nettoumsatz (Netto 1) im X/Z-Bericht ausdrucken.
- 3. Scheck-Wechselgeld im X/Z-Bericht ausdrucken.

Coupon PLU im     X/Z-Bericht ausdrucken	Nettoumsatz     (Netto 1) im     X/Z-Bericht     ausdrucken	Scheck-     Wechselgeld     im X/Z-Be- richt aus- drucken	916-D
	Ausdruck	Ausdruck	0
Ausdruck	Adodrock	Unterdrücken	1
	Unterdrücken	Ausdruck	2
	Chichardonal	Unterdrücken	3
	Ausdruck	Ausdruck	4
Unterdrücken	AGGGIOOK	Unterdrücken	5
	Unterdrücken	Ausdruck	6
	Onterdrucken	Unterdrücken	7

## [JOB#917] NICHT VERWENDET: MRS = 0000

### [JOB#918] MRS = 0000

- #918-A: 1. Ausdruck des Textes zugeordneter PLUs innerhalb eines Menü-PLUs
  - Direkt-Abschluß nach vorheriger Eingabe des Zahlgeldbetrages
  - 3. Ausgabe eines Menü-PLUs an den Küchendrucker

Ausdruck des     Textes zuge- ordneter     PLUs     innerhalb     eines     Menü-PLUs	Direkt-Abschluß nach vorheriger Eingabe des Zahlgeldbetrages	Ausgabe eines Menü-PLUs an den Küchendrucker	917-D	
	Nicht möglich	PLU	0	*
Ja		Menü-PLU	1	1
-	Möglich	PLU	2	
	Mognett	Menü-PLU	3	
	Nicht möglich	PLU.	4	
Nein	Mont mogicin	Menü-PLU	5	
, , , , , , ,	Möglich	PLU	6	
	WOGIETI	Menü-PLU	7	

#918-B: 1. Drucken in rot am Küchendrucker, wenn der Preis der PLU-Einheit 0 ist.

Drucken in rot am Küchendrucker, wenn der Preis der PLU-Einheit 0 ist	918-B	
Nein	0	1
Ja	2	

#918-C: 1. Drucken von Z1/Z2-Zähler im Z-Bericht

- Zusammenfassung gleicher Bestellungen auf dem Küchen drucker
- Drucken des Warengruppen/PLU-Textes auf Küchendrucker in dopelter Buchstabengröße

	•	•		
Drucken von     Z1/Z2-Zähler     im Z-Bericht	2. Zusammen- fassung gleicher Bestellungen auf dem Küchen- drucker	3. Drucken des Waren- gruppen/ PLU-Textes auf Küchen drucker in doppelter Buchstaben- größe	918-C	
Ausdruck	Nein	Unterdrücken	0	
		Ausdruck	1	
	Ja	Unterdrücken	2	
	Ua.	Ausdruck	3	l
Unterdrücken	Nein	Unterdrücken	4	l
	IAGRI	Ausdruck	5	
	Ja	Unterdrücken	6	
	va.	Ausdruck	7	

#918-D: 1. Bezahltes Trinkgeld enthält Baranteil.

- 2. Abrechnung des Trinkgeldes beim Kassierer-Z1-Bericht.
- 3. Drucken des Trinkgeldes im Kassierer-Bericht.

Bezahltes     Trinkgeld     enthält     Baranteil	Abrechnung     Trinkgeld     beim Kassierer-Z1-Ber.	Drucken des     Trinkgeldes     irn Kassie-     rer-Bericht	918 -D
	Nein	Nein	0
Ja	146111	Ja	1
	Ja	Nein	2
	Va	Ja	3
	Nein	Nein	4
Nein	TVOIII	Ja	5
	Ja	Nein	6
	Ų.	Ja	7

## [JOB#919] MRS = 4000

#919-A: 1. Tischspeicher/Saldenspeicher

Tischspeicher/Saldenspeicher	919-A
Saldenspeicher (PBLU)	2
Tischspeicher (GLU)	4

#919-B: 1. Kassierer-Tischbindung

2. Gäste eingabe

Kassierer- Tischbindung	2. Gäste eingabe	3. Kunden- Scheck-Nr.	919-B
	Connect	Auto Erzeugung	0
Ja	Gesperrt	Manuell	1
Ja	Zwangsweise	Manuell	2
		Auto Erzeugung	3
Nein	Connect	Manuell	4
	Gesperrt	Auto Erzeugung	5
	7	Manuell	6
	Zwangsweise	Auto Erzeugung	7

#919-C: 1. Änderung des Set-PLU-Preises bei mit/ohne.

2. PB-Eingabe

3. Ausdruck des Betrages, wenn der PLU-Einzelpreis 0 ist.

Ânderung des     Set-PLU-     Preises bei mit/ohne	2. PB-Eingabe	Betrag-Ausdruck, wenn der PLU-Einzelpreis 0 ist	919 -C	
Nein	Nicht	Nein	0	١,
	zwangsweise	Ja	1	
	Zwangsweise	Nein	2	1
	Zwarigsweise	Ja	3	1
	Nicht	Nein	4	1
Ja zwangsweise Zwangsweise	zwangsweise	Ja	5	
	Zwapaswojeo	Nein	6	1
	Ja	7		

919-D: 1. Zwischensummen-Druck bei Fremdwährungsumrechnung.

Ausdruck der Zwischensumme	919-D	
Ja	0	,
Nein	4	

[JOB#920] MSR = 0000: INLINE PROGRAMMIERUNGSBEREICH #920-A: 1. Backup-Master-Funktion

Backup-Master-Funktion	920-A	
Nein	0	1
Ja	1	l

#920-B: 1. Backup-Master-Funktion beinhaltet konsolidierte Berichte und Datenpflege (download)

- 2. Der GLU-Abschluß wird im Satelliten ausgeführt
- 3. Kassiererdatei

				_
Backup- Master- Funktion beinhaltet konsolidierte Berichte und Datenpflege (download)	Der GLU- Abschluß wird im Satelliten ausgeführt	3. Kassierer- datei	920-B	
Nicht möglich	Möglich	Zentral	0	] ·
		Individuell	1	
		Zentral	2	
	Nicht möglich	Individuell	3	
	A 42 oliob	Zentral	4	
Möglich	Möglich	Individuell	5	
Moglica	Nicht möglich	Zentral	6	
	Mich Hogici	Individuell	7	

#920-C: 1. Programmierung an der Satelliteneinheit 2. Datenpflege einzeln oder "broadcast"

			_
Programmierung an der Satelliteneinheit	Datenpflege einzeln oder "broadcast"	920-C	
Nicht möglich	Einzeln	0	] 🔻
	Broadcast	1	]
Möglich	Einzeln	4	]
	Broadcast	5	1

## #920-D: 1. Programmierung des Maschinentyps.

_			
L	1. Typ	920-D	
	Stand alone	0	*
	Satellit	1	
	Master	2	
	Backup Master	3	

## [JOB#921] NICHT VERWENDET: MRS = 0000

[JOB#922] MRS = 0000: INLINE-PROGRAMMIERUNGSBEREICH

#922-A, B: Nicht verwendet (Fest eingestellt auf "00")

#922-C, D: 1. Übertragungsgeschwindigkeit und Wartezeit nach "Carner Off".

Übertragungsge- schwindigkeit	Wartezeit nach "Carrier Off" [ms]	922-CD
	3,2	01
480K bit/s	6,4	02
1M bit/s	9,6	04
	12,8	00
	1,6	09
	3,2	10
	4,8	12
	6,4	08

## [JOB#923] NICHT VERWENDET : MRS = 0000

[JOB#924] MRS = 0000: INLINE-PROGRAMMIERUNGSBEREICH #924-A: 1. PLU-Datensicherungsdatei.

<ol> <li>PLU-Datensicherungsdatei</li> </ol>	924-A	
Nein	0	١,
Ja	1	1

#### #924-B: 1. Datensicherungsdatei, außer für PLU

- Programmierung zum Sperren/nicht Sperren von REG-Modus-Eingaben nach individueller täglicher Gesamtnullstellung.
  - 2. Sperren nach Nullstellung der Kassierer.
  - 3. Sperren nach monatlicher Nullstellung der Kassierer.

Datensiche- rungsdatei, außer für PLU	Sperren     nach Null-     stellung der     Kassierer	Sperren     nach monat- licher Null- stellung der Kassierer	924-B	
Nein	Ja	Ja	0	,
	Nein	Nein	1	
		Ja	2	
		Nein	3	
	Ja	Ja	4	
Ja		Nein	5	
	Nein	Ja	6	
	740.11	Nein	7	

- #924-C: Programmierung zum Sperren/nicht Sperren von REG-Modus-Eingaben nach individueller täglicher Gesamtnullstellung, wenn das System keine Sicherungsdatei besitzt.
  - 1. Sperren nach stündlicher Nullstellung Nein/Ja.
  - 2. Sperren nach allgemeiner Nullstellung Nein/Ja.

Sperren nach stünd- licher Nullstellung	Sperren nach allge- meiner Nullstellung	924-C	
Ja	Ja	0	*
	Nein	1	1
Nein	Ja	2	1
	Nein	3	l

- #924-D: Programmierung zum Sperren/nicht Sperren von REG-Modus-Eingaben nach individueller periodischer Gesammullstellung, wenn das System keine Sicherungsdatei besitzt.
  - 1. Sperren nach täglicher Nullstellung Nein/Ja
  - 2. Sperren nach allgemeiner Nullstellung Nein/Ja

Sperren nach täg- licher Nullstellung	3. Sperren nach allge- meiner Nullstellung	924-D	
Ja	Ja	0	١,
	Nein	1	
Nein	Ja	2	
	Nein	3	

## [JOB#925] MRS = 0000 : INLINE-PROGRAMMIERBEREICH

- #925-A: 1. Für gesamtes Inline-System allgemeiner Z (#105) über Master
  - 2 Modi; Rücksetzung nur von solchen Daten, die bereits individuel! nullgestellt worden sind, oder Rückstellung von aktuellen Verkäufen und den bereits individuell nullgestellten Daten.
  - (Hinweis) Bei einem System ohne IRM (Sicherungsdatei für individuelle Nullstellung) muß in der rechten Tabelle "Methode 1" gewählt werden.
  - JA/NEIN zur automatischen Aufhebung der ECR-Sperre bei allgemeinen Z-1 (#105) des Inline-Systems. Wenn NEIN gewählt wurde, benutzen Sie #199, um die Sperre aufzuheben.
  - Ausführen des Jobcodes #199, wenn die Konsolidierung der täglichen allgemeinen Nullstellung nicht auf "Möglich/Nicht möglich" ist.

Konsolidie- rungs-Bericht	2. Löschen der IRM-Dateien bei #105	3. JOB#199, wenn JOB#105 nicht ausgeführt wird	925-A
Methode-1	Löschen	Nicht möglich	0
	Loscileii .	Möglich	1
	Nicht löschen	Nicht möglich	2
	THICH TOSCIE!	Möglich	3
	Löschen	Nicht möglich	4
Methode-2	Loscileii	Möglich	5
	Nicht löschen	Nicht möglich	6
	TAICHE TOSCHET	Möglich	7

- Methode-1: Nullstellung der aktuellen Verkäufe (zusammen mit den bereits individuell auf Null gestellten Verkäufen).
- Methode-2: Nullstellung nur für solche, die bereits individuell auf Null gestellt wurden.
- #925-B: 1. Wäht aus, ob Registrierungen Möglich/Nicht möglich sind bis #199 ausgeführt wurde, nachdem ein allgemeiner Z1 (#105) durchgeführt worden ist.
  - Macht individuelle Nullstellungen an jedem Terminal MÖGLICH/NICHT MÖGLICH.

Registrierung nach     allgemeinem Z1	Individuelle Nullstel- lung	925-C	
Nicht möglich	Nicht möglich	0	l×
	Möglich	1	1
Möglich	Nicht möglich	2	1
	Möglich	3	1

#925-C: 1. Berichtsformat für die im gesamten Inline-System integrierten Kassenterminals, bei täglicher und periodischer Gesamtkonsolidierungslesung bzw. -Nullstellung (X1, Z1, X2, Z2).

	Format des Konsolidierungsberichtes	925-C	
	Konsolidierungsbericht plus Bericht für jedes Terminal	0	*
	Nur Konsolidierungsbericht	1	
I	Nur Bericht für jedes Terminal	2	

#925-D: 1. PLU-Warenbestandssystem

2. Nullstellung im Status für offenes Depot

PLU-Warenbestands- system	Rücksetzung im     Status offenes     Geschäft	925-D	
Zentralisiert	Nicht möglich	0	🛪
	Möglich	1	
Individuell	Nicht möglich	4	1
	Möglich	5	1

#### [JOB#926] MRS = 0004

#926-A: 1. Senden der "Direkten Stornodaten" zum Küchendrucker2. Senden der "Indirekten Stornodaten" zum Küchendrucker

Senden der "Direkten Stornodaten" zum Küchendrucker	Senden der     "Indirekten     Sternodaten" zum     Küchendrucker	926-A	
Ja	Ja	0	<b> </b> *
	Nein	1	1
Nein	Ja	2	1
	Nein	3	1

#926-B: 1. PGM Reset.

2. Senden von "Retourendaten" zum Küchendrucker.

1. PGM Reset	Senden von "Retou- rendaten" zum Küchendrucker	926-B
Nicht möglich	Ja	0
	Nein	2
Möglich	Ja	4
	Nein	6

#926-C: Nicht verwendet (Fest eingestellt auf "0")

#926-D: 1. Warengruppen-/PLU-Text drucken.

2. Scheck-Quittungsdruck

Scheck-Quittungs- druck	926-D	
Normal	0	
Euroscheck	1	
Französische Schecks	2	
Normal	3	
Euroscheck	4	,
Französische Schecks	5	
	druck Normal Euroscheck Französische Schecks Normal Euroscheck	druck         926-D           Normal         0           Euroscheck         1           Französische Schecks         2           Normal         3           Euroscheck         4

## [JOB#927] MRS = 0000

#927-A: 1. Aufrunden der Betragsstellen.

#927-B: 1. Abrunden der Betragsstellen

Runden der Betragsstellen	927-AB	
Allgemeine Länder	00	*
Niederlande/Schweiz	82	
Norwegen	54	
Australien	04	

#927 -C: 1. Differenzspeicher

 Begrenzung bei der Eingabe der letzten g
ültigen Ziffer f
ür Postenregistrierungen

1. Differenzspeicher	Begrenzung bei der Eingabe der letzten gültigen Ziffer für Postenregistrierungen	927-C	
Nein	Willkürlich	0 -	4
	. Nur 0	1	1
	Nur 0 und 5	2	1
Ja	Willkürlich	4	1
	Nur 0	5	1
	Nur 0 und 5	6	

#927 -D: 1. Anwenden des Rundens

Begrenzung bei der Eingabe der letzten gültigen Ziffer für Zahlungen

Anwenden des     Rundens	Begrenzung bei der Eingabe der letzten gültigen Ziffer für Zahlungen	927-D	
	Willkürlich	0	] 🖈
Posten & Zahlung	Nur 0	1	1
	Nur 0 und 5	2	
	Willkürlich	4	1
Zahlung	Nur 0	5	1
	Nur 0 und 5	6	1

## [JOB#928] MRS = 0000

8 #928-A: (Für Deutschland): 1. Druck des Logotextes.

Druck des Logotextes	928-A
Unterdrücken	0
6 Zeilen auf Kopf drucken	1
3 Zeilen auf Kopf/3 Zeilen auf Fuß	3
6 Zeilen auf Fuß	5

## #928-A (Für andere Länder): 1. Druck des Beleg-Logotextes.

Druck des Beleg-Logotextes	928-A	
Unterdrücken	0	٠,
Ausdruck	1	

#### #928-B: 1. Quittungsdruck-Mitteilung auf Beleg drucken.

2. Druck der Kopfzeile auf Beleg bei einer Neubestellung.

Quittungsdruck-Mit- teilung auf Beleg drucken	Druck der Kopfzeile     auf Beleg bei einer     Neubestellung	928-B	
Nur Scheck	Wird gedruckt	0	٦
	Neîn	1	1
Scheck & Kredit	Wird gedruckt	2	
	Nein	3	1

## #928-C: 1. Ausdruck des PLU's auf dem Beleg bei Nullpreis

Text-Ausdruck auf den Beleg eines zum Menü-PLU zugeordneten PLU's

Ausdruck des PLU's auf dem Beleg bei Nullpreis	2. Text-Ausdruck auf den Beleg eines zum Menü-PLU zugeord- neten PLU's	928-C	
Ausdruck	Ausdruck	0	],
	Unterdrücken	2	1
Unterdrücken	Ausdruck	4	
	Unterdrücken	6	1

Wenn SRV#928-C auf 4 eingestellt wird, ist das Ausdrucken der PLU's auf dem Beleg von der Einstellung 919-C abhängig.

#928-D: 1. Ausdruck von PB/NBAL auf dem Beleg. 2. Zwangsweises Belegdrucksystem.

Ausdruck von PB     /NBAL auf Beleg	Zwangsweises Beleg- drucksystem	928-D
Ausdruck	Gemäß der Einstellung für jedes Zahlungsmittel	0
	Zwangsweise für jede Eingabe	1
	Zwangsweise für PB	2
Unterdrücken	Gemäß der Einstellung für jedes Zahlungsmittel	4
	Zwangsweise für jede Eingabe	5
	Zwangsweise für PB	6

(Der Beleg, der bei NBAL im GLU-System gedruckt wird, ist nicht in jedem Fall "zwangsweise".)

## [JOB#929] MRS = 0000

#921-A: (Für Deutschland): 1. Rechnungskopie

1. Rechnungskopie	929-B	
Keine Kopie	0	*
Kopien nebeneinander	1	
Kopien untereinander	4	

#929-A: (Für andere Länder): Nicht verwendet (Fest eingest, auf "0")

S #929-B:

- 1. Daten ändern nach allgemeinen Z (#100)
- 2. Kassierer-Z mit offenen GLU (#181)

Datum ändern nach allgemeinen Z (#100)	2. Kassierer-Z mit offenen GLU (#181)	929-B	
Nein	Nicht möglich	0	*
140111	Möglich	1	
Ja	Nicht möglich	4	1
Ja	Möglich	5	Ī

#929-C, D: Nicht verwendet (Fest eingestellt auf "00")

## [JOB#930~935, 937~939] MRS = 0000

NULLSTELLUNG DES BERICHTZÄHLERS

JOB#	Funktion
930	Z1-Berichtszähler (allgemeiner Bericht)
931	Zähler für konsolidierten Z1-Bericht
932	Kassierer Z1-Berichtszähler
933	Zähler für stündlichen Z1-Bericht
934	Zähler für PLU Z1-Bericht
936	Zähler für GLU/PBLU Z1-Bericht
937	Zähler für allgemeinen Z2-Bericht
938	Zähler für konsolidierten Z2-Bericht
939	Zähler für 31 Tage für täglichen netto Z2-Bericht

## [JOB#942, 943 ] MRS = 00000000000000

EINSTELLUNG DES GT-ZÄHLERS

JOB#	Funktion	-
942	GT2 (GT Positiv)	
943	GT3 (GT Negative)	

Hinweis: GT1 wird durch Rechnung bestimmt. Gleichung: GT1=GT2-GT3

### [JOB#944] MRS = 0000

Einstellung des PGM2-Geheimcodes

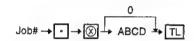


#### HINWEIS:

Wenn der Geheimcode "0" programmiert wurde, ist die Eingabe des Geheimcodes nicht möglich.

### [JOB#945] MRS= 0000

Die Zuordnung des RS232-Kanals an der Kasse.



#945-A:

1. Kanal-Nr. für Online = 0 bis 7

#945-B: Nicht verwendet

#945-C, D Nicht verwendet (Fest eingestellt auf \_00")

0 = kein Anschluß

1 bis 7 = Kanalnummer

## S [JOB#946] MRS=0000 (Für Deutschland)

#946-A: #946-B: Nicht verwendet (Fest eingestellt auf "0")

Kanal f
ür seriellen Drucker

Kanalnr. für seriellen Drucker 929-B
 Kanalnummer 0 bis 7

945-C, D Nicht verwendet (Fest eingestellt auf "00")

#### [JOB#948] MRS=000000

PROGRAMMIERUNG DER TRAINING KASSIERER-NR.

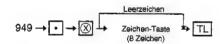
$$948 \rightarrow \bigcirc \rightarrow \bigcirc \rightarrow XXXYYY \rightarrow \top \bot$$

XXX: Kassierer 1

YYY: Kassierer 2

## [JOB#949] MRS="TRAINING"

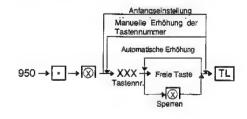
**DER TRAINING MODUS-TITEL** 



Zeichen können mit Hilfe der Buchstaben-Tasten oder der numerischen Tasten eingegeben werden. Siehe Kapitel 3.

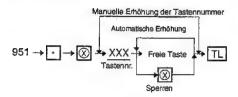
## [JOB#950] MRS = STANDARD-TASTENBELEGUNG

Freie Tastaturbelegung (außer Warengruppen-Tasten und direkte PLU-Tasten.)



## [JOB#951] MRS = STANDARD-TASTENBELEGUNG

Freie Tastaturbelegung (Warengruppen-Tasten und direkte PLU-Tasten).



- Programmierung der Warengruppen-Tasten oder direkten PLU-Tasten auf der Tastatur.
- Eine Tastennummer wird der Taste zugeordnet, die als Warengruppen-Taste oder als direkte PLU-Taste definiert werden soll, indem diese Taste gedrückt wird, nachdem die Tastennummer eingegeben worden ist.
- Die Tasten, die durch diesen Jobcode programmiert wurden, sind durch die Zuordnung der Warengruppen-Nummer als Warengruppen-Tasten definiert; die Zuordnung eines PLU-Codes im PGM2-Modus definiert die Tasten als direkte PLU-Tasten.

## LISTE DER FUNKTIONSTASTEN

Tasten-	Funktion	Funktionstaste		
Nr.	1 GIRBOT	- diktionstaste		
01	0 TASTE	0 KEY		
02	1 TASTE	1 KEY		
03	2 TASTE	2 KEY		
04	3 TASTE	3 KEY		
05	4 TASTE	4 KEY		
06	5 TASTE	5 KEY		
07	6 TASTE	6 KEY		
08	7 TASTE	7 KEY		
09	8 TASTE	8 KEY		
10	9 TASTE	9 KEY		
11	00 TASTE	00 KEY		
12	000 TASTE	000 KEY		
13	DEZIMALPUNKT	. KEY		
14	LÖSCHEN	CLEAR		
15	⊗	×		
16	ZWISCHENSUMME	SBTL		
17	TOTAL	TOTAL		
18	#	#		
19	KEIN VERKAUF	NS		
00	PLU/SUB-WAREN-	PLU		
20	GRUPPE			
21	G.C.COPY	GCCOPY		
22	PREIS-UMSCHALTUNG 1	P.SFT 1		
23	PREIS-UMSCHALTUNG 2	P.SFT2		
24	PREIS-UMSCHALTUNG 3	P.SFT3		
25	QUITTUNGSDRUCK	VP		
26	BELEG	SLIP		
27	KASSENBONDUPLIKAT	RCPT		
28	STORNO	VOID		
29	RETOUREN	RFND		
30	%1	%1		
31	%2	%2		
32	%3	%3		
33	%4	%4		
34	(-) 1	(-) 1		
35	(-) 2	(-) 2		
36	(-) 3	(-)3		
37	(-) 4	(-) 4		
38	MwSt	VÁT		
39	AUTO	AUTO		
40	AUTO2	AUTO2		
41	AUTO3	AUTO3		
42	AUTO4	AUTO4		
-	7.0.01	7,0.07		

Tasten- Nr.	Funktion	Funktionstaste
43	AUTO5	AUTO5
44	BARTASTE 2	CA2
45	SCHECK	CHECK
46	KREDIT 1	CR1
47	KREDIT 2	CR2
48	KREDIT 3	CR3
49 50	KREDIT 4 KREDIT 5	CR4
50 51	KREDIT 6	CR5 CR6
52	KREDIT 7	CR7
53	KREDIT 8	CR8
54	FREMDWÄHRUNG 1	EX 1
55	FREMDWÄHRUNG 2	EX 2
56	FREMDWÄHRUNG 3	EX 3
57	FREMDWÄHRUNG 4	EX 4
58	FREMDWÄHRUNG 5	EX 5
59	FREMDWÄHRUNG 6	EX 6
60	FREMDWÄHRUNG 7 FREMDWÄHRUNG 8	EX.7
61 62	FREMDWÄHRUNG 8	EX 8
63	GLU/PBLU	PBAL
64	N. C.	N. C
65	NEUER SALDO	NBAL
66	ABSCHLUSS	FINAL
67	HOTEL TRANS.	H. T.
68	BEZAHLTE RECHNUNG	RA
69	AUSGABEN	PO
70	1/2 TASTE	1/2KEY
71	BETRAG	AMT
. 72 73	HALBE PINT	H. PINT
74	MWSt UMSCHALTUNG BON UMSCHALTUNG	VAT SF RCP SF
75	VIP VERKAUF	VIP
76	KUNDEN#	GUEST#
77	DEPOSIT	DPST
78	DEPOSIT RF	DEP. RF
79	B. T.	B. T.
80	TRANS AUS	TR. OUT
81	TRANS IN C. BELEG	TR. IN
82 83	G. C. BON	C. BILL GC RCP
84	BAR TRINKGELD	CA TIP
85	NICHT BAR TRINKGELD	NC TIP
86	TRINKGELD BEZAHLT	TIP PD
87	MIT	WITH
88	OHNE	WITHOU
89	TEXT #	TEXT #
90	TEXT 1	TEXT 1
91	TEXT 2 TEXT 3	TEXT 2
92 93	TEXT 4	TEXT 3 TEXT 4
94	TEXT 5	TEXT 5
95	TEXT 6	TEXT 6
96	TEXT 7	TEXT 7
97	TEXT 8	TEXT 8
98	TEXT 9	TEXT 9
99	TEXT 10	TEXT 10
100	KASSIERER #	CLERK#
101	KASSIERER 1	CLK 01
102	KASSIERER 2 KASSIERER 3	CLK 02
103 104	KASSIERER 4	CLK 03 CLK 04
105	KASSIERER 5	CLK 05
106	KASSIERER 6	CLK 06
107	KASSIERER 7	CLK 07
108	KASSIERER 8	CLK 08

Tasten- Nr.	Funktion	Funktionstaste
109	KASSIERER 9	CLK 09
110	KASSIERER 10	CLK 10
111	KASSIERER 11	CLK 11
112	KASSIERER 12	CLK 12
113	KASSIERER 13	CLK 13
114	KASSIERER 14	CLK 14
115	KASSIERER 15	CLK 15
116	SCHECK DRUCK	CHK PR
117	STUFE 1	L1
118	STUFE 2	L2
119	STUFE 3	L3
120	AUTO6	AUTO6
121	AUTO7	AUTO7
122	AUTO8	AUTO8
123	AUTO9	AUTO9
124	AUTO10	AUTO10
125	SCHECK2	CHECK2
126	SCHECK3	SCHECK3
127	SCHECK4	CHECK4
128	B.S.	B.S.

#### **ER-A650 TASTEN-POSITION**

R	J	28	38	48	58	68	78	88	98	108	118	128	138	148	158
9	18	27	37	47	57	67	77	87	97	107	117	127	137	147	157
8	17	26	36	46	56	66	76	86	96	106	116	126	136	146	156
7	16	25	35	45	55	65	75	85	95	105	115	125	135	145	155
6	15	24	34	44	54	64	74	84	94	104	114	124	134	144	154
5	14	23	33	43	53	63	73	83	93	103	113	123	133	143	153
4	13	22	32	42	52	62	72	82	92	102	112	122	132	142	152
3	12	21	31	41	51	61	71	81	91	101	111	121	131	141	151
2	11	20	30	40	50	60	70	80	90	100	110	120	130	140	150
1	10	19	29	39	49	59	69	79	89	99	109	119	129	139	149

## S [JOB#952] MRS = LEER (Für Deutschland)

Anfang der Zeichenkette einstellen

Zeichen = max. 20 Zeichen

Zeichen können mit Hilfe der Buchstaben-Tasten oder der numerischen Tasten eingegeben werden. Ein Zeichen wird durch folgende Tastensequenz eingegeben:

XXX ⇒ 00 TASTE XXX: Zeichencode (3 Stellen)

Siehe Kapitel 3 (Seite 39).

## [JOB#953] MRS = 012 (Für Deutschland)

Ende der Zeichenkette einstellen

Zeichen = max. 20 Zeichen

Zeichen können mit Hilfe der Buchstaben-Tasten oder der numerischen Tasten eingegeben werden. Ein Zeichen wird durch folgende Tastensequenz eingegeben:

 $XXX \Rightarrow 00$  TASTE XXX: Zeichencode (3 Stellen) Siehe Kapitel 3 (Seite 39).

## [JOB#971]

SRV-DATEI PROGRAMMIERUNG (Löschen einer eingerichteten Datei und Ändern der Datensätze oder der Blockanzahl.)

Tastenbetätigung

Normale Datei

GLU-Datei

#### Dateitabelle

	· · · · · · · · · · · · · · · · · · ·		
Grup- pennr.	Dateiname	Тур	* Dateitabellen-Nr. (Einrichten/Löschen)
1	Warengruppe	1	01, 02, 03, 05
2	Warengruppe Text (8)	0	03
3	Warengr. Text (16)	0	04
4	PLU	1	11, 12, 15, 18
5	PLU Preis 1	0	12
6	PLU Preis 1 & 2	0	13, 80
8	PLU Preis 1 & 2 & 3	0	14, 80, 86
8	PLU Text (8)	0	15
9	PLU Text (16)	0	16
10	PLU Warenbestand	0	17
11	Pfand-PLU	1	24
12	Menű-PLU	1	25
13	Kassierer	1	33, 34, 35, 39, 40
14	Stündlich	1	56, 57
15	Täglich netto	1	61, 62
16	Reg-Puffer	1	69
17	KP-Puffer	0	70
18	Überlappende Kassierer	0	71
19	GLU/PBLU 1	1	72, 73, 75
20	GLU/PBLU 2	1	72, 73, 75
21	Freier Text	1	77
22	GLU-Puffer (IRC)	2	74
23	Kassierer-Vorzeichen ein/aus (IRC)	2	54, 55
24	KP-Einstellung (IRC)	1	78, 79
25	Periodische Warengruppen	0	06
26	Periodische PLU	0	19, 81, 87
27	Periodische Transaktion	0	28
28	Periodische Kassierer	0	41
29	Alle period. Dateien	0	06, 19, 81, 87, 28, 41
30	GLU/PBLU 1	1	75
31	GLU/PBLU 2	1	76
32	GLU/PBLU Puffer	1	72, 73
33	Condiment für PLU	0	92, 94
34	Condiment-Tabelle	1	93

Typ = 0; Nur Einrichten/Löschen

Typ = 1; Einrichter/Löschen und Erhöhen/Verringem der Anzahl der Datensätze oder Blöcke.

Typ = 2: Einrichten/Löschen und Erhöhen/Verringem der Anzahl der Blöcke.

\* : Die Dateien, die durch Eingabe der Gruppennr. eingerichtet oder gelöscht werden.

\*\* : Für individuelles Löschen.

S

## Dateitabelle

\$ \$ \$ \$

S S

\$ \$ \$ \$

88888888888

Tabel- en-Nr.	Dateiname		Datensätze			Datenblöcke		Schl	Date
		MRS	Max	#1	MRS	Max	#2	größe	größ
1	Warengruppen Einstellung	20	50		1	1		1	
2	Preis	20	50	(1)	1	1		0	
3	Text (8 Zeichen)	20	50	(1)	1	1		0	
4	Text (16 Zeichen)	0	50	(1)	0	1		0	
5	Täglich	20	50	(1)	1	1		0	
6	Periodisch	20	50	(1)	1	1		0	$\vdash$
. 7	Tägliche Datensicherung	0	50	(1)	0	1		0	
9	Konsolidierungsdatei	0	50	(1)	0	1		0	<u> </u>
10	Empfangsdatei	0	50	(1)	0	1		0	
11	PLU- Einstellung	240	***		1	- 1		5	
12	Preis 1	240	米米米	(11)	1	1		0	
13	Preis 2	240	***	(11)	0	1		0	-
14	Preis 3	240	***	(11)	0	1		0	<del>                                     </del>
15	Text (8 Zeichen)	240	***	(11)	1	1		0	
16	Text (16 Zeichen)	0	***	(11)	0	1		0	
17	Warenbestand	0	***	(11)	0	1		0	
18	Täglich	240	***	(11)	1	1		0	_
19	Periodisch	240	***	(11)	0	1		0	
20	Tägliche Datensicherung	0	***	(11)	0	1		0	
21	Period. Datensicherung	0	***	(11)	0	1	-	0	
22	Konsolidierungsdatei	0	***	(11)	0	1		0	
23	Empfangsdatei	0	***		0			0	-
24	Pfand-PLU	30	***	(11)	1	1		_	
25	Menü-PLU	10	***		1	1 1		3	
26	Transaktions- Schlüssel	99				1		3	-
27	Täglich	99	99	(00)		1		2	-
28	Periodisch			(26)	1	1		0	
29	Tägliche Datensicherung	99	99	(26)	0	1		- 0	
	ragione bates solonorang		33	(20)		1		- :	-
31	Konsolidierungsdatei	0	99	(26)	0	1		0	
32	Empfangsdatei	0	99	(26)	0	1		0	
33	Kassierer-Einstellung	6	255	(20)	1	1		1	-
34	Markierung	6	255	(33)	1	1		0	
35	Text	6	255	(33)	1	1		0	
36	Empfangsdatei Kassierer Einstellung	0	255	(33)	0	1		1	
37	Markierung	0	255	(33)	0	1		. 0	
38	Text	0	255	(33)	0	1		0	
39	Kassierer-Transaktionsschlüssel	76	76	(33)	6	255	(33)	2	
40	Täglich	76	76	(39)	6	255	(33)	0	_
41	Periodisch	76	76	(39)	6	255	(33)	0	
42	Tägliche Datensicherung	0	76	(39)	0	255	(33)	0	
	. ag Date: blostering			(00)		200	(00)	J	
44	Konsolidierungsdatei	0	76	(39)	0	255	(33)	0	
45	Empfangsdatei	0	76	(39)	0	255	(33)	0	
46	Nullstellung Kassiererschlüssel	76	76	(39)	1	1		2	.,
47	Täglich	76	76	(39)	1	1		0	
48	Tägliche Datensicherung	0	76	(39)	1	1		0	
49	Konsolidierungsdatei	0	76	(39)	1	1		0	
50	Empfangsdatei	0	76	(39)	1	1		0	
51	Gesamt-Kassiererschlüssel	76	76	(39)	1	1		2	
52	Gesamt	76	76	(39)	1	1		0	
53	Konsolidierungsdatei	0	76	(39)	1	1		0	
54	Kassierer-Vorzeichen ein/aus Schlüssel	0	76	(39)	1	1		2	
55	Empfangsdatei	0	76	(39)	1	1		0	
56	Stundenschlüssel	49	49	()	1	1		1	
57	Täglich	49	49	(56)	1	1		0	
58	Tägliche Datensicherung	0	49	(56)	0	1		0	
59	Konsolidierungsdatei	0	49	(56)	0	1		0	

Tabel-	Dateiname		Datensätze	Datenblöcke			Schl	Daten-	
len-Nr.		MRS	Max	#1	MRS	Max	#2	größe	größe
60	Empfangsdatei	0	49	(56)	0	1		0	8
61	Täglicher Nettoschlüssel	32	32		1	1		3	0
62	Gesamt	32	32	(61)	1	1		0	8
63	Täglicher Netto-Datensicherungsschlüssel	0	32	(61)	1	1		3	0
64	Datensicherung	0	32	(61)	0	1		0	8
65	Täglicher Netto-Konsolidierungsschlüssel	0	32	(61)	0	1		3	0
66	Konsolidierungsdatei	0	32	(61)	0	1		0	8
67	Täglicher Netto-Empfangsschlüssel	0	32	(61)	0	1		3	0
68	Empfangsdatei	0	32	(61)	0	1		0	. 8
69	Reg-Puffer	80	255		1	1		0	35
70	KP-Puffer	0	255	(69)	0	1		0	35
71	Überlappende Kassierer	0	255	(69)	0	*	(33)	0	35
72	GLU/PBLU-Puffer	80	255	(69)	0	1	1.	0	35
73	B. T. Puffer	80	255	(69)	0	1		0	35
74	GLU/PBLU Puffer	0	255	(69)	0	1		0	35
75	GLU/PBLU 1	data> 50:1910	****	***	0	. 1		8	32
76	GLU/PBLU 2	0	****	****	0	1		8	37
77	Freier Text	200	99		1	1		1	21
78	KP-Einstellung	. 0	9		0	1		1	3
79	KP-Text	0	9	(79)	0	1		0	12
80	PLU Täglich(für Preis2)	240	非法法	(11)	0	1		0	9
81	Periodisch(für Preis2)	240	***	(11)	0	1		0	9
82	Tägliche Datensicherung(für Preis2)	0	***	(11)	0	1		0	9
84	Konsolidierungsdatei(für Preis2)	0	***	(11)	0	1		0	9
85	Empfangsdatei(für Preis2)	0	***	(11)	0	1		0	9
86	PLU Täglich(für Preis 3)	240	***	(11)	0	1	i	0	9
87	Periodisch(für Preis 3)	240	***	(11)	0	1		0.	9
88	Tägliche Datensicherung (für Preis 3)	0	***	(11)	0	1		0	9
90	Konsolidierungsdatei(für Preis 3)	0	***	(11)	0	1		0	9
91	Empfangsdatei(für Preis 3)	0	***	(11)	0	1		0	9
92	Condiment-PRG für PLU	0	***	(11)	0	1	-	0	7
93	Condiment-Tabelle	0	99	7/	0	1		1	60
94	Condiment-Puffer	0	20		0	1		0	35

(#1) :Gleich der Anzahl der Datensätze in Tabelle Nr. N.

(#2) :Gleich der Anzahl der Datenblöcke in Tabelle Nr. N.

## [JOB#996, 998] SIO-Daten senden/empfangen (ECR↔ECR, ECR↔ER-02FD)

Hinweis: Wenn dieser JOB beim Master ausgeführt wird, während die Maschine im Inline-System betrieben wird, kann es vorkommen, daß Daten nicht auf Diskette gespeichert werden. Daher sollte dieser JOB nur verwendet werden, wenn alle anderen Maschinen des Inline-Systems nicht benutzt werden.

## [JOB#996] SIO-Daten senden

NK: 0 = SSP

S S

1 = Standard RAM+01RA/02RA

2 = 01MB (0,5 MB)/02MB (0,5 MB: 1. Hälfte)

3 = 02MB (0,5 MB: 2. Hälfte

## [JOB#998] \$IO-Daten empfangen

-17-

# KAPITEL 2. PROGRAMM-MODUS (PGM2/PGM1)

## 1. Lesen der PGM-Modus-Programminhalte

[JOB#1100]: Warengruppen

Tastenbetätigung



21/08/92 12:34PM 0001 123456#0123 BROWN	
#1100 <b>*PGM1*</b>	JOBCODE/MODUS
D01 T123456 -1000.00 DPT.O1 G01 0000003 KP121 C1L18	Warengruppen-Nr/Steuer Vorzei- chen/Preis/Text/Hauptgruppen-Nr. (*1)Programm/(*2) Druck-Station/ <sub>LC</sub> HALO/Kommissions-Gruppe/HALO

(\*1) PROGRAMM: ABCDEFG A: (Nicht verwendet)

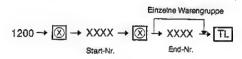
C: Drucken auf Bon

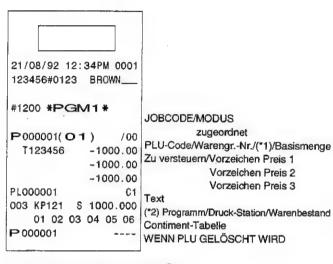
	B: Posten vp zwangsweise/nicht zwangsweise	0/0/1/0
	C:(Nicht verwendet)	1 to 9/0
	D:(Nicht verwendet)	0
	E: SIF/SICS/Normal	2/1/0
	F: Bontyp Einzel/Doppel	1/0
	G: Betragseingabetyp	
	Offen und Festpreis/Festpreis/offen/sperren	3/2/1/0
(*2)	DRUCKSTATION (Option): "KP (Küchendruck	ker)" ABC
	A: KP1 Nr. von Inline/keine Ausgabe	= 1 bis 9/0
	B: KP2 Nr. von Inline/keine Ausgabe	= 1  bis  9/0

Ja/Nein

= 1/0

S [JOB#1200]: PLU
Tastenbetätigung





(\*1) NORMAL · PFAND-PLU · MENÜ-PLU

: N NORMAL

: L PFAND-PLU

: S MENÜ-PLU

(\*2) PROGRAMM: ABC

A: Condiment-Typ Ja/Nein

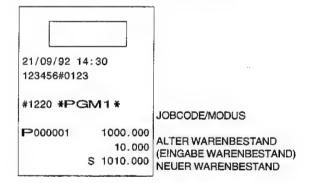
B: (Nicht verwendet))

C: Betragseingabetyp
Offen und Festpreis/Festpreis/offen/sperren = 3/2/1/0
(PLU) (SUB-Warengruppe)

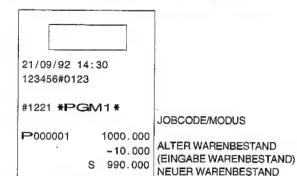
3/2/1/1/0

3/2/1/ 0

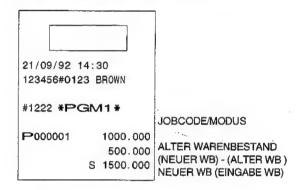
[JOB#1220]: WARENBESTAND ADDIEREN



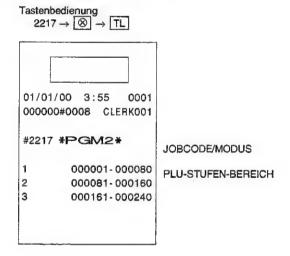
## [JOB#1221]: WARENBESTAND SUBTRAHIEREN



## [JOB#1222]: INVENTUR-WARENBESTAND

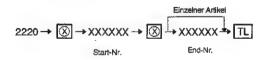


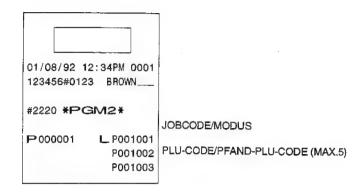
### S [JOB#2217]: PLU-EBENEN



## [JOB#2220]: PFAND-PLU

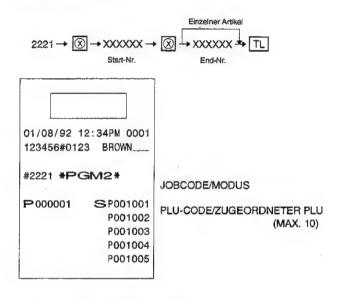
Tastenbedienung





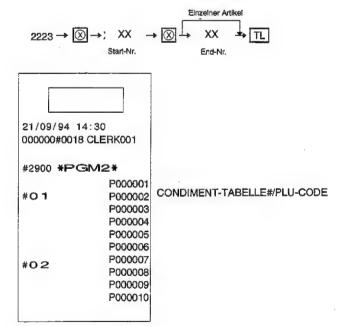
## [JOB#2221]: MENÜ-PLU

Tastenbedienung



## S [JOB#2223]: CONDIMENT-TABELLE

Tastenbedienung



## [JOB#1300]: FUNKTIONSLESUNG

Tastenbetätigung

## 1300 → 🔘 → TL

	٦
01/08/94 12:34PM 0001 123456#0123 BROWN	
#1300 *PGM1*	JOBCODE/MODUS
F001 ( - ) 1 I -1000.00 L17 F002 ( - ) 2 S -2000.00 L17	SAT7
F 005 % 1  I -10.00%  L 20.00%  F 006 % 2  S -20.00%  L 30.00%	/HALO
F 047 CA/CHK 999999.99	HALO
F050 CASH L18	(*1) PGM
F 061 EXCH 9999.9999	SATZ
F 080 **** CID 99999999.99 F 083 CHK/CG 999999.99	HALO
F 143 GROUP1 144 GROUP2	

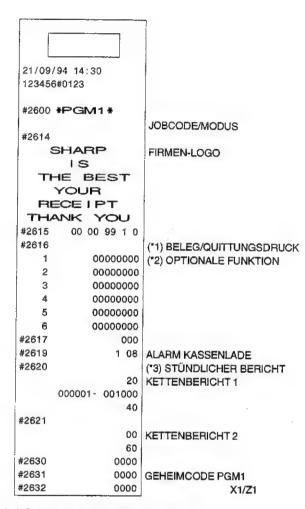
## (\*1) PGM: ABCDEFGHIJK

A:	Belegdruck Zwangsweise/Nicht zwangsweise	1/0
В:	Fußzeilendruck Ja/Nein	1/0
C:	Nicht-addierende Nummem-Eingabe zwangsweise/nicht zwangsweise	1/0
D:	Wechselgeld Nicht möglich/Möglich	1/0
E:	Quittungsdruck Zwangsweise/Nicht zwangsweis	se1/0
F:		0
G:		0
H:		0
1:		0
J:	Öffnung der Schublade Ja/Nein	1/0
K:	Eingabe des Zahlgeldbetrages	
	Zwangsweise/Nicht zwangsweise (Bargeld/Sched	k) 1/0
	Zwangsweise/Nicht zwangsweise (CR1 BIS 8)	1/0

## S [JOB#2600]: ANDERE FUNKTIONSLESUNG

Tastenbetätigung

2600 → 🔘 → TL



(\*1) Belegdurck/Quittungsdruck; xxabcdyz

		gaar ore abilital igoor core wasbody 2	
XX	:	MINIMALE LÄNGE FÜR RECHNUNG AUF	BON
ab	:	ERSTE DRUCKZEILE DES BELEGES	= 0 bis 64
$\infty$	:	MAX. ANZAHL DER DRUCKZEILEN	= 0 bis 99
У	:	ANZAHL DER QUITTUNGSDRUCKE	= 0 bis 9
Z	:	(Nicht verwendet)	= 0

#### (\*2) Zusätzliche Funktionen: ABCDEFGH

( -,		
x:1		
A:	OP X/Z Bericht NM/M*	1/0
B:	PO Operation im REG-Modus NM/M	1/0
C:	(Nicht verwendet)	0
D:	Retouren-Eingabe im REG-Modus NM/M	1/0
E:	Direkte Stornofunkt, im REG-Modus NM/M	1/0
F:	Indirekte Stornofunkt. im REG-Modus NM/M	1/0
G:	Zwischensummen-Stomo im REG-Modus NM/M	1/0
H:	Retouren-Quittungsdruck Z/NZ	1/0
x:2		
A:	Storno des ersten Artikels	0
B:	Umschaltsystem für PLU-Stufen Manuell/Auto	0
C:	Umschaltsystem für PLU-Stufen MGR/MGR & RE	G/0
D:	Ausdruck der Anzahl der Einkäufe Ja/Nein	1/0
E:	Zeitausdruck Nein/Ja	1/0
F:	Journalwahl/Voller Ausdruck	1/0
G:	Artikel Quittungsdruck NM/M	1/0
H:	(-) Quittungsdruck Z/NZ*	1/0
* N/M/M:	Nicht möglich/möglich; Z/NZ: Zwangsweise/Nicht z	wangsw.

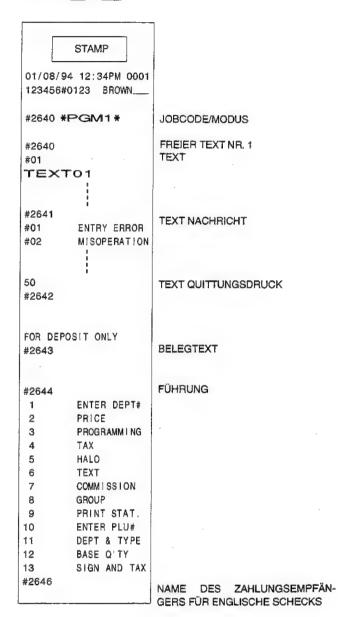
x:3	Au	
A:	(Nicht verwendet)	0
B:	Nullunterdrückung im Kassiererbericht Nein/Ja	1/0
C:	(Nicht verwendet)	1/0
D:	Nullunterdrückung im Transaktionsbericht Nein/Ja	1/0
E:	Nullunterdrückung im im WarengrBericht Nein/Ja	1/0
F:	Nullunterdrückung im PLU-Bericht Nein/Ja	1/0
G:	Nullunterdrückung im stündlichen Bericht Nein/Ja	1/0
H:	Nullunterdrückung im täglichen Netto-Bericht Nein/Ja	1/0
x:4		
A:	(Nicht verwendet)	0
B:	(Nicht verwendet)	0
C:	Ausdruck MwSt-Betrag (MwStSystem) Nein/Ja	1/0
D:	Ausdruck des zu versteuernden Nein/Ja	1/0
_	Betrages (MwSt-System)	
E:	Ausdruck des Nettobetrages (MwSt-System) Nein/Ja	1/0
F:	(Nicht verwendet)	0
G:	(Nicht verwendet)	0
E:	(Nicht verwendet)	0
x: 5		
A:	Zwischen-GLU-lesen im REG-Modus NM/M	1/0
B:	VIP-Verkäufe im REG-Modus NM/M	1/0
C:	Doppelte Kopfzeile 1 Zeile/Normal	1/0
D:	MwSt-Umschaltsystem Durch Umschalttaste/	1/0
	Durch Kassierer	
E:	PLU-Preisumschalt-System Durch Umschalttaste/	1/0
	Durch Kassierer	
F:	PLU-Preisumschalt-System MGR/MGR®	1/0
G:	PLU-Preisumschalt-System Manuell/Auto	1/0
H:	Zeitsteuerung nachstimmen bei "Auto" (x: 5 G=0)	","
*	Durch 1 Bon/Durch 1 Artikel	1/0
_	Sulon Politos an Pridico	1/0
x: 6	Annalysis At Culture B. Co. Marie II.	4.70
A:	Ausdruck MwSt/Steuer-Betrag Nein/Ja	1/0
-	auf Rechnung	4.50
B:	Ausdruck des zu versteuernden Betrages Nein/Ja	1/0
ο.	auf Rechnung	
C:	Ausdruck des Nettobetrages auf Rechnung	
D:	(Nicht verwendet)	0
E:	Rechnung auf Beleg drucken Nein/Ja	1/0
F:	Rechnung auf Bon drucken Nein/Ja	1/0
G;	Zwischenlesen auf Beleg Nein/Ja	1/0
H:	Zwischenlesen auf Bon Nein/Ja	1/0
x:7	(Nicht verwendet) MRS=00000	0000
x:8	MRS=00000	ากกก
A:	GLU-Abschluß nach Auftrag möglich Nein/Ja	1/0
B:	Kein Umsatz einschließlich MwSt Ja/Nein	1/0
C:	Verkaufsmenge durch Ja/Nein	1/0
0.	VIP-Verkauf aktualisieren	170
D:	(Nicht verwendet) (Fest eingestellt auf "0")	
E:	(Nicht verwendet) (Fest eingestellt auf "0")	
F:	(Nicht verwendet) (Fest eingestellt auf "0")	
G:	(Nicht verwendet) (Fest eingestellt auf "0")	
H:	(Nicht verwendet) (Fest eingestellt auf "0")	
x:9	MRS=0000000	00
A:	(Nicht verwendet) (Fest eingestellt auf "0")	
B:	(Nicht verwendet) (Fest eingestellt auf "0")	
C:	(Nicht verwendet) (Fest eingestellt auf "0")	
D:	(Nicht verwendet) (Fest eingestellt auf "0")	
E:	Warengruppen-Bericht Unterdrücken/Ausdrucken	1/0
F:	Transaktionsbericht Unterdrücken/Ausdrucken	1/0
G:	Steuerverkaufs-Bericht Unterdrücken/Ausdrucken	1/0
H:	CID-Bericht Unterdrücken/Ausdrucken	1/0
*3) Stür	ndlicher Bericht: abc	
a:	Format des stündlichen Berichtes 15 Min/30 Min	1/0
	Stunde des Beginns 00 bis	

bc: Stunde des Beginns

## [JOB#2640]: TEXT-PROGRAMMIERUNG

Tastenbetätigung

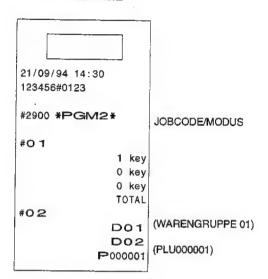
2640 → 🗵 → TL



00 bis 23

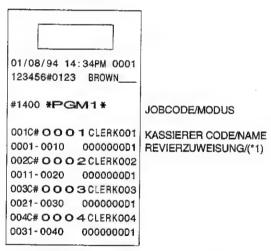
## [JOB#2900]: AUTOMATIKTASTEN

Tastenbetätigung



## S [JOB#1400]: KELLNER/KASSIERER

Tastenbetätigung

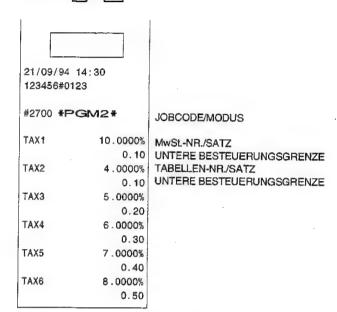


## (\*1) ABCDEFGH

A:	Kassierer-Auts	sicht	Ja/Nein	= 1/0
B:	VIP-Verkauf	Nicht möglich	/Möglich	= 1/0
C:	GLU/PBL	Zwangsweise	Nicht zwangsw	eise = 1/0
D:	G. C. COPY	Nicht möglich	/Möglich	= 1/0
E:	MwSt-Umscha	altung	Status/Nich	t = 1/0
F:	Preisstufe	Preis 3/Preis 2	2/Preis 1	= 2/1/0
G:	Arbeitszeit-Ste	euerung	Ja/Nein	= 1/0
H:	SCHUBLADE	N-NR/NICHT C	PEFEN	= 1 bis 4/0

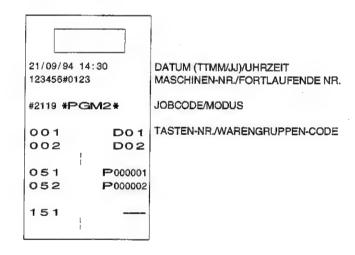
## [JOB#2700]: BESTEUERUNGSTABELLE

Tastenbetätigung



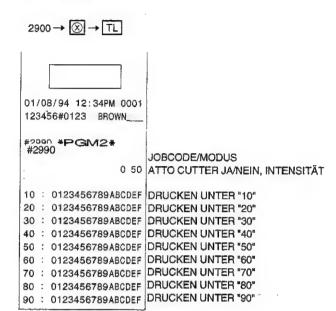
## [JOB#2119]: DIREKT-TASTENLESUNG

Tastenbetätigung



## [JOB#2990]: TERMINALDRUCKER-PROGRAMMIERUNG (ER-A670 S)

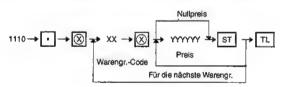
Tastenbetätigung



## 2. Programmierung

#### [JOB#1110]

PROGRAMMIERUNG DES WARENGRUPPEN-PREISES



XX: WARENGRUPPEN-CODE = 01 ~ 99

YYYYYY: PREIS = 0 ~ 999999

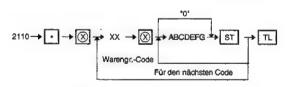
Der Festpreis kann maximal 6 Stellen beinhalten.

Ein Preis kann für jede Warengruppe programmiert werden.

MRS = 000000

## [JOB#2110]

PROGRAMMIERUNG DER WARENGRUPPEN-FUNKTION



XX: WARENGRUPPEN-CODE = 01 - 99

XXA: Nicht verwendet (Fest eingestellt auf "0")

XXB: Artikelquittungsdruck 2110-B
Nicht zwangsweise 0
zwangsweise 1

XXC: Nicht verwendet (Fest eingestellt auf "0")

XXD: Nicht verwendet (Fest eingestellt auf "0")

XXE:	SICS-Funktion	2110-E
	Normal	0
	Einzelposten-Barverkauf	1
	Einzelposten-Barverkauf (Aufrechnung)	2

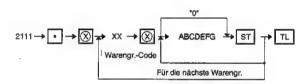
XXF:	Bontyp	2110-F
	Einzel	0
	Doppelt	1

XXG: Betragseingabe-Typ		2110-G
	Gesperrt	0
	Offen	1
	Festpreis	2
	Offen und Festpreis	3

MRS = 000001

#### [JOB#2111]

BESTEUERUNGSSTATUS DER WARENGRUPPEN



XX: WARENGRUPPEN-CODE = 01 ~ 99

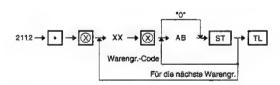
A: Nicht verwendet (Fest eingestellt auf "0")

B:	Zu versteuem 6	= 1
	Nicht zu versteuern 6	=0
C:	Zu versteuem 5	= 1
	Nicht zu versteuern 5	= 0
D:	Zu versteuem 4	= 1
	Nicht zu versteuern 4	= 0
E:	Zu versteuem 3	= 1
	Nicht zu versteuern 3	= 0
F:	Zu versteuem 2	= 1
	Nicht zu versteuern 2	= 0
G:	Zu versteuern 1	= 1
	Nicht zu versteuern 1	= 0

MRS = 00000000

#### [JOB#2112]

WARENGRUPPEN HALO (BEGRENZUNG) PROGRAMMIERUNG



XXX: WARENGRUPPEN-CODE = 01 ~ 99

A: Mantisse = 1 - 9

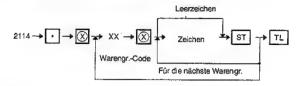
B: Exponent = 0 ~ 7

Position  $\dot{A}$  und  $\dot{B}$  zeigen  $\dot{A}\times 10^{B}$  an. Jeder Betrag, der unter diesem Wert liegt ist innerhalb 9999999 möglich.

MRS = 17

## [JOB#2114]

PROGRAMMIERUNG DES WARENGRUPPEN-TEXTES



XXX: WARENGRUPPEN-CODE = 01 ~ 99

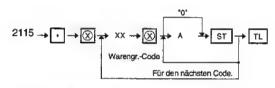
Die Zeichen können mit Hilfe der numerischen Tasten eingegeben werden.

Siehe Kapitel 3.

MRS = DPT. XX

## [JOB#2115]

KOMMISSIONS-GRUPPE PROGRAMMIEREN

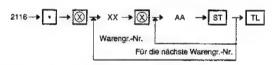


XXX: WARENGRUPPEN-CODE = 01 ~ 99

A: Gruppen-Nr. = 0~3

#### [JOB#2116]

PROGRAMMIERUNG DER HAUPTWARENGRUPPEN



XX: Hauptgruppen-Nr. = 01 ~ 99

AA: Hauptgruppen-Nr. = 1 ~ 17

Hauptgruppen 1 bis 9: Plus-Warengruppe Hauptgruppen 10: Minus-Warengruppe

Hauptgruppe 11: Plus HASH-Warengruppe

Minus HASH-Warengruppe Hauptgruppe 12: Hauptgruppe 13: Nicht verwendet Hauptgruppe 14: Nicht verwendet

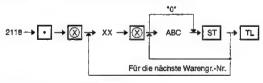
Kein Umsatz 1 Hauptgruppe 15: Hauptgruppe 16: Kein Umsatz 2 Hauptgruppe 17: Kein Umsatz 3

MRS = 01

Die Wahl der Hauptgruppe "HASH" ist gesperrt, wenn die Extra-Warengruppenfunktion im SRV-Modus als "Nicht möglich" programmiert ist.

## [JOB#2118]

PROGRAMMIERUNG DER DRUCKSTATION



XXX: WARENGRUPPEN-NR. = 01 ~ 99

XXA: Küchendrucker 1 Anzahl der Zeilen

Keine Ausgabe =0

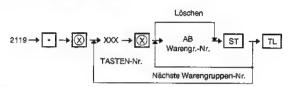
XXB: Küchendrucker 2 Anzahl der Zeilen = 1~9 Keine Ausgabe = 0

XXC:	Ausdruck auf Bon	2118-C
	Nein	0
[	Ja	1

MRS = 001

#### [JOB#2119]

ZUORDNUNG DER WARENGRUPPEN-NR. ZU DEN WAREN-GRUPPEN-DIREKTTASTEN



Die Warengruppen-Nr. wird der Tasten-Nr. zugeordnet, die in Jobcode JOB#951 programmiert worden ist.

AB: WARENGRUPPEN-NR. = 01 ~ 90

#### [JOB#2100]

WARENGRUPPEN ANLEGEN (MIT TEXTL. FÜHRUNG)

Tastenfo	olge	Anzeige	Schritt- Nr.	Inhalt
2100 → •	$\rightarrow \boxtimes$	ENTER DEPT#	1	
→ XX	$\rightarrow$ $\tilde{n}$	PRICE	2	
→ XXXXXX	→ ST	PROGRAMMING	3	Job#1110
→ XXXXXXX	→ ST	TAX	4	Job#2110
→ XXXXXXX	$\rightarrow$ ST	HALO	5	Job#2111
→ XX	$\rightarrow$ ST	TEXT	6	Job#2112
→ (Chara.)	→ ST	COMMISSION	7	Job#2114
$\rightarrow$ X	$\rightarrow$ ST	GROUP	8	Job#2115
$\rightarrow$ XX	→ ST	PRINT STAT.	9 .	Job#2116
$\rightarrow$ XXX	→ ST	PRICE	2	Job#2118

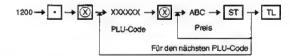
(Die Waren-Nr. kann durch Operation "XX (⊗)" eingegeben werden.)

→ TL

(Die Eingabeposition bewegt sich mit Hilfe der Taste (⊗) zum nächsten Schritt und kehrt durch Drücken der CL-Taste zum vorhergehenden Schritt zurück.)

#### [JOB#1200]

Einrichten/zuordnen der PLUs und der entsprechenden Warengruppen

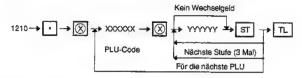


XXXX: AB:	PLU-Code WARENGRUPPEN-NI	_	1 ~ 999999 1 ~ 99
XXC:	Betragseingabe-Typ	С	
	Gespent	0	
	Offen	1	
	Festpreis	2	
	Offen und Festpreis	3	
	Löschen	4	

MRS = 012

## [JOB#1210]

PREIS-PROGRAMMIERUNG FÜR PLUs (Preis 1, 2 und 3)



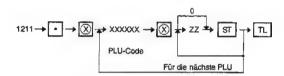
XXXX: PLU-CODE = 1 ~ 999999 YYYYYY: Betrag = 0 ~ 999999

Jeder PLU-Code muß schon definiert sein (JOB#1200), wenn der entsprechende Preis der Einheit programmiert wird.

MRS = 0000000

## [JOB#1211]

PROGRAMMIERUNG DER PLU-BASISMENGE



XXXX: PLU-CODE

= 1 - 999999

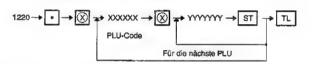
ZZ: Basismenge

= 00 ~ 99

Jeder PLU-Code muß schon definiert sein (JOB#1200), wenn der entsprechende Preis der Einheit programmiert wird.

### [JOB#1220]

PROGRAMMIERUNG DES PLU-WARENBESTANDES (ADDIEREN)



XXXXXX:

PLU-CODE

Warenbestandswert

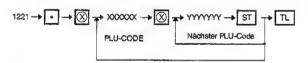
= 1 ~ 999999 = 1 ~ 9999999

Der Wert des Warenbestandes umfaßt maximal 7 Stellen. Der eingebebene Wert des Warenbestandes wird dem PLU-Warenbestandszähler hinzugerechnet.

MRS = 0.000

## [JOB#1221]

PROGRAMMIERUNG DES PLU-WARENBESTANDES (SUBSTRA-HIEREN)



XXXXXX:

PLU-CODE

= 1 ~ 999999

YYYYYYY:

Warenbestandswert

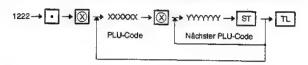
= 1 - 9999999

Der Wert des Warenbestandes umfaßt maximal 7 Stellen. Der eingebebene Wert des Warenbestandes wird vom PLU-Warenbestandszähler substrahiert.

MRS = 0.000

### [JOB#1222]

PROGRAMMIERUNG DES PLU-WARENBESTANDES (INVENTUR)



XXXXXX: YYYYYYY:

PLU-CODE

Warenbestandswert

DE = 1 ~ 99

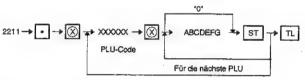
= 1 ~ 999999 = 1 ~ 9999999

Der Wert des Warenbestandes umfaßt maximal 7 Stellen. Der eingegebene Wert des Warenbestandes überschreibt den PLU-Warenbestandszähler.

MRS = 0.000

## [JOB#2211]

PROGRAMMIERUNG DES PLU-BESTEUERUNGSSTATUS

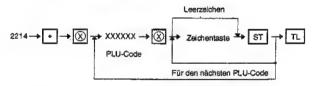


XXXXXX:	PLU-CODE	= 1 ~ 999999
"AA:	Vorzeichen-	= 1
	Vorzeichen+	= 0
"AB:	Zu versteuern 6	= 1
	Nicht zu versteuern 6	= 0
"AC:	Zu versteuem 5	= 1
	Nicht zu versteuem 5	= 0
"AD:	Zu versteuern 4	= 1
	Nicht zu versteuern 4	= 0
"AE:	Zu versteuern 3	= 1
	Nicht zu versteuern 3	= 0
"AF:	Zu versteuem 2	= 1
	Nicht zu versteuern 2.	= 0
"AG:	Zu versteuern 1	= 1
	Nicht zu versteuern 1	= 0

MRS = 000000

## [JOB#2214]

PLU-TEXT PROGRAMMIERUNG



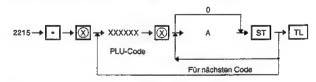
XXXXXX: PLU-CODE = 1 ~ 999999

Zeichen können mit Hilfe der alphanumerischen Tasten und der numerischen tasten eingegeben werden Siehe Kapitel 3. ES KÖNNEN BIS ZU 8 (ODER 16) ZEICHEN PROGRAMMIERT WERDEN.

MRS = PLXXXXXX

## [JOB#2215]

PROGRAMMIERUNG DER KOMMISSIONSGRUPPE



XXXXXX: PLU-CODE = 1 ~ 999999 XXXXXA: Gruppen-Nr. = 0 ~ 3

### S [JOB#2217]

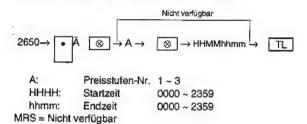
PLU-EBENEN PROGRAMMIEREN



MRS =L1: 000001~000080 L2: 000081 ~ 000160 L3: 000161 ~ 000240

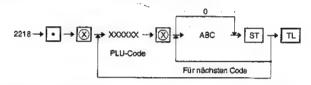
## S [JOB#2650]

ZEIT DER AUTOMATISCHEN PLU-PREISSTUFE



#### [JOB#2218]

PROGRAMMIERUNG DER DRUCKSTATION



XXXXXX: PLU-CODE

A: Küchendrucker 1 Anzahl der Zeilen

Keine Ausgabe

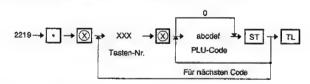
B: Küchendrucker 2 Anzahl der Zeilen Keine Ausgabe

	<u> </u>	
C:	Ausdruck auf Bon	2218-C
	Nein	0
l	Ja	1

MRS = 001

## [JOB#2219]

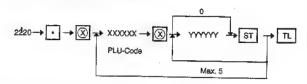
PLU-CODE DEFINITION FÜR DIREKTE PLU-TASTEN



Der PLU-Code wird der Tastennummer zugeordnet, die in Job #951 programmiert worden ist. abodef: PLU-Code

## JOB#22201

PROGRAMMIERUNG PFAND-PLU



XXXXXX: PLU-Code = 1 ~ 999999 YYYYYY: PLU-Code = 1 ~ 999999

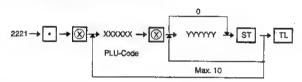
Wenn die "ST"-Taste gedrückt wird, ohne daß irgendeine Nummer in (YYYYYY) eingegeben wird, besteht keine Anbindung.

PLU-Codes sollten bereits definiert sein, wenn sie hier zum Programmieren verwendet werden.

MRS = 0

## [JOB#2221]

PROGRAMMIERUNG MENÜ-PLUs



XXXXXX: PLU-Code = 1 ~ 999999 YYYYYY: PLU-Code = 1 ~ 999999

Wenn die "ST"-Taste gedrückt wird, ohne daß eine Nummer in (YYYYYY) eingegeben wird, dann wird keine Anbindung ausgeführt.

Der Menü-PLU-Code (XXXXXX) kann nicht den gleichen PLU-Code enthalten wie (YYYYYY).

Der PLU-Code muß bereits definiert sein, wenn er hier beim Programmieren verwendet wird.

MRS = 0

= 1 ~ 999999

= 1 ~ 9

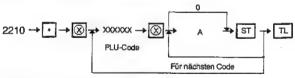
= 1 ~ 9

=0

= 0

## S [JOB#2210]

CONDIMENT-TYP-PLU PROGRAMMIEREN

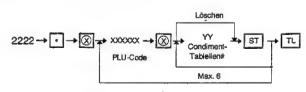


XXXXXX: PLU-Code = 1 ~ 999999

_		
A:	Condiment-Typ	Α
	Nein	0
	Ja	1

#### S [JOB#2222]

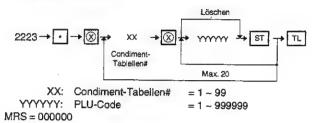
CONDIMENT-TABELLEN-NR.



XXXXXX: PLU-Code = 1 ~ 999999 YY: Condiment-Tabellen# = 1 ~ 99 MRS = 0

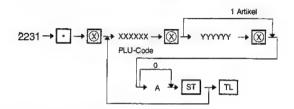
## [JOB#2223]

CONDIMENT-TABELLE



## S [JOB#2231]

CONDIMENT-PLU-TYP PROGRAMMIEREN (Bereich)



XXXXXX:

Start PLU-Code = 1 ~ 9999

YYYYYY: A: Ende PLU-Code= 1 ~ 9999 Condiment-Typ

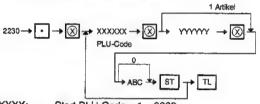
Ja/Nein

1/0

= 4/3/2/1/0

## [JOB#2230]

PLU-CODE PROGRAMMIERUNG (BEREICH)



XXXXXX:

Start PLU-Code = 1 ~ 9999 Ende PLU-Code= 1 - 9999

YYYYYY: AB: Warengruppen-Nr.

= 1 bis 50

= 0

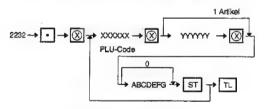
C: Betragseingabetyp

Löschen/Offen und Festpreis/

Festpreis/Offen/Gesperrt

## [JOB#2232]

PLU-BESTEUERUNSSTATUS PROGRAMMIEREN (BEREICH)



YYYYYY: Ende PLU-Code = 1 ~ 999999 "AA: Vorzeichen -/+ = 1/0B: Zu versteuem 6 = 1 Nicht zu versteuem 6 **=** 0 "AC: Zu versteuem 5 = 1Nicht zu versteuem 5 = 0 "AD: Zu versteuern 4 -1Nicht zu versteuem 4 = 0"AE: Zu versteuem 3 = 1Nicht zu versteuem 3 = 0 "AF: Zu versteuern 2 = 1

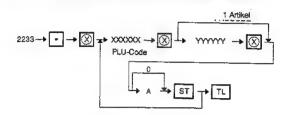
XXXXXX: Start PLU-Code = 1 - 999999

"AG: Zu versteuem 1 = 1 Nicht zu versteuem 1 = 0

Nicht zu versteuern 2

#### [JOB#2233]

PROGRAMMIERUNG DER DRUCKSTATON (BEREICH)



XXXXXX: Start PLU-Code = 1 ~ 999999

YYYYYY: Ende PLU-Code = 1 ~ 999999

XXXXXA: Küchendrucker 1 Anzahl Zeilen = 1~9

Keine Ausgabe = 0XXXXXB: Küchendrucker 2 Anzahl Zeilen = 1~9

Keine Ausgabe = 0

XXXXXC:

Drucken auf Bon	2233-C
Nein	0
Ja	1

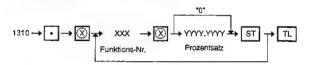
## [JOB#22001

WARENGRUPPEN ANLEGEN (MIT TEXTLICHER FÜHRUNG)

Tastenbetä	itigung	Anzeige	Schritt Nr.	Inhalt	Hinweise
2200 →	$\rightarrow \otimes$	PLU# EINGEBEN	10		
$\rightarrow$ XXXXXXX	$\rightarrow$ $\tilde{n}$	WARE & TYP	11		
→ XXX	→ ST	PREIS	2	Job#1200	
→ XXXXXX	→ ST	PREIS	2	Job#1210	P2 (Lampe)
$\rightarrow$ XXXXXX	→ ST	PRICE	2	Job#1210	P3 (Lampe)
→ XXXXXX	→ ST	BASISMENGE	12	Job#1210	
→ XX	→ ST	PROGRAM- MIERUNG		Job#1210	
→X	→ ST	VORZEICHEN UND STEUER	13	Job#2210	
$\rightarrow$ XXXXXXX	→ ST	TEXT	6	Job#2211	
$\rightarrow$ (Chara.)	$\rightarrow$ ST	KOMMISSION	7	Job#2214	
→X	→ ST	DRUCKSTATUS	9	Job#2215	
→ XXX	→ ST	WARE & TYP	11	Job#2218	
(PLU# kann durch Vorgang "XXXXXXX					
→ TL					

## [JOB#1310]

PROZENTSATZ PROGRAMMIEREN



XXX: Funktions-Nr. YYYY. YYYY: Prozentsatz

Funktion Nr.	Funktion	Eingabebereich	Bemerkungen
1	(-)1		
2	(-)2	0 bis 999.99	(-)
3	(-)3	0 2.0 000.00	Einheitspreis
4	(-)4		
5	%1		
6	%2	0 bis 100.00	%-Satz
7	%3	0 210 100.00	70 Gail
8	%4		
61	EX 1		
62	EX 2		
63	EX3		
64	EX 4	0 his 0000 0000	Wechselkursrate
65	EX 5	0 bis 9999.9999	
66	EX 6	]	
67	EX 7		
68	EX 8		
69	EX 9		
97	Bedienungsgeld	0 bis 100.00	Satz
85	Kommission 1		
86	Kommission 2	0 bis 999.99	Satz
87	Kommission 3		

MRS = 0

## [JOB#2311]

PROGRAMMIERUNG 1 VERSCHIEDENER TASTENFUNKTIONEN

XXX: Funktions-Nr.

Funktions- Nr.	Funktion
1	(-)1
2	()2
3	(-)3
4	(-)4
5	%1
6	%2
7	%3
8	%4

A: Vorzeichen-

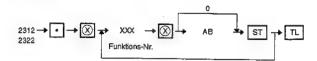
hen-

Vorzeichen+ = 0 B, C, D, E, F: Nicht verwendet (Fest eingestellt auf "00000")

MRS = 000000000

## [JOB#2312, 2322]

HALO, TABLELLEN-NR.



XXX: Funktions-Nr.

A: Mantisse (0 bis 9)

B: Exponent (0 bis 8)

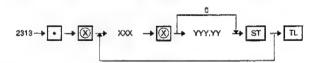
JOB#	Funkt, Nr.	Funktion	Bemerkungen	
	1	(—) 1	Punkt B kann zwischen 0	
	2	() 2	und 7 spezifiziert werden.	
	3	(—) 3		
	4	(—) 4		
2312	43	RA	Punkt B kann im Bereich	
	44	PO	von 0 bis 8 definiert	
	48	DEPO (+)	werden.	
	49	DEPO (-)		
[	94	BAR-TRINKGELD	Punkt B kann im Bereich	
	95	KEIN BAR-TRINKGELD	von 0 bis 7 definiert werden.	
	50	CA1	Punkt B kann im Bereich	
	51	CA2	von 0 bis 8 definiert	
	52	CHK	werden.	
	53	CR1		
. [	54	CR2		
2322	55	CR3		
	56	CR4		
	57	CR5		
	58	CR6		
[	59	CR7		
	60	CR8		
	79	H. T		

Eingabebereich, System:  $A \times 10^8$ 

MRS = 17 für die Funktionen (-) und Steuer = 18 für andere Funktionen als (-) und Steuer

## [JOB#2313]

PROGRAMMIERUNG VERSCHIEDENER TASTEN (% HALO)

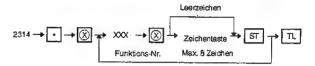


XXX: Funktions-Nr. YYY. YY: % HALO

Funktions- Nr.	Funktion	Bemerkungen
5	%1	
6	%2	
7	%3	
8	%4	

## [JOB#2314]

TEXT-PROGRAMMIERUNG FÜR VERSCHIEDENE TASTEN



#### XXX: FUNKTIONS-CODE

Zeichen können mit Hilfe der numerichen Tasten oder den Zeichen-Tasten eingegeben werden. Die Tastenfolge zur Eingabe eines Zeichens mit den numerischen Tasten ist im folgenden dargestellt:

XXX  $\rightarrow$  00 Taste XXX: ZEICHEN-CODE (3 ZIFFERN) Siehe Kapitel 3.

## **FUNKTIONS-LISTE**

F-Nr.	FUNKTION	STANDARD-TEXT
1	(-) 1	(-) 1
2	(-) 2	(-) 2
3	(-) 3	(-) 3
4	(-) 4	(-) 4
5	%1	%1
6	%2	%2
7	%3	%3
8	%4	%4
9	MENÜ-PLU (-)	SET PLU -
10	DIFFERENZ	DIFFER
11	ZU BESTEUERN 1 ST	TAX1 ST
12	ZU BESTEUERN 2 ST	TAX2 ST
13	ZU BESTEUERN 3 ST	TAX3 ST
14	ZU BESTEUERN 4 ST	TAX4 ST
15	ZU BESTEUERN 5 ST	TAX5 ST
16	ZU BESTEUERN 6 ST	TAX6 ST
17	MwSt/STEUER 1	VAT 1
18	MwSt/STEUER 2	VAT2
19	MwSt/STEUER 3	VAT3
20	MwSt/STEUER 4	VAT4
21	MwSt/STEUER 5	VAT5
22	MwSt/STEUER 6	VAT 6
23	NETTO 1	NET1
23	NETTO 2	NET2
25	COUPON PLU	CP PLU
26	RETOUREN	REFUND
27	STORNO	S
28	STORNO-MODUS	MODE o
29	MANAGERSTORNO	MRG o
30	ZWISCHENSUMMENSTORNO	SBTL 0
31	EXTRAWARENGRSTORNO	HASH
32	EXTRAWARENGR: RETOUREN	HASH RF σ
33	KEIN UMSATZ VERKAUFS- STORNO	NOTURN
34	KEIN UMSATZ VERKÄUFE RETOUREN	NOTURNRF
35	MwSt UMSCHALTUNG	VATSFT
36	MwSt/STEUER LÖSCHEN	TAX DELE
37	QUITTUNGSDRUCK-ZÄHLER	VP CNT
38	RECHNUNGS-ZÄHLER	BILL CNT
39	KEIN VERKAUF	NO SALE
40	KUNDEN-SCHECK-ZÄHLER	G. C. CNT

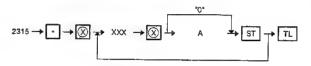
F–Nr.	FUNKTION	STANDARD-TEXT
41	ALTER SALDO	***PBAL
42	NEUER SALDO	***NBAL
43	BEZAHLTE RECHNUNG	***RA
44	AUSGABEN	***PO
45	SCM (+)	SCM (+)
46	SCM (-)	SCM (-)
47	SCHECKANNAHME	CA/CHK
48	DEPOSIT	DEPOSIT
49	DEPOSIT (-)	DEPO. (-)
50	BARGELD	CASH
51	BARGELD 2	CASH2
52	SCHECK	CHECK
53	KREDIT1	CREDIT1
54	KREDIT2	CREDIT2
55	KREDIT3	CREDIT3
56	KREDIT4	CREDIT4
57	KREDIT5	CREDIT5
58	KREDIT6	CREDIT6
59	KREDIT7	CREDIT7
60	KREDIT8	CREDIT8
61	WECHSELKURS 1	EXCH1
62	WECHSELKURS 2	EXCH2
63	WECHSELKURS 3	EXCH3
64	WECHSELKURS 4	EXCH4
65	WECHSELKURS 5	EXCH5
66	WECHSELKURS 6	EXCH6
67	WECHSELKURS 7	EXCH7
68	WECHSELKURS 8	EXCH8
69	WECHSELKURS 9	EXCH9
70	WECHSELKURS 1 IST	EXCH1 IS
71	WECHSELKURS 2 IST	EXCH2 IS
72	WECHSELKURS 3 IST	EXCH3 IS
73	WECHSELKURS 4 IST	EXCH4 IS
74	WECHSELKURS 5 IST	EXCH5 IS
75	WECHSELKURS 6 IST	EXCH6 IS
76	WECHSELKURS 7 IST	EXCH7 IS
77	WECHSELKURS 8 IST	EXCH8 IS
78	WECHSELKURS 9 IST	EXCH9 IS
79	HOTEL-ÜBERWEISUNG	H. TRANS.
80	BARGELD IN SCHUBLADE	****CID
81	BARGELD/SCHECK IST	CA/CH IS
82	BARGELD/SCHECK IN SCHUB- LADE	CA/CH ID
83	SCHECKWECHSEL	CHK/CG
84	KUNDE	GUEST
85	KOMMISSIONS-VERKAUF 1	COM. SAL1
86	KOMMISSIONS-VERKAUF 2	COM. SAL2
87	KOMMISSIONSE-VERKAUF 3	COM. SAL3
88	KEIN KOMMISSIONS-VERKAUF	NON COM.
89	VIP VERKAUF	VIP SALE
90	GESAMTAUFTRAG	ORDER TL
91	GESAMT BEZAHLT	PAID TL
92	TRANS AUS	TRAN, OUT
93	TRANS EIN	TRAN. IN
94	BAR-TRINKGELD	CASH TIP
95	KEIN BAR-TRINKGELD	NOCA TIP
96	TRINKGELD GEZAHLT	TIP PAID

F-Nr.	FUNKTION	STANDARD-TEXT
97	BEDIENUNGSGELD	SER. CHRG
98	INLÄNDISCHE WÄHRUNG 1	DOM. CUR1
99	INLÄNDISCHE WÄHRUNG 2	DOM. CUR2
100	INLÄNDISCHE WÄHRUNG 3	DOM, CUR3
101	INLÄNDISCHE WÄHRUNG 4	DOM, CUR4
102	INLÄNDISCHE WÄHRUNG 5	DOM, CUR5
103	INLÄNDISCHE WÄHRUNG 6	DOM. CUR6
104	INLÄNDISCHE WÄHRUNG 7	DOM. CUR7
105	INLÄNDISCHE WÄHRUNG 8	DOM. CUR8
106	INLÄNDISCHE WÄHRUNG 9	DOM. CUR9
107	KEIN UMSATZ TTL1	*NT TL1
108	KEIN UMSATZ TTL2	*NT TL2
109	KEIN UMSATZ TTL3	
110	SCHECK IN SCHUBLADE	*NT TL3
111		*CH ID
	ARBEITSZEIT	WK TIME
112	(+) WARENGRUPPEN TOTAL	*DEPT TL
113	(–) WARENGRUPPEN TOTAL	DEPT (-)
114	EXTRA (+) WARENGR. TOTAL	*HASH TL
115	EXTRA (-) WARENGR. TOTAL	HASH (-)
116	NETTO 1 (ZU VERST.1-MwSt 1)	NET1 .
117	NETTO 2 (ZU VERST.1-MwSt2)	NET2
118	NETTO 3 (ZU VERST.1-MwSt3)	NET3
119	NETTO 4 (ZU VERST.1-MwSt4)	NET4
120	NETTO 5 (ZU VERST.1-MwSt5)	NET5
121	NETTO 6 (ZU VERST.1-MwSt6)	NET6
122	ZWISCHENSUMME	SUBTOTAL
123	MDS SBTL	MDSE ST
124	GESAMT	***TOTAL
125	KEIN UMSATZ ZWISCHEN- SUMME	NON-TURN
126	WECHSELGELD	CHANGE
127	ENGL. SCHECK DRUCKEN	CHECK PR
128	FÄLLIGES WECHSELGELD	DUE
129	TRINKGELD FÄLLIG	TIP DUE
130	SALDO	BALANCE
131	ARTIKEL	ITEMS
132	PLU ZWISCHENSUMME	PLU ST
133	TITEL DER BONKOPIE	COPY
134	G. C. KOPIETITEL	G. C COPY
135	B. T. TITEL	B.T.
136	GLU TITEL	INTRMED
137	TITEL RECHNUNG AUF BON	BILL
138	KUMULATIVE RECHNUNG	C. BILL
139	TITEL VIP VERKAUF	VIP SALE
140	BELEGDRUCK	SLIP PR.
141	BELEGDRUCK NÄCHSTE SEITE	NEXT. P
142	DURCHSCHNITT	AVE.
143	HAUPTGRUPPE 1	GROUP01
143	HAUPTGRUPPE 2	GROUP02
145	HAUPTGRUPPE 3	GROUP03
146		
	HAUPTGRUPPE 4	GROUP04
147	HAUPTGRUPPE 5	GROUP05
148	HAUPTGRUPPE 6	GROUP06
149	HAUPTGRUPPE 7	GROUP07
150		
151	HAUPTGRUPPE 8 HAUPTGRUPPE 9	GROUP08 GROUP09

F-Nr.	FUNKTION	STANDARD-TEXT
152	ZWEITER PREIS	2ND PRIC
153	DRITTER PREIS	3RD PRIC
154	CCD	CCD
155	CCD DIFFERENZ	CCD DIF.
156	CCD DIFFERENZ GESAMT	DIF. TL
157	AUFTRAG GESAMT - BEZAHLT GESAMT	O-P
158	KOMMISSIONS-BETRAG 1	COM. AMT1
159	KOMMISSIONS-BETRAG 2	COM. AMT2
160	KOMMISSIONS-BETRAG 3	COM. AMT3
161	KOMMISSIONS-BETRAG TTL	COM, TTL
162	RECHNUNGS-SALDO	BILL BAL
163	FREIE GLU	FREE GLU
164	ALTER SALDO	OLD BAL.
165	NEUER SALDO	BALANCE
166	SCM GESAMT	SCM TTL
167	UMSATZ PRO TABELLE	T. TABLE
168	UMSATZ PRO KUNDE	T. GUEST
169	UMSATZ PRO RECHNUNG	T. BILL
170	ARTIKEL PRO KUNDE	I. GUEST
171	ARTIKEL PRO RECHNUNG	I. BILL
172	DURCHSCHNPREIS PRO ART.	AVE. ITEM
173	WARENGRBERICHTSTITEL	DEPT
174	GRUPPEN-BERICHTSTITEL	GROUP
175	PLU-BERICHTSTITEL	PLU
176	MENÜ-PLU-BERICHTSTITEL	SET PLU
177	WARENBESTANDS-BERTITEL	STOCK
178	TRANSAKTBERICHTSTITEL	TRANS.
179	CID-BERICHTSTITEL	TL-ID
180	KOM. VERKAUFS-BERTITEL	SALES
181	MWSt/STEUER BERICHTSTITEL	VAT/TAX
182	CHEF-BERICHTSTITEL	CHIEF
183	KASSIERER-BERICHTSTITEL	CLERK
184	STÜNDLICHER BERICHTSTITEL	HOURLY
185	TÄGLICHER BERICHTSTITEL	DAILY
186	GLU/PBLU-BERICHTSTITEL	GLU
187	SALDO-BERICHTSTITEL	BALANCE
188	STEUER GESAMT	TTL TAX
189	NETTO OHNE STEUERN	NET
190	K. RECHNUNG ALLG. TEXT (LINKE HÄLFTE)	ALL FOOD
191	K. RECHNUNG ALLG, TEXT (RECHTE HÄLFTE)	S&DRINKS
192	NAME DER STADT 1	TOWNNAME
193	NAME DER STADT 2	TOWNNAME
194	SCHECK2	CHECK2
195	SCHECK3	CHECK3
196	SCHECK4	CHECK4
197	BARÜBERWEISUNG	TRANSFER
198	B. S. TITEL	B. S.
199	TEXT VOR GLU	GLU#
200	TEXT FÜR RECHNUNGSNR. (FÜR DEUTSCHLAND)	BILL NO.
201	TEXT FÜR TISCH (FÜR DEUTSCHLAND)	TABLE NO.
202	TEXT FÜR KUNDEN-NUMMER (FÜR DEUTSCHLAND)	GUEST NO.

## [JOB#2315]

PROGRAMMIERUNG VERSCHIEDENER TASTENFUNKTIONEN



XXX: Funktions-Nr.

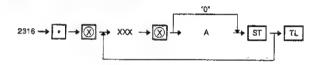
A: Artikel %/Zwischensumme % = 1/0

#### MRS. 0

Funktion-Nr.	Funktion	Bemerkungen
. 2	%1	
6	%2	
7	%3	
. 8	%4	

## [JOB#2316]

PROGRAMMIERUNG VERSCHIEDENER TASTENFUNKTIONEN (Artikel (-)/Zwischensumme (-))



XXX: Funktions-Nr.

A: Artike! (Geschäfts-Coupon) (-)/Zwischentotal (Verkäufer-Coupon) (-) =1/0

Funktions-Nr.	Funktion	Bemerkungen
1	(—) 1	
2	() 2	
3	() 3	
4	() 4	

## [JOB#2320]

ZAHLUNGSMITTELTASTEN-FUNKTIONEN PROGRAMMIEREN



## XXX: Funktions-Nr.

Funk Nr.	Funktion	EFT Funk.	Α	В	¢	D	E	F	G	н	ı	J	к
50	CA1	0	0	0	0	х	0	0	0	0	0	0	0
51	CA2	0	0	0	0	х	0	0	0	0	0	0	0
52	CHK	0	0	0	0	0	0	0	0	0	0	0	0
53	CR1		٥	0	0	0	0	0	0	0	0	0	0
54	CR2	٥	٥	0	0	٥	0	0	0	0	٥	0	0
55	CR3	٥	o	0	0	0	0	0	0	0	0	0	0
56	CR4	0	ō	0	0	0	0	0	0	0	0	٥	0
57	CR5	0	0	0	0	0	0	0	0	0	0	0	0
58	CR6	0	0	0	0	0	0	0	0	0	0	0	0
59	CR7	0	0	0	0	0	0	0	0	0	0	0	0
60	CR8	0	0	0	0	0	0	0	0	0	0	0	0
79	Н. Т.	0	0	0	0	x	0	0	0	0	0	0	×

Mit (o) gekennzeichnete Punkte sind programmierbar.

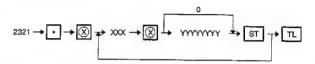
	Ψ,	Geveralzerenniere Litt	nte and programmerbal.	
1	1:	Belegdruck	Zwangsweise/Nicht zwangsweise	1/0
Ε	3:	Ausdruck Fußzeile	Ja/Nein	1/0
(	):	Nicht addierende	Zwangsweise/Nicht zwangsweise	1/0
		Nummem-Eingabe	•	
	<b>)</b> :	Fälliges Wechselgeld	Nicht möglich/Möglich	1/0

E: Quittungsdruck Zwangsweise/Nicht zwangsweise	1/0
F: Nicht verwendet (Fest eigestellt auf "0")	
G: Nicht verwendet (Fest eigestellt auf "0")	
H: Nicht verwendet (Fest eigestellt auf "0")	
<ol> <li>Nicht verwendet (Fest eigestellt auf "0")</li> </ol>	
J: Kassenlade öffnen Nein/Ja	1/0
K: Eingabe des Zahl- (Bar, Scheck)	1/0
geldbetrages Zwangsweise/Nicht zwangsweise	1/0
(Kredit 1 bis 8)	

MRS = 0

## [JOB#2321]

PROGRAMMIERUNG DER ZAHLUNGSTASTEN-FUNKTIONEN (HALO-BETRAG)



#### XXX:

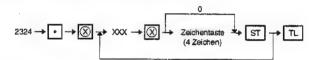
#### Funktions-Nr.

Funk, Nr.	Funktion	Eingabebereich	Bernerk.
80	Bargeld in		
	Schublade	0 bis 9999999.99	
	(Höchstbetrag)	0 bis 999999.99	
83	Scheckwechselgeld	0 bis 999999.99	
47	Scheckannahme		

YYYYYYY: Begrenzungsbetrag

#### [JOB#2324]

WÄHRUNGSYMBOL FÜR EUROSCHECKS



#### XXX: Funktions-Nr.

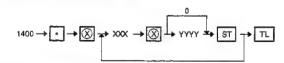
Funktions-Nr.	Funktion	Bemerkungen
52	Scheck	Für Euroscheck
61	Währung 1	
62	Währung 2	
63	Währung 3	
64	Währung 4	
65	Währung 5	
66	Währung 6	
67	Währung 7	
68	Währung 8	
69	Währung 9	

Zeichen können mit Hilfe der Zeichentasten oder numerischen Tasten eingegeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht folgendermaßen aus: XXX ightarrow 00 Taste XXX: ZEICHENCODE (3 ZIFFERN) Siehe Kapitel 3.

MRS = "LEERZEICHEN"

## [JOB#1400]

KASSIERER-CODE DEFINIEREN



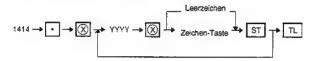
XXX: Kassierer-Nr.= 1 - 255

YYYY: Kassierer-Code = 0000 ~ 9999

MRS = 0001;1,0002;2,0003;3,0004;4,0005;5,0006,6

#### [JOB#1414]

PROGRAMMIERUNG DES KASSIERERNAMENS



YYYY: Kassierer-Code = 0001 ~ 9999

Zeichen können mit Hilfe der Zeichentasten oder numerischen Tasten eingegeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht folgendermaßen aus:

XXX → 00 TASTE

XXX: Zeichencode (3 Ziffern)

= 1 bis 4/0

Siehe Kapitel 3.

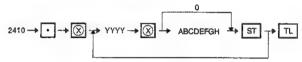
Max. 8 Zeichen.

MRS = 'Kassierer00X'

X = 1 - 6

#### **IJOB#2410**I

PROGRAMMIERUNG KASSIERER

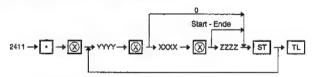


YYYY: Kassierer-Code = 0001~9999 A: Kassierer-Aufsicht Ja/Nein = 1/0 B: VIP Verkauf Nicht möglich/Möglich = 1/0 C: GLU/PBLU Zwangsweise/Nicht zwangsweise = 1/0Nicht möglich/Möglich D: G. C. Kopie = 1/0E: Steuer-Umschaltung Status/Nicht = 1/0Preis 3/Preis 2/Preis 1 F: Preisstufe = 2/1/0G: Aufsicht über Arbeitszeit Ja/Nein = 1/0

H: Schubladen-Nr./Nicht offen MRS = 000001

#### [JOB#2411]

REVIERZUWEISUNG FÜR KELLNER



YYYY: Kassierer-Code = 0001 ~ 9999

XXXX: Start-Code = 1 ~ 9999

7777 Ende-Code = 1 ~ 9999

### [JOB#2610]

DATUMSEINSTELLUNG

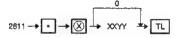
$$2610 \longrightarrow \bigcirc \longrightarrow \bigcirc \bigcirc \longrightarrow XXYYZZ \longrightarrow \boxed{\text{TL}}$$

XXYYZZ: Datum (Jahr-Monat-Tag/Tag-Monat-Jahr/Monat-Tag-Jahr) Das Datumseingabeformat stimmt mit der anzuwendenden SRV-Modus-Programmierung überein.

MRS = 010100

## [JOB#2611]

**UHRZEITEINSTELLUNG** 



Stunde (00 ~ 23)

Minute (00 ~ 59)

MRS = 0

#### [JOB#2612]

EINSTELLUNG DER MASCHINENNUMMER

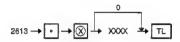


XXXXXX: Machinennummer (0 ~ 999999)

MRS = 0

#### [JOB#2613]

EINSTELLUNG DER FORTLAUFENDEN NUMMER

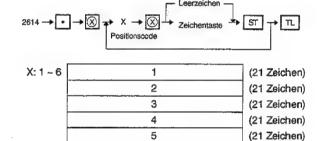


XXXX: Fortlaufende Nummer (0000 ~ 9999)

MRS = 0000

JOB#26141

PROGRAMMIERUNG DES LOGO-TEXTES



Zeichen können mit Hilfe der Zeichentasten oder numerischen Tasten eingegeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht folgendermaßen aus:

6

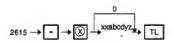
XXX → 00 Taste Siehe Kapitel 3.

XXX: Zeichencode (3 Ziffern)

(21 Zeichen)

## [JOB#2615]

PROGRAMMIERUNG DES BELEGDRUCKZEILEN-VORSCHUBS UND DER ANZAHL DER QUITTUNGSDRUCKE



XX: MinimaleRechnungslänge auf Bon = 0 ~ 30 a, b: Erste Belegdruckzeile c, d: Max. Druckzeilenanzahl auf Beleg = 0 ~ 99 Anzahl der Quittungsdrucke = 0 - 9

Z (Für Deutschland): Linker Randversatz

= 0 ~ 9 Z (Für andere Länder): Nicht verwendet (Fest eingestellt auf "0")

Im SRV-Modus kann programmiert werden, ob die Begrenzungen der Beledruckzeilen gelten sollen und wie oft die Belege und die Quittungen gedruckt werden sollen.

MRS = 009910

## S [JOB#2616]

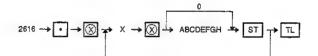
OPTIONEN

X:1

A: OP X/Z-Bericht

B: PO Operation im REG-Modus

C: Nicht verwendet (Fest eingestellt auf "0")



MRS = 00000000

1/0

1/0

NM/M\*

NM/M

C. Nicht verwendet (Fest en gestellt auf "U)	
D: Retouren-Eingabe im REG-Modus NM/M	1/0
E: Direkte Stornofunktion im REG-Modus NM/M	1/0
F: Indirekte Stomofunktion im REG-Modus NM/M	1/0
G: Zwischensummenstomo im REG-Modus NM/M	1/0
H: Retouren-Quittungsdruck Zwangsweise/	1/0
Nicht zwangswei	se
•	
A: Stomo des ersten Artikels NM/M	1/0
S B: Umschaltsystem für PLU-Stufen Manuell/Auto	1/0
S C: Umschaltsystem für PLU-Stufen MGR/MGR & RE	
D: Ausdruck der Anzahl der Einkäufe Ja/Nein	1/0
E: Zeitausdruck Nein/Ja	1/0
F: Journalwahl/Voller Ausdruck	1/0
G: Artikel Quittungsdruck NM/M	1/0
H: (-) Quittungsdruck Zwangsweise/Nicht zwangsweis	se 1/0
X:3 MRS = 00000	0000
A: Nicht verwendet (Fest eingestellt auf "0")	
B: Nullunterdrückung im Kassiererbericht Nein/Ja	
C: Nicht verwendet (Fest eingestellt auf "0")	
D: Nullunterdrückung im Transaktionsbericht Nein/Ja	1/0
E: Nullunterdrückung im Warengruppenbericht Nein/Ja	1/0
F: Nullunterdrückung im PLU-Bericht Nein/Ja	1/0
G: Nullunterdrückung im stündlichen Bericht Nein/Ja	1/0
H: Nullunterdrückung im täglichen Nettobericht Nein/Ja	1/0
X:4 MRS = 00000	2000
A: Nicht verwendet (Fest eingestellt auf "0")	1000
B: Nicht verwendet (Fest eingestellt auf "0")	1/
C: MwSt/Steuer-Betrag drucken auf R/J Nein/Ja	1/0
D: Zu versteuemden Betrag drucken auf R/J Nein/Ja	1/0
E: Nettobetrag drucken auf R/J Nein/Ja	1/0
F: Nicht verwendet (Fest eingestellt auf "0")	1/0
G: Nicht verwendet (Fest eingestellt auf "0")	
S H: Wenn PLU-Stufensystem "AUTO" (x:2 B=0),	1/0
PLU-Stufe kehrt auf Stufe 1 zurück durch einen	170
Bon/durch einen Artikel	
X:5 MRS = 00000	
A: Zwischenrechnung in REG NM/M	1/0
B: VIP Verkäufe im REG-Modus NM/M	1/0
C: Kopfzeile Bonduplikat 1 Zeile/Normal	1/0
D: MwSt-Umschaltsystem Durch Umschaltta	iste/ 1/0
Kassierer	
E: PLU-Preis Umschaltsystem Durch Kassierer/	1/0
Umschalttaste	
F: PLU-Preis Umschaltsystem MGR/MGR®	
G: PLU-Preis Umschaltsystem Manuel/Auto	1/0
H: Dauer der Preisumschaltung (x:5 G=0) Bon/Artikel	1/0
X:6 MRS = 00000	000
A: MwSt/Steuer-Betrag drucken auf Rechnung Nein/Ja	1/0
B: Zu versteuemden Betrag drucken Nein/Ja	1/0
auf Rechnung	
C: Nettobetrag drucken auf Rechnung Nein/Ja	1/0
S D: Drucken der Uhrzeit auf Rechnung Ja/Nein	1/0
E: Dechause decises out Poles Nein/le	1/0

E: Rechnung drucken auf Beleg

F: Rechnung drucken auf Bon

H: Zwischenrechnung auf Bon

S x:7 (Nicht verwendet)

G: Zwischenrechnung auf Beleg

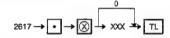
x: 8	MRS = 0000000	0
<ul> <li>A: GLU-Abschluß nach Auftrag möglich</li> </ul>	Nein/Ja	1/0
B: Kein Umsatz einschließlich Steuer	Ja/Nein	1/0
<ul> <li>C: Verkaufsmenge aktualisieren durch VIP-Verkauf</li> </ul>	Ja/Nein	1/0
D: Nicht verwendet (Fest eingestellt auf "0	")	
E: Nicht verwendet (Fest eingestellt auf "0		
F: Nicht verwendet (Fest eingestellt auf "0"		
G: Nicht verwendet (Fest eingestellt auf "0"		
H: Nicht verwendet (Fest eingestellt auf "0"	ń	
x: 9	MRS = 00000000	)
x: 9 A: Nicht verwendet (Fest eingestellt auf *0'		)
	')	)
A: Nicht verwendet (Fest eingestellt auf *0	') ')	0
A: Nicht verwendet (Fest eingestellt auf *0' B: Nicht verwendet (Fest eingestellt auf *0'	() () ()	o
A: Nicht verwendet (Fest eingestellt auf "0' B: Nicht verwendet (Fest eingestellt auf "0' C: Nicht verwendet (Fest eingestellt auf "0'	") ") ")	1/0
A: Nicht verwendet (Fest eingestellt auf "0'     B: Nicht verwendet (Fest eingestellt auf "0'     C: Nicht verwendet (Fest eingestellt auf "0'     D: Nicht verwendet (Fest eingestellt auf "0'	") ") ") ") 'Ausdruck	
A: Nicht verwendet (Fest eingestellt auf *0' B: Nicht verwendet (Fest eingestellt auf *0' C: Nicht verwendet (Fest eingestellt auf *0' D: Nicht verwendet (Fest eingestellt auf *0' E: Warengruppen-Bericht Unterdrücken	() () () () (Ausdruck usdruck	1/0
A: Nicht verwendet (Fest eingestellt auf *0' B: Nicht verwendet (Fest eingestellt auf *0' C: Nicht verwendet (Fest eingestellt auf *0' D: Nicht verwendet (Fest eingestellt auf *0' E: Warengruppen-Bericht Unterdrücken/A	() () () () (Ausdruck usdruck	1/0
A: Nicht verwendet (Fest eingestellt auf *0' B: Nicht verwendet (Fest eingestellt auf *0' C: Nicht verwendet (Fest eingestellt auf *0' D: Nicht verwendet (Fest eingestellt auf *0' E: Warengruppen-Bericht Unterdrücken/AG: Steuerverkaufs-Benicht Unterdrücken Unterdrücken	() () () () (Ausdruck usdruck	1/0 1/0 1/0

## [JOB#2617]

S

S

PROGRAMMIERUNG DES ZEITINTERVALLS FÜR DIE SCHUBLA-DEN-ÖFFNUNGSZEIT



XXX: 0 ~ 255 Sekunden

MRS = 000

## [JOB#2619]

STÜNDLICHER BERICHT (Startzeit)



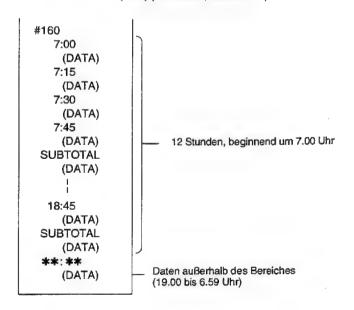
a: Speicherformat: 15 Minuten (12 Stunden)/30 Minuten (24 Stunden) = 1/0

bb: Startzeit (Stunde)

00 ~ 23

Beispiel: Fall 1.

X1 Stündlicher Bericht (#160) (15 Minuten, Startzeit = 7)



1/0

1/0

1/0

1/0

Nein/Ja

Nein/Ja

Nein/Ja

Nein/Ja

MRS = 000000000

#### [JOB#2620, 2621]

KETTENBERICHT 1 und 2

JOB#2620: KETTENBERICHT 1 JOB#2621: KETTENBERICHT 2



XX: Jobcode # SSSSS: Startcode EEEEEE: Endcode

Jobcode#	Name des Berichtes	Тур
00	Allgemein	
10	Warengruppe/Hauptgruppe	
13	Warengruppe/alle Hauptgr.	
20	PLU	BEREICH
24	PLU Warenbestand	BEREICH
30	Transaktion	
31	Bargeld in Schublade	
32	Kommissionsverkauf	
33	Steuer	
40	Alle Kassierer	0.1 to#
60	Stündlich	BEREICH
70	Täglich netto	(nur X-Bericht)
80	GLU	BEREICH
01	Saldo	
05	System allgemein	
15	System Warengruppen	
18	System alle Hauptgruppen	
25	System PLU	BEREICH
29	System PLU-Warenbestand	BEREICH
35	System Transaktion	
36	System Bargeld in Schublade	
37	System Kommissionsverkauf	
38	System Steuer	
45	System Alle Kassierer	
65	System Stündlich	BEREICH
75	System Täglich netto	

[\*\*]

Es sind maximal 70 Schritte programmierbar. "1 Schritt" bedeutet die Speichergröße, die für eine Jobcode# gebraucht wird, die außerhalb einer Bereichseingabe liegt. Der Jobcode #, der eine Bereichseingabe zuläßt umfaßt "8 Schritte".

### Beispiel:

Die Speichergröße für die Programmierung von Jobcode #00, 20 und 50 beträgt 10 Schritte (d.h. einen Schritt für die Programmierung von JOB#00, 8 Schritte für JOB#20 und einen Schritt für JOB#50.)

## [JOB#2630, 2631, 2632]

GEHEIMCODE-PROGRAMMIERUNG

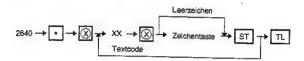
#2630: PGM1-Modus #2631: X1/Z1-Modus

#2632: X2/Z2-Modus und AUTO-Tasten programmieren. Die Eingabe von "0" bewirkt die Annullierung der "Eingabe des zwangsweisen Geheimcodes".

MRS = 0

#### [JOB#2640]

PROGRAMMIERUNG DES FREIEN TEXTES



XX: Positionscode = 1~99 1 Text: Max. 21 Zeichen

Zeichen können mit Hilfe der Zeichentasten oder der numerischen Tasten eingebeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht so aus:

XXX → 00 Taste XXX: Zeichencode (3 Stellen)

Siehe Kapitel 3.

MRS = "TEXT01 "TEXT02

### [JOB#2641]

PROGRAMMIERUNG DER FEHLERMELDUNGEN



#### X: Nr. der Nachricht = 1~50

Nr. der Nachr.	Beschreibung	MRS
1	Registrations-Fehler	ENTRY ERROR
2	Fehlbedienung	MISOPERATION
3	Benötigter Code wurde noch nicht programmiert	NO RECORD
4	Kein Papier	PAPER EMPTY
5	Geheimcode-Fehler	SECRET CODE
6	Code ist nicht frei	NOT FREE
7	Speicher ist voll	MEMORY FULL
8	Belegpapier einsetzen	INSERT SLIP
9	Kassierer/in hat einen Code eingegeben, für den keine Berechtigung besteht.	NO AUTHORITY
10	Warenbestand auf Null	OUT OF STOCK
11	Zwangsweises Betätigen der Zwischensummen-Taste	SBTL COMPUL.
12	Zahlgeld zwangsweise	TEND COMPUL.
13	Zwangsweises Eingeben von PB	PB COMPUL.
14	Zwangsweises Eingeben von SCM	SCM COMPUL.
15	Zwangsweises Eingeben der Kunden-Nr.	GUEST COMPUL
16	(reserviert)	
17	IRC kein Zurücksetzungs-Fehler	NON RESET
18	Wiederholungs-Nachricht	RETRY ?
19	Nach Z1-Bericht	ENTRY ERR Z
20	Küchendrucker off line	OFF LINE
21	Küchendrucker Motor gesperrt	MOTOR LOCK
22	Überlappenden Kassierer-Fehler	CLK ERROR
23	(reserviert)	·
24	Kassierer-Zurücksetzungs- Fehler	ENTRY EAR CK
25	Belegpapier erneut einstellen	SLIP SET
26	Dateityp-Fehler	TYPE ERROR

Nr. der Nachr.	Beschreibung	MRS
27	Netzversorgung aus	POWER OFF
28	In line besetzt	IRC BUSY
29	In line Fehler	IRC ERROR
30	Fehler bei Zahlgeld zwangsweise für Trinkgeld	TIP ERROR
31	(reserviert)	
32	Kassierertaste wurde nicht be- tätigt oder zugewiesen	NOT ASSIGNED
33	Kassierertaste wurde während der Transaktion geändert	NOT CHANGE
34	Überlaufbegrenzung	OVER LIMIT.
35	Eingabe für "offener Preis" ist gesperrt	INH. OPEN PR
36	Eingabe für "Einheits-Preis" ist gesperrt	INH. UNIT PR
37	"Direkter Abschluß" nach vor- hergehender Eingabe ist ge- sperit	NOT NON-TEND
38	(reserviert)	
39	"Versorgung aus" bei Euro- schecks/französiche Schecks und Belegpapier-Vorschub	P-OFF IN VP
40	Küchendrucker Puffer voll	BUFFER FULL
41	Küchendrucker hardwarebe- dingter Fehler	HARD ERROR
42	Offenes Geschäft	OPEN STORE
43	Geschlossenes Geschäft	CLOSE STORE
44	Senden der Z-Daten	SENDING
45	Vorzeichen ein	SIGN ON
46	Master nach unten	MASTER DOWN
47	Back up Master nach unten	BACKUP DOWN
48	Eingabeführung für Scheck-Nr.	CHECK#
49	EFT-Fehler	EFT ERROR
50	EFT-Unterbrechung	EFT BREAK

Die Länge der Nachricht beträgt 12 Zeichen

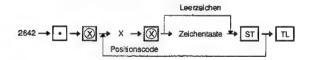
Zeichen können mit Hilfe der Zeichentasten oder der numerischen Tasten eingebeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht so aus:

XXX → 00 Taste XXX: Zeichencode (3 Ziffem)

Siehe Kapitel 3.

#### [JOB#2642]

QUITTUNGSDRUCK PROGRAMMIEREN



#### X: Positionscode = 1 bis 3

Zeichen können mit Hilfe der Zeichentasten oder der numerischen Tasten eingebeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht so aus: XXX  $\rightarrow$  00 Taste XXX: Zeichencode (3 Ziffem) Siehe Kapitel 3.

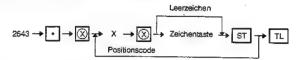
1 Block max. 21 Zeichen

MRS =

"NUR FÜR DEPOSIT

#### [JOB#2643]

PROGRAMMIERUNG DES BELEGTEXTES



#### X: Positionscode = 1 bis 3

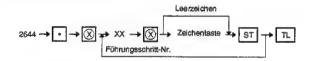
Zeichen können mit Hilfe der Zeichentasten oder der numerischen Tasten eingebeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht so aus:  $XXX \rightarrow 00 \; \text{Taste} \qquad XXX: \; \text{Zeichencode (3 Ziffern)}$  Siehe Kapitel 3.

1 Block max. 21 Zeichen.

MRS = "Leerzeichen" "Leerzeichen" "Leerzeichen"

#### [JOB#2644]

FÜHRUNGSTEXT-PROGRAMMIERUNG ZUM LEITEN DURCH DIE PROGRAMMIERUNG



#### XX: Führungsschritt-Nr. = 1~13

Zeichen können mit Hilfe der Zeichentasten oder der numerischen Tasten eingebeben werden. Die Tastenfolge für die Eingabe eines zeichens mit den numerischen Tasten sieht so aus:

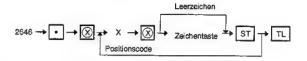
 $XXX \rightarrow 00$  Taste XXX: Zeichencode (3 Ziffern) Siehe Kapitel 3.

#### 1 Text max. 12 Zeichen

Führungsschritt-Nr.	MRS
1	WARENGRUPPEN-NR. EINGEBEN
2	PREIS
3	PROGRAMMIERUNG
4	STEUER
5	HALO
6	TEXT
7	KOMMISSION
8	HAUPTGRUPPE
9	DRUCKSTATUS
10	PLU-NR. EINGEBEN
11	WARENGRUPPE & TYP
12	BASISMENGE
13	VORZEICHEN UND STEUER

#### [JOB#2646]

PROGRAMMIERUNG DES ZAHLUNGSEMPFÄNGER-NAMENS FÜR ENGLISCHE SCHECKS



#### X: Positionscode = 1 bis 2

Zeichen können mit Hilfe der Zeichentasten oder der numerischen Tasten eingebeben werden. Die Tastenfolge für die Eingabe eines Zeichens mit den numerischen Tasten sieht so aus:

XXX → 00 Taste XXX: Zeichencode (3 Ziffern)

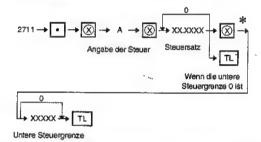
Siehe Kapitel 3.

1 Block max. 21 Zeichen

MRS =

#### [JOB#2711]

PROGRAMMIERUNG DES STEUERSATZES



DAS DRÜCKEN DER ST-TASTE AN FOLGENDEN PUNKTEN FÜHRT EINE OPERATION ZUM LÖSCHEN DER STEUERTABEL-LEN DURCH:

A: PROGRAMMIERUNG STEUER 1 = 1 PROGRAMMIERUNG STEUER 2 = 2

PROGRAMMIERUNG STEUER 3 = 3

PROGRAMMIERUNG STEUER 4 = 4

PROGRAMMIERUNG STEUER 5 = 5

PROGRAMMIERUNG STEUER 6 = 6

% STEUERSATZ 0,0000 bis 999,9999 % UNTERE STEUERGRENZE max. 999,99 (Dies gilt nicht für das MwSt-System.)

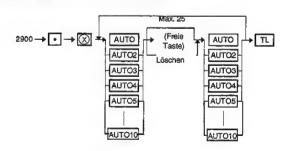
· MRS = 0

#### S [JOB#2900]

#### <HINWEIS>

(Diese Einstellung muß in der Position des X2-/Z2-Modus durchgeführt werden.)

**EINSTELLUNG DER AUTOTASTE** 



(Funktion der Auto-Taste)

- Diese Kasse verfügt über [AUTO]-Tasten, die durch untenstehende Tastenfolge programmiert werden können.
- Wenn eine [AUTO]-Taste gedrückt wird, arbeitet die Kasse die programmierte Tastenfolge ab.

<Beispiel>
Modusschalter

↓
(X2/Z2)

2900  $\rightarrow$   $\bullet$   $\rightarrow$   $\bigotimes$   $\rightarrow$  AUTO  $\rightarrow$  PLUT  $\rightarrow$  100  $\rightarrow$  DEPT2  $\rightarrow$  AUTO  $\rightarrow$  TL

(REG)

Tasten- betäti- gung	R/J		Anz	eige	Bemerkung			
AUTO								
	PLU000001	\$1,10	0001	*1*	Gleich PLU1 Eingabe			
				1,10				
			1.	*1*	Gleich PLU1 Eingabe			
			10	*1*	Gleich PLU0 Eingabe			
			100	*1*	Gleich PLU0 Eingabe			
	PLU000001	\$1,00	Waren	gr.02*1*	Gleich <b>DEPT2</b> Eingabe			
				1,10				

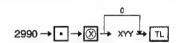
(X2/Z2)

$$2900 \longrightarrow \bullet \longrightarrow \textcircled{X} \longrightarrow \texttt{AUTO} \longrightarrow \texttt{PLU1} \longrightarrow 100 \longrightarrow \texttt{DEPT2} \longrightarrow \texttt{AUTO} \longrightarrow \texttt{TL}$$

(REG)

Taten- betäti- gung	R/J	Anzeige	9	Bernerkung			
DEPT1	Warengr.01	§1,00	Warengr.01	*1*			
AUTO2				1,10			
			1	*1*	Gleich	1 Eingabe	
			10	*1*	Gleich	0 Eingabe	
	•		100	*1*	Gleich	0 Eingabe	
	***TOTAL	\$1,00	Wechselge	d *1*	Gleich '	TL Eingabe	
	BAR	\$1,00		0,00			
	Wechselgeld	\$0,00					

#### [JOB#2990] = Für ER-A670 S TERMINAL-DRUCKER PROGRAMMIEREN



X: Auto-Cutter

Intensität auswählen 00 = 65% für Standard

50 = 100% Standard 99 = 135% für Standard

MRS = 050

Nein/Ja 1/0 00 bis 99

### 3. Methode für die Zeichenzuweisung

Der Gerätetyp ER-A670/A650 ermöglicht zwei Methoden der Zeichenzuwei

Verwendung von alphabetisch zugewiesenen Tasten und Verwendugn der 10 Tasten.

### ~ Verwendung der alphabetischen Zuweisung ~

Programmierung der Tastenbelegung (ER-A670/A650)

1 Normale Zeichen

↑ REŒIPT	Î JOURNAL		â	ê	è	é	î	1	ſ	ô	ò	ó	û	ù	ú
Γ	П		à	Ä	Æ	Ø	Å	Ñ	ç	¤	Pt	£	[	J	
(Beleg)	Σ		á	Ä	į	!!	+	-	е	d	1	+	_	ن	?
Θ	Υ		{	}	3 ;	@	••	7	,	- <	>	٨	=	+	(Rück- taste)
Λ	Ф	1/2	(DC)	i	!	27	§	\$	%	¢	&	(	)	)	#
Ξ	Ψ	8	•	CL	1	2	3	4	5	6	7	8	9	0	ß
1	Ω	7	8	9	Q	W	E	R	Т	Υ	U	1	0	Р	Ü
2	Δ	4	5	6	Α	S	D	F	G	Н	J	K	L	Ö	Ä
3	œ	1	2	3		Z	Х	С	٧	В	N	М	,	:	/
4		0	00	000	ST	TL	(Leerz.)	(Leerz.	(Leerz.	(Leerz.	(Leerz.	(SHIFT)	2	4	

<sup>→</sup> Kleines Zeichen

<sup>\*:</sup> Kleines Zeichen Wenn die SHIFT-Taste (Umschalttaste) gedrückt wird, wird ein kleines Zeichen eingestellt.

↑ REŒIPT	↑ JOURNAL		â	ê	è	é	î	ì	í	ô	ò	ó	û	ù	ú
Γ	П		à	Ä	æ	φ*	å*	ñ*	ç	¤	Pt	£	[	]	
(Beleg)	Σ		á	Ä	!	!!	+	-	e	d	1	+	_	ć	?
Θ	Υ		{	}	7 7	@	••	,	,	<	>	۸	=	+	(Rück- taste)
Λ	Φ	1/2	(DC)	i	1	"	§	\$	%	¢	&	(	)	.)	#
Ξ	Ψ	8	•	CL	1	2	3	4	5	6	7	8	9	0	ß
1	Ω	7	8	9	q*	w*	e*	r*	t*	<b>y</b> *	u*	j*	0 *	p*	ű*
2	Δ	4	5	6	a*	\$	d*	f*	g*	h <sup>*</sup>	j *	k*	*	ö*	ä
3	œ	1	2	3		z*	*	c*	v*	b*	n*	m*	;	:	/
4		0	00	000	ST	ΤL	(Leerz.)	(Leerz.)	(Leerz .)	(Leerz.)	(Leerz.)	(SHIFT)	7		arried .

 Die Symbole im Feld verwendet.



werden nicht für Zeichentasten

~ Die 10 Tasten verwenden ~

→ XXX → 00 → ST 3 Ziffern

(DC): doppelte Zeichengröße

Hinweis: 00 -Taste wird verwendet, um jeden 3 ziffrigen Alphacode einzugeben.

### CODETABELLE FÜR DIE PROGRAMMIERUNG DES ALPHA-DESKRIPTORS

CODE	ZEIOUEN
	ZEICHEN
001	á
002	â
003	ê
004	î
005	ì
006	11
007	Ô
008	ó
009	û
010	ú
011	œ
012	ű
013	ú
014	Ö
015	ó
016	^
017	Ψ
018	Γ
019	• •
020	Ω
021	Δ
022	Θ
023	Ξ
024	π
025	Σ
026	Υ
027	Φ
028	Ü
029	Ú
030	Ö
031	Ó
032	LEERZEICHEN
033	1
034	95
035	#
036	\$
037	%_
038	&
039	*
040	(
041	)
042	*
043	+
044	,
045	_
046	
047	;
048	0
049	1
050	2

DETABELLE	FUR DIE PRO
CODE	ZEICHEN
051	3
052	4
053	5
054	6
055	7
056	8
057	9
058	:
059	;
060	<
061	=
062	>
063	?
064	@
065	A
066	В
067	C
068	D
069	E
070	F
071	G
072	. Н
073	1
074	
074	K
	-
076	L
077	M N
078	0
	P
080	
081	<u>Q</u>
082	R
083	S
084	T
085	U
086	V
087	W
088	X
089	Y
090	<u>Z</u>
091	Ä
092	Ö
093	Ü
094	^
095	
096	í.
097	a
098	b
099	С
100	d

CODE	ZEICHEN
101	e
102	f
103	
104	g h
105	i
106	j
107	k
108	i
109	m
110	
111	n
112	<del>-</del>
113	p
114	q
115	Г
116	\$
117	t
118	u
119	v w
120	-
121	X
122	У
	Z
123	{
124	1
125	}
126	β
127	¢
128	ií
129	1
130	2
131	3
132	4
133	1/2
134	Fy
135	<b>←</b>
136	→ <u>"</u>
137	Ä
138	Ä
139 140	е
	<u>d</u>
141	F
142	<b>T</b> ↓
143	
144	Ç
145	0
146	<u>ن</u> Ú
147	
148	à
149	Æ
150	Ø

CODE	ZEICHEN
151	Å
152	Q
153	é
154	è
155	Pt
156	i
157	Ň
158	δ
159	£
160	¥
161	
162	Ť
163	<u> </u>
164	1
165	1
166	-
167	
168	
169	
170	
171	
172	
173	
174	
175	
176	8
177	Á
178	1
	-
192	Ç
193	1
194	G
195	ş
224	*
225	\$
226	ø
227	^
228	1
229	Ī
230	[
231	
232	ä
233	Ö
234	ü
235	æ
236	à
237	É
238	ñ
239	
208	

253

DC

DC: Doppelte Zeichengröße

Abbildung 7-2

### KAPITEL 3. OP X/Z-, X1/Z1-,X2/Z2-MODUS

Die im folgenden aufgeführten Berichtskategorien können über die Kasse ausgedruckt werden.

- 1) OP X/Z-Berichte (Kassiererberichte)
- 2) X1/Z1-Berichte (tägliche X- und Z-Berichte)
- X2/Z2-Berichte (periodische X- und Z-Berichte)
   Die Berichte mit folgender Tasteneingabe ausdrucken:



#### X/Z-MODUS JOBCODE# LISTE

						MODUS:	<b>*1</b>				
	OP	X/Z	X1	/Z1	X2	X2/Z2		*3 DATEN FÜR			
NAME DES BERICHTS	Х	Z	X1	Z1	X2	Z2	JOB#	LESEN	HINWEIS		
ALLGEMEIN			0	0	0	0	00				
WARENGRUPPE			0		0		10				
IND. HAUPTGRUPPE			0		0		12	HAUPTGRNR.			
HAUPTGRUPPE GESAMT	* m been		0		0		13				
PLU NACH BEREICH			0	0	0	0	20	PLU-CODE	*2		
PLU NACH WARENGRUPPE			0		0		21	WARENGRNR.			
PLU WARENBESTAND			0		-		24	PLU-CODE	*2		
TRANSAKTION			0		0		30				
GESAMT IN SCHUBLADE			0				31				
KOMMISSIONS-VERKÄUFE			0		0		32				
STEUER			0	I	0		33				
CHEF			0				34				
ALLE KASSIERER			0	o	0	0	40				
IND. KASSIERER	0	0	0	0	0	0	41				
ZEIT KASSIERER			0				42				
STÜNDLICH (ALLE)			0	0			60				
(BEREICH)			0				60	*2			
TÄGLICH NETTO					0	0	70				
GLU			0	0			. 80	*2			
GLU DURCH KASSIERER			0	0			81				
SALDO			0		0		01				
KETTENBERICHT			0	0	0	0	90-91				

- \*1 X1: Täglicher X-Bericht Z1: Täglicher Z-Bericht X2: Periodischer X-Bericht Z2: Periodischer Z-Bericht
- \*2 Der Zeitintervallbereich oder PLU-Codebereich kann durch die Eingabe von Start- und Endnummern gemäß dem folgenden Vorgang spezifiziert werden. Wenn ein einzelnes Zeitintervall oder ein PLU-Code spezifiziert werden soll, braucht lediglich die Startnummer eingegeben zu werden.

 $[XXXXXX] \rightarrow [\otimes] \rightarrow [XXXXXX]$ Start-Nr Endor

\*3 Wenn an der dritten Stelle eines Jobcodes eine 2 eingegeben wird, werden periodische Berichte gedruckt.

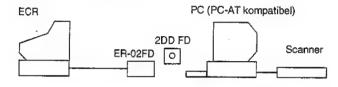
Beispiel: Täglicher allgemeiner Bericht; Jobcode 100 Periodischer allgemeiner Bericht; Jobcode 200

- Es wird ein individueller Bericht auf dem Bon und dem Journal ausgedruckt, wenn die TL-Taste gedrückt wird.
- Das Drücken der Dezimalpunkt-Taste gleich nach der Eingabe eines Jobcodes löscht die entsprechenden Daten des Speichers. (Z-Bericht) (Wenn Berichte gedruckt werden, für die es keine Z-Berichte gibt, kann die Dezimalpunkt-Taste nach der Eingabe eines Jobcodes nicht gedrückt werden.)
- Wenn die Dezimalpunkt-Taste nach der Eingabe eines Jobcodes nicht gedrückt wird, bleiben die entsprechenden Daten im Speicher erhalten. (X-Bericht)

### KAPITEL 4. GENERIERUNGS-PROZEDUR FÜR LOGO-DATEIEN

#### 1. Übersicht

(System-Konfiguration)



Logodaten werden auf einem PC/AT oder einem PC/AT-kompatiblen Gerät eingerichtet, auf dem käuflich zu erwerbende Software zum Erstellen von Bildern (z.B. "Paint Brush", geliefert als Zubehör für "Windows") oder zum Scannen verwendet wird.

Mit Hilfe der von SHARP gelieferten Software zur Datenkonvertierung, werden die eingerichteten Daten in ein Format konvertiert, das von dem externen Diskettenlaufwerk ER-01 FD oder ER-02FD gelesen werden kann.

Die konvertierten Daten werden automatisch auf einer 2DD-Diskette gespeichert. Zu diesem Zeitpunkt ist die Wahl des Diskettenformates zwischen "MS-DOS-Format" und "CPM-Format" möglich.

Diese Speicher-Diskette wird im ER-01FD oder ER-02FD eingestellt, um die Logodaten zum ECR zu übertragen.

Der ECR empfängt und speichert die Logodaten, die auf das Bonpapier als Logos gedruckt werden.

Im inline-System können die Logodaten vom Mastergerät auf das (die) Satellietengerät(e) herruntergeladen werden. Im Online-System können die Logodaten vom Host-Computer auf die ECR herruntergeladen werden. Zu diesem Zeitpunkt muß das Datenformat mit der im vorigen erwähnten Software konvertiert worden sein, um dem Online-System zu entsprechen, da ein unterschiedliches Datenformat für ER-01FD, ER-02FD benötigt wird.

Für Einzelheiten, die das Herrunterladen der Daten im Inline- und Online-System betreffen siehe entsprechende Spezifikationen.

#### 2. Voraussetzungen

- Das Dateiformat der Logodaten auf dem PC sollte auf das unten erwähnte PCX-Format beschränkt werden.
- Sharp liefert keine Software zum erstellen einer PCX-Datei für Logodaten.
- Sharp stellt Software her und liefert sie, mit der die PCX-Datei in das Datenformat für ER-01FD oder ER-02FD konvertiert werden kann; dies filt für das Online-System.

Nur die PCX-Datei, die folgende Voraussetzungen erfüllt, kann konvertiert werden:

#### (PCX-Datei)

- 1 Data with 256 Bildpunkte (B) und 136 Bildpunkte (L)
- 2 Monochrom-Daten
- 3 Datenmuster (Siehe beliegendes Material)
- 4 Der Dateiname wird wie folgt festgelegt: .A670LOGO.PCX\*\*

# 3. Software zur Datenkonvertierung (Programmname)

"PCX CNV.EXE"

#### (Konfigurations-Voraussetzungen)

- 1) Ein PC/AT oder PC/AT-kompatibles Gerät wird verwendet.
- Das oben erwähnte Gerät ist mit einer Festplatte und einem Diskettenlaufwerk A ausgestattet.
- 3) Das Programm ist von der Festplatte ausführbar.

#### (Übersicht der Funktionen)

Die PCX-Datei, die im Abschnitt 2 erwähnt wurde, wird in den folgenden Dateiformaten konvertiert:

- PCX-Datei (Festplatte) → MS-DOS-Datei für ER-02FD (3.5-inch 2DD-Diskette)
- PCX-Datei (Festplatte) → CPM-Dateiformat für ER-02FD/01FD (3.5-inch 2DD-Diskette))
- PCX-Datei (Festplatte) → Datei zur Verbindungsherstellung (ASCII-Datei) (Festplatte)

#### (Bedienvorgang)

- PCX-Datei (Festplatte) → MS-DOS-Datei f
   ür ER-02FD (2DD Diskette)
- Die ins MS-DOS-Format inizializierte 3,5" 2DD-Diskette mit Hilfe von ER-02FD ins Laufwerk A laden.
- 2) Aktivieren von "PCX\_CNV." (Siehe Beispiel 1.)
- Eine Meldung zur Aufforderung der Eingabe des Konvertierungsformates erfolgt; Eingabe "1" für das MS-DOS-Format. (Siehe Beispiel 1.)
- Wenn die Meldung "COMPLETED" erscheint, ist die Konvertierung abgeschlossen. (Siehe Beispiel 1.)
- 5) Die Diskette in ER-02FD einlegen.
- 6) Die Daten nach ECR übertragen. (Siehe Beispiel 2.)

(Beispiel 1) !: Eingabetaste

#### >PCX CONV!

PCX\_CONV v1.0 Feb. '93 by SHARP

PCX FILE CONVERSION

- 1: PCX  $\rightarrow$  MS-DOS FILE FOR 01/02FD
- 2: PCX → CPM FILE FOR 01FD
- 3: PCX → ASCII FILE FOR ONLINE

Wenn Sie "1" or "2" wählen,

Diskette in Laufwerk A einlegen

Menü-Nr. eingeben: 1!

COMPLETED

> (Beispiel 2)

<ECR-Seite>

- 1) Das Gerät in den SVR-Modus einstellen.
- Eingabe 998 → ▶ → ▼ → ▼L
   (Das Gerät ist bereit zum Datenempfang.)

#### <ER-02FD>

3) Die [SEND]-Taste drücken (Datenübertragung beginnt.)

#### <ECR-Seite:

 Wenn "RECEIVE OK" gedruckt wird, ist der Datenempfang abgeschlossen.

Wenn ein Fehler während der Operation auftritt, den Vorgang von Schritt 1 ab wiederholen.

- (2) PCX-Datei (Festplatte) → CPM-Dateiformat für ER-02FD/01FD (2DD Diskette)
- Die ins CPM-Format inizializierte 3,5" 2DD-Diskette mit Hilfe von ER-02FD oder ER-01FD ins Laufwerk A laden.
- 2) Aktivieren von "PCX\_CNV." (Siehe Beispiel 1.)
- B) Eine Meldung zur Aufforderung der Wahl des Konvertierungsfor-

- mates erfolgt; Eingabe "2" für das CPM-Format. (Siehe Beispiel
- Wenn die Meldung "COMPLETED" erscheint, ist die Konvertie-4) rung abgeschlossen. (Siehe Beispiel 1.)
- 5) Die Diskette in ER-02FD oder ER-01FD einlegen.
- Die Daten nach ECR übertragen. (Siehe Beispiel 2.)
- (3) PCX-Datei (Festplatte) → Datei zur Verbindungsherstellung (ASCII-Datei)
- Aktivieren von "PCX\_CNV." (Siehe Beispiel 1.)
- Die Meldung zur Aufforderung zur Wahl des Konvertierungsformates erscheint; Eingabe "3", die das Format zur Verbindungsherstellung repräsentiert. (Siehe Beispiel 1.)
- Wenn die Meldung "COMPLETED" erscheint, ist die Konvertierung abgeschlossen. (Siehe Beispiel 1.)
- Die folgende Datei wird auf der Festplatte eingerichtet: (Dateiname)

"LOGO. DAT" < Dateiname festgelegt>

Siehe Online-Spezifizierung für das Laden im Online-System.

(PCX-Dateimuster) - Beiliegendes Material -

Das folgende PCX-Dateimuster zum Lesen und Ausdrucken arbeitet mit dem Programm "READPCX."

READPCX v1.0 Nov. '89 von Troy Stephens Public Domain; Erstellt mit Turbo C v2.0, Copyright (c) Borland 1987, 1988.

Filename:

A670LOGO, PCX

Manufacturer:

Version:

3.0

Encoding: .

PCX Run-Length Encoding

Bits Per Pixel:

Window:

(0, 0) - (255, 135)

Resolution of Creating Device (horiz x vert): 640 x 480

Number of Color Planes: 1

Bytes Per Line:

Palette Type:

[unknown]

Image Dimensions: 256 x 136 pixels

NOTIZEN:		
· V.		
	 ,	
	and the	,
AND		
	 <u> </u>	
	****	
	 	<u> </u>
	•	

and the second s

. .

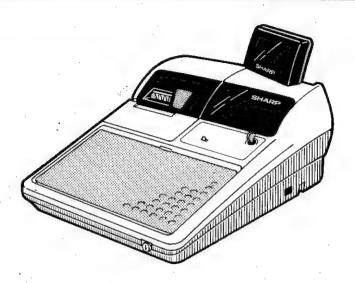
NOTIZEN:
•
· · · · · · · · · · · · · · · · · · ·

NOTIZEN:			
` 4n.			
-	 		
	•		
A CONTRACTOR OF THE PROPERTY O	 		
		- a, · · ·	
	 		- 110 •
X			
			444
	 - Section - Sect		



# SHARP SERVICE MANUAL

CODE: 00ZERA650VSME



# ELECTRONIC CASH REGISTER

# MODEL ER-A650

SRV Key: LKGIM7113RCZZ

PRINTER: M-820 (For "V" version)

#### CAUTION

EXTREME CAUTION MUST BE TAKEN WHEN SERVICING THIS MACHINE. EVEN THOUGH THE MODE SWITCH IS IN THE O POSITION, VOLTAGE IS STILL SUPPLIED TO THE ENTIRE MACHINE.

WHEN WORKING ON THIS MACHINE MAKE SURE THAT THE POWER CORD IS REMOVED FROM THE WALL OUTLET.

#### CONTENTS -

CHAPTER 1. SPECIFICATIONS	1
CHAPTER 2. OPTIONS	5
CHAPTER 3. SRV. RESET AND MASTER RESET	8
CHAPTER 4. HARD WARE DESCRIPTION	9
CHAPTER 5. TEST FUNCTION	29
CHAPTER 6. DOWN LOAD FUNCTION	38
CHAPTER 7. SERVICE PRECAUTION	40
CHAPTER 8. CIRCUIT DIAGRAM & PWB LAYOUT	42

PARTS GUIDE

Parts marked with "\_\times" is important for maintaining the safety of the set. Be sure to replace these parts with specified ones for maintaining the safety and performance of the set.



### **CHAPTER 1. SPECIFICATIONS**

### 1. Appearance/Rating

#### 1) Appearance

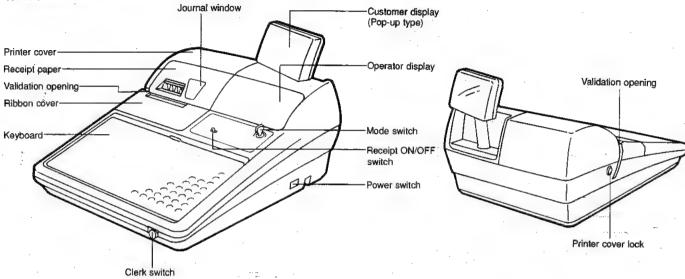


Fig. 1-2

2) Rating

Power source	AC local voltage (±10%) 50Hz/60Hz		
Power consumption	Standby: 20 W Maximum: 68 W(Germany), 69 W(U.K), with options installed.		
Operating temperature	0°C~40°C (32°F~104°F)		
Operating humidity	10%~90% (RH)		
Physical dimensions, including the drawer	374(W) × 483(D) × 215(H)mm		
Weight	8.5 kg		

Fig. 1-1

### 2. Keyboard

### 1) Standard keyboard layout

T RECEIPT	↑ JOURNAL	TEXT #	TEXT 1	TEXT 2	TEXT 3	TEXT 4	PRICE LEVEL 3	10	20	30	40	50	60	70	80
RCPT	GC RCPT	16	17	18	19	20	PRICE LEVEL 2	9	19	29	39	49	59	69	79
SLIP	VP	11	12	13	14	15	PRICE LEVEL 1	8	18	- 28	38	48	58	68	78
RCPT SHIFT	GC COPY	6	7	8	9	10	#	7	17	27	37	47	57	67	77
GUEST #	AUTO	1	2	3	4	5	WITH OUT	6	16	26	36	46	56	66	76
VAT SHIFT	VAT	8	•	CL	DEPO (+)	NC	WITH	5	15	25	35	45	55	65	75
%1	%2	7	8	9	DEPO (-)	GLU	CR2	4	14	24	34	44	54	64	74
⊝1	\$2	4	- 5	6	AMT	NBAL	CR1	3	13	23	33	43	53	63	73
P0	RA	1	2	3	PLU/ SUB	EX1	СН	2	12	22	32	42	52	62	72
RF	S	0	00	000	NS	ST .	TL	1	11	21	31	41	51	61	71



#### 2) Key top name

#### 1 Standard key top

Keytop	Description
0 to 9, 00, 000	Numeric keys
•	Decimal point key
CL	Clear key
8	Multiplication key
DEPT. 1~20	Department 1~20 keys
↑ RECEIPT	Receipt paper feed key
↑ JOURNAL	Journal paper feed key
RCPT	Receipt print key
VP	Validation print key
#	Non-add code entry key
AUTO	Atutomatically entry key
NS	No sale key
VAT	Value added tax key
SLIP	Slip print key
GC COPY	Guest check copy key
⊝1	Discount 1 key
⊝ 2	Discount 2 key
% 1	% 1 keys
% 2	% 2 keys
PO	Paid out key
RA	Received on account key
RF	Refund key
<i>∞</i>	Void key
AMT	Amount key
PLU/SUB	PLU/Subdept. code entry key
EX1	Currency Exchange 1 keys
PLU 1~80	Direct/Sub department 1~80 keys
NBAL	New balance key
ST	Tax included subtotal key
CR1	Credit 1 key
CR 2	Credit 2 key
CH	Check key
TL	Total key
RCPT SHIFT	Receipt Shift key
GUEST#	Guest Number entry key
VAT SHIFT	VAT Shift key
TEXT#	Text Number Entry key
TEXT 1~4	Direct Text Entry keys
PRICE LEVEL 1~3	PLU Price Level keys
WITH OUT	With out key
WITH	With key
DEPO (+)	Deposit key
DEPO (-)	Deposit refund key
NC	New Check key
GLU	Guest Look Up key
GC RCPT	Guest check receipt issue key

#### 2 Option key top

Keytop	Description			
DEPT. 21~99	Department 21~99 keys			
PLU 81~158	Direct/Sab department 81~158 keys			
⊝ 3, 4	Discount 3 and 4 keys			
% 3, 4	%3 and 4 keys			
CR3~8	Credit 3~8 keys			
CA 2	Cash 2 key			
EX 2~9	Currency Exchang 2~9 keys			
AUTO 2 ~5	Automatically entry key 2~5			
1/2	1/2 key			
CLERK#	Clerk code entry key			
CLERK 1~15	Clerk entry keys 1~15			
TEXT 5~10	Free Text keys 5~10			
FINAL	Tentative finalize key			
HOTEL TRANS.	HOTEL transfer key			
HALF PINT	Half pint key			
VIP	VIP sale key			
В. Т.	Bill Totalizing key			
TRANS OUT	Trans OUT key			
TRANS IN	Trans IN key			
C. BILL	Cumulated Bill key			
CASH TIP	Cash Tip key			
NON CASH TIP	Non Cash Tip key			
TIP PAID	Tip Paid key			

#### 3. Mode switch

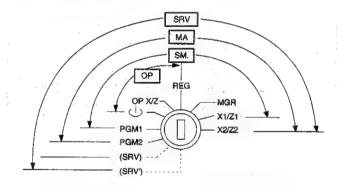


Fig. 3-1

- \* The key can be removed in the REG or OFF position.
- \* In the SRV' mode, key inputs are prohibited and no display is
- \* With the key in the off position power is still supplied to the main PWB.

#### [Functions]

- · Function for each key position
- SRV': System reset
- SRV: Service mode (Service programming)
  - PGM2: Allows programming of an item that is not changed frequently, in addition to the PGM1 mode programming.



PGM1: Allows programming of items frequently changed

(e.g. department, PLU pricing, and discount rate set-

ting).

OP/XZ: Allows X or Z operation by servers or cashiers.

REG: Allows registrations.

MGR: Allows the operations, by authorized person such as

a manager (e.g. correction after transaction finished or cancellation of entry limits), which are not per-

mitted to ordinary cashiers.

X1/Z1: Allows reading and resetting of a day's sales total.

X2/Z2: Allows reading or resetting sales totals in a specified

period.

• ७: Switching off the display to prevent key board

entries.

(The setting does not turn off the AC

power.)

#### 4. Display

#### 1) Layout

① Operator display

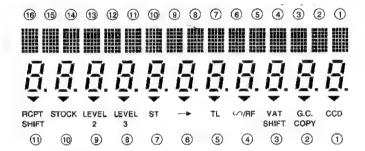


Fig. 4-1

	Dot display	7 seg display
No. of positions	16	11
Color of display	Green	Green
Character size	8.8(H) × 5.5(W) mm	12(H) × 6(W) mm
Font	Dot matrix (5×7)	7 segments

#### ② Customer display

7	<b>6</b>	(5)	4	3	2	①
旦	Ū	耳	Ū	Ū	Д	Ū
Ţ.	Ţ.	<u>Ļ</u> .	Ţ.	Ξį.	Ţ.	Ţ.
ST				VAT		

Fig. 4-2

No. of positions	7
Color of display	Green
Character size	13(H) × 6(W) mm
Font	7 segments

#### 2) Display contents

Dot display

Display contents	Position	Description		
Entry data	16-5	Numerical value and characters		
Item name, etc	16-5	Department text, PLU text, etc.		
Error message	16-5	Message to indicate an error		
Machine state	4-1	Mode and various kinds of symbol guidance		

#### 7 seg. display

Display contents	Position	Description
Amount	8-1	Character pattern
No. of repeats	11	The number of repeats starts with "2". When the number of repeats is 10 or more, the first digit alone is displayed.
Minus sign	9-4	The floating minus sign "-" is displayed.
Sentinel	11	The decimal point appears when the cash in drawer amount exceeds a programmed sentinel amount.

#### 3) Lamp (▼ comes on)

Display contents	Description
CCD	The lamp lights up during the execution of compulsory cash/cheque declaration
G.C. COPY	The lamp is on while the machine is in the GUEST CHECK COPY mode.
∞/RF	The lamp lights up when a void entry or refund entry are made.
TL	The lamp lights up when a transaction is finalized.
<b>→</b>	The lamp lights up when change amount is displayed after tendering.
ST	The lamp lights up when each subtotal is displayed.
LEVEL 2	The lamp lights up when the PLU price level is 2.
LEVEL 3	The lamp lights up when the PLU price level is 3.
STOCK	The lamp lights up when a PLU whose stock is negative is entered.
RCPT SHIFT	The lamp lights up when the receipt shift key is pressed.
VAT SHIFT	The lamp lights up when the VAT SHIFT key is pressed.



#### 4) Machine state symbols

Display	Description
No. display	REG, ⊕ and (SRV') mode
MGR.	MANAGER mode
VOID	VOID mode
SRV.	SERVICE mode
PGM1	PGM1 mode
PGM2	PGM2 mode
0001	Clerk code appears when the clerk assignment system is the real clerk key, push-button clerk key or clerk code system.
OPXZ	OP X/Z mode; this symbol appears except for the above case.
X / Z1	X1 / Z1 mode
X / Z2	X2 / Z2 mode
VAL	Compulsory validation printing
SLIP	Compulsory slip printing
#	Compulsory non-add code entry
LOCK	No cashier is specified

#### 5. Printer (M-820)

#### 1) Specifications

Part number:

M-820

No. of stations:

2

Printing system:

Mechanical serial dot

Direction of printing:

Bidirectional

Printing capacity:

Receipt - 21 characters Journal - 21 characters

Validation - 47 characters

(one line only)

Character size:

 $2.7(H) \times 1.5(W) mm$ 

Print pitch:

Column distance 1.83

Row distance

4.3

Total number of dots:

(95 dots per line) X 2 (receipt and

journal)

Validation Max 213 dot

Font:

 $7 \times 7$  dots

Space between characters - 1 dot

Print speed:

Approx. 2.7 lines/sec. (Approx. 26.4V)

Paper feed speed:

Receipt - Approx. 28.2 lines/sec.

Journal - Approx. 11.2 lines/sec.

Reliability:

MCBF - 2 million lines (excluding the

print head)

Head life - 40 million characters

(in the case of printing average 2 dots per char-

acter per wire

Validation form sensor:

No

#### 2) Printing area

#### Receipt/journal

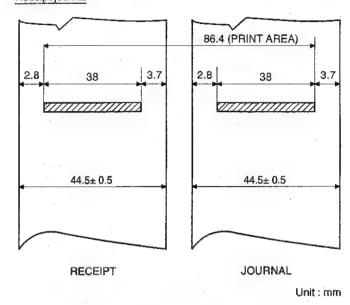


Fig. 5-1

#### Validation form

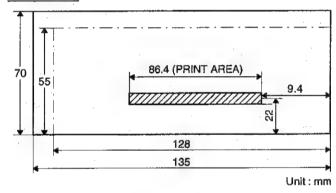


Fig. 5-2

#### 3) Paper

Paper roll dimensions: 44.5±0.5mm in width, 80mm in diameter

Paper quality:

Journal

Bond paper (paper thickness: 0.06 to 0.09mm, paper weight: 52.3 to 64g/m<sup>2</sup>)

Validation form

Thickness: 0.07 to 0.14mm Size: 135mm or more (W) X

70mm or more (H)

#### 4) Inking

ink supply system: Ink ribbon Cartridge Form: Material - Nylon Specification: Ribbon life: 6 million characters Print color: Purple (single color)

#### 5) Logo stamp

Material: Porous rubber Stamp color: Purple (single color) Max. stamp size: 30(W) × 20(H) mm

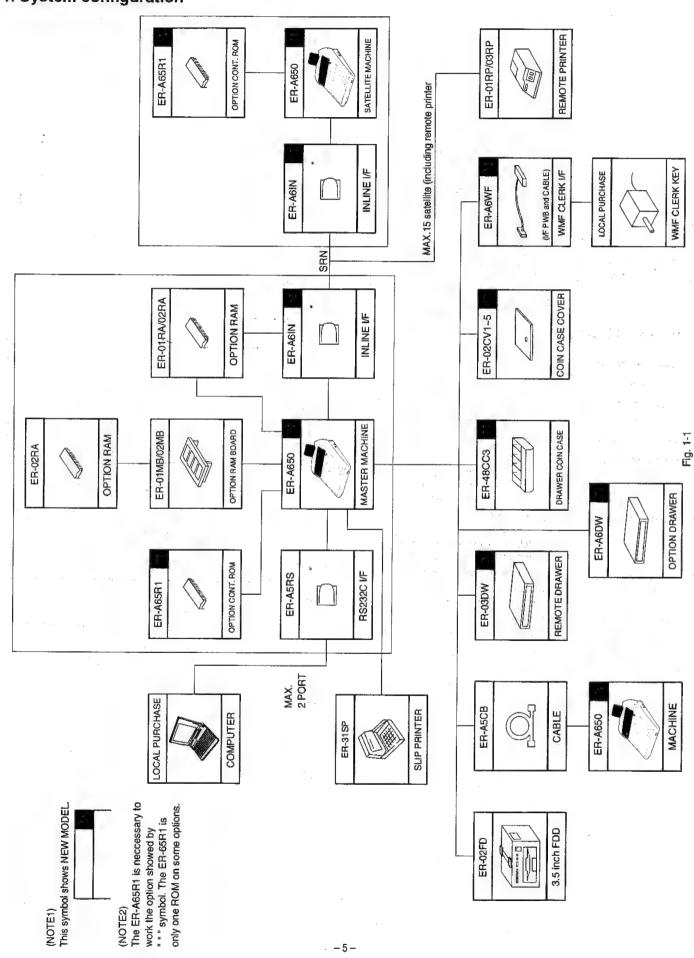
Ink refill:

Allowed (UINK-1001CCZZ: 5CC)



### **CHAPTER 2. OPTIONS**

### 1. System configuration





### 2. Options

NO	NAME	MODEL	DESCRIPTION
1	REMOTE PRINTER	ER-01RP	Via SRN I/F (ER-A6IN)
		ER-03RP	
2	OPTION DRAWER	ER-A6DW	4B/8C
3	REMOTE DRAWER	ER-03DW	4B/8C, MAX. 3 units
4	COIN CASE	ER-48CC3	4B/8C
5	COIN CASE COVER	ER-02CV1~5	For ER-48CC3
6	EXPANSION RAM CHIP	ER-01RA	32K bytes RAM chip
		ER-02RA	128K bytes RAM chip
7	EXPANSION MEMORY BOARD	ER - 0 1 M B	128K bytes memory board with 3 IC sockets (For ER-02RA)
		ER - 02MB	1M bytes memory board
8	IN-LINE SYSTEM	ER-AGIN	SRN inline I/F
9	ON-LINE SYSTEM	ER-A5RS	2ports RS-232 I/F
10	CONTROL ROM	ER-A65R1	Control for ER-A6IN, ER-A5RS
11	PRESETS LOADER	ER-02FD	FD unit
12	CONNECTION CABLE	ER-A5CB	Loader cable
13	SLIP PRINTER	ER-31SP	
14	WMF CLERK I/F	ER-A6WF	

### 3. Service options

NO.	NAME	PARTS CODE	PRICE	DESCRIPTION
1	SERVICE KEY	LKG IM7113RCZZ	AK	For the mode switch
2	DRIP-PROOF SWITCH COVER	GCOVB7047RCZZ	BA	
3	MODE KEY GRIP COVER	LKGIM7126RCZZ	AL	OP key only
4	BLANK KEY SHEET	PSHEK6777RCZZ	AC	
5	JOURNAL NEAR END SENSOR	DKIT-8643RCZZ	BG	
6	ADDITIONAL CLERK KEY	LKGIM7346RCZZ	AX	Key No. = 7
:		LKGIM7347RCZZ	AX	Key No. = 8
		LKGIM7348RCZZ	AX	Key No. = 9
		LKG IM7349RCZZ	AX	Key No. = 10
		LKGIM7350RCZZ	AX	Key No. = 11
		LKGIM7351RCZZ	AX	Key No. = 12
		LKG I M 7 3 5 2 R C Z Z	AX	Key No. = 13
		LKG IM7353RCZZ	AX	Key No. = 14
ļ		LKGIM7354RCZZ	AX	Key No. = 15
7.	DRAWER FIXING KIT	DKIT-8633RCZZ	BE	

### 4. Service tools

NO.	NAME	PARTS CODE	PRICE RANK
1	EXPANSION PWB	CKOG-6708RCZZ	BU
2	SIO LOOP BACK CONECTOR	UKOG-6704RCZZ	AV

### 5. Supplies

NO.	NAME	PARTS CODE	PRICE	DESCRIPTION
1	ROLL PAPER	DPAPR1006CSZZ	AR	5rolls/pack
2	INK RIBBON	PRBN-6640RCZZ	AX	
3	INK FOR STAMP	U   NK - 1001CCZZ	AK	5cc
4	KEY SHEET	PSHEK6804RCZZ	AD	Programming character sheet
		PSHEK6796RCZZ	AK	Standard character sheet
		PSHEK6777RCZZ	AC	Blank character sheet



#### 6. Options

For installation of the options, refer to the Installation Manual which is separately issued from this manual.

#### 7. How to use service tools

#### 7-1. SIO loop back connector: UKOG-6704RCZZ

External view

Signal	Pin	]	•
GND	1	N.C	
ER	. 2		
DR	3		
RXD	4		TOTO SEC.
TXD	5		
CD	6		
RR	7	]	
CS RS	8		
RS	9	]	
		_	

Fig. 7-1

· Purpose: Used for "SiO Test 1 (SIO loop back test)."

Installation view:

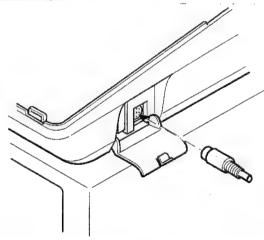


Fig. 7-2

 How to use: Connect the UKOG-6704RCZZ to the body and perform the following key operations:

SRV mode: 117 → TL

#### 7-2. Expansion PWB: CKOG-6708RCZZ

External view

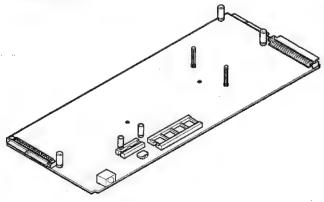


Fig. 7-3

Purpose 1: Used for servicing and repairing of options (such as the ER-A6IN and the ER-A5RS) which are connected with the main body option connector.

#### [Procedure 1]

Use an insulator base as that in Fig. 7-4 (shaded section) and perform servicing.

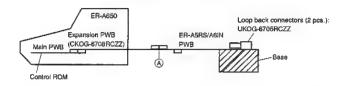


Fig. 7-4

To check the option I/F PWB from the solder side, connect the I/F PWB to OPTCN2. To check from the parts side, connect to OPTCN3.

(Note) The option I/F PWB should be held horizontally so that no excessive stress is applied to connecting section (A) in Fig. 7-4.

[Procedure 2]

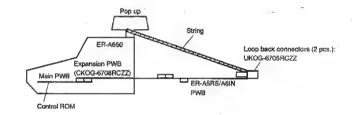


Fig. 7-5

As shown in Fig. 7-5, put a string between the pop up and the option PWB angle and adjust the length of the string so that the CKOG-6708RCZZ and the option PWB. Then perform servicing.

Purpose 2: The CKOG-6708RCZZ is equipped with the loop back connector for checking the ER-ASCB (SIO cable) cable operations.

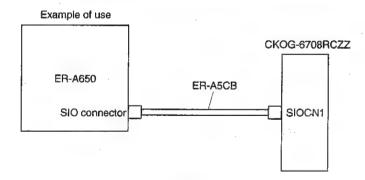


Fig. 7-6

#### Checking procedure

- Connect the ER-A5CB between an ECR body and the CKOG-6708RCZZ SIOCN1. (The SIO functions of the ECR must be normal.)
- Perform test function "117 (SiO loop back test)" and judge it normal or abnormal.



# CHAPTER 3. SRV. RESET AND MASTER RESET

#### 1. SRV. reset (Program Loop Reset)

Used to return the machine back to its operational state after a lockup has occurred.

#### **Procedure**

- Method 1
  - 1) Turn off the AC switch.
  - 2) Set the mode switch to (SRV') position.
  - 3) Turn on the AC switch.
  - 4) Turn to (SRV) position from (SRV') position.
- Method 2
  - 1) Set the mode switch to PGM2 position.
  - 2) Turn off the AC switch.
  - While holding down JOURNAL FEED key and RECEIPT FEED key, Turn on the AC switch.

Note: When disassembling and reassembling always power up using method 1 only. Method 2 will not reset the CKDC4.

Note: SRV programming job#926-B must be set to "4" to allow PGM program loop reset.

#### 2. Master reset (All memory clear)

There are two possible methods to perform a master reset.

#### MRS-1

Used to clear all memory contents and return machine back to its initial settings, return keyboard back to default, for default keyboard layout.

#### Procedure

- 1) Turn off the AC switch.
- 2) Set the MODE switch to the (SRV') position.
- 3) Turn on the AC switch.
- While holding down JOURNAL FEED key, turn to (SRV) position from (SRV') position.
- MRS-2

Used to clear all memory and keyboard contents.

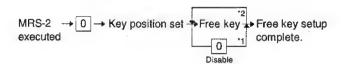
This reset returns all programming back to defaults. The keyboard must be entered by hand.

This reset is used if an application needs different keyboard layout other than that supplied by a normal MRS-1.

#### Procedure

- 1) Turn off the AC switch.
- 2) Set the MODE switch to the (SRV') position.
- 3) Turn on the AC switch.
- While holding down JOURNAL FEED key and RECEIPT FEED key, turn to (SRV) position from (SRV') position.
- 5) Key position assignment:
- \* After the execution of MRS-2, only the RECEIPT FEED and JOURNAL FEED keys can remain effective on key assignment. Any key can be assigned on any key position on the main keyboard.

[key setup procedure]



#### NOTES:

- \*1: When the 0 key is pressed, the key of the key number on display is disabled.
- \*2: Push the key on the position to be assigned. With this, the key of the key number on display is assigned to that key position.
- \*3: When relocating the keyboard, the PGM 1/2 use standard key layout.

Key number Key name		Key number	Key name
1	Numeric key "0"	10	Numeric key *9"
2	Numeric key "1"	11	Numeric key "00"
3	Numeric key "2"	12	Numeric key "000"
4	Numeric key "3"	13	Decimal point key
5	Numeric key "4"	14	CL key
6	Numeric key "5"	15	⊗ key
7	Numeric key "6"	16	ST key
8	Numeric key "7"	17	TL key
9	Numeric key "8"		



### **CHAPTER 4. HARD WARE DESCRIPTION**

### 1. Hard ware block diagram

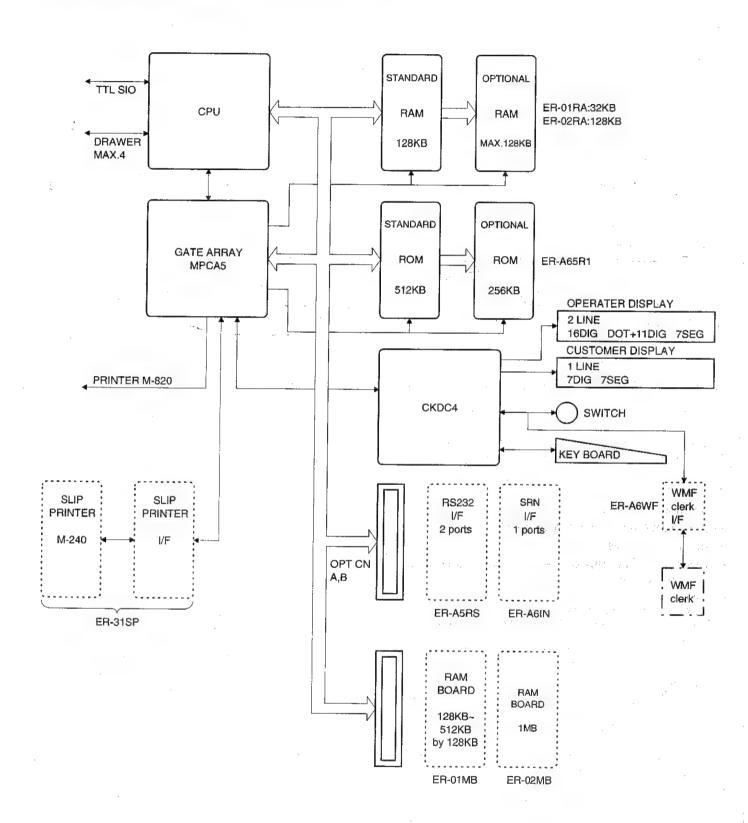


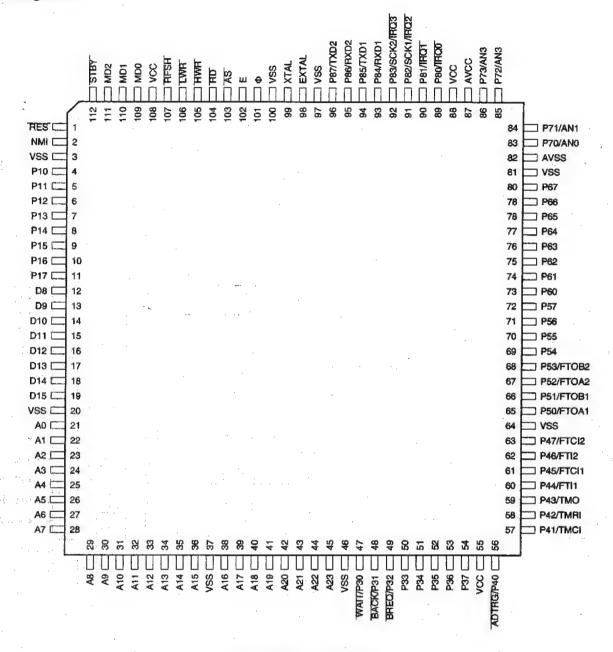
Fig. 1-1



### 2. Description of main LSI's

#### 2-1. CPU (HD6415108FX)

#### 1) Pin configuration

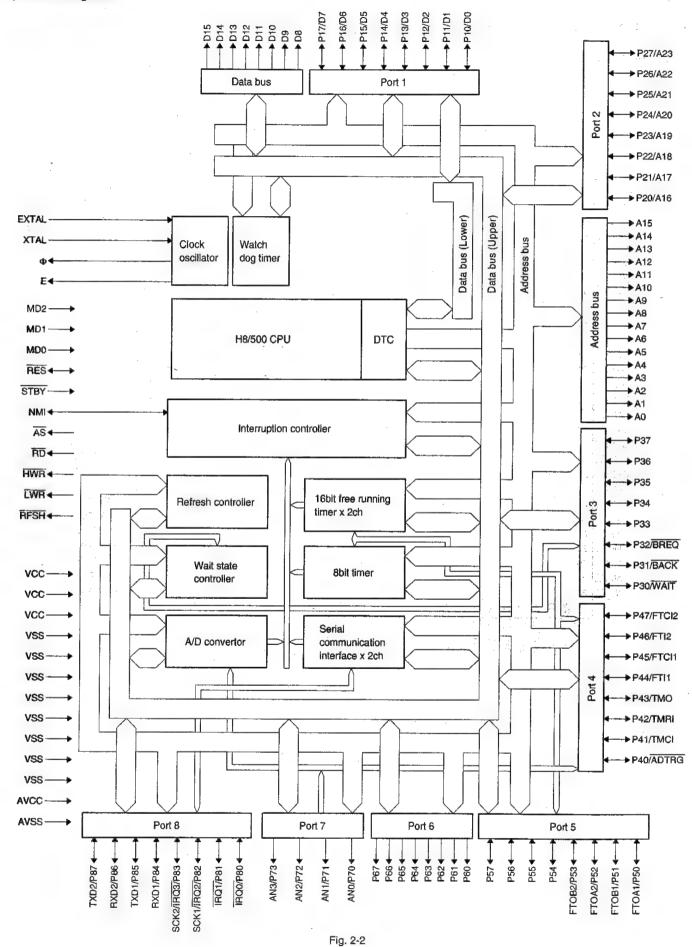


HD6415108FX pin configuration

Fig. 2-1



#### 2) Block diagram





### 3) Pin description

2,000		6:		
Pin No.	Symbol	Signal name	In/ Out	Function
1	RES	RESET	1/0	Reset input
2	NMi	NMi	ln	Non-maskable interrupt input for SSP interrupt input.
3	VSS	VSS	In	GND
4	P10	Nu	In	GND
5	P11	Nu	ln	GND
6	P12	Nu	ln	GND
7	P13	Nu	In	GND
8	P14	Nu	ln	GND
9	P15	Nu	In	GND
10	P16	Nu	In	GND
11	P17	Nu	In	GND
12	D8	D0	1/0	Data bus
13	D9	D1	1/0	Data bus
14	D10	D2	1/0	Data bus
15	D11	D3	1/0	Data bus
16	D12	D4	1/0	Data bus
17	D13	D5	1/0	Data bus
18	D14	D6	1/0	Data bus
19	D15	D7	1/0	Data bus
20	VSS	VSS	In	GND
21	A0	A0	Out	Address bus
22	A1	A1	Out	Address bus
23	A2	A2	Out	Address bus
24	A3	A3	Out	Address bus
25	A4	A4	Out	Address bus
26	A5	A5	Out	Address bus
27	A6	A6	Out	Address bus
28	A7	A7	Out	Address bus
29	A8	A8	Out	Address bus
30	A9	A9	Out	Address bus
31	A10	A10	Out	Address bus
32	A11	A11	Out	Address bus
33	A12	A12	Out	Address bus
34	A13	A13	Out	Address bus
35	A14	A14	Out	Address bus
36	A15	A15	Out	Address bus
37	VSS	VSS	In	GND
38	A16	A16	Out	Address bus
39	A17	A17	Out	Address bus
40	A18	A18	Out	Address bus
41	A19	A19	Out	Address bus
42	A20	A20	Out	Address bus
43	A21	A21	Out	Address bus
44	A22	A22	Out	Address bus
45	A23	A23	Out	Address bus
46	VSS	VSS	In	GND
47	WAIT	WAIT	In	Wait signal
48	BACK	BACK	Out	Bus control request acknowledge
49	BREQ	BREQ	In	Bus control request
50	P33	DOPS	In	Drawer open signal
51	P34	DR0	Out	Option drawer open signal
52	P35	DRT	Out	Remote drawer No.1 open signal

			* 4	·
Pin No.	Symbol	Signal name	In/ Out	Function
53	P36	DR2	Out	Remote drawer No.2 open signal
54	P37	DR3	Out	Remote drawer No.3 open signal
55	VCC	VCC	In	+5V
56	P40	ĪFV	ln	Slip printer (M-240) interface connect signal
57	P41	PTMG	In	Printer (M-820) timing signal
58	P42	TOF	ln	Slip printer (M-240) TOF sensor signal
59	P43	BOF	ln	Slip printer (M-240) BOF sensor signal
60	P44 ·	PRST	In	Printer (M-820) reset signal
61	P45	NEJ	In	Near end sensor journal side
62	P46	SHEN	In	CKDC Interface shift enable signal
63	P47	NER	In	GND
64	VSS	VSS	In	GND
65	P50	TRGI	Out	Dot pulse adjust signal
66	P51	PSTOP	Out	Nu
67	P52	CKDCR2	Out	Nu
68	P53	OPDS	In	GND
69	P54	FVPON	Out	Nu
70	P55	FMRS	In	Nu
71	P56	SLIPLMP	Out	Nu
72	P57	STOP	Out	System reset output. Normally
73	P60	ĒR	Out	SIO control signal (Equipment ready)
74	P61	DR	ln	SIO control signal (Data set ready)
75	P62	CS	In	SIO control signal (Clear to send)
76	P63	CD	In ·	SIO control signal (Carrier detect)
77	P64	RR	Out	SIO control signal (Ready to receive)
78	P65	ĦŜ	Out-	SiO control signal (Request to send)
79	P66	टा	In	GND
80	P67		In	GND
81	VSS	VSS	ln.	GND
82	AVSS	AVSS	In	GND
83	P70	VPJ/VPT	In	Validation sensor journal/top
84	P71	VPR/VPB	,In	Validation sensor receipt/bottom
85	P72	VPTEST	In	+24V test input
86	P73	VPPS	In	Validation sense signal
87	AVCC	AVCC	In	+5V
88	VCC	VCC	In	+5V
		IRQ0		
89	P80		In	Interrupt signal 0
90	P81	IRQ1	In	Interrupt signal 1
91 92	P82	SCK	In In	Interrupt signal 2  CKDC Interface sync shift
93	P84	RXD	ın	SIO control signal
			L	(Receive data)

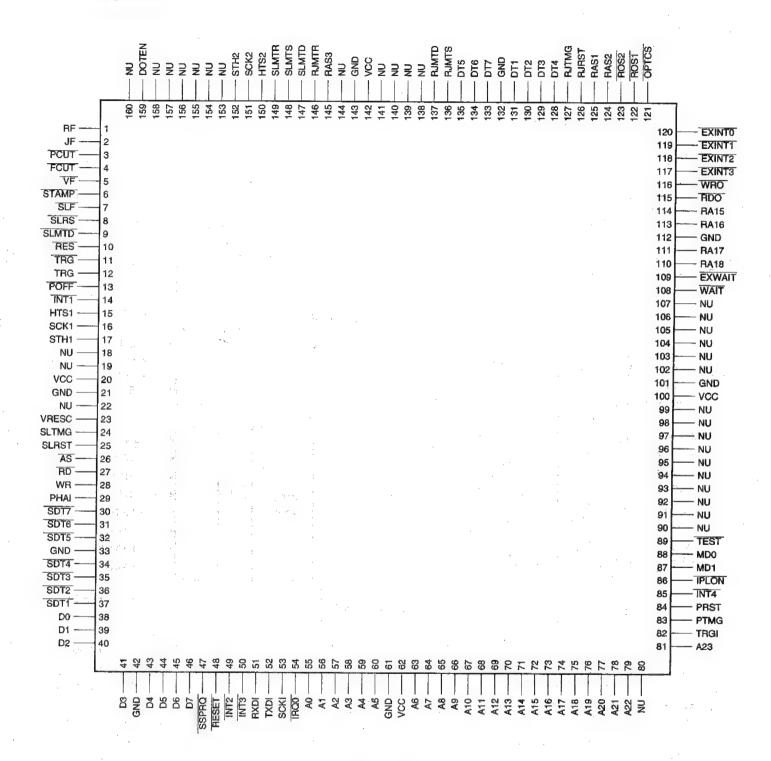


Pin No.	Symbol	Signal name	In/ Out	Function
94	P85	TXD	Out	SIO control signal (Transmit data)
95	P86	STH	In	CKDC Interface shift input data
96	P87	HTS	Out	CKDC Interface shift output data
97	VSS	VSS	In	GND
89	EXTAL	EXTAL	ln	9.830MHZ crystal oscillator connection
99	XTAL	XTAL	In	9.830MHZ crystal oscillator connection
100	VSS	VSS	In	GND
101	ф	ф	Out	System clock
102	Ε	E	Out	Nu
103	AS	ĀŠ	Out	Address strobe
104	RD	RD	Out	Read
105	HWR	WR	Out	Write
106	LWR	LWR	Out	Nu
107	RFSH	RFSH	Out	Refresh cycle
108	vcc	VCC	In	+5V
109	MD0	MD0	ln	+5V (MODE 3)
110	MD1	MD1	In	+5V (MODE 3)
111	MD2	MD2	l'n~	GND
112	STBY	STBY	ln	+5V (Nu)



#### 2-2. G.A (MPCA5)

#### 1) Pin configuration



GATE ARRAY (F258016PC) MPCA5

Fig. 2-3



#### 2) Block diagram

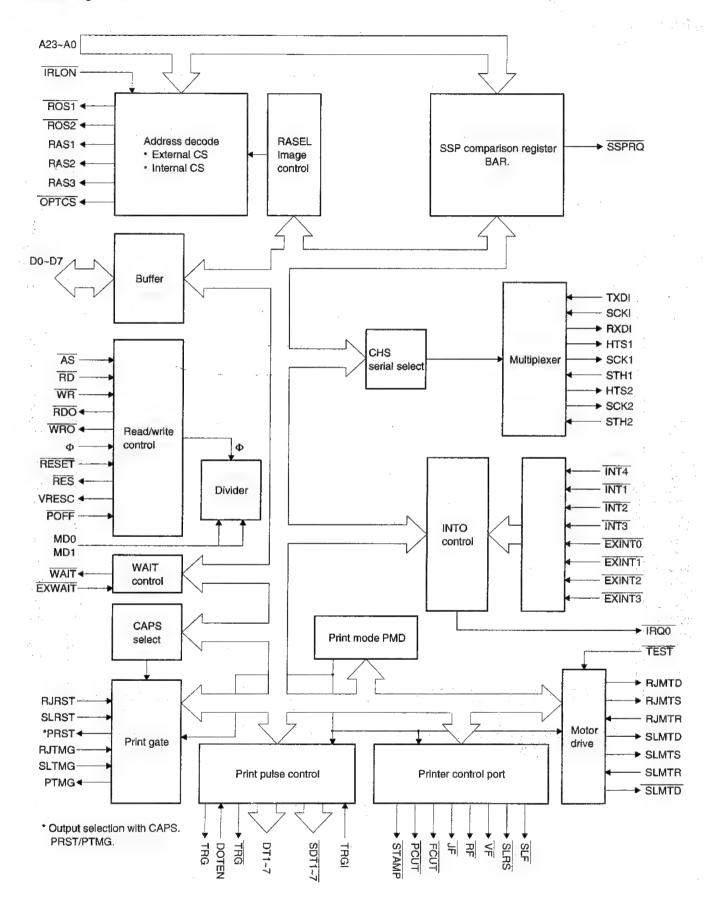


Fig. 2-4



### 3) Pin description

	i acsorip		
Pin	Signal	In/	Function
No.	name RF	Out	Pagaint side namer food enlandid
		Out	Receipt side paper feed solenoid
2	JF DOUT	Out	Journal side paper feed solenoid
3	PCUT	Out	Printer (M-820) partial cut signal = Not used
4	FCUT	Out	Printer (M-820) auto cut signal = Not used
5	VF	Out	Multi line validation paper feed = Not used
6	STAMP	Out	Printer (M-820) stamp signal
7	SLFS.	Out	Slip printer (M-240) paper feed singnal
8	SLRS	Out	Slip printer (M-240) release signal
9	SLMTD	Out	Slip printer (M-240) motor drive signal
10	RES	Out	Peripheral output reset
11	TRG	Out	Dot head trigger signal (M-240)
12	TRG	Out	Dot head trigger signal (M-820)
13	POFF	In	Interrupt input
14	INT1	In	Interrupt signal (Key interrupt request)
15	HTS1	Out	8 bit serial port output
16	SCK1	Out	Serial port shift clock output
17	STH1	In	8 bit serial port input
18	31111	111	Nu Nu
19			Nu
	-	_	
20	VCC		+5V
21	GND	-	GND
22			Nu
23	VRESC	Out	Turns active when reset and power down is met
24	SLTMG	In	Slip printer timing signal
25	SLRST	In	Slip printer reset signal
26	ĀS	In	Address strobe
27	RD	In	Read strobe
28	WR	ln	Write strobe
29	ф	ln	(φ) System clock
30	SDT7	Out	Printhead drive signal (dot7)
31	SDT6	Out	Printhead drive signal (dot6)
32	SDT5	Out	Printhead drive signal (dot5)
33	GND	_	GND
34	SDT4	Out	Printhead drive signal (dot4)
35	SDT3	Out	Printhead drive signal (dot3)
36	SDT2	Out	Printhead drive signal (dot2)
37	SDT1	Out	Printhead drive signal (dot1)
38	D0	I/O	Data bus
39	D1	1/0	Data bus
40	D2	1/0	Data bus
		_	Data bus
41	D3	1/0	
42	GND	140	GND
43	D4	1/0	Data bus
44	D5	1/0	Data bus
45	D6	1/0	Data bus
46	D7	1/0	Data bus
47	SPRQ	Out	SSP interrupt request
48	RESET	In	MPCA5 reset
49	INT2	In	Interrupt signal (Nu)
50	INT3	In	Interrupt signal (Nu)
51	RXDI	Out	8 bit serial port output to CPU
52	TXDI	ln	8 bit serial port input from CPU

		1	
Pin	Signal	In/	Function
No. 53	name SCKI	Out	Serial port shift clock input from CPU.
54	IRQ0	Out	Interrupt request to CPU
		In	Address bus
55	A0		
56	A1	In	Address bus
57	A2	In	Address bus
58	A3	In	Address bus
59	A4	In	Address bus
60	A5	ln	Address bus
61	GND		GND
62	VCC	_	+5V
63	A6	ln	Address bus
64	A7	In	Address bus
65	A8	ln	Address bus
66	A9	ln	Address bus
67	A10	In	Address bus
68	A11	In	Address bus
69	A12	In	Address bus
70	A13	In	Address bus
71	A14	In	Address bus
72	A15	In	Address bus
$\vdash$	A16	In	Address bus
73			
74	A17	In	Address bus
75	A18	ln	Address bus
76	A19	In	Address bus
77	A20	In	Address bus
78	A21	· In	Address bus
79	A22	In	Address bus
80	_	_	Nu
81	A23	ln	Address bus
82	TRGI	ln	Dot pulse control/drive signal
83	PTMG	Out	Printer timing signal
84	PRST	Out	Printer reset signal
85	INT4	ln	Interrupt signal
86	ĪPLON	In	Nu
87	MD1	ln	Mode select input
88	MD0	In	Mode select input
89	TEST	In	Nu
90	-	_	Nu
91			Nu
-		_	Nu
92		<del>-</del>	
93			Nu
94		-	Nu
95	_		Nu
96		_	Nu
97		1-	Nu
98		_	Nu :
99		_	Nu
100	VCC		+5V
101	GND	_	GND
102	_	_	Nu
103	_	_	Nu
104		_	Nu
105			Nu
106			Nu
100			TARI



Pi		ln/	Function
No		Out	
10			Nu
10		Out	Wait request signal
10		In	External wait control input signal
11		Out	Nú
11		Out	Nu
11			GND
11		Out	Nu
11		Out	Nu
11		Out	Expansion RD signal Option
11		Out	Expansion WR signal
11		In	Expansion interruption signal 3
11		In	Expansion interruption signal 2 Option
11		in	Expansion interruption signal 1
12	0 EXINTO	In	Expansion interruption signal 0
12	1 OPTCS	Out	Chip select base signal for expansion option
12		Out	ROM 1 chip select signal
12	ROS2	Out	ROM 2 chip select signal
124	4 RAS2	Out	RAM 2 chip select signal
12	RAS1	Out	RAM 1 ship select signal
120	RJRST	In	M820 reset signal
12	7 RJTMG	in	M820 timing signal
128	B DT4	Out	M820 dot signal
129	DT3	Out	M820 dot signal
130	DT2	Out	M820 dot signal
131	DT1	Out	M820 dot signal
132	GND	_	GND
133	DT7	Out	M820 dot signal
134	DT6	Out	M820 dot signal
135	DT5	Out	M820 dot signal
136	RJMTS	Out	M820 motor brake signal
137	RJMTD	Out	M820 motor drive signal
138	_		Nu
139	_	_	Nu .
140			Nu
141	T		Nu
142	VCC	-	+5V
143			GND
144			Nu
145		Out	Nu
146	-	In	M820 motor lock detection signal
147		In	Nu Via Control of Cont
148		In	Nu
149		in	GND
150		Out	Nu
151	SCK2	Out	Nu
152		-	Nu
153			Nu
154			Nu
155		_	Nu
156			Nu
157			Nu
158		-	Nu
159	DOTEN		Dot drive enable signal
160	JOIEN -		Nu
			· ·

#### 2-3. CKDC4 (HD404728A20FS)

#### 1) General description

The CKDC4 is a 4-bit microcomputer developed for the ER-A670 and provides functions to control the real-time clock, keys, and displays. The basic functions of the CKDC4 are shown below.

Keys:

The CKDC4 is capable of controlling a maximum of 256

momentary keys. (Sharp 2-key rollover control) Simultaneous scanning of key and switch

(When a key is scanned, the state of a mode and clerk switch is also buffered. The host can scan the state of switch together with the key entry data at the same time

the key is scanned.)

Switches:

Mode switch with 14 positions maximum

8-bit clerk (cashier) switch

2-bit feed switch

1-bit receipt on/off switch

1-bit option switch

4-bit general-purpose switch (1-bit is used for keyboard

select)

Displays: 16-column dot display

12-column 7-segment display (column digit selectable)

All column blink controlled for the dot and 7-segment

display decimal point and indicators

Programmable patterns for 7-segment display:

Four patterns

Internal driver for 7-segment display

Buzzer: Clock:

Alarm:

Single tone control

Year, month, day of month, day of week, hour, minute

Hour, minute

Interrupt request (event control):

Detection of key input, switch position change, alarm

issue, and counter overflow

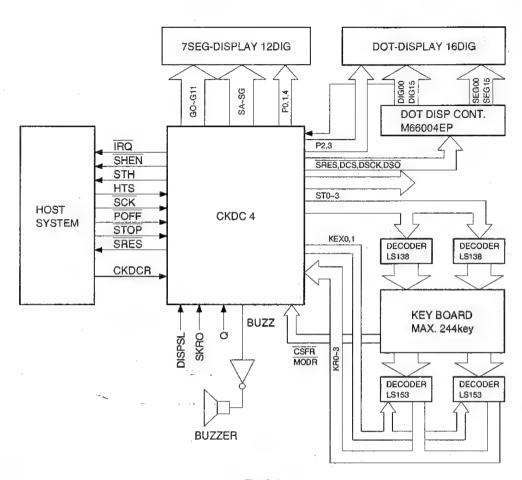


Fig. 2-5

#### 2) Pin assignment

Pin	L) I in assignment									
No.   State   name   -DOWN	Pin	Post	1/0	RESET	Signal	1/0	Notes	PULL-UP		
RO2	No.	FULL	1/0	State	name	1/0		-DOWN		
3   R03   I/O   H-Z   SD   O   D84 : SEG-D   PULL-DOWN		R0 <sub>1</sub>	1/0			0	DB4 : SEG-B	PULL-DOWN		
R10		R0 <sub>2</sub>	1/0	H-Z		0	DB4 : SEG-C	PULL-DOWN		
5         R11         I/O         H-Z         SE         O         DB4 : SEG-F         PULL-DOWN           6         R12         I/O         H-Z         SG         O         DB7 : 7SEG COM         PULL-DOWN           7         R13         I/O         H-Z         P4         O         DB7 : 7SEG COM         PULL-DOWN           8         R20         I/O         H-Z         P0         O         DB3 : DOT COM         PULL-DOWN           9         R21         I/O         H-Z         P1         O         DB3 : DOT COM         PULL-DOWN           10         R22         I/O         H-Z         P2         O         DB5 : 7SEG ID         PULL-DOWN           11         R23         I/O         H-Z         P3         O         DB5 : 7SEG ID         PULL-DOWN           12         RA0         I         I         MODR         J         MODE RETURN         PULL-UP           13         RA1         I         I         CFSR         I         SUEARK, FEED, SWITCH RETURN         PULL-UP           14         R30         I/O         H-Z         KEXO         O         KEY EXCHANGE1           15         R31         I/O         <							DB4 : SEG-D			
6         R12         I/O         H-Z         SG         0         DB4 : SEG-G         PULL-DOWN           7         R13         I/O         H-Z         P4         0         DB7 : 7SEG COM         PULL-DOWN           8         R20         I/O         H-Z         P0         0         DB2 : DOT DP         PULL-DOWN           9         R21         I/O         H-Z         P1         0         DB3 : DOT COM         PULL-DOWN           10         R22         I/O         H-Z         P2         0         DB5 : 7SEG DP         PULL-DOWN           11         R23         I/O         H-Z         P3         0         DB5 : 7SEG ID         PULL-DOWN           12         RA0         I         I         MODR         I         MODE RETURN         PULL-UP           13         RA1         I         I         CFSR         I         SWITCH RETURN         PULL-UP           14         R30         I/O         H-Z         KEXO         O         KEY EXCHANGE0           15         R31         I/O         H-Z         KEXO         O         KEY SELECTO           18         R50         I/O         I         STO <td< td=""><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>PULL-DOWN</td></td<>								PULL-DOWN		
R13						0	DB4 : SEG-F			
R			_							
9	_									
10			_							
11										
12   RA <sub>0</sub>   I   I   MODR   I   MODE RETURN   PULL-UP										
13						_				
13	12	RA <sub>0</sub>	1	- 1	MODR	1		PULL-UP		
15	13	RA <sub>1</sub>	I	- 1	CFSR	1	PIII I - III			
16         R32         I/O         H-Z         RQ         O         INPUT Q           17         R33         I/O         H-Z         SKRO         O         KEY SELECTO           18         R50         I/O         I         STO         O         KEY SCAN STO           19         R51         I/O         I         ST1         O         KEY SCAN ST1           20         R52         I/O         I         ST2         O         KEY SCAN ST3           21         R53         I/O         I         ST3         O         KEY SCAN ST3           22         R6g/INT0         I/O         I         POFF         I         P-OFF           23         R6f/INT1         I/O         I         STOP         I         POFF           24         R6g/INT2         I/O         I         DDIG         O         DOT DISPLAY DIGIT INPUT           25         R6g/INT3         I/O         I         DCS         O         DOT DISPLAY CONT/CS           26         Vcc         Power supply           27         R4g/SCK         I/O         I         STH         O         STH           30         R4g/PWM <td< td=""><td></td><td>R3<sub>0</sub></td><td>1/0</td><td>H-Z</td><td>KEX0</td><td>0</td><td colspan="2">KEY EXCHANGEO</td></td<>		R3 <sub>0</sub>	1/0	H-Z	KEX0	0	KEY EXCHANGEO			
17 R33 I/O H-Z SKRO O KEY SELECTO  18 R50 I/O I STO O KEY SCAN STO  19 R51 I/O I ST1 O KEY SCAN ST1  20 R52 I/O I ST2 O KEY SCAN ST2  21 R53 I/O I ST3 O KEY SCAN ST3  22 R60/INTO I/O I POFF I P-OFF  23 R61/INT1 I/O I STOP I STOP PULL-UP  24 R62/INT2 I/O I DDIG O DOT DISPLAY DIGIT INPUT  25 R63/INT3 I/O I DCS O DOT DISPLAY CONT./CS  26 VCC Power supply  27 R46/SCK I/O I SCK I SCK  28 R41/SI I/O I HTS I HTS  29 R42/SO I/O I STH O STH  30 R43/PWM I/O I SDISP I DIST SELECT  31 R70/BUZZ I/O I BUZZ O BUZZER  32 R71/SCK2 I/O I DSCK O DOT DISP CONT. SCK	15	R3 <sub>1</sub>	1/0	H-Z	KEX1	0	KEY EXCHANGE1			
18         R50         I/O         I         ST0         O         KEY SCAN ST0           19         R51         I/O         I         ST1         O         KEY SCAN ST1           20         R52         I/O         I         ST2         O         KEY SCAN ST3           21         R53         I/O         I         ST3         O         KEY SCAN ST3           22         R6p/INT0         I/O         I         POFF         I         P-OFF           23         R6f/INT1         I/O         I         STOP         I         STOP         PULL-UP           24         R6p/INT2         I/O         I         DDIG         O         DOT DISPLAY DIGIT INPUT           25         R6g/INT3         I/O         I         DCS         O         DOT DISPLAY CONT/CS           26         Vcc         Power supply           27         R4p/SCK         I/O         I         SCK         I         SCK           28         R4y/SI         I/O         I         STH         O         STH           30         R4y/PWM         I/O         I         SDISP         I         DIST SELECT           31 <t< td=""><td>16</td><td>R3<sub>2</sub></td><td>1/0</td><td>H-Z</td><td>RQ</td><td>0</td><td>INPUT Q</td><td></td></t<>	16	R3 <sub>2</sub>	1/0	H-Z	RQ	0	INPUT Q			
19 R5 <sub>1</sub> I/O I ST1 O KEY SCAN ST1 20 R5 <sub>2</sub> I/O I ST2 O KEY SCAN ST2 21 R5 <sub>3</sub> I/O I ST3 O KEY SCAN ST3 22 R6 <sub>0</sub> /INTO I/O I POFF I P-OFF 23 R6 <sub>1</sub> /INT1 I/O I STOP I STOP PULL-UP 24 R6 <sub>2</sub> /INT2 I/O I DDIG O DOT DISPLAY DIGIT INPUT 25 R6 <sub>3</sub> /INT3 I/O I DCS O DOT DISPLAY CONT./CS 26 VCC Power supply 27 R4 <sub>0</sub> /SCK I/O I SCK I SCK 28 R4 <sub>1</sub> /SI I/O I HTS I HTS 29 R4 <sub>2</sub> /SO I/O I STH O STH 30 R4 <sub>2</sub> /PWM I/O I SDISP I DIST SELECT 31 R7 <sub>0</sub> /BUZZ I/O I BUZZ O BUZZER 32 R7 <sub>1</sub> /SCK2 I/O I DSCK O DOT DISP CONT. SCK	17	R3 <sub>3</sub>	1/0	H-Z	SKR0	0	KEY SELECTO			
20	18	R5 <sub>0</sub>	1/0	1	ST0	0	KEY SCAN STO			
21 R5 <sub>3</sub> I/O I ST3 O KEY SCAN ST3  22 R6 <sub>0</sub> /INTO I/O I POFF I P-OFF  23 R6 <sub>1</sub> /INT1 I/O I STOP I STOP PULL-UP  24 R6 <sub>2</sub> /INT2 I/O I DDIG O DOT DISPLAY DIGIT INPUT  25 R6 <sub>3</sub> /INT3 I/O I DCS O DOT DISPLAY CONT./CS  26 Vcc Power supply  27 R4 <sub>0</sub> /SCK I/O I SCK I SCK  28 R4 <sub>1</sub> /SI I/O I HTS I HTS  29 R4 <sub>2</sub> /SO I/O I STH O STH  30 R4 <sub>2</sub> /PWM I/O I SDISP I DIST SELECT  31 R7 <sub>0</sub> /BUZZ I/O I BUZZ O BUZZER  32 R7 <sub>1</sub> /SCK2 I/O I DSCK O DOT DISP CONT. SCK	19	R5 <sub>1</sub>	1/0	I	ST1	0	KEY SCAN ST1			
22         R6g/INTO         I/O         I         POFF         I         P-OFF           23         R6f/INT1         I/O         I         STOP         I         STOP         PULL-UP           24         R6g/INT2         I/O         I         DDIG         O         DOT DISPLAY DIGIT INPUT           25         R6g/INT3         I/O         I         DCS         O         DOT DISPLAY CONT/CS           26         Vcc         Power supply           27         R4g/SCK         I/O         I         SCK         I         SCK           28         R4f/SI         I/O         I         HTS         I         HTS           29         R4g/SO         I/O         I         STH         O         STH           30         R4g/PWM         I/O         I         SDISP         I         DIST SELECT           31         R7g/SUZZ         I/O         I         DSCK         O         DOT DISP CONT. SCK	20	R5 <sub>2</sub>	1/0	I	ST2	0	KEY SCAN ST2			
23 R6 <sub>1</sub> /INT1 I/O I STOP I STOP PULL-UP 24 R6 <sub>2</sub> /INT2 I/O I DDIG O DOT DISPLAY DIGIT INPUT 25 R6 <sub>3</sub> /INT3 I/O I DCS O DOT DISPLAY CONT./CS 26 Vcc Power supply 27 R4 <sub>6</sub> /SCK I/O I SCK I SCK 28 R4 <sub>1</sub> /SI I/O I HTS I HTS 29 R4 <sub>2</sub> /SO I/O I STH O STH 30 R4 <sub>2</sub> /PWM I/O I SDISP I DIST SELECT 31 R7 <sub>0</sub> /BUZZ I/O I BUZZ O BUZZER 32 R7 <sub>1</sub> /SCK2 I/O I DSCK O DOT DISP CONT. SCK	21	R53	1/0	I	ST3	0	KEY SCAN ST3			
24         R6g/INT2         I/O         I         DDIG         O         DOT DISPLAY DIGIT INPUT           25         R6g/INT3         I/O         I         DCS         O         DOT DISPLAY CONT/CS           26         Vcc         Power supply           27         R4g/SCK         I/O         I         SCK         I         SCK           28         R4g/SI         I/O         I         HTS         I         HTS           29         R4g/SO         I/O         I         STH         O         STH           30         R4g/PWM         I/O         I         SDISP         I         DIST SELECT           31         R7g/BUZZ         I/O         I         BUZZ         O         BUZZER           32         R7g/SCK2         I/O         I         DSCK         O         DOT DISP CONT. SCK	22	R6 <sub>0</sub> /INTO	1/0	I	POFF	1	P-OFF			
25   R6g/INT3   I/O   I   DCS   O   DOT DISPLAY CONT./CS     26	23	R6 <sub>1</sub> /INT1	1/0	1	STOP	ī	STOP	PULL-UP		
26	24	R6 <sub>2</sub> /INT2	1/0	I	DDIG	0	DOT DISPLAY DIGIT	INPUT		
27 R4 <sub>0</sub> /SCK I/O I SCK I SCK 28 R4 <sub>1</sub> /SI I/O I HTS I HTS 29 R4 <sub>2</sub> /SO I/O I STH O STH 30 R4 <sub>3</sub> /PWM I/O I SDISP I DIST SELECT 31 R7 <sub>0</sub> /BUZZ I/O I BUZZ O BUZZER 32 R7 <sub>1</sub> /SCK2 I/O I DSCK O DOT DISP CONT. SCK	25	R6 <sub>3</sub> /INT3	1/0	Ι	DCS	0	DOT DISPLAY CONT./	CS		
28 R4 <sub>1</sub> /S1 I/O I HTS I HTS 29 R4 <sub>2</sub> /S0 I/O I STH O STH 30 R4 <sub>3</sub> /PWM I/O I SDISP I DIST SELECT 31 R7 <sub>0</sub> /BUZZ I/O I BUZZ O BUZZER 32 R7 <sub>1</sub> /SCK2 I/O I DSCK O DOT DISP CONT. SCK	26	Vcc					Power supply			
29 R4½/S0 I/O I STH O STH 30 R4½/PWM I/O I SDISP I DIST SELECT 31 R7₀/BUZZ I/O I BUZZ O BUZZER 32 R7₁/SCK2 I/O I DSCK O DOT DISP CONT. SCK	27	R4 <sub>0</sub> /SCK	1/0	I	SCK	1	SCK			
30   R4 <sub>2</sub> /PWM   I/O   I   SDISP   I   DIST SELECT     31   R7 <sub>2</sub> /BUZZ   I/O   I   BUZZ   O   BUZZER     32   R7 <sub>1</sub> /SCK2   I/O   I   DSCK   O   DOT DISP CONT. SCK	28	R4 <sub>1</sub> /SI	1/0	ı	HTS	ı	HTS			
31 R7 <sub>0</sub> /BUZZ I/O I BUZZ O BUZZER  32 R7 <sub>1</sub> /SCK2 I/O I DSCK O DOT DISP CONT. SCK	29	R4 <sub>2</sub> /S0	1/0	I	STH	0	STH			
32 R71/SCK2 I/O I DSCK O DOT DISP CONT. SCK	30	R4 <sub>3</sub> /PWM	1/0	1	SDISP	1	DIST SELECT			
	31	R7 <sub>0</sub> /BUZZ	1/0	I	BUZZ	0	BUZZER			
33 R7 <sub>2</sub> /SI2 I/O I SRES O SYSTEM RESET PULL-DOWN	32	R71/SCK2	1/0	1	DSCK .	0	DOT DISP CONT. SCK			
	33	R72/SI2	1/0	1	SRES	0	SYSTEM RESET	PULL-DOWN		

Pin	Port	1/0	RESET	Signal	1/0	Notes	PULL-UP
No.			State	name			-DOWN
34	R7 <sub>3</sub> /S02	1/0	0	DS0	0	DOT DISP CONT. S	)
35	R8 <sub>0</sub>	1/0	0	SHEN	0	SHEN	
36	R8 <sub>1</sub>	1/0	0	IRQ	0	IRQ	
37	R9 <sub>0</sub>	1	1	KR0	1	KEY RETURN 0	
38	R9 <sub>1</sub>	1	1	KR1	1	KEY RETURN 1	
39	R9 <sub>2</sub>	T	ı.	KR2	1	KEY RETURN 2	
40	R9 <sub>3</sub>	1	ı	KR3	1	KEY RETURN 3	
41	RESET					CKDC IV RESET	
42	0802						
43	0801						
44	GND					GND	
45	C£1						
46	CL2						
47	TEST	1	1	+5V		5V	
48	D0	1/0	H-Z	G0	0	7 SEG DIG 0	PULL-DOWN
49	D1	1/0	H-Z	G1	0	7 SEG DIG 1	PULL-DOWN
50	D2	1/0	H-Z	G2	0.	7 SEG DIG 2	PULL-DOWN
51	D3	1/0	H-Z	G3	1	7 SEG DIG 3	PULL-DOWN
52	D4	1/0	H∗Z	G4	0	7 SEG DIG 4	PULL-DOWN
53	D5	1/0	H-Z	G5	0	7 SEG DIG 5	PULL-DOWN
54	D6	1/0	H-Z	G6	0	7 SEG DIG 6	PULL-DOWN
55	D7	1/0	H-Z	G7	0	7 SEG DIG 7	PULL-DOWN
56	D8	1/0	H-Z	G8	0	7 SEG DIG 8	PULL-DOWN
57	D9	1/0	H-Z	G9	0	7 SEG DIG 9	PULL-DOWN
58	D10	1/0	H-Z	G10	0	7 SEG DIG 10	PULL-DOWN
59	D11	1/0	H-Z	G11	0	7 SEG DIG 11	
60	D12	1/0	H-Z	P00	0		
61	D13	1/0	H-Z	PO10	0		
62	D14	1/0	H-Z	P02	0		
63	D15	1/0	H-Z	P03	0		
64	R0 <sub>0</sub>	1/0	H-Z	SA	0	DB4 : SEG-A	PULL-DOWN

NOTE 3: Pull-up/down in the table indicates that the lines concerned require external pull-up/down resistance.



#### 3. Clock generator

#### 1) CPU (HD6415108FX)

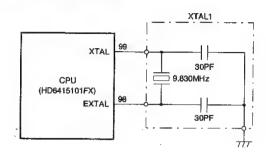


Fig. 3-1

Basic clock is supplied from a 9.830MHz ceramic oscillator.

The CPU contains an oscillation circuit from which the basic clock is internally driven. If the CPU was not operating properly, the signal does not appear on this line in most cases.

## 2) HD404728A20FS CKDC-III oscillation circuit (Display-PWB)

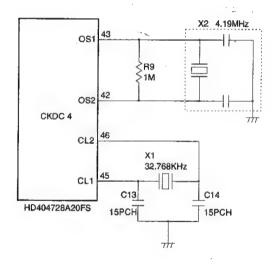


Fig. 3-2

Two oscillators are connected to the CKDC4.

The main clock X2 generates 4.19MHz which is used during power on.

When power is turned off, the CKDC4 goes into the standby mode and the main clock stops.

The sub-clock X1 generates 32.768KHz which is primarily used to update the internal RTC (real time clock). During the standby mode, it keeps oscillating to update the clock and monitoring the power recovery.

#### 4. Reset (POFF) circuit

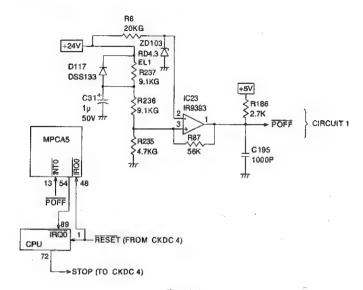


Fig. 4-1

In order to prevent memory loss at a time of power off and power supply failure of the ECR, the power supply condition is monitored at all times. When a power failure is met, the CPU suspends the execution of the current program and immediately executes the power-off program to save the data in the CPU registers in the external S-RAM with the signal STOP forced low to prepare for the power-off situation. The signal STOP is supplied to the CKDC4 as signal RESET to reset the devices.

This circuit monitors +24V supply voltage.

The voltage at the (-) pin of the comparator IR9393 is always maintained to 4.3V by means of the zener diode ZD103, while +24V supply voltage is divided through the resistors R237, R236, and R235, and is applied to the (+) pin. When normal +24V is in supply, 5.1V is supplied to the (+) pin, therefore, signal POFF is at a high level. When +24V supply voltage decreases due to a power off or any other reason, the voltage at the (+) pin also decreases. When +24V supply voltage drops, the voltage at the (+) pin drops below +4.3V, which causes POFF to go low, thus predicting the power-off situation.

#### 5. Memory control

#### 1) Memory map

#### ① All range memory map

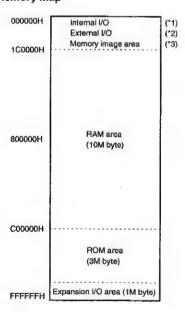


Fig. 5-1



- (\*1) "Internal I/O" means the registers in the H8/510.
- (\*2) "External I/O" means the base system I/O area to be addressed in page 0.
- (\*3) "Memory image area" means the lower 32KB of ROM area which is projected to 000000H ~ 007FFFH for allowing reset start and other vector addressing, or the lower 32KB of ROM area which is projected to 008000H ~ 00FE7FH for allowing 0 page addressing of work RAM area.
- (\*4) "Expansion I/O" means expansion I/O device area which isaddressed to area other than page 0.

#### ② 0 page memory map

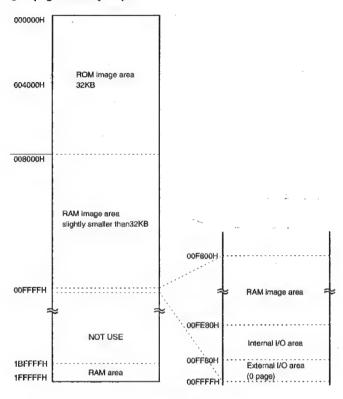


Fig. 5-2

- ROM image area: Image is formed in ROM area address C00000H C07FFFH. This area is identical to IPL ROM area which will beseparately developed.
- RAM image area: Image is formed in RAM area address 1D8000H1DFE7FH. (\*Note)
  - \* Note: Image can be formed in lower 32KB of RAS2.

#### ③ ROM area memory map

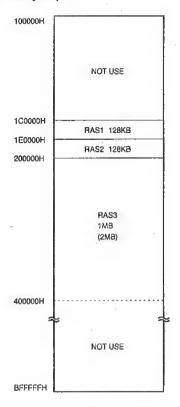


Fig. 5-3

These two decode signals decode 512KB space respectively and canbe used with max. 4MB ROM.

\* Note: The lower 32KB of ROS1 signal is formed as OR of image area in 0page.

#### 4 RAM area memory map

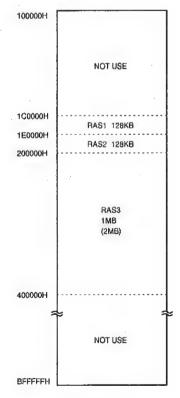


Fig. 5-4

In the three RAM chip select, the following address is decoded.



CS signal

Address

• RAS1

1C0000H~1DFFFFH (008000H~00FE7FH) \* Note

• RAS2

1E0000H~1FFFFFH

• RAS3

(008000H~00FE7FH) \* Note 200000H~3FFFFFH

\* Base signal is for 2M.

\* Note: RAS1 signal is formed as OR in the image area of 0 page.i (Lower 32KB).

RAS2 signal is formed as OR in the image area of 0 page.

(lower32KB).

#### (5) I/O area memory map

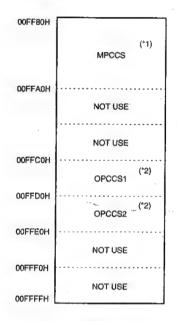


Fig. 5-5

- \* Note 1: MPCCS signal is the base signal for MPCA5 internal registerdecoding, and does not exist as an internal signal.
- \* Note 2: OPCCS1 and OPCCS2 signals are decoded in the OPC (optionperipheral controller) using the base signal OPTCS for optiondecoding. They does not exist as external signals.

#### 2) Block diagram

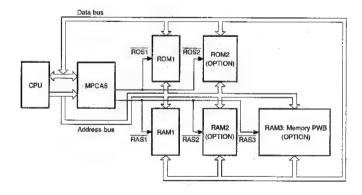


Fig. 5-6

#### 1 ROM control

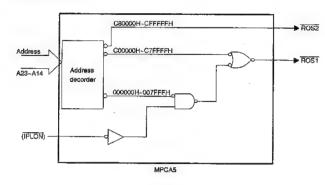


Fig. 5-7

IPLON: IPL board detection signal incorporated in the option slot. Note used in the ER-A650. (Not used)

Access is performed with two ROM chip select signals ROS1 and ROS2, which decode 512KB address area respectively to accessmax, 4MB ROM.

#### ② RAM control

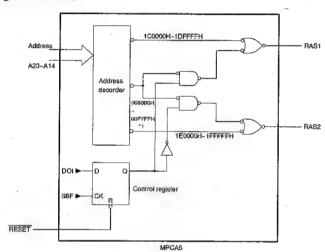


Fig. 5-8

Access is performed with two RAM chip select signals RAS1, RAS2 and RAS3. The control register in MPCA5 allows selection of pageimage memory area. (RAS1 is selected for initializing.)

\* : For 0 page image area, selection between RAS1 and RAS2 can bemade with the control register. The 0 page control registerperforms initializing at the timing of no stack processimmediately after resetting.

#### 6. SSP circuit

#### 1) Block diagram

This is the circuit employed to do the Special Service Preset(SSP). (Block diagram)

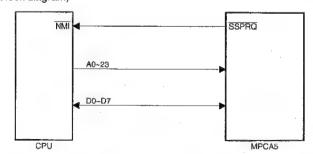


Fig. 6-1

#### (MPCA5 block diagram)

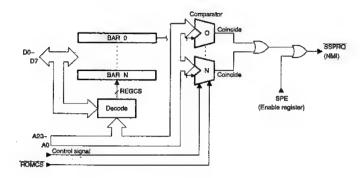


Fig. 6-2

As the address detection system, the brake address register comparison system is employed though the mapping system was employed in the conventional monitor RAM. The address registerlocated in MPCA is always compared with the system address bus to monitor and generate NMI signal at a synchronized timing and togo to NMI exception process.

In the exception process routine service routine, the entry address is checked to go to SSP sub routine.

Entry to the break address register (BAR) is performed through address FFFF00H or later decoded in MPCA5.

#### 2) SSP register

The break address register (BAR) is accessed through direct address of FFFF00H~FFFFFH. Entry number is 32 entry.

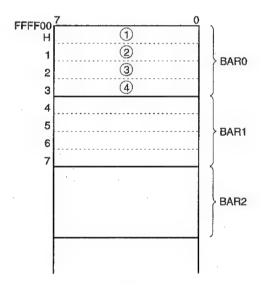
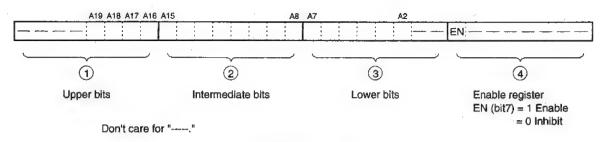


Fig. 6-3



Each BAR is composed of 4 byte address. Bit composition is as follows:



< BAR composition >

Fig. 6-4

④ is the enable register. The entry registers of the break address are assigned to ①, ②, and ③. Each bit of address corresponds to each bit position, writing to ①, ②, and ③ is performed without shifting. The corresponding area is 1MB space of ROS1 and ROS2.

#### 3) SSP register access method

Access to SSP break address register is performed through the temporary register as shown below:

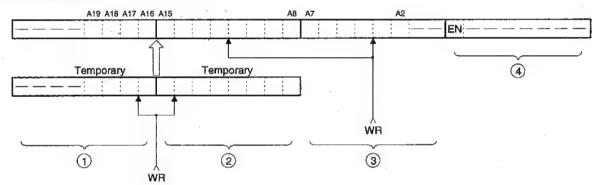


Fig. 6-5

Enable flags can be accessed individually.

Though enable register ④ can be accessed individually, writing to brake address registers ① and ② is performed at the same time as writing to brake address register ③ through the temporary register. Therefore, set ① and ② to temporary, then write into ③ at last. Since the temporary register is commonly used by BAR sets, thefollowing register setting is performed after completion of setting of each break address register.

#### 3 SSP control method

Access to the enable register and the brake address register is only possible when writing to them from the CPU.

bit 7	6	5	4	3	2	1	0	
0	0	0	CMP4	СМРЗ	CMP2	CMP1	СМРО	(FFFFFFH)

Information on which brake register the SSP brake is detected in is read as binary data by reading address FFFFFH (\*1). Used in an expanded register.

Normally is a reserve bit. Whenreading, fixed to 0.

If there are 32 break registers, binary expression is made with the above 5 bits, and 0th is " $00000_B$ " and 31st is "11111 $_B$ ."

When detected simultaneously by two or more break registers, onewith the smaller BAR number is read as binary data.

The brake signals (NMI) and the above detection data (CMP0-4) areheld until the above detection data are read. So read should bemade in the NMI sub routine. (Clear by FFFFFFH read.)

\* 1: FFFFFFH is not fulldecoded. (FFFF00H~FFFFFH). Therefore,unnecessary read access in parentheses should not be performed.



#### 7. PRINTER control circuit

#### 1)Block diagram

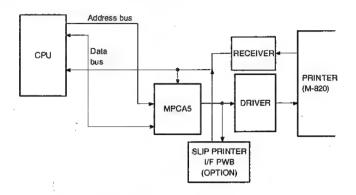


Fig. 7-1

#### 2) General description of the printer controller

The M820 is used as the R/J printer of the body and the M240 is used as the slip printer. The printer mechanical timing control is made by the CPU through MPCA5.

#### 3) Motor drive circuit

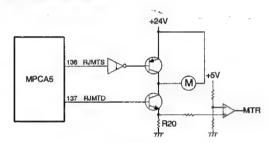


Fig. 7-2

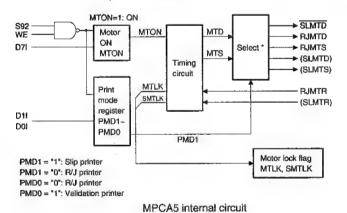


Fig. 7-3

The printer motor ON/OFF control is performed with RJMTD as the drive signal and RJMTS as the brake signal. Motor lock detection is performed as follows:

Check by the hardware: The motor drive current flowing from the MTD transistor is checked across R20. When an overcurrent is detected, the MTR signal becomes HIGH to drive the MTS and MTD signals in the MPCA5 to HIGH impedance to stop conduction of the motor.

When the motor is stopped, the CPU timing pulse width is extended and the CPU judges it as motor lock.

CPU motor lock detection can be read out as internal register MTLK. Lock can be released by writing dummy data into MTLK as well as by conventional hardware reset.

Check by the CPU: When timing pulse from the printer is not generated for more than the specified time, the CPU judges it as motor lock, the MTON is reset (To High) and the motor is stopped.

#### 4) Printhead mechanism

With the timing plus (TS) from the motor, current is applied to the dot wire drive coil to print.

- Discussion is given here to explain how a single dot wire is driven.
  - ① When current is applied to a coil, the actuator moves towards the arrowhead (a) as the steel core is magnetized. The actuator makes connection with the wire, and the wire pushed out towards the platen.
  - As the wire hits the platen with the ink ribbon and paper in-between, a dot is then printed.
  - When current is removed from the coil, the actuator and the wire return to their home positions by means of the actuator spring and wire return spring.

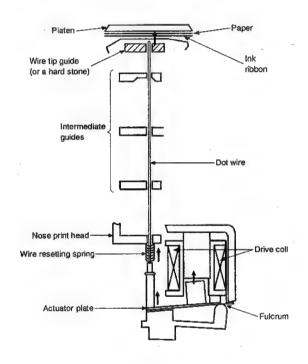


Fig. 7-4

#### 5) Dot wire drive control circuit

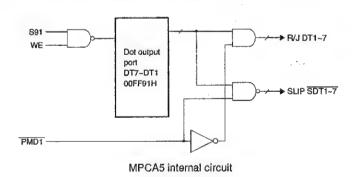
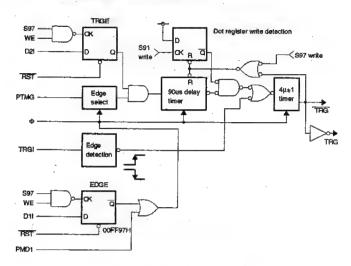


Fig. 7-5

When writing is made into address 00FF91H by the dot register inj MPCA5, dot wire drive signals DT1~DT7 are formed. When PMD1 is low, the R/J printer is selected.



#### 6) Print trigger generating circuit



MPCA5 internal circuit Fig. 7-6

Automatic trigger mode selection register (TRGE)

TRGE = 1:

Automatic trigger generation

TRGE = 0:

Trigger is generated at change edge of OCRA

matchoutput.

(Reset initial value = 0)

Timing pulse active edge select register (EDGE)

EDGE = 0:

Falling edge

EDGE = 1:

Rising edge

(Reset initial value = 0)

#### 7) Dot solenoid drivers (solenoid 1 - 7)

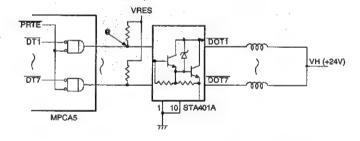


Fig. 7-7

Current to the dot solenoid is controlled in the following manner:

- VRES must be at a high level.
- At the same time DTS1 is set low, TRG must be set low.
- PRTE is now set low. (MPCA5)
- PE must be set high level.
- The signal is turned high at point @, the magnet driver output is set low, and then VH flows through the magnet driver.
- · The dot wire now protrudes to hit and print.

#### 8) Sensor signal receive circuit

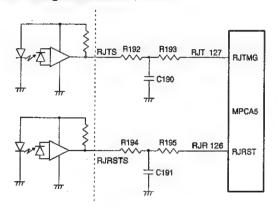
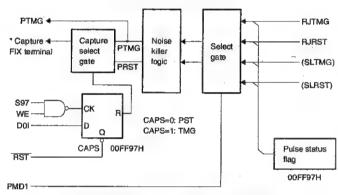


Fig. 7-8
MPCA5 internal circuit



\*\* PRST/PTMG is in the same phase (non-reversion) of RJTMG/RJRST.

Fig. 7-9

The signal from the photocoupler within the printer is converted into TTL level and conveyed to the MPCA5.

#### 9) Paper feed, stamp and cutter circuit

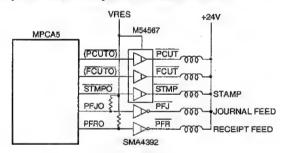
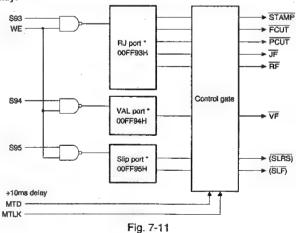


Fig. 7-10

The paper feed/stamp related signals issued from MPCA5 and pulled up by the VRES signal to prevent action when the power supply is not steady.





Printer control signals are generated by writing each port address into the register address in PMCA5.

#### CAUTION

If fuse F1 should be blown, the dot head solenoid may be shorted. Be sure to check the head impedance and driver breakdown.

When fuse F1 is blown:

- ① Remove F1, and perform the service resetting. The set the mode switch to a position other than SRV and SRV' and turn off the power.
- ② Install fuse F1 (1.5A)and turn on the power. If the fuse blows with the above operation, driver STA401A may be shorted.
- 3 Turn off the power.
- ② Disconnect the printer cable from the printer. Measure impedance between the printer body connector pin 21 and the following pins: 18, 20, 24, 25, 28, 29, 30

The impedance must be  $12.4 \sim 18\Omega$ .

If impedance is outside the above range, the dot solenoid is bad. Replace the dot head unit.

## 8. Drawer drive circuit

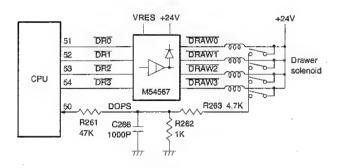


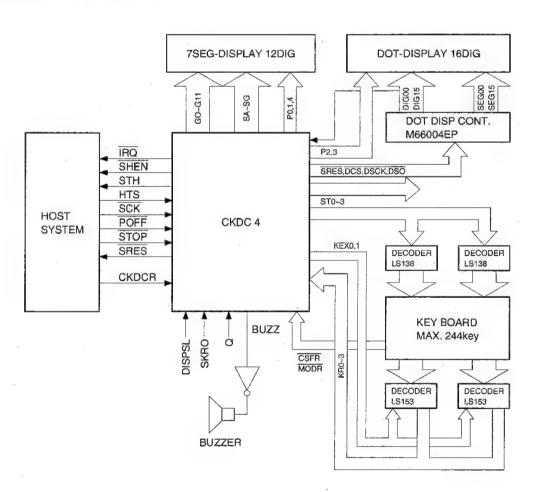
Fig. 8-1

The drawer is directly supported by the CPU. No action starts when the power supply is not steady as the output stage of the driver is pulled VP by VRES signal.

Drawer open and close is sensed with the microswitch provided in the drawer whose signal is level converted with R262 and R263 and directly read by the CPU.

## 9. Key, display, timer, buzzer controls

The keys, switches, displays, timer/calendar, and buzzer are controlled by the CKDC-4 on the display PWB.



Block diagram Fig. 9-1



## 1) Power on/off sequence

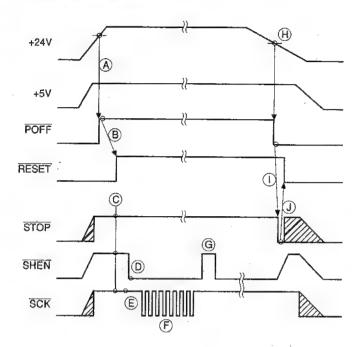


Fig. 9-2

Hatched area indicates logic unstable.

#### <At power on>

When +24V power rises, the signal POFF is forced high (A), by which time the +5V supply becomes stable. The CKDC-III monitors the state of POFF while updating the timer/calendar in the low power standby mode, and when the high state of POFF is detected, the system reset signal (RESET) is set high (B), by which time the output lines STOP and SCK of the CPU and MPCA5 have been initialized to high, respectively (C). Thereafter, the CKDC-III sets SHEN active (low) (D) to notify the CPU of the command/data communication ready state.

One byte data/command can be transferred with eight  $\overline{SCK}$  pulses (F). When one byte has been transferred with eight  $\overline{SCK}$  pulses, the CKDC-III sets  $\overline{SHEN}$  high to initiate internal processing. After completion of the internal processing, when the next byte transfer becomes ready, the CKDC-III sets  $\overline{SHEN}$  back to a low state to wait for the next byte transfer (G).

Thereafter, the SHEN and SCK timing described above is repeated to carry on the communication.

## <At power off>

When +24V power drops, POFF goes low (H).

A low on the POFF line causes a low level interrupt request which is sent the IRQ0 pin of the CPU. Within a maximum of 10msec of the low level IRQ0 input, the CPU performs software processing necessary for power-off, after which the STOP output is set low (I).

When STOP goes low, the CKDC-III sets RESET low to reset the whole system (J). And, the +5V supply is held at 4.75V or higher voltage, after which the voltage drops to a level that the logic circuit does not operate.

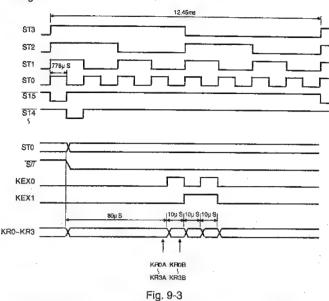
## 2) Key and switch scanning

Strobes ST0 ~ ST3 are decoded on the keyboard by two 74LS138 3-to-8 decoders to generate 16 strobe signals of  $\overline{S15} \sim \overline{S0}$ .

The key matrix consists of 16 strobe lines and 16 returns lines of KROA, KR1A, KR2A, KR3A, KR0B, KR1B, KR2B, and KR3B.

To minimize interfacing lines between the CKDCIII and the keyboard unit, two multiplexers (74HC153) are used to multiplex signals by the timing controlled with the signals KEX0 and KEX1 which are sent to the CKDCIII on the return lines of  $\overline{\text{KR0}} \sim \overline{\text{KR3}}$ .

Timing ST



The mode switch in provided with a special return line  $\overline{\text{MODR}}$ , apart from the above return lines.

In the same manner, the clerk, paper feed key (J/R), and receipt on/off switches use CFSR as the return line.

## 3) DISPLAY CONTROL

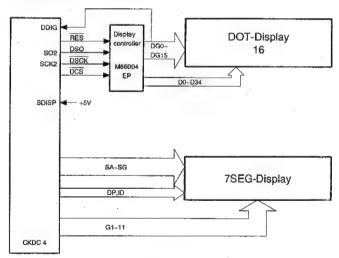


Fig. 9-4

CKDC4 directly drives the 7-segment display unit and the dot display is driven via M66004FP.

#### <7-segment display>

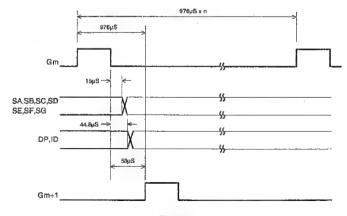


Fig. 9-5



#### <Dot display>

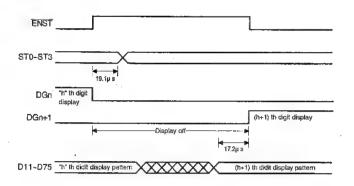


Fig. 9-6

#### IMPORTANT:

The CKDCIII lines are not high voltage resistive ports. Damage may occur to the CKDC4 if lines are ahorted carelessly when using oscilloscope probes.

Dot matrix tube

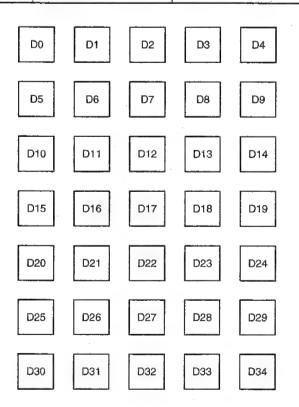
A 4-bit binary output signals (ST0-ST3) from CDKC4 are converted into the digit drive signal (DG0-DG15) in the M66004FP.

#### <Dot display control>

The CKDC4 controls the character segment (5 x 7) and the indicator of the dot display by using the controller (M66004FP) for dot display control.

## ① M66004PF/Dot display control signal

Signal name	Contents	Pin/Remark
DSO	Serial data output signal for M66004FP	C-MOS pin
DSCK	Serial shift clock output signal for M66004FP	C-MOS pin. Requires to be pulled up
DCS	Chip select output signal for M66004FP	C-MOS pin



## 10. Power supply circuit

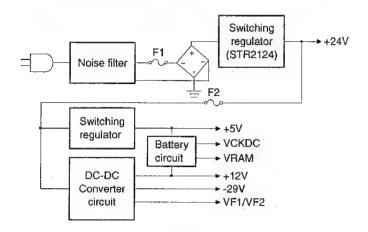


Fig. 10-1

+24V: Printer, solenoid power +5V: VCC (Logic power)

+12V: Battery charge, IN-LINE driver power

-29V: Display tube power
VF1, VF2: Display tube power (AC)
VRAM: Battery back-uped power
VCKDC: CKDC III Back-up power

For the DC-DC converter, refer to section 8 of cash register Basic manual.

## 11. Switching regulator circuit

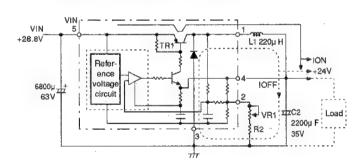


Fig. 11-1

By switching VIN (+28.8V) by the transistor TR1 within the STR2124, DC+24V supply is obtained through the LC network. Stable +24V is obtained by controlling on/off duty of TR1.

ION: Current when TR1 is on. IOFF: Current when TR1 is off.



## **CHAPTER 5. TEST FUNCTION**

## 1. General

 This diagnostic program has been developed for diagnosing machine functions in the field. The program is contained with in the ER-A650.

The diagnostic program is stored in the external ROM which will be executed by the CPU (H8/510) which requires the following diagnostic operations:

- a) Proper power supply voltages are mandatory for logic circuits (+5V, VRAM, VCKDC, POFF, 12V, +24V).
- b) CPU input/output pins, CPU internal logic, CKDC4, MPCA5, TPRC, address decoder, address bus, data bus, and common ROM/RAM must be working properly.

## 2. Operational procedure

To start the diagnostic program, you must enter the following com-

3-digit test item number → TL key in the SRV mode.

The key assignment must be properly set and a part for ROM and RAM must be operating properly to go into this mode because the control jumps to the program area in the SRV mode. A master reset must be performed before operating the ECR for the first time. After any option is installed, a program reset is required. When the master reset or program reset is performed, be sure to check the printout on the journal paper.

Master reset: Turn power on in the SRV mode and change it

to the SRV mode with the JF key pressed.

Journal print:

MASTER RESET \*\*\*

Program reset: Turn power on in the SRV' mode and change it

to the SRV mode.

Journal print: PRG. RESET \*\*\*

## 3. Test command list

With the SRV mode and the following command entry, the test starts.

AAIGI GIG	SHV mode and the following command entry, the test starts.
Code	Description
100	Display test-1
101	Key, clerk, and switch position code display
102	R/J printer test
103	Slip printer test
104	Keyboard test
105	Mode switch test
106	Validation sensor and near end sensor test
107	BOF, TOF and IFV test
108	Calendar oscillator test
109	SSP test
110	Drawer-1 open and sensor test
111	Drawer-2 open and sensor test
112	Drawer-3 open and sensor test
113	Drawer-4 open and sensor test
116	Display test-2
117	SIO test-1
120	Standard RAM test
130	Standard ROM test
150	R/J printer dot pulse width adjustment
200	
ž.	Option RAM chip test
206	
300	Ontino DANS relations hash
306	Option RAM address test
400	Option ROM test
400	Option noisi test

## [1] Display test-1

① Key operation 100 → TL

② Functional description The following is displayed:

DOT DISPLAY

: 0 1 2 3 4 5 6 7 8 9 ; A a B b C

7SEG DISPLAY

0. 1. 2. 3. 4. 5. 6. 7. 8. 9.

POP-UP DISPLAY:

4. 5. 5. 7. 8. S. -.

- 3 Check the following items:
  - a) Check for proper activation of display elements.
  - b) Check for blur, uneven illumination, and partial omission.
- 4 Test termination

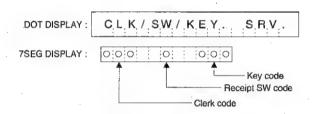
Press any key. The test terminates with the test and message printed.

Test termination print

## [2] Key, cashier, and switch position code display

① Key operation 101 → TL

② Functional description



Key, clerk, and receipt switch codes are displayed.

③ Check the following items:

Change key and switch positions for proper display activation.

Clerk code:

One hole clerk key or WMF key 000 (off state)

001 (Clerk 1)

002 (Clerk 2)

255 (Clerk 255)

Receipt switch code: 0 (on state) 1 (off state)

Key code: --- (simultaneous two key)

depression, invalid entry)

001 ~ 158

NOTE: Refer to JOB#104, key soft code, for the key code. (Fig. 3-2.)

4 Test termination

Change the MODE switch position other than SRV position to terminate the test. The test termination message is printed.

Test termination print

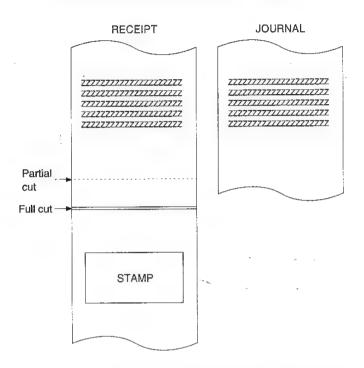


### [3] R/J printer test

Key operation
 102 → TL

② Content

Five lines of "Z" characters are printed as follows on the receipt and the journal regardless of receipt (ON/OFF) switch setting.



#### ③ Check content

- Check that the slanted lines of "Z" characters are clearly printed.
- 2. Check that the characters are printed at a uniform density.
- 3. Check the paper feed operation and the logo print.
- 4. Check partial cut and full cut.

4 Termination

This check is terminated automatically. The termination print is not performed.

#### [4] Slip printer test

Key operation

As slip must be set on the print table.  $103 \rightarrow TL$ 

② Functional description

Regardless of paper setting, 35 digits of "Z" are printed on five lines, then the printer stops after releasing the paper.

③ Check the following items:

a) Print starting position must line up in the same column.

b) Check the print quality.

c) Make sure that the paper is released at the terminattion.

<Print sample>

④ Test termination

The test terminates automatically. If the paper release lever is not up, perform JOB#107 BTF, IFV test to release the paper.

If the ER-31SP (printer and t/F PWB unit) is not connected when performing this test, the following error display is made.

To cancel the error state, press any key or shift the mode key position, and the R/J printer will print the error print, terminating the operation.

Error display:

DOT DISPLAY:

S.L. I. P., I. /, F., E. R.R. S. R.V..

Error print:

R/J printer:

E---- 103

## [5] Keyboard test

① Key operation 104 → TL

② Functional description

Key actions of the standard version ER-A650 are tested. Press keys on the keyboard in the order given in the figure 3-1. If the test has been successful, the test terminates with the printout showing correct action of every key. If an error has occured in the course of a test, an error message will be printed immediately upon occurrence of the error. When the test is interrupted, the normal test termination printout is not produced.

- ③ Check the termination print
- 4 Test termination

When the last key (see next page) is depressed, the test terminates with the termination printout.

104 E - 本本 104
Test termination print Error print

※※※: Key code that caused the error

## (Additional description on the program specifications)

When an error occurs during check, the operation is not terminated and the key to be checked on the key table is not incremented and is kept at standby state for being checked.

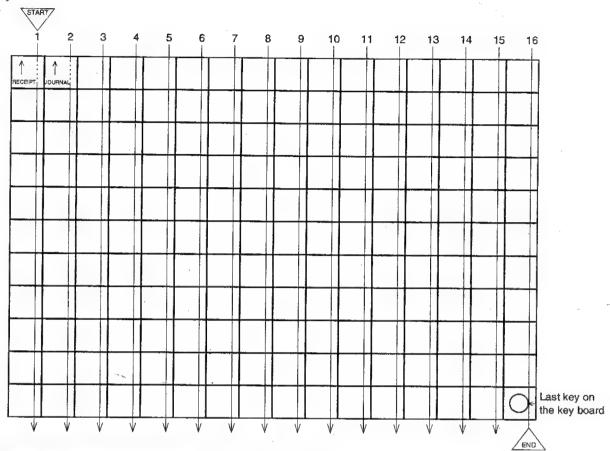
To terminate compulsorily, press the END key (at the right bottom). In this case also, the error print is not made.

The display specification is as follows:

DOT DISPLAY :	K.E.Y.B.O.A.R.D. S.R.V.
7SEG DISPLAY:	0:0:0
	KEY CODE



[ER-A650]



Note: The receipt feed key and the journal feed key are excluded from this test.

Fig. 3-1: TEST SEQUENSE

↑ RECEIPT	↑ JOURNAL	028	038	048	058	068	078	088	098	108	118	128	138	148	158
009	018	027	037	047	057	067	077	087	097	107	117	127	137	147	157
800	017	026	036	046	056	066	076	086	096	106	116	126	136	146	156
007	016	025	035	045	055	065	075	085	095	105	115	125	135	145	155
006	015	024	034	044	054	064	074	084	094	104	114	124	134	144	154
005	014	023	033	043	053	063	073	083	093	103	113	123	133	143	. 153
004	013	022	032	042	052	062	072	082	092	102	112	122	132	142	152
003	012	021	031	041	051	061	071	081	091	101	111	121	131	141	151
002	011	020	030	040	050	060	070	080	090	100	110	120	130	140	150
001	010	019	029	039	049	059	069	079	089	099	109	119	129	139	149

Fig. 3-2: KEY CODE TABLE



#### [5] Mode switch test

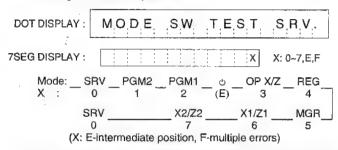
① Key operation 105 → TL

② Functional description

This test is applicable for checking of the MODE switch. The MODE switch must be changed as described below to do the test. Initial state mode: SRV mode

Mode check

Change the MODE switch position in the order given below starting from the SRV position.



When the mode key settings in the sequence other than specified is met or when any key pushed, the program execution will terminate immediately upon occurrence, with the error printout produced, except for the mode switch in the middle position. To avoid this, the mode switch must be rotated correctly. Because nothing is interrogated until the mode key returns to the SRV position once after the switch has turned to the "X2/Z2" positions, it needs not to be rotated slowly.

- ③ Check the following items: Check to see if the following are displayed and that the termination print is produced
- 4 Test termination

When the test has been completed according to the given procedure, the test automatically terminates with the termination message printed. To terminate the test in the middle of an operation, merely depress any key, then, the test will terminate with the error message printed. When an error was encountered, the test automatically terminates with the error message printed on the printer.

105 E---- 105

Test termination print

Error print (any key depression)

#### [6] Validation sensor and near end sensor test

The validation sensor and the near end sensor are optional units.

① Key operation 106 → TL

② Functional description

State of the validation and near end sensor is sensed and displayed.

3 Check the following items:

On and off actions of the validation and near end sensors are tested and their results are displayed.

ON/OFF check is performed for VDS and NES and the display is checked.

DOT DISPLAY: R.J. S.E.N.S.O.R. S.R.V.
7SEG DISPLAY: x.y. z

x: State of the VDSR sensor

y: State of the VDSJ sensor

z: State of the NES sensor

Display	X/Y/Z	Description
VDSR	0	Validation sensor (JOURNAL) not detected
VDSIT	C	Validation sensor (JOURNAL) detected
VDSJ	0	Validation sensor (RECEIPT) not detected
VD33	С	Validation sensor (RECEIPT) detected
NES	0	Journal side paper roll near end detected.
INES	С	Journal side paper roll near end not detected.

NOTE: "C" is always displayed when no sensor is used.

Test termination

Any key depression causes the test to terminate with the termination message on printout.

106 Test termination print

## [7] BOF, TOF and IFV test

① Key operation 107 → TL

② Functional description

After releasing the paper, the state of BOF, TOF, and IFV sensor are sensed and displayed.

3 Check the following items:

BOF, TOF: Check the paper set condition.

IFV:

Check the connection of the ER-31SP slip printer and slip printer interface.

Check the on and off actions.

DOT DISPLAY: S.L.I.P. S.E.N.S.O.R. S.R.V..
7SEG DISPLAY: x y z

x: State of IFV

y: State of the BOF sensor

z: State of the TOF sensor

		·						
Display	x/y	Description						
IFV	0.	Slip printer or slip printer interface not in connection						
	С	Slip printer or slip printer interface not in connection						
BOF	0	Slip paper not detected						
	С	Slip paper detected						
TOF	0	Slip paper not detected						
101	C	Slip paper detected						

Test termination

Any key depression terminates the test with the termination print.

107 Test termination print

Note 1: Before performing this test, connect the slip printer and the slip printer I/F. If not, "SLIP I/F ERR" occurs.

Note 2: Before turning on/off the connector for IFV checking, be sure to set the mode to other than SRV and turn off the power.

#### [8] Calendar oscillator test

① Key operation 108 → TL

Functional description

This program is used to test the calendar oscillator function.



DOT DISPLAY: T. I.M.E.R. C.H.E.C.K. S.R.V.
7SEG DISPLAY:
② Check the following items: i) Testing blinking "-". (500ms ON and OFF)
③ Test termination Any key depression terminates the test with the termination print.
108
Test termination print
[9] SSP test
① Key operation 109 → TL
② Functional description If an SSP is programmed, its contents are automatically checked and the result is printed.
③ Check the following items: Check printing of the termination message.
Test termination The test terminates automatically after printing the termination print.
109   E 109   F 109
Normal end print Error print SSP table full print (NOTE)
Note: In this SSP check, set the data for check in the empty area of SSP entry REG and erase the data for check after completion of check. Therefore, SSP setting before check is not cleared. If, therefore, there is no SSP entry REG remained for SSP check, F-print (SSP entry register full print) is performed to terminate the program without check.
[10] Drawer open sensor test
① Key operation 110~113 → TL
<ul> <li>② Functional description         The drawer indicated by the job number is opened to check the proper action.         Drawer opened: O indicated         Drawer closed: C indicated         110: Drawer-1: Option drawer         111: Drawer-2: Remote drawer         112: Drawer-3: Remote drawer         113: Drawer-4: Remote drawer     </li> </ul>
DOT DISPLAY: D.R.A.W.E.R. x. S.R.V.
7SEG DISPLAY:  y: O= Drawer opened C= Drawer closed
<ul> <li>③ Check the following items:</li> <li>a) Check opening of the specified drawer.</li> <li>b) Check the display indication when the drawer is open and close.</li> </ul>
Any key depression terminates the test with the termination print.
11X Test termination print X: 0~3
, reaction minimum to the term of the term

## [11] Display test-2

- Key operation
   116 → TL
- ② Functional description

The display CGs in CKDC4 are checked. The 256 CGs are grouped into 32 blocks and each 8 characters is displayed on the dot display.

The check start with CG code 00H - 07H, and the following blocks are sequentially displayed when any key is pressed.

DOT DISPLAY: x, y : 0,0,0,0,0,0,0, S,R,V.

O: CG display position

xy: The initial code of each block is displayed in hexadecimal (For example, A0, B8)

- Check the following items.
  - 1. Check that the display is normal.
  - 2. Check that there is no blur, defects, and unevenness.
- 4 Test termination

To terminate the test, set the mode key to any mode other than SRV mode.

116
Test termination print

## [12] SIO test-1

Key operation
 117 → TL

② Functional description

The following two kinds of loopback tests are carried out using the special service tool (UKOG-6704RCZZ) to check the trans and receive data, ready, and not ready signals.

Test-1: Checks ER - DR, RS-CD and RR-CS

Test-2: Checks TXD - RXD

③ Check the following items: Successful test results must be checked on the display and the termination message print.

4 Test termination

117 EX---- 117

Termination print

X = 1: Non connect error

- 2: Verify error
- 3: Hardware error
- 4: P-OFF
- 5: Timer overflow error

## [13] Standard RAM test

① Key operation

120 → TL

② Functional description

Perform the following check for the standard RAM 128 KByte SRAM. The memory contents should not be changed before and after the check.

Perform the following processes for memory address to be checked (1C0000H~1DFFFFH).

PASS1: Save memory data.

PASS2: Write data "0000H."

PASS3: Read and compare data "0000H," write data "5555H."

PASS4: Read and compare data "5555H," write data "AAAAH."

PASS5: Read and compare data "AAAAH."

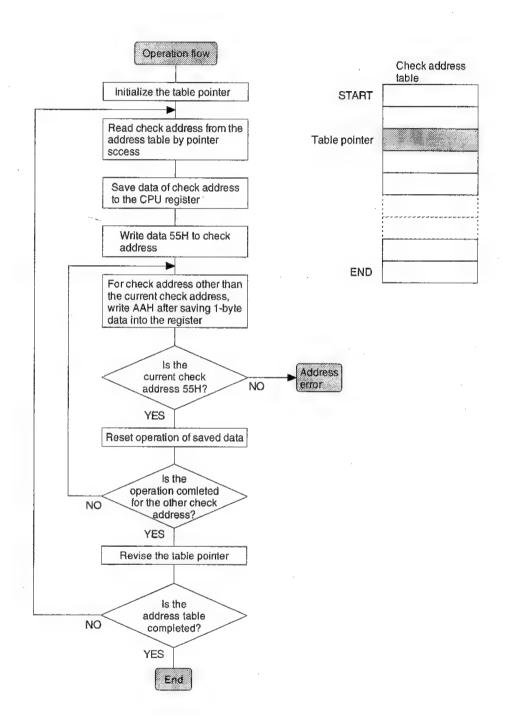
PASS6: Restore the memory data.

If a comtare error occurs in the check sequence PASS1-PASS6, an error print is made. If no error occurs through all address, the check ends normally.



The following address check is performed further.

Check point address = 1C0000H, 1C0001H 1C0002H, 1C0004H 1C0008H, 1C0010H 1C0020H, 1C0040H 1C0080H, 1C0100H 1C0200H, 1C0400H 1C0800H, 1C1000H 1C2000H, 1C4000H 1C8000H, 1C4000H





- ③ Check the following items: Check the termination printout.
- Test termination

The test terminates after printing the termination printout. Termination printout:

Normal termination 120
Abnormal termination Ex ---- 120
\*\*\*\*\*

X = 1: Data check error

2: Address check error

Note: When an error occurs, the error print is performed and the check is terminated. The error occurrence address is shown in hexadecimal at positions shown with \*\*\*\*.

## [14] Standard ROM test

- ① Key operation
- ② Functional description Sum check of the standard ROM (C00000H - C7FFFFH) is performed. If the lower two digits of SUM is 10H, it is normal.

DOT DISPLAY: S - R O M S R V

- ③ Check the following items: Check the printout after the test.
- (4) Lest termination The test automatically terminates with termination message.

Normal termination print		130
	ROM1	27040****
Error termination print	E	130
	ROM1	27040****

Note: "\*\*\*\* means the ROM version number.

The underlined section (10 bytes) of code table is provided in the ROM as a standard and the table content is always printed.

The table position is the upper 10 digits of the ROM address. The check sum correction address is the last address -0FH.

## [15] R/J printer dot pulse width adjustment

The dot pulse width adjust circuit is provided to control the width of the current applied to the dot head of the printer KI-OB6753RCZZ, according to a supply voltage fluctuation.

When the circuit is changed with a new one for such as a repair work, the dot pulse width needs to be adjusted using the 200K pot VR2.

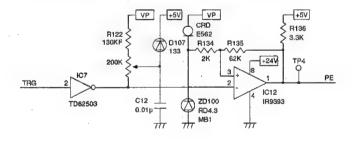
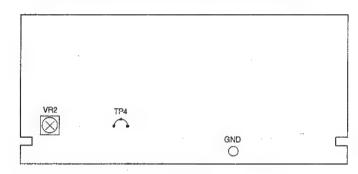


Fig. 3-3

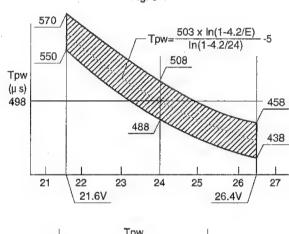
## Dot pulse adjusting method

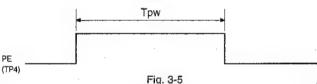
- 1. Turn power on.
- Measure the voltage of the VP line between the fuse F1 and GND. Use a digital voltmeter capable of measuring 100mV steps.
- Set the MODE switch to the SRV position and start the diagnostic program Job #150 with the next command procedure.

- Adjust pulse width of TPW at the test point TP4 as shown in the graph in Fig.3. The pulse width of TPW can be adjusted using the 200K pot VR2.
- 5. To terminate the diagnostic program, just press any key.



Flg. 3-4





\* For the adjustment of VP, refer to CHAPTER 7. SERVICE PRECAUTION. (Printer printing speed adjustment)



## [16] Option RAM test

Key operation
 20X → TL

JOB #NO.	RAM NO.	Memory to be checked	Address area to be checked
200	Option RAM (main)	ER-01RA	1E0000H 2 1E7FFFH
201	Option RAM (main)	ER-02RA	1E0000H
202	ER-01MB RAM1	ER-02RA+ER-01MB	1E0000H 21FFFFH
203	ER-01MB RAM2	ER-02RA+ (ER-01MB+ER-02RA)	1E0000H 23FFFFH
204	ER-01MB RAM3	ER-02RA+ (ER-01MB+ER-02RAX2)	1E0000H 25FFFFH
205	ER-01MB RAM4	ER-02RA+ (ER-01MB+ER-02RAX3)	1E0000H 27FFFFH
206	ER-02MB	ER-02RA+ER-02MB	1E0000H 2FFFFFH

② Content

The following check are performed for the optional RAM. Do not change the memory contents before and after this check JOB. The following process is performed for memory address to be checked.

PASS1: memory data save PASS2: Data "0000H" write

PASS3: Data "0000H" read and comparison, data "5555H" write PASS4: Data "5555H" read and comparison, data "AAAAH" write

PASS5: Data "AAAAH" read and comparison

PASS6: Memory data restore

If a compare error is found in the check sequence from PASS1 to PASS6, error print (error code E1) is performed. If there is no error found to the end of the last address, the operation is completed normally.

Then the following address check is performed by judging the option chip to be integrated. The check point addresses are as follows:

Check Address	J0B200	J0B201	JOB202	J0B203	J0B204	J0B205	J0B206
1E0000H	0	0	0	0	0	0	0
1E0001H	0	0	0	0	0	0	0
1E0002H	0	0	0	0	0	0	0
1E0004H	0	0	0	0	0	0	0
1E0008H	0	0	0	0	0	0	0
1E0010H	0	0	0	0	0	0	0
1E0020H	0	0	0	0	0	0	0
1E0040H	0	0	0	0	0	0	0
1E0080H	0	0	0	0	0	0	0
1E0100H	0.	0	0	0	.0	. 0	0
1E0200H	0	0	0	0	0	0.	0
1E0400H	0	0	0	0	0	0	0
1E0800H	0	0	0	0	0	0	0
1E1000H	0	0	0	0	0	0	0
1E2000H	0	0	0	0	0	0	0
1E4000H	0	0	0	0	0	0	0
1E8000H	_	0	0	0	0	0	0
1F0000H		0	0	0	0	0	0
200000H	_	_	0	0	0	0	0
210000H		_	0	0	0	0	0
220000H	_		_	0	0	0	0
240000H	_	_	_	_	0	0	0
260000H						0	0
280000H		****	_	_			0

"O" in the table shows that the check point address in the horizontal column is valid, and "—" shows it is invalid.

When any error occurs in this address check, error code E2 is printed.

③ Check the following items. Check the termination print.

Test termination

The test terminates after printing the termination printout.

Termination print

Normal termination 20X
Abnormal termination EY---- 20X

\*\*\*\*\*\*

20X: JOB # (200~206) Y: Error code

Note: When an error occurs error print is performed and the error address is displayed in position \*\*\*\*\* in hexadecimal.



## [17] Option RAM address test

① Key operation 30X → TL (X: 0~6)

JOB #NO.	RAM NO.	Memory to be checked	Address area to be checked
300	Option RAM (main)	ER-01RA	1E0000H , 1E7FFFH
301	Option RAM (main)	ER-02RA	1E0000H 1FFFFFH
302	ER-01MB RAM1	ER-02RA+ER-01MB	1E0000H , 21FFFFH
303	ER-01MB RAM2	ER-02RA+ (ER-01MB+ER-02RA)	1E0000H , 23FFFFH
304	ER-01MB RAM3	ER-02RA+ (ER-01MB+ER-02RAX2)	1E0000H , 25FFFFH
305	ER-01MB RAM4	ER-02RA+ (ER-01MB+ER-02RAX3)	1E0000H ? 27FFFFH
306	ER-02MB	ER-02RA+ER-02MB	1E0000H 2FFFFFH

② Functional description The following check are performed for the optional RAM. Do not change.

Check Address	J0B300	J0B301	JOB302	J0B303	J0B304	JOB305	J0B306
1E0000H	0	0	0	0	0	0	0
1E0001H	0	0	0	0	0	0	0
1E0002H	0	0	0	0	0	0	.0
1E0004H	0	0	0	. 0	0	0	0
1E0008H	0	0	0	0 .	0	0	0
1E0010H	0	0	0	0	0	0	0
1E0020H	0	0	0	0	0	0	0
1E0040H	0	0	0	0	0	0	0
1E0080H	0	0.	0	0	0	0	0
1E0100H	0	0	0	0	0	0	0
1E0200H	0	0	0	0	0	0	0
1E0400H	0	0	0	0	0	0	0
1E0800H	0	0	0	0	0	0	0
1E1000H	0	0	0	0	0	0	0
1E2000H	.0	0	0	0	0	0	0
1E4000H	0	0	0	0	0	0	0
1E8000H	_	0	0	0	0	0	0
1F0000H		0	0	0	0	0	0
200000H		_	0	0	0	0	0
210000H			0	0	0	0	0
220000H	_	_	_	0	0	0	0
240000H	_		_		0	0	0
260000H	_	_	_			0	0
280000H	_	_	_	_	_	_	0

<sup>&</sup>quot;O" in the table shows that the check point address is valid, and "--" shows that it is invalid.

- ③ Check the following items. Check the termination print.
- Test termination

The test terminates after printing the termination printout.

Termination printout

Normal termination 30X Abnormal termination EY---- 30X \*\*\*\*\*

30X: JOB# (300~306)

: Error code

Note: When an error occurs error print is performed and the error address is displayed in position \*\*\*\*\* in hexadecimal.

#### [18] Option ROM test

- Key operation:
   400 → TL
- ② Functional description: A sum check is done for the option ROM (Address hex C80000H thru CBFFFFH.)
- ③ Check the following items: Check the termination printout.
- Test termination:

The test terminates after printing the termination printout. Termination printout

Normal termination 400

ROM 27020\*\*\*\*

E ---- 400

ROM 27020\*\*\*\*

The underlined section must be the same as the standard ROM test specification. (Refer to JOB #130.)



## **CHAPTER 6. DOWN LOAD FUNCTION**

## 1. General

RAM data can be transmitted in the following two methods. Save the data before servicing as follows:

① ECR ----→ ECR

Cable: ER-A5CB

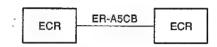


Fig. 1-1

② ECR ← → ER-02FD

Cable: Cable (QCNW-7578RCZZ) packed with the ER-02FD



Fig. 1-2

## 2. SIO interface specification

1) Operation:

Simplex

2) Line configuration:

Direct connect

3) Data rate:

19200, 9600, 4800, 2400, 1200, 600,

300BPS (Selected by SRV JOB#903-A)

4) Sync mode:

Asynchronous

5) Checking:

Vertical parity (odd)

6) Code:

7 bits (ASCII)

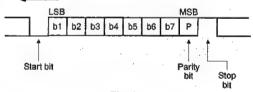
7) Bit sequence:

LSB first

8) Line level:

TTL level

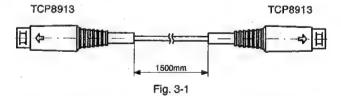
9) Data forma:



Flg. 2-1

## 3. Location of connector pins

### ① ER-A5CB



Signal name	Pin No.		Pin No.	Signal name
GND	1	·	1	GND
ER	2		2	ER
CD	3		3	DR
RR	4		4	RXD
C\$	5		5	TXD
DR	6		6	CD
RXD	7	$\longrightarrow$	7	RR
TXD	8	$\sim$	8	CS
RS	9		9	RS

Fig. 3-2

### 2 QCNW-7578RCZZ

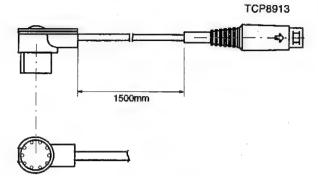


Fig. 3-3

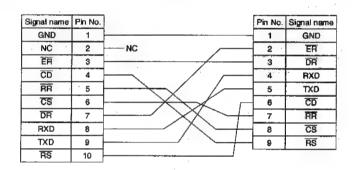


Fig. 3-4

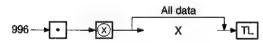
#### Interfacing signals

Pin No.	Signal name	In/Out	On level	Description
1	GND	. —		Signal ground
2	ER	Out	Low	Equipment ready
3	DR	ln	Low	Data set ready
4	RXD	ln	High: MARK Low: SPACE	Receive data
5	TXD	Out	High: MARK Low: SPACE	Transmit data
6	CD	In	Low	Carrier detect
7	RR	Out	Low	Ready to receive
8	CS	ln	Low	Clear to send
9	RS	Out	Low	Request to send

## 4. Application specification

The following service (SRV) modes are available for the serial data transfer of the ER-A650.

1) Data transmit (Source side)



X: 0=SSP DATA

1 = Standard RAM+01RA/02RA

2 = 01MB (0.5MB)/02MB (0.5MB:1st half)

3 = 02MB (0.5MB: 2nd half)

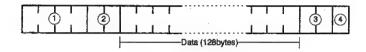
2) Data receive (Target)





## 5. Data format

A single byte image of the RAM data to be transmitted is divided into a high order 4 bits and low order 4 bits and converted into ASCII code. Then, the image of the memory is sent in the following format:



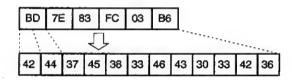
- ① Memory top address: 0000H ~ FFFFH Top address of the memory to be transmitted in ASCII number.
- ② Page:1D ~ 1F Page of the memory to be transmitted in ASCII number.
- 3 Sum check
- ④ End code: Hex 0D

#### NOTE:

 In order that contents of RAM memory may not over-ride pages for this job, RAM image is sent in unit of 64 bytes from the address 0000. In other words, 128 bytes are sent at one time on the transmit data format.

#### RAM DATA FORMAT

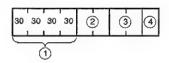
#### Exhibit:



#### Code table

HEX	ASCII	Character
0	30	0
1 .	31	1
2	32	2
3	33	3
4	34	4
5	35	5
6	36	6
. 7	37	7
8	38	8
9	39	9
Α	41	Α .
В	42	В
C	43	С
D	44	D
E	45	E
F	46	F

## 6. END record



- ① End message: Fixed to 30303030.
- ② End massage: Fixed to 4646.
- 3 Sum check
- ④ End code: CR (0D)

## 7. Operational method

- To prepare an ER-A650 to receive data from another ER-A650 or the ER-02FD, the memory size of the receiving unit must the same as or greater than the sending unit.
- 2) Master reset the receiving ER-A650.
- Match the baud rate of the transmitter with the receiver using JOB#995 in the SRV mode.
- Connect loader cable (QCNW-7578RCZZ or ER-A5CB) between ER-A650s.
- 5) Set the receiving ER-A650 ready to receive.



6) Start the sending ER-A650.



X: 0 = SSP

1 = Standard RAM+01RA/02RA

2 = 01MB (0.5MB)/02MB (0.5MB:1st haif)

3 = 02MB (0.5MB: 2nd half)

7) Transmission status.

Description of error status

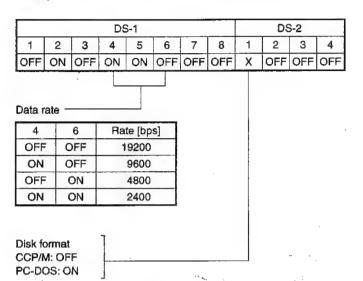
- 1: Application error (Command error)
- 2: Line error (DTR OFF)
- 3: Application error (Parity error)
- 4: Application error (Check sum error)
- 5: Application error (Data size error)
- 6: Hard ware error
- 7: Power off error
- 10: Time out error
- 11: Application error (Transmit data size error)
- 12: Application error (Block sequence error)
- 13: Memory full error
- 8) Service reset the receiving ER-A650.



# 8. Saving/Loading of data to/From the FD unit Configuration

 Turn off the power switch of the ER-02FD, and set the DIP switches of the FD unit as follows:

## ER-02FD (The ER-01FD functions of the ER-02FD are used.)



2) Connect the QCNW-7578RCZZ cable.

### Saving data

- Turn on the power switch and insert a floppy disk which has been formatted.
- 2) Start the SEND JOB on the ECR side as follows:



X: 0 = SSP

1 = Standard RAM+01RA/02RA

2 = 01MB (0.5MB)/02MB (0.5MB:1st half)

3 = 02MB (0.5MB: 2nd half)

 Data transmission is started and the green lamp on the ER-02FD blinks.

#### Loading data

- Turn on the power switch and insert the floppy disk which stores the data.
- 2) Start the RECEIVE JOB on the ECR side as follows:



- 3) Press the SEND key on the FD unit.
- Data transmission is started and the Green lamp on the ER-02FD blinks.
- 5) Service reset the ECR.

## **CHAPTER 7. SERVICE PRECAUTION**

# Hints and tips when installing the RAM chip option (ER-02RA)

 When the RAM option (ER-02RA) is to be installed to the main PWB, be sure that the ER-02RA is facing in the right direction.

## 2. Printer motor lock

In the ER-A650, the motor will automatically turn off when a premature halting of the timing signals occurs due to a paper misfeed, ribbon jam, intrusion of allen object, etc. When the motor stops, an intermittent beeping will occur, with no indication in the display.

#### <How to reset the motor lock>: R/J printer

- Disconnect the AC cord from the wall outlet. And remove the cause.
- 2) When power is restored, the following is displayed.



Fig. 2-1

- Depress the [CL] key to return the ER-A650 to the point where the cause happened. The power failure symbols will be printed after a line feed.
- 4) Print sample



Fig. 2-2

## 3. Note for upper cabinet installation

When installing the upper cabinet again, be sure to connect the GND wire (QCNW-7120RCZZ) to the proper connector in front of the printer.



## 4. Others

If D1 shorts, the VRAM is shorted with the 5V supply.
 In this event, normal operation is usually possible, except that it may not recharge the battery, failing to back it up, resulting in memory frustration.

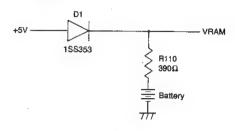


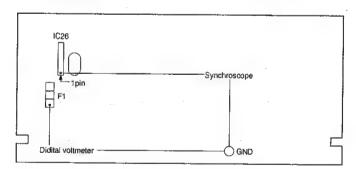
Fig. 4-1

- 2) When installing the option I/F PWB, be sure to connect it to the left side (under the power PWB) when viewed from the rear of the body. Do not use the right side (under the printer).
- 3) When fuse F2 above the main PWB is blown off, be sure to check the zenor diode ZD104 (VHERD5.6FP3-1) and the thyristor SD1 (VHSDRA2TE//-1) for any damage as well as replace F2. If the diode is damaged, replace it with new one.
- 4) When removing or installing the option slot rear cover, be sure to lift up the pop-up display. Especially when installing the cover, be sure not to plnch the pop-up display cable between the upper cabinet and the cover.

## 5. Printer printing speed adjustment

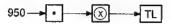
When the printer unit or the power PWB is replaced, the following adjustments should be performed.

- 1) Tools required for adjustment
  - 1 A synchroscope or a universal counter
  - ② A digital voltmeter
- 2) Adjustment procedure
  - ① Remove fuse F1 from the main PWB.
  - ② Connect the probe of the synchroscope or the digital voltmeter with 1 pin and GND of IC26 (SMA4392) on the main PWB.
  - ③ Connect the digital voltmeter pin with fuse F1 and GND of the main PWB.

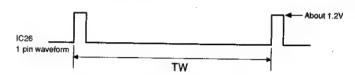


- 4 Perform the master reset.
- Turn VR1 on the PS PWB to adjust the voltage to 26.4V (Approx. 2.7 lines/sec).
  - \* Adjust VP so that it is in the range of 24V to 26.4V.

© Perform the printing procedure. (Printing is not performed because the fuse is removed.)



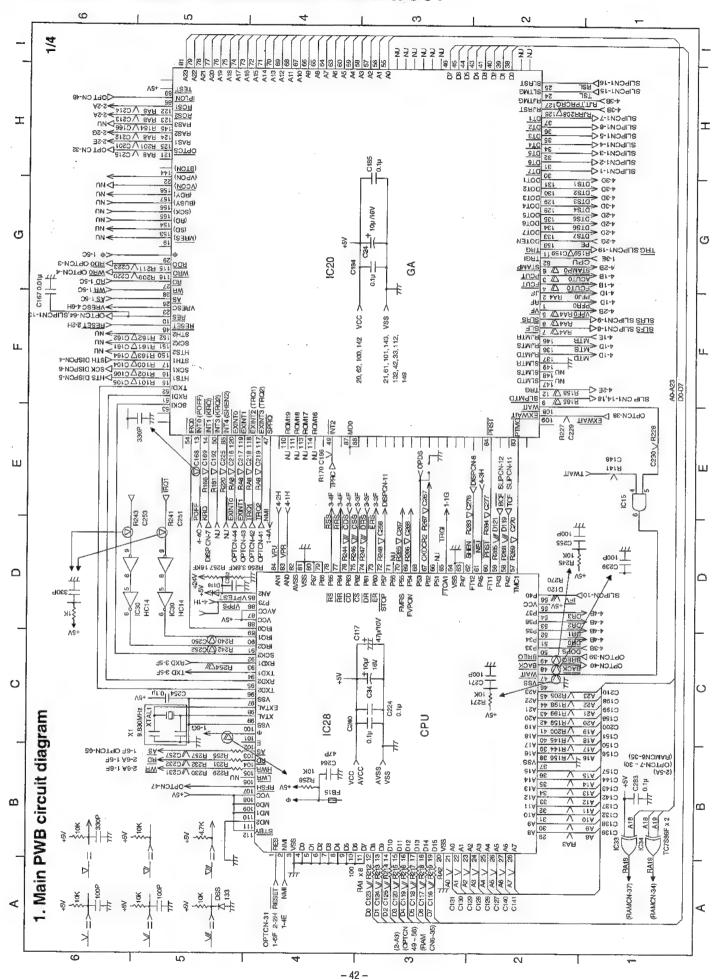
Measure the time of TW with the waveform of IC26 1 pin as shown in the figure below.

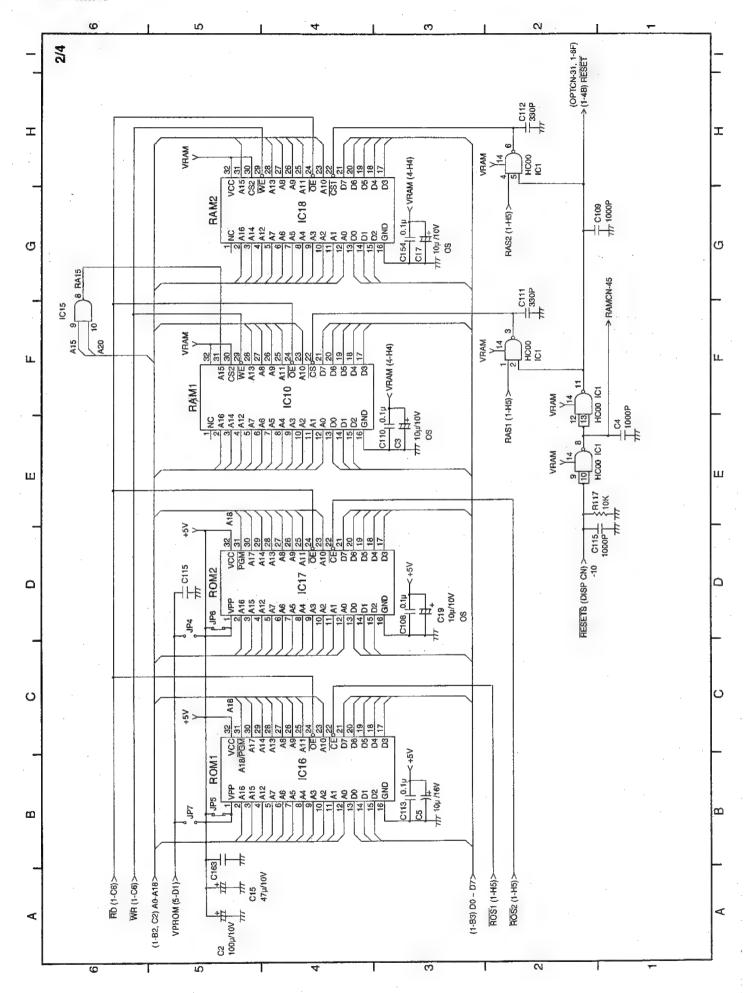


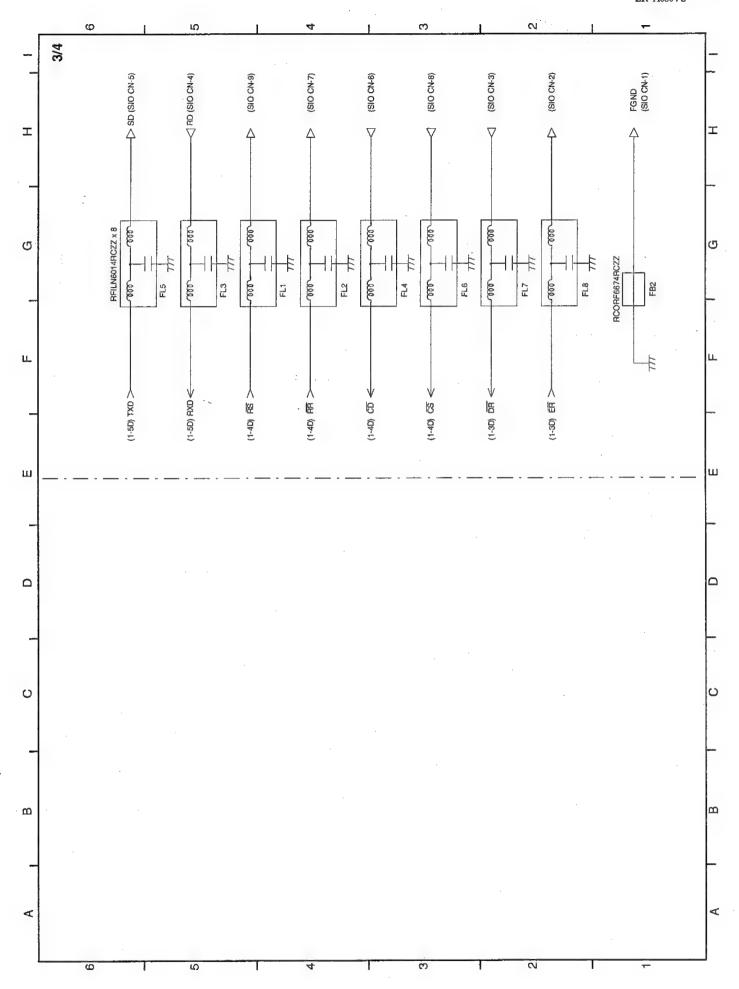
- ® TW ≥ 357 ms:
- The adjustment is completed.
- TW < 357 ms:
- Adjust VR1 on the PS PWB so that TW may
- be 357 ms ±5 ms.
- Turn off the power and disconnect the probe.
- 1 Attach the fuse to the original position.
- For the adjustment of printer dot pulse, refer to CHAPTER 5. TEST FUNCTION, Test No. 150.

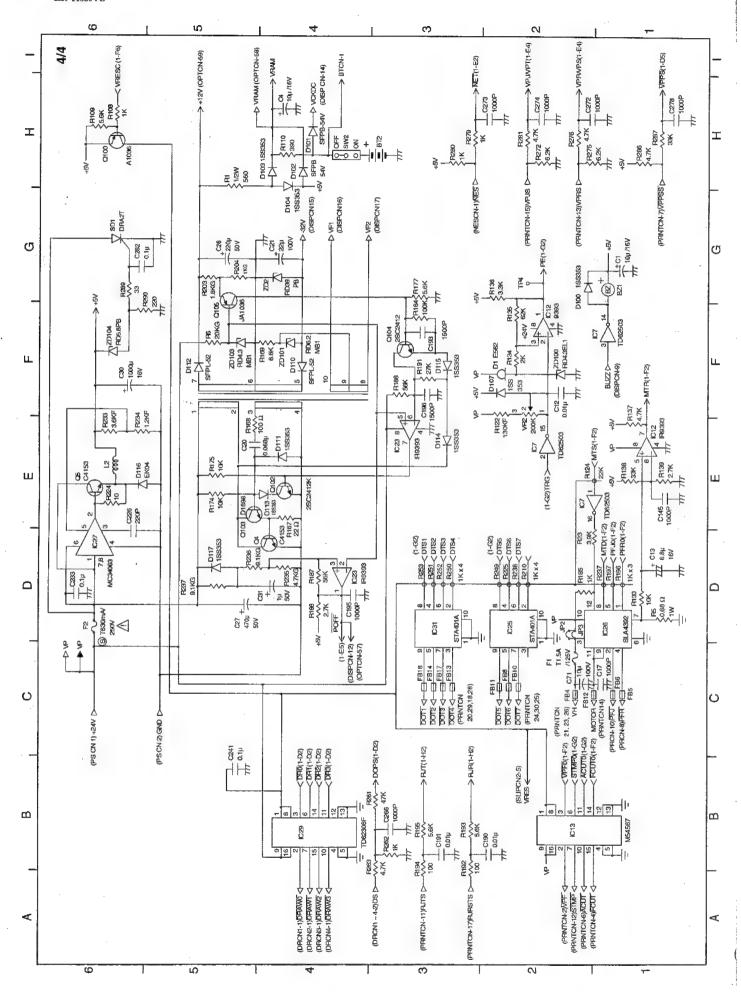


## **CHAPTER 8. CIRCUIT DIAGRAM & PWB LAYOUT**

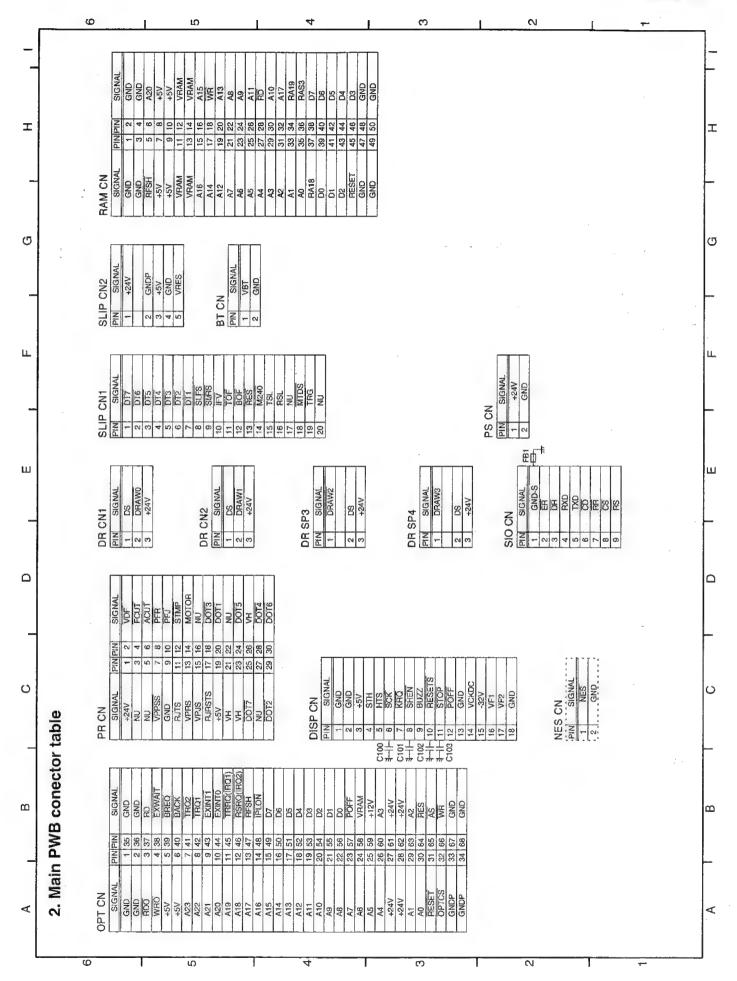


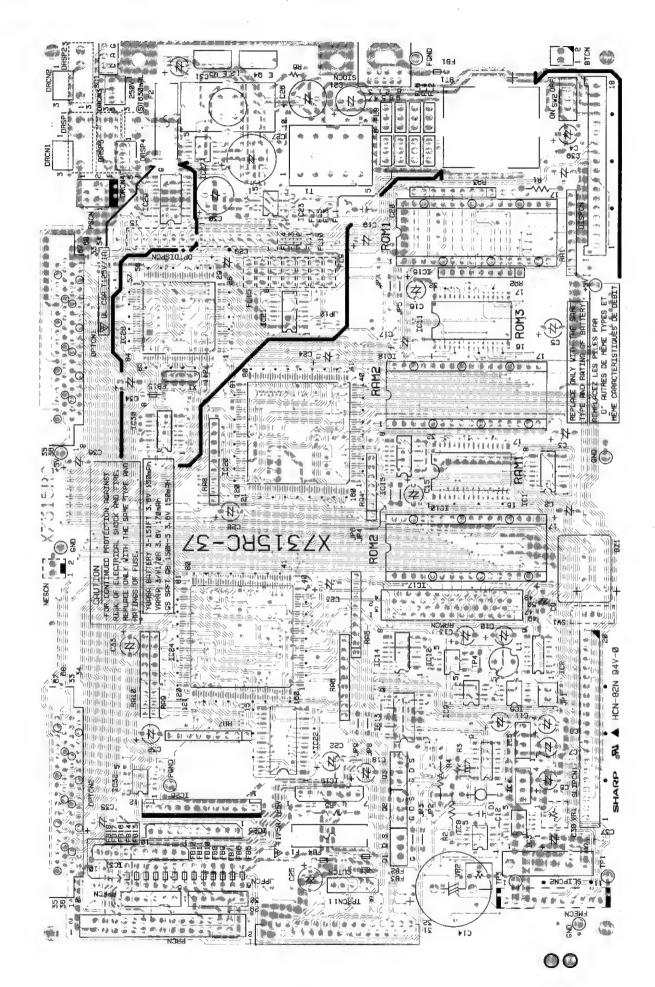


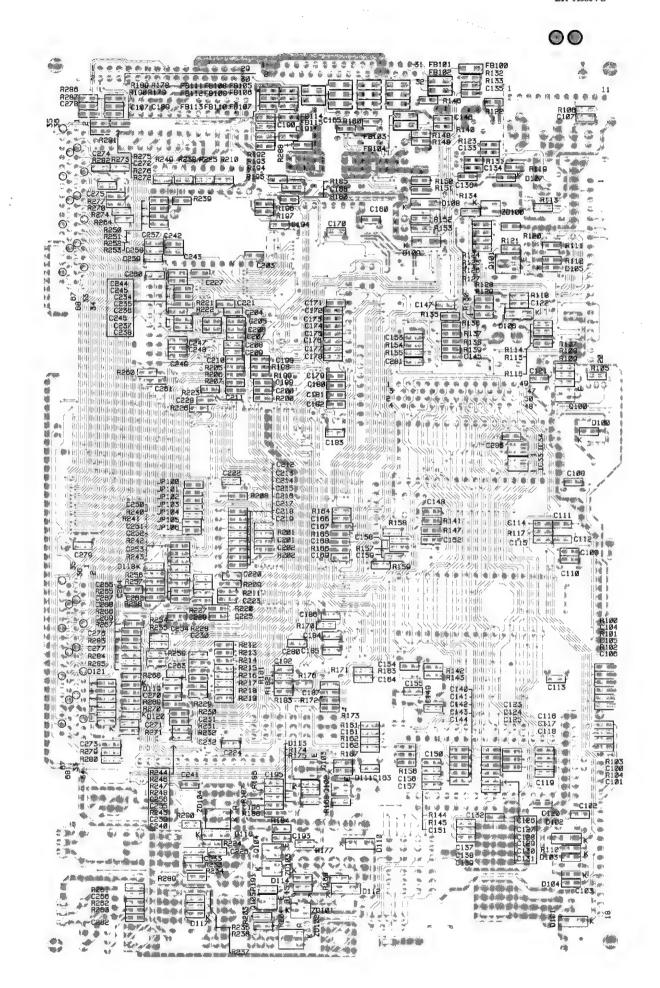




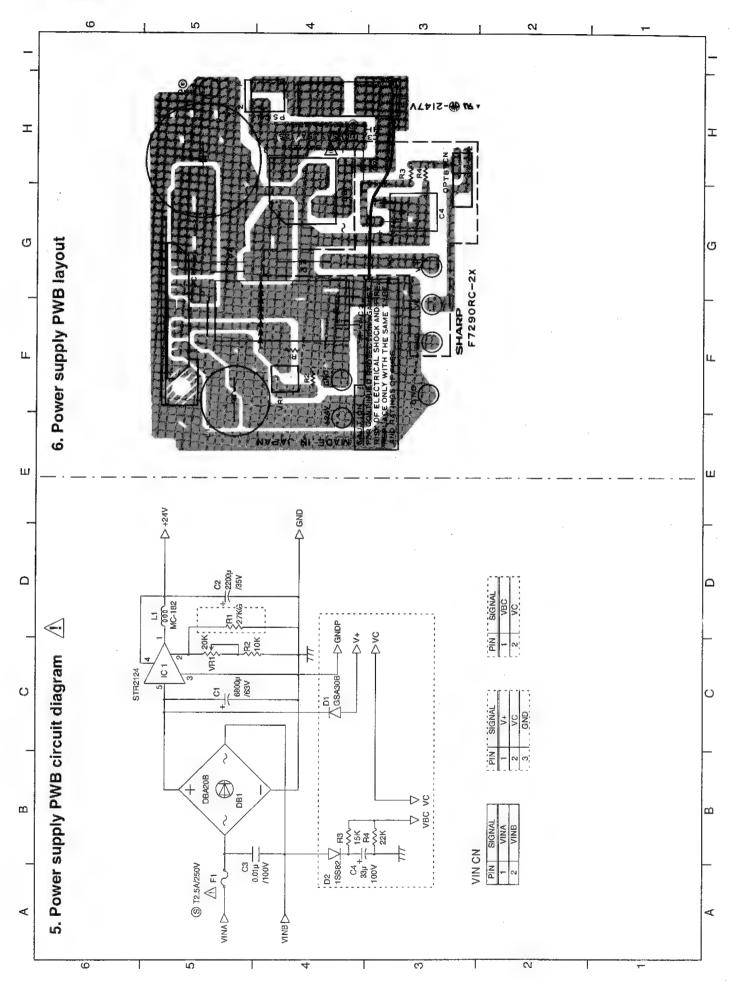


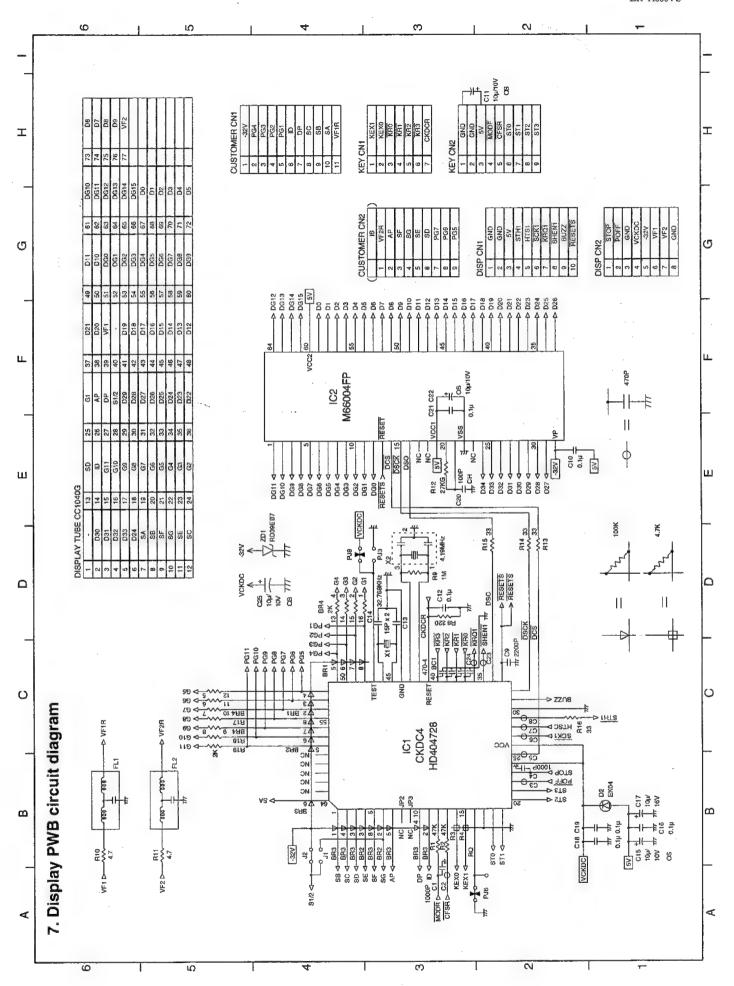






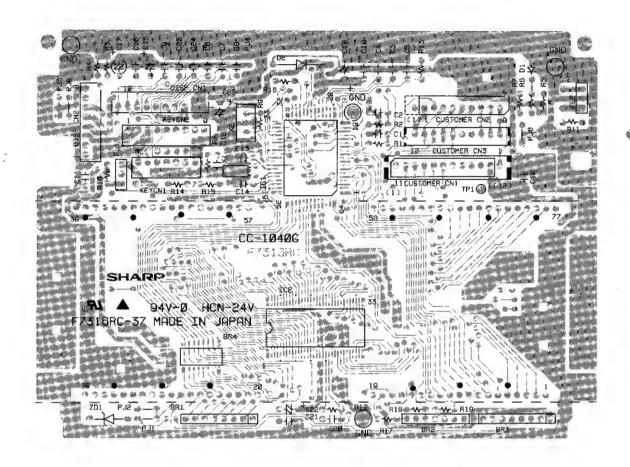






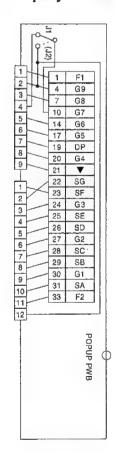


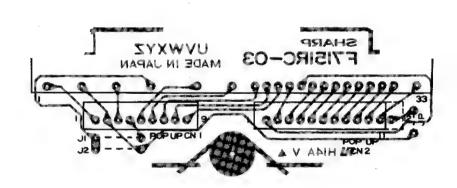
## 8. Dispaly PWB layout

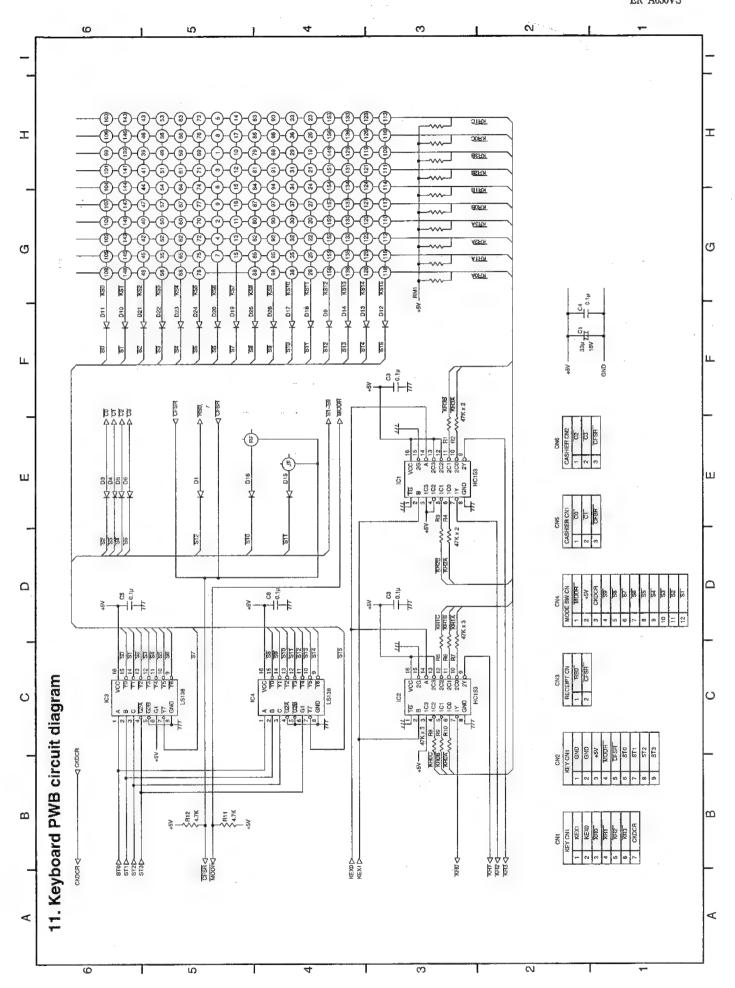


## 9. Pop-up display PWB circuit diagram

## 10. Pop-up display PWB layout



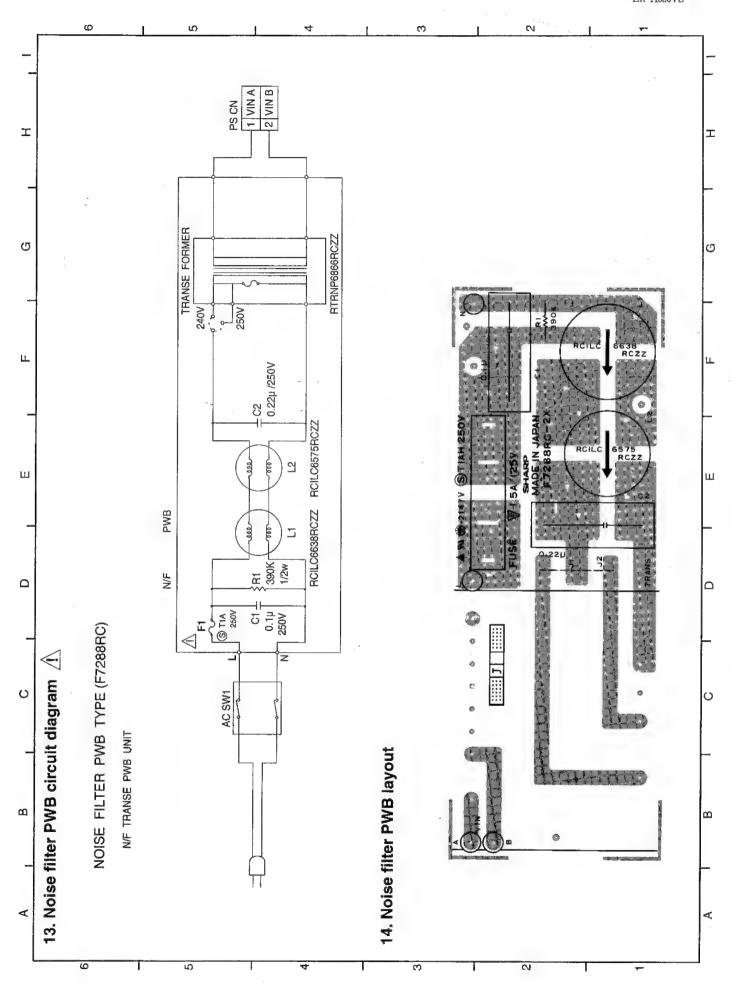






## 12. Keyboard position table

↑ RECEIPT	† JOURNAL	28	38	48	58	68.	78	88	98	108	118	128	138	148.	158
9	18	27	37	47	57	67	77	87	79	107	117	127	137	147	157
8	17	26	36	46	56	66	76	86	96	106	116	126	136	146	156
7	16	25	35	45	55	65	75	85	95	105	115	125	135	145	155
6	15	24	34	44	54	64	74	84	94	104	114	124	134	144	154
5	14	23	33	43	53	63	73	83	93	103	113	123	133	143	153
4	13	22	32	42	52	62	72	82	92	102	112	122	132	142	152
3	12	21	31	41	51	61	71	81	91	101	111	121	131	141	151
2	11	20	30	40	50	60	70	80	90	100	110	120	130	140	150
1	10	19	29	39	49	59	69	79	89	99	109	119	129	139	149



# SHARP PARTS GUIDE

## MODEL ER-A650

PRINTER: M-820 (for KA, KB, TQ, TR, TS)

## CONTENTS

- Top cabinet etc.
- 2 Bottom cabinet etc.
- 3 Packing material & Accessories
- 4 Main PWB unit
- 5 Display PWB unit
- 6 Power supply PWB unit

- 7 Noise filter PWB unit
- 8 Pop-up PWB unit
- 9 Articles for consumption
- Service route options & Service tools
- 11 AC cord
- Index

Because parts marked with " $\triangle$ " is indispensable for the machine safety maintenance and operation, it must be replaced with the parts specific to the product specification.

## Table of destinations

SELECTION CODE	COUNTRIES					
U	U. S. A., Guam					
A	Canada					
TS	Germany					
TQ	SEEG territory other than Germany (Stamp : English)					
TR	SEEG territory other than Germany (Stamp : Spanish)					
KB	U. Kingdom					
KA	Australia					

SELECTION CODE	COUNTRIES					
K	Korea					

SELECTION	COLUNTRIES					
CODE	COUNTRIES					
SB	Saudi Arabia (127V area)					
SBA	Saudi Arabia (220V area)					
SC	Taiwan					
SD	Venezuela					
SE	Hong Kong					
	Lebanon, Syria, Greece, Pakistan, Iran, Egypt,					
SG	Thailand, Iraq, Mauritius, Seychelles, Tahiti,					
	Jordan, Sudan, Turkey					
SH	South Africa (U. S. A. version)					
SHE	South Africa (Europe version)					
SJ	Philippines (Europe version)					
SJ2	Philippines (U. S. A. version)					
SM	Kuwait, Qatar, Oman, UAE, Malta, Bahrain					
SMT	Nigeria, Yemen, Kenya					

SELECTION CODE	COUNTRIES
RA1	Morocco, Algeria, Tunisia, West Africa
RA2	Chile, Uruguay, Peru, Argentina, Paraguay
RA5	Sri Lanka

SELECTION CODE	COUNTRIES
RB3	Indonesia
RB4	
R85	Cyprus
RB6	Panama
RB7	Barbados
RB8	Malaysia (U. S. A. version)

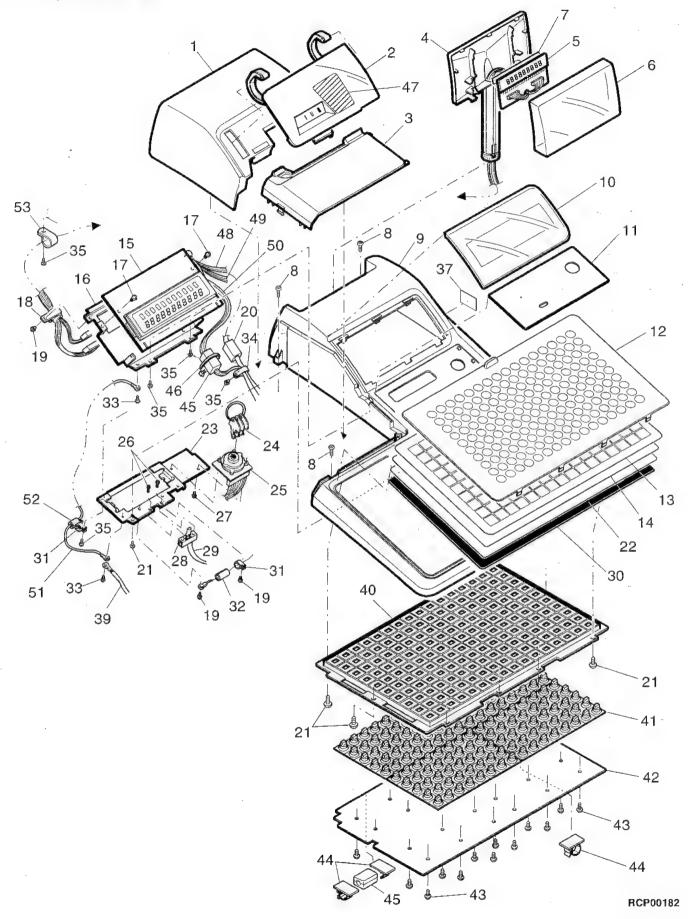
SELECTION	COUNTRIES					
CODE	COUNTRIES					
RC1	Malaysia (Europe version)					
RC2	Singapore					
RC5	Dominican Republic, Ecuador					

## ERA650V

1 Top cabinet etc.

NO. PARTS CODE	PRICE RANK	NEW MARK	PART	
1 CCOVA7038RC06	AW	N	D	Distance
2 PF i LW 6 9 2 5 RC Z Z	AK		D	Journal filter (Include No.1,47)
3 G C O V A 7 0 3 9 R C S A 4 G C A B - 7 1 4 3 R C Z Z	AM	<u> </u>	D	Ribbon cover
5 CPWBF7136RC01	BD		D	Pop up cabinet
6 PFILW6923RCSD	AF		E	Pop-up PWB unit Pop-up filter
7 PSPAG6703RCZZ	AB		C	Display spacer
8 X B B S C 3 0 P 0 6 0 0 0	AA		C	Screw (3×6)
9 CCABB7141RC08	BA	N	D	Top cabinet unit (Include No.10.11)
10 PF   LW6924RCSD	AM		D	Display filter
11 HPNLC6818RCSG 12 GCÖVB7041RCZZ	AK	N	D	Mode switch panel
13 PSHEK 6 7 9 6 R C Z Z	AY		C	Flat key cover A
14 PSHEK6804RCZZ	AD		C	Key sheet(Standard character) Key sheet(Programing character)
15 CPWBF7316RC01	ВΥ		Ε	Display PWB unit
16 LANGT 7 5 0 5 RC Z Z	A M		С	Display PWB angle
17 L X - B Z 6 6 6 5 R C Z Z 18 R C O R F 6 6 8 3 R C Z Z	AA		С	Screw (3×6)
19 XHBSD30P08000	AM		C	Core (TECK – 251512)
20 RCORF1016LCZZ	AL		C	Screw (3×8) Core (SFC-5)
21 X E B S D 3 0 P 0 6 0 0 0	AA		C	Screw (3×6)
22   P S H E K 6 7 7 7 R C Z Z	AC		C	Blank key sheet
23 LANGT7465RCZZ	AK		С	Switch angle
L K G i M 7 1 1 0 R C Z Z 24 L K G i M 7 1 1 1 R C Z Z	AG		В	Master key (MA)
LKG i M 7 1 2 9 R C Z Z	A G A E		В	Operator key (OP)
25 L K G I W 7 2 5 6 R C Z Z	AP		B	Sub master key (OP key only)
26 X B P S D 2 6 P D 4 K D D	AA	-	C	Mode key switch (Body) Screw (M2.6×4)
27 X U P S D 2 3 P 0 8 0 0 0	AA		Č	Screw (2.3×8)
28 C S W - S 6 8 5 0 R C 0 1	A-H	-	В	Slide switch unit
29 QCNW-7434RCZZ	A C		С	Harness (2pin)
30 G C O V B 7 0 4 2 R C Z Z 31 L H L D W 0 0 2 4 S C Z Z	AW		D	Flat key cover B
32 RCORF 6 6 5 4 RCZZ	AA		C	Wire holder (HP-2N)
33 L X - B Z 6 7 7 4 R C Z Z	AA			Core (5-28-8-F) Screw (4×6S)
34 L H L DW 0 0 0 4 S C Z Z	AB			Wire clamp (HP – 6N)
35 X E B S D 3 0 P 0 8 0 0 0	AA			Screw (3×8)
37 T C A U S 6 6 6 8 R C Z Z	AA			Caution label
39 QCNW-7120RCZZ 40 0 A L 1 0 1 K F G - 0 0 1	A E		C	Earth wire (Keyboard → Printer angle)
41 0 A L 4 2 1 K F G - 0 0 1	A V B B	-	C	Housing (101KFG-001-90R)
42 0 A L 9 0 9 0 E 1 0 0 2 R	BK			Rubber sheet (421KFG-001-90R) Keyboard PWB ass'y
43 0 A L Z D 2 0 0 6 - 6 7 0	AA			Screw (Z-D2006-670)
44 LHLDW5034BCZZ	AB			Wire holder (CKN-10)
45 RCORF 6 6 6 2 RCZZ	AK			Core (SFC-6)
46 L B N D J 2 0 0 4 S C Z Z 47 P F i L W 6 9 2 6 R C Z Z	AA			Wire band (PLT-1.5I)
48 QCNW-7599RCZZ	A D A K	- +		Clear filter
49 QCNW-7616RCZZ	AK			Key cable 2 (9pin) Key display cable (7pin)
50 QCNW-7615RCZZ	AT		_	Display cable
51 QCNW-7000RC18	A C			Earth wire
52 R C O R F 6 6 8 4 R C Z Z	AG		C	Core (TR-16-8-16M)
53 L H L DW 0 0 0 8 S C Z Z	AA			Cable holder (HP - 5N)
01	A C		В	Connector (W-P9002#01)(2pin)
03 0 A L W - P 9 0 0 3 - 5 0	AC	-	C	Connector (W-P9003#01)(3pin) Connector (3pin)
4 0 A L W - P 5 1 0 7 - 5 1	AC			Connector (7pin)
05 0 A L W - P 5 1 0 9 - 5 1	A C			Connector (9pin)
06 0 A L Z Z 0 5 2 0 0 1 3 8	ΑQ		В	C (LS138)(Z-0520-00138)
07 0 A L Z Y 0 3 6 0 0 8 7 4	AH		В	C (HC153)
08 RMPTC 0 4 7 3 QCKB 09 0 A L ZW 8 A A 4 7 3 D J	A D			Block resistor
10 0 A L Z V 1 2 C K 1 0 4 E	AD	-	C	Resistor (47KD)(Z - 08AA - 473DJ#01)
11 V H D D S S 1 3 3 / / - 1	AA	-		Capacitor (0.1µF)(Z-V12CK104EMSR#1) Diode (DSS133)
12 VRD-HT2EY472J	AA			Resistor (1/4W 4.7KQ ±5%)
13 VCEAGUICW336M	AA		C	Capacitor (16WV 33µF)
01 DUNTK9161RCZZ	BL		E	(eyboard unit(flat type) (Include Na40~43,101~113)
				3,501 330)
		<del></del>		

1 Top cabinet etc.

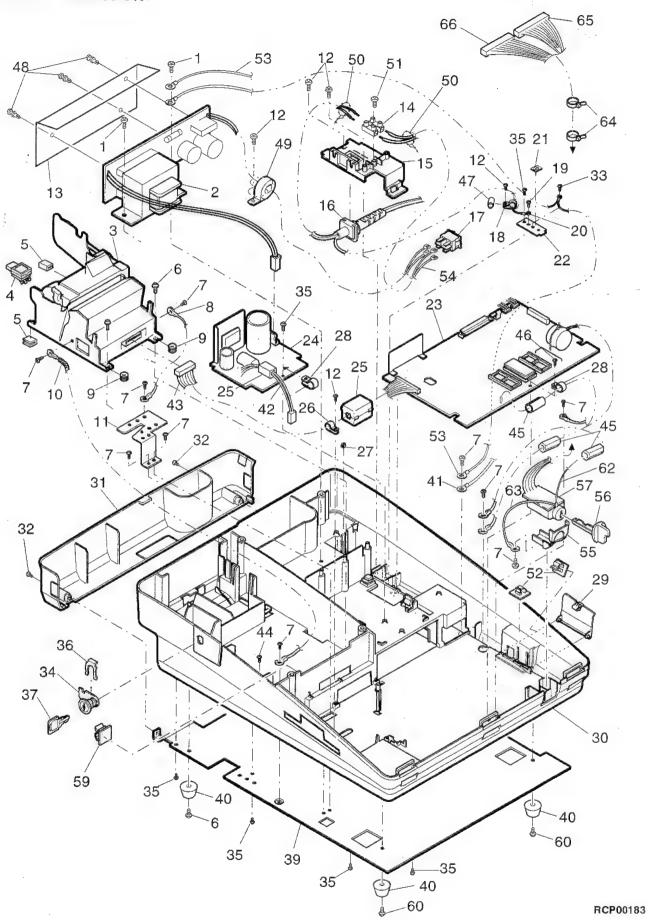


## ERA650V

## 2 Bottom cabinet etc.

NO.	PARTS CODE	PRICE RANK A A	NEW MARK	PART RANK C	DESCRIPTION	
2	CPWBF7288RC06	BK	N	E	Screw (4×8) Noise filter PWB unit	
	CPWBF7288RC07	BK	N	Ē	Noise filter PWB unit	[TO,TR,TS]
3	Ki-0B6753RCZZ	CB		В	Printer (M-820)	[KA,KB]
	PSTM-6780RC01 PSTM-6782RCZZ	AR		С	Stamp	[KA,KB,TQ]
7	PSTM-6785RC01	AS		C	Stamp	[TR]
5	PGUMM6699RCZZ	AB		C	Stamp Printer cushion	[TS]
	X C P S D 3 0 P 1 2 X 0 0	AA		Ç	Screw (3×12X)	
7	LX-BZ6774RCZZ	AA		Č	Screw (4×6S)	
8 0	QCNW-7125RCZZ	A D		С	GND wire 3	
.9 1	PCUSG1220CCZZ	AB		_ C	Printer cushion	
11 1	Q C N W - 7 1 2 2 R C Z Z L A N G Q 7 4 7 6 R C Z A	A D	- 61	<u>c</u>	Earth wire	
12	XEBSD30P08000	AF	N	C	Printer eath angle Screw (3×8)	
13 F	PSHEP6789RCZZ	AG		C	N/F protection sheet	[KA,KB]
14 (	QTANN6629RCZZ	AF		C	Block terminal (TYP500)	
	LHLDK6813RCSA	ΑE		С	PS holder	
	Q A C C L 7 4 2 1 Q C Z Z Q C N W - 7 2 1 2 R C Z Z	AS		_ B	AC cord (7.5A)	[KA]
16	QPLGA0006QCZZ	A H A Q		B	BS ordiary cable	[KB]
16	ACCE3120QCN5	AL		В	Plug (3A 250V) AC cord (250V 2.5A)	(KB)
17 C	2 SW-C92120CZZ	AH		В	Seesaw switch	[TQ,TR,TS]
18   L	HLDW0007SCZZ	AA	-	C	Wire holder (HP – 7N)	(VA VD)
19 X	(BPBZ40P06K00	AA			Screw (4×6K)	[KA,KB]
20 0	TANPOOD4HCZZ	AB		С	Lug terminal (4¢)	[KA,KB]
21 1	LAB-4681CCZZ ANGQ7472RCZZ	AA.			Earth mark label (Export)	(KA,KB)
23 0	PWBX7315RC02	A E C D	- N		Main earth angle	[KA,KB]
24 C	PWBF7289RC07	BL	N N		Main PWB unit Power supply PWB unit	
25 R	CORF6666RCZZ	AM	- 1		Core (SFC-8)	
26 L	HLDW0008SCZZ	AA		_	Cable holder (HP-5N)	· · · · · · · · · · · · · · · · · · ·
27 X	NESD30-24000	AA		C	Nut (3NS)	
28 L	H L D W 0 0 2 4 S C Z Z F T A S 6 7 6 9 R C S A	AA			Wire holder (HP-2N)	
30 G	CABA7142RCAB	A C B D			SIO connecter lid	
31 G	COVATO4ORCSA	AQ	N		Bottom cabinet Rear cover	
32 X	BBSC30P20000	AA			Screw (3×20)	
33   L	X-BZ6774RCZZ	AA		С	Screw (4×6S)	[KA,KB]
34 L	KGiW2363RCZZ	AL		В	Lock key (body)	[KA,KB]
36 A	E B S D 3 0 P 0 6 0 0 0 S P R K 6 6 6 0 R C Z Z	AA	-	С	Screw (3×6)	
37 L	KG i M 6 7 8 4 R C Z Z	A C	-		Lock spring	
39 L	CHSM6692RCZZ	ÂV			Printer cover key (1PC) Main chassis	
40 G	LEGG6653RCZZ	AD			Rubber foot	
41   Q	CNW-7592RCZZ	A D		C	Earth wire G/Y	[KA,KB]
42 Q	CNW-7575RCZZ	AE		C	PS cable (2pin)	[tt/t,tto]
43 Q	CNW-7518RCZZ BPSD30P06KS0	AR			Printer cable	
45 R	CORF 6 6 6 1 RCZZ	AA			Screw (M3×6)	
	UBSD30P10000	AC	-		Core (SFC-4) Screw (3×10)	
47 R	CORF6682RCZZ	AE			Core	[VAVD]
48 L	B S H Z 2 O 2 1 H C Z Z	AA		C	Bushing (NRP-232)	[KA,KB]
49 R	CORF7001SCZZ	AL		<u> </u>	Core (ESD-R-25DR)	
50 L	B N D J 0 0 0 4 U C Z Z U P S D 3 0 P 1 6 0 0 0	AA			Band	
52 1	HLDW2341RCZZ	A A			Screw (3×16)	
53 Q	CNW-7590RCZZ	AC			Cable clamp (CKN – 05)  arth wire	
54 Q	CNW-7591RCZZ	AE			Shield cable	[TQ,TR,TS]
55 H	DECB6828RCZZ	A G			Clerk deco. panel	
L	KG i M 7 3 4 0 R C Z Z	AX		B (	Clerk key 1(with cap)	
	KG i M 7 3 4 1 R C Z Z	AX		В	Clerk key 2(with cap)	
	K G i M 7 3 4 2 R C Z Z K G i M 7 3 4 3 R C Z Z	AX		B	lerk key 3(with cap)	
	KG i M 7 3 4 4 R C Z Z	ÂX	-		Clerk key 4(with cap) Clerk key 5(with cap)	
L	KG i M 7 3 4 5 R C Z Z	AX			Clerk key 6(with cap)	
	KG i W 7 3 3 9 R C Z Z	88		B (	clerk key(body)	
59 L I	HLDW5034BCZZ	AB		CV	Vire holder (CKN-10)	
62 D	X - B Z 6 7 5 4 R C Z Z C N W - 7 6 4 2 R C Z Z	AA			crew (M3×8)	
63 0	CNW-7642RCZZ	AB	-		ND wire 3 arth wire 4	
	BNDJ0013FCZZ	AA			arth wire 4	
65 Q (	CNW-7062RCZZ	AQ			connector cable (3P)	
66 Q (	CNW-7063RCZZ	AQ			onnector cable (2P)	
			$ \top$			
			l l	E		

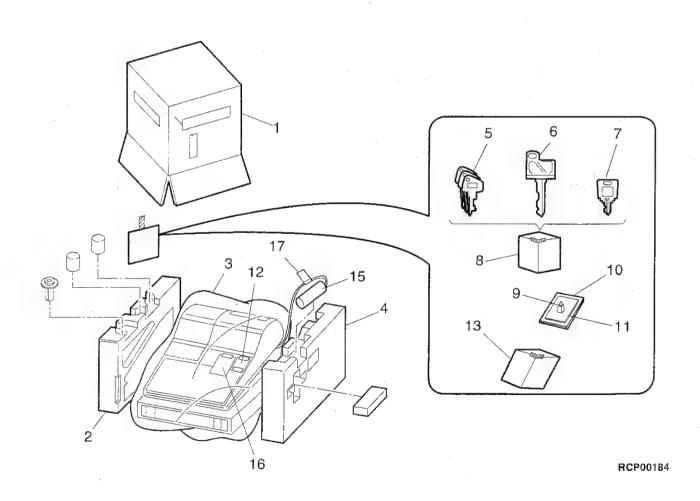
2 Bottom cabinet etc.



## ERA650V

3 Packing material & Accessories

	G				
NO.	PARTS CODE	PRICE RANK	NEW MARK	PART RANK	DESCRIPTION
1	SPAKC8218RCSA	AU	N	D	Packing case
2	SPAKA8216RCZA	AQ	N	D	Packing cushion(Right)
3	SSAKA2012KCZZ	AF		D	Vinyl bag
4	SPAKA8217RCZA	AQ	N	D	Packing cushion(Left)
	LKG i M7110RCZZ	AG		8	Master key (MA)
5	LKG i M 7 1 1 1 R C Z Z	AG		В	Operator key (OP)
	LKG i M 7 1 2 9 R C Z Z	AE		В	Sub master key (OP key only)
	LKG IM7340RCZZ	AX		В	Clerk key 1(with cap)
	LKG i M 7 3 4 1 R C Z Z	AX		В	Clerk key 2(with cap)
	LKG i M 7 3 4 2 R C Z Z	AX		В	Clerk key 3(with cap)
ľ	LKG i M 7 3 4 3 R C Z Z	AX		В	Clerk key 4(with cap)
	LKG i M 7 3 4 4 R C Z Z	AX		В	Clerk key 5(with cap)
	LKG i M 7 3 4 5 R C Z Z	AX		В	Clerk key 6(with cap)
7	LKG i M 6 7 8 4 R C Z Z	AD		В	Printer cover key (1PC)
	SSAKA1221QCZZ	AA		D	Vinyl bag (150×250mm)
9	UINK-1001CCZZ	AK		S	Ink (5cc)
	TINSE7280RCZZ	A W	N	D	Instruction book
10	TINSF7281RCZZ	AW	N	D	Instruction book [TQ,TR,TS]
	TiNSG7282RCZZ	A W	N	D	Instruction book [TQ,TR,TS]
	TiNSS7283RCZZ	A W	N	D	Instruction book [TQ,TR,TS]
11	TCADZ2001QCZA	AE		D	Card [KA]
	TGANE1001QCZA	A C		D	Warranty card [KA]
12	PHOG-6628RCZZ	ΑE		С	Protect panel
13	SSAKH3015CCZZ	_ A A		D	Vinyl bag (200×300mm)
15	SSAKH4231CCZZ	AA		D	Vinyl bag (140×500mm)
16	TCADH6654RCZZ	AB		D	Caution card
17	TCAUS1054CCZZ	AB			Caution TAG [KB]
101	UBNDA1008CCZZ	AA		.C	AC cord band (120mm)
	- N.,				



NO.	PARTS CODE	PRICE RANK		PART	DESCRIPTION	
1	UBATN2183CCZZ	AV		В	Battery (151FT 3CELL)	[BT2]
2	RALMB6640RCZZ	AF		В	Buzzer (SMX06)	[BZ1]
4	RC-EZ107BRC1A RC-EZ106ARC1A	AH		Č	Capacitor (10WV 100µF)	[C2]
5	RC-EZ106ARC1A	AD		C_	Capacitor (10WV $10\mu$ F) Capacitor (10WV $10\mu$ F)	[C3]
6	VCEAGA1CW106M	AA		č	Capacitor (16WV 10µF)	[C4]
7	VCQYNA1HM103K	AA		C	Capacitor (50WV 0.010µF)	[C5] [C12]
8	RC-EZ685ARC1C	AD		С	Capacitor (16WV 6.8µF)	[C13]
	RC-EZIO6ARCIA	AD		C	Capacitor (10WV 10µF)	[C15]
11	V C E A G A 1 C W 1 0 6 M R C - E Z 1 0 6 A R C 1 A	AA	-	C	Capacitor (16WV 10μF) Capacitor (10WV 10μF)	[C16]
12	RC-EZ106ARC1A	AD		Č	Capacitor (10WV 10µF)  Capacitor (10WV 10µF)	[C17]
13	VCQYNU1HM683K	AB		C	Capacitor (50WV 0.068µF)	[C19] [C20]
14	V C E A G U 2 A W 2 2 6 M	AB		C	Capacitor (100WV 22µF)	[C21]
15	RC-EZ476ARC1A VCEAGU2AW106M	AF		Č	Capacitor (10WV 47μF)	[C24]
17	VCEAGU1HW227M	A B	-	C	Capacitor (100WV 10µF) Capacitor (50WV 220µF)	[C25]
18	VCEAGUIHW477M	AD		Č	Capacitor (50WV 470μF)	[C26]
19	VCEAGA1CW106M	AA		C	Capacitor (16WV 10µF)	[C27] [C28]
20	RC-EZ476ARC1A	AF		С	Capacitor (10WV 47µF)	[C29]
21	VCEAGU1CW108M VCEAGA1HW105M	AD		C	Capacitor (16WV 1000µF)	[C30]
	VCEAGAICW106M	AA		C	Capacitor (50WV 1µF) Capacitor (16WV 10µF)	[C31]
24	VCEAGA1CW106M	AA		C	Capacitor (16WV 10µF)	[C32] [C33]
25	RC-EZ106ARC1A	AD		C	Capacitor (10WV 10µF)	[C34]
26	RC-EZ476ARC1A RC-EZ476ARC1A	AF			Capacitor (10WV 47µF)	[C35]
28	VCTYPU1EX104M	A F		C.	Capacitor (10WV 47μF) Čapacitor (25WV 0.1μF)	[C36]
29	RC-EZ106ARC1A	AD		C	Capacitor (25WV $0.1\mu$ F)  Capacitor (10WV $10\mu$ F)	[C37] [C38]
30   1	RC-EZ476ARC1A	AF		C.	Capacitor (10WV 47µF)	[C39]
31	VCKYTV1HB102K	AA		C	Capacitor (50WV 1000PF)	[C100]
	V C K Y T V 1 H B 1 0 2 K V C K Y T V 1 H B 1 0 2 K	AA		C	Capacitor (50WV 1000PF)	[C101]
	VCKYTV1HB102K	AA		c	Capacitor (50WV 1000PF) Capacitor (50WV 1000PF)	[C102]
35	VCCCTV1HH331J	AA			Capacitor (50WV 330PF)	[C103] [C104]
36	VCCCTV1HH331J	AA		С	Capacitor (50WV 330PF)	[C105]
	VCCCTV1HH331J	AA		<u>C</u>	Capacitor (50WV 330PF)	[C106]
	VCKYTV1HF104Z VCKYTV1HB102K	AA			Capacitor (50WV 0.10µF) Capacitor (50WV 1000PF)	[C108]
40 \	VCKYTV1HF104Z	AA			Capacitor (50WV 1000FF)	[C109] [C110]
	VCCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C111]
	VCCCTV1HH101J VCKYTV1HF104Z	AA			Capacitor (50WV 100PF)	[C112]
	VCKYTV1HB102K	AA			Capacitor (50WV 0.10 <sub>\mu</sub> F) Capacitor (50WV 1000PF)	[C113]
45 \	VCKYTV1HB102K	AA			Capacitor (50WV 1000PF)	[C114] [C115]
	VCCCTV1HH101J	AA		С	Capacitor (50WV 100PF)	[C116]
4/ \	VCCCTV1HH101J VCCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C117]
	CCCTV1HH101J	AA			Capacitor (50WV 100PF) Capacitor (50WV 100PF)	[C118]
50 V	/CCCTV1HH101J	AA		_	Capacitor (50WV 100PF)	[C119] [C120]
51 V	CCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C123]
	CCCTVIHH101J	AA			Capacitor (50WV 100PF)	[C124]
	CCCTV1HH101J	AA			Capacitor (50WV 100PF) Capacitor (50WV 100PF)	[C125]
55 V	CCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C126] [C127]
56 V	CCCTV1HH101J	AA		C	Capacitor (50WV 100PF)	[C127]
	CCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C129]
50 V	CCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C130]
60 V	CCCTV1HH101J	AA		_	Capacitor (50WV 100PF) Capacitor (50WV 100PF)	[C131] [C132]
61 V	CKYTV1HB102K	AA			Capacitor (50WV 100PF)	[C136]
	CCCTV1HH101J	AA		C	Capacitor (50WV 100PF)	[C137]
64 V	CCCTV1HH101J	A A			Capacitor (50WV 100PF)	[C138]
	CCCTV1HH101J	AA			Capacitor (50WV 100PF) Capacitor (50WV 100PF)	[C139] [C140]
66 V	CCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C141]
	CCCTV1HH101J	AA		C	Capacitor (50WV 100PF)	[C142]
	CCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C143]
70 V	CKYTV1HB102K	AA		$\overline{}$	Capacitor (50WV 100PF) Capacitor (50WV 1000PF)	[C144] [C145]
71 V	CKYTV1HF104Z	AA		C	Capacitor (50WV 0.10µF)	[C145]
	CCCTV1HH470J	AA		C	Capacitor (50WV 47PF)	[C148]
	CCCTV1HH101J	AA			Capacitor (50WV 100PF) Capacitor (50WV 47PF)	[C150]
75 V	CCCTV1HH470J	AA			Dapacitor (50WV 47PF)	[C151] [C152]
76 V	CKYTV1HF104Z	AA		C	Capacitor (50WV 0.10µF)	[C154]
77 V	CCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C156]
79 V	CCCTV1HH101J	AA			Capacitor (50WV 100PF) Capacitor (50WV 100PF)	[C157]
80 V	CCCTV1HH331J	AA		_	Capacitor (50WV 330PF)	[C158] [C161]

81	WOOD THE STATE OF	RANK				
	VCCCTVIHH331J	AA	MARK R	C	DESCRIPTION Capacitor (50WV 330PF)	[0150]
82	VCKYTV1HF104Z	AA		C	Capacitor (50WV 0.10µF)	[C162]
83	VCCCTV1HH331J	AA		С	Capacitor (50WV 330PF)	[C163] [C164]
84	VCCCTV1HH101J	AA		C	Capacitor (50WV 100PF)	[C166]
- 85	VCKYTV1HB103K VCCCTV1HH331J	AB		<u>c</u>	Capacitor (50WV 0.010µF)	[C167]
87	VCCCTV1HH331J	AA		Č_	Capacitor (50WV 330PF)	[C168]
88	VCKYTV1HF104Z	AA		C	Capacitor (50WV 330PF) Capacitor (50WV 0.10µF)	[C169]
89	VCKYTV1HF104Z	AA		c	Capacitor (50WV 0.10µF)	[C183]
90	VCKYTV1HF104Z	AA		č	Capacitor (50WV 0.10µF)	[C184]
91	VCCCTV1HH470J	AA		Č	Capacitor (50WV 47PF)	[C185] [C186]
92	VCKYTV1HB102K	AA		C	Capacitor (50WV 1000PF)	[C187]
93	VCKYTV1HB102K	AA		C	Capacitor (50WV 1000PF)	[C188]
95	VCKYTV1HF104Z VCKYTV1HF104Z	AA		C	Capacitor (50WV 0.10µF)	[C190]
96	VCCCTV1HH331J	AA		C C	Capacitor (50WV 0.10µF)	[C191]
97	VCKYTV1HB102K	AA	_	č	Capacitor (50WV 330PF) Capacitor (50WV 1000PF)	[C192]
98	VCKYTV1HB102K	AA		č	Capacitor (50WV 1000PF)	[C193]
99	VCKYTV1HB152K	AA		c	Capacitor (50WV 1500PF)	[C195]
100	VCCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C196] [C198]
101		AA		С	Capacitor (50WV 100PF)	[C199]
102	VCCCTV1HH101J VCCCTV1HH101J	AA		C	Capacitor (50WV 100PF)	[C200]
103	VCCCTV1HH101J	AA		<u>c</u>	Capacitor (50WV 100PF)	[C201]
105	VCCCTV1HH470J	AA		c c	Capacitor (50WV 330PF) Capacitor (50WV 47PF)	[C202]
106	VCCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C208]
107	VCCCTV1HH470J	AA			Capacitor (50WV 47PF)	[C210] [C211]
108	VCCCTV1HH101J	AA			Capacitor (50WV 100PF)	[C211]
	VCCCTV1HH101J	AA		С	Capacitor (50WV 100PF)	[C213]
	VCCCTV1HH101J	A.A		C	Capacitor (50WV 100PF)	[C214]
	VCCCTV1HH101J VCCCTV1HH331J	AA			Capacitor (50WV 100PF)	[C215]
113	VCCCTV1HH331J	AA			Capacitor (50WV 330PF) Capacitor (50WV 330PF)	[C216]
114	VCCCTV1HH331J	AA		_	Capacitor (50WV 330PF)	[C217]
115	VCCCTV1HH331J	AA			Capacitor (50WV 330PF)	[C218] [C219]
116	VCCCTV1HH470J	AA			Capacitor (50WV 47PF)	[C220]
117	VCKYTV1HF104Z	AA			Capacitor (50WV 0.10µF)	[C222]
118	VCCCTV1HH470J VCKYTV1HF104Z	AA		0	Capacitor (50WV 47PF)	[C223]
120	VCCCTV1HH331J	AA			Capacitor (50WV 0.10μF)	[C224]
121	VCCCTV1HH221J	AA			Capacitor (50WV 330PF) Capacitor (50WV 220PF)	[C225]
122	VCCCTV1HH470J	AA			Capacitor (50WV 47PF)	[C226]
123	VCCCTV1HH470J	AA	(		Capacitor (50WV 47PF)	[C228] [C229]
124	VCCCTV1HH470J	AA	(	)	Capacitor (50WV 47PF)	[C230]
125	VCCCTV1HH101J	AA		2 (	Capacitor (50WV 100PF)	[C231]
120	VCCCTV1HH101J VCKYTV1HF104Z	AA	9		Capacitor (50WV 100PF)	[C232]
128	VCCCTV1HH470J	AA	- 0		Capacitor (50WV 0.10µF)	[C233]
129	VCCCTV1HH470J	AA	-   2		Capacitor (50WV 47PF) Capacitor (50WV 47PF)	[C238]
130	VCKYTV1HF104Z	AA			Capacitor (50WV 0.10μF)	[C239] [C240]
131	VCKYTV1HF104Z	AA			Capacitor (50WV 0.10µF)	[C241]
132	VCCCTV1HH331J	AA			Capacitor (50WV 330PF)	[C250]
133	VCCCTVIHH331J	AA			Capacitor (50WV 330PF)	[C251]
135	VCCCTV1HH331J VCCCTV1HH331J	AA			Capacitor (50WV 330PF)	[C252]
136	VCKYTV1HF104Z	AA	- 6		Capacitor (50WV 330PF) Capacitor (50WV 0.10μF)	[C253]
137 \	VCCCTV1HH470J	AA	0		Capacitor (50WV 47PF)	[C254] [C255]
138 \	VCCCTV1HH331J	AA	C		Capacitor (50WV 330PF)	[C256]
	VCKYTV1HF1042	AA	C		Capacitor (50WV 0.10μF)	[C259]
	VCKYTV1HF104Z	AA	C		apacitor (50WV 0.10µF)	[C261]
1/2 1	VCKYTV1HB103K VCCCTV1HH101J	A B	0		Capacitor (50WV 0.010µF)	[C262]
	VCCCTV1HH470J	AA	C		Capacitor (50WV 100PF) Capacitor (50WV 47PF)	[C263]
144 V	VCKYTV1HF104Z	AA	c		apacitor (50WV 0.10µF)	[C264]
145 V	VCKYTV1HB102K	AA	C		apacitor (50WV 1000PF)	[C265] [C266]
146 V	VCCCTV1HH331J	A A	C	C	apacitor (50WV 330PF)	[C267]
147 V	VCCCTV1HH331J	AA	C		apacitor (50WV 330PF)	[C268]
	VCCCTV1HH331J VCCCTV1HH331J	AA	<u>c</u>		apacitor (50WV 330PF)	[C269]
	VCCCTV1HH331J	AA	C		apacitor (50WV 330PF)	[C270]
151 V	CKYTV1HB102K	AA	č		apacitor (50WV 47PF) apacitor (50WV 1000PF)	[C271]
152 V	CKYTVIHB102K	AA	Č		apacitor (50WV 1000PF)	[C272] [C273]
153 V	CKYTV1HB102K	AA	C		apacitor (50WV 1000PF)	[C274]
154 V	CCCTV1HH331J	A A	C	C	apacitor (50WV 330PF)	[C276]
	CCCTV1HH331J	AA	C	_	apacitor (50WV 330PF)	[C277]
	/ C K Y T V 1 H B 1 0 2 K	AA	C	-	apacitor (50WV 1000PF)	[C278]
	CKYTV1HB102K	AA	C		apacitor (50WV 1000PF) apacitor (50WV 1000PF)	[C280]
15817				11	ADACTOR CHANGER	[C281]
159 V	CKYTV1HF104Z	AA	C		apacitor (50WV 0.10µF)	[C282]

161   V C K Y T V   H F   1 0 4 Z   A A B   B   Ceapacitor (CROES62)	[C284] [D1] [D100] [D101] [D102] [D103] [D104] [D107] [D110] [D111] [D112] [D113] [D114] [D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP4] [F1] [F1] [F2] [F2]
163	[D100] [D101] [D102] [D103] [D104] [D107] [D110] [D111] [D112] [D113] [D114] [D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F2] [F2] [F2]
164   V H D S F P B 5 4 \	[D101] [D102] [D103] [D104] [D107] [D110] [D111] [D112] [D113] [D114] [D115] [D116] [D116] [D117] [D118] [D119] [D120] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
165   V H D I S D 3 3 / -   A B	[D102] [D103] [D104] [D107] [D110] [D111] [D112] [D113] [D114] [D115] [D116] [D117] [D118] [D119] [D120] [D120] [D121] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F2] [F2] [F81]
167	[D103] [D104] [D107] [D110] [D111] [D112] [D113] [D114] [D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2]
158	[D107] [D110] [D111] [D112] [D113] [D114] [D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2]
199	[D110] [D111] [D112] [D113] [D114] [D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F1] [F2] [F2]
170	[D111] [D112] [D113] [D114] [D115] [D116] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
171	[D112] [D113] [D114] [D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
173	[D114] [D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2]
174    V H D 1 S 3 5 3 5 3 / - 1	[D115] [D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2]
175	[D116] [D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
176	[D117] [D118] [D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
178	[D119] [D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
179	[D120] [D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
180   V H D 1 S S 3 5 3 /	[D121] [DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
181   Q C N C M 6 9 2 6 R C 1 H A E   C   Connector (18pin)	[DISPCN] [DRCN1] [DRCN2] [DRSP3] [DRSP4] [F1] [F2] [F2] [F2]
183 Q C N C M 5 2 7 8 N C Z Z A C B COnnector  184 Q C N C M 6 6 9 9 R C Z Z A C B Connector (3pin)  185 Q C N C M 6 6 9 9 R C Z Z A C B Connector (3pin)  186 Q F S − A 1 0 3 7 C C Z Z A B C Connector (3pin)  187 Q F S H A 1 0 0 2 C C Z Z A B C Fuse holder (MINI TYPE)  187 Q F S H A 1 0 0 2 C C Z Z A B C Fuse holder (MINI TYPE)  188 Q F S − C 4 0 8 1 C C Z Z A B C Fuse holder (MINI TYPE)  190 R C O R F 6 6 7 4 R C Z Z A B C Fuse holder (MINI TYPE)  191 R C C C F 6 6 7 4 R C Z Z A B C Fuse holder (MINI TYPE)  192 R C C F S C C C C C C C C C C C C C C C C	[DRCN2] [DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
184 Q C N C M 6 6 9 9 R C Z Z A C B Connector (3pin)  185 Q C N C M 6 6 9 9 R C Z Z A C B Connector (3pin)  186 Q F S − A 1 0 3 7 C C Z Z A C A F S CONNECTOR (3pin)  187 Q F S H A 1 0 0 2 C C Z Z A B C Fuse holder (MINI TYPE)  188 Q F S − C 4 0 8 1 C C Z Z A F A Fuse (250 V 2.5A)  189 Q F S H A 1 0 0 2 C C Z Z A B C Fuse holder (MINI TYPE)  190 R C O R F 6 6 7 4 R C Z Z A B C Fuse holder (MINI TYPE)  191 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  192 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  193 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  194 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  195 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  196 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  197 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  198 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  199 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  199 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  199 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  199 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  199 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  200 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  201 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  202 R C C I Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  203 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  204 R C I L Z 1 0 0 3 L C Z Z A B C C GOII (FLDR25C)  205 R F I L N 6 0 1 4 R C Z Z A C C G Filter (DNF331I)  206 R F I L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  207 R F I L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  210 R F I L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  211 R F I L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  212 R F I L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  213 V H I S N 7 4 H C O ON S A C B IC (GNF3993N)  214 V H I T D 6 2 5 0 3 F − 1 A F B IC (GNF393N)	[DRSP3] [DRSP4] [F1] [F1] [F2] [F2] [F81]
A 185 Q C N C M 6 6 9 9 R C Z Z A C B Connector (3pin)  A 186 Q F S − A 1 0 3 7 C C Z Z A B C Fuse (1.5A)(MINI TYPE)  187 Q F S + A 1 0 0 2 C C Z Z A B C Fuse holder (MINI TYPE)  A 188 Q F S − C 4 0 8 1 C C Z Z A F A Fuse (250V 2.5A)  189 Q F S − C 4 0 8 1 C C Z Z A B C Fuse holder (MINI TYPE)  190 R C O R F 6 6 7 4 R C Z Z A B C Fuse holder (MINI TYPE)  191 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  192 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  193 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  194 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  195 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  196 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  197 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  198 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  191 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  192 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  193 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  194 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  195 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  196 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  197 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  200 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  201 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  202 R C G R F 6 6 7 3 R C Z Z A B C C Gui (FLDR25C)  203 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  204 R C i L Z 1 0 0 3 L C Z Z A B C C Gui (FLDR25C)  205 R F i L N 6 0 1 4 R C Z Z A C C G Filter (DNF3311)  206 R F i L N 6 0 1 4 R C Z Z A C C G Filter (DNF3311)  207 R F i L N 6 0 1 4 R C Z Z A C C G Filter (DNF3311)  210 R F i L N 6 0 1 4 R C Z Z A C C G Filter (DNF3311)  211 R F i L N 6 0 1 4 R C Z Z A C C G Filter (DNF3311)  212 R F i L N 6 0 1 4 R C Z Z A C C G Filter (DNF3311)  213 V H i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 V H i T D 6 2 5 0 3 F − 1 A F B IC (TD62503F)  215 V H i H M 1 2 8 F 1 2 S L B N B IC (TD62503F)  216 V H i H M 1 2 8 F 1 2 S L B N B IC (TD62503F)  216 V H i H M 1 2 8 F 1 2 S L B N	[DRSP4] [F1] [F1] [F2] [F2] [F81]
A       186       Q F S − A 1 0 3 7 C C Z Z       A C       A       Fuse (1.5A)(MINI TYPE)         A       187       Q F S H A 1 0 0 2 C C Z Z       A F       A       A Fuse (250V 2.5A)         189       Q F S H A 1 0 0 2 C C Z Z       A B       C       Fuse holder (MINI TYPE)         190       R C O R F 6 6 7 4 R C Z Z       A B       C       Fuse holder (MINI TYPE)         191       R C I L Z 1 0 0 3 L C Z Z       A B       C       Beads core (SA39)         191       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         192       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         193       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         194       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         195       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         197       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         198       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         199       R C I L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         200       R C I L Z 1 0 0 3 L C Z Z       A	[F1] [F1] [F2] [F2] [F81]
A       188       Q F S − C 4 0 8 1 C C Z Z       A F       A Fuse (250V 2.5A)         189       Q F S H A 1 0 0 2 C C Z Z       A B       C       Fuse holder (MINI TYPE)         190       R C 0 R F 6 6 7 4 R C Z Z       A B       C       Cull C L D 0 0 3 L C Z Z       A B         191       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         192       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         193       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         194       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         195       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         195       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         197       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         198       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         200       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         201       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         202       R C i L Z 1 0 0 3 L C Z Z       A B       C	[F1] [F2] [F2] [F81]
189       Q F S H A 1 0 0 2 C C Z Z       A B       C       Fuse holder (MINI TYPE)         190       R C O R F 6 6 7 4 R C Z Z       A B       C       Beads core (SA39)         191       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         192       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         193       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         194       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         195       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         195       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         196       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         197       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         198       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         200       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         201       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)         202       R C i L Z 1 0 0 3 L C Z Z       A B       C       Coil (FLDR25C)	[F2] [F81]
190 RC 0 RF 6 6 7 4 RC Z Z	[F81]
191 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  192 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  193 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  194 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  195 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  196 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  197 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  198 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  190 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  200 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  201 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  202 R C O R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  203 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  204 R C i L Z 1 0 0 3 L C Z Z A B C Coii (FLDR25C)  205 R F i L N 6 0 1 4 R C Z Z A B C Coii (FLDR25C)  206 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  207 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  208 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  209 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  210 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  211 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  212 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  213 V H i S N 7 4 H C 0 N N S A C B IC (SINF4DONS)  214 V H i T D 6 2 5 0 3 F − 1 A F B IC (TD62503F)  215 V H i H M 1 2 8 F 1 2 S L B N B IC (IM128F12SL)  216 V H i H M 1 2 8 F 1 2 S L B N B IC (IM128F12SL)	
193 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  194 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  195 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  196 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  197 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  198 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  200 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  201 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  202 R C O O R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  203 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  204 R C i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  205 R F i L N 0 0 1 4 R C Z Z AB C Coil (FLDR25C)  206 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  207 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  208 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  209 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  209 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  210 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  211 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  212 R F i L N 0 0 1 4 R C Z Z AC C Filter (DNF331I)  213 V H i S N 7 4 H C 0 0 N S AC B IC (SN74HC00NS)  214 V H i T D 0 2 5 0 3 F - 1 A F B IC (TD62503F)  215 V H i H M 1 2 8 F 1 2 S L B N B IC (CM1283PS)	[FB3]
194 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  195 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  196 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  197 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  198 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  198 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  200 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  201 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  202 R C O R F 6 6 7 3 R C Z Z A B C C C C II (FLDR25C)  203 R C i L Z 1 0 0 3 L C Z Z A B C C C C II (FLDR25C)  204 R C i L Z 1 0 0 3 L C Z Z A B C C C C II (FLDR25C)  205 R F i L N 6 0 1 4 R C Z Z A B C C C II (FLDR25C)  206 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  207 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  208 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  209 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  210 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  211 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  212 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  213 V H i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 V H i T D 6 2 5 0 3 F − 1 A F B IC (IR9393N)  215 V H i H M 1 2 8 F 1 2 S L B N B IC (IR9393N)	[FB4]
195 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  196 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  197 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  198 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  199 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  200 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  201 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  202 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  203 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  204 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  205 RF 6 6 7 3 RC Z Z A B C Coil (FLDR25C)  206 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  207 RF i L N 6 0 1 4 RC Z Z A C C Filter (DNF331I)  208 RF i L N 6 0 1 4 RC Z Z A C C Filter (DNF331I)  209 RF i L N 6 0 1 4 RC Z Z A C C Filter (DNF331I)  209 RF i L N 6 0 1 4 RC Z Z A C C Filter (DNF331I)  210 RF i L N 6 0 1 4 RC Z Z A C C Filter (DNF331I)  211 RF i L N 6 0 1 4 RC Z Z A C C Filter (DNF331I)  212 RF i L N 6 0 1 4 RC Z Z A C C Filter (DNF331I)  213 VH i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 VH i T D 6 2 5 0 3 F − 1 A F B IC (IR9393N)  215 VH i H M 1 2 8 F 1 2 S L B N B IC (IR9393N)	[FB5]
196 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  197 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  198 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  200 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  201 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  202 R C O R F 6 6 7 3 R C Z Z A B C Coil (FLDR25C)  203 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  204 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  205 R F i L N 6 0 1 4 R C Z Z A B C Coil (FLDR25C)  206 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  207 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  208 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  209 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  210 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  211 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  212 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  213 V H i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 V H i T D 6 2 5 0 3 F - 1 A F B IC (IR9393N)  106 IC (IR9393N)	[FB6] [FB7]
198 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  199 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  200 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  201 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  202 R C O R F 6 6 7 3 R C Z Z A B C Coil (FLDR25C)  203 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  204 R C i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  205 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  206 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  207 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  208 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  209 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  210 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  211 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  212 R F i L N 6 0 1 4 R C Z Z A C C C Filter (DNF331I)  213 V H i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 V H i T D 6 2 5 0 3 F - 1 A F B IC (HM128F12SL)  216 V H i i R 9 3 9 3 N ✓ − 1 A D B IC (IR9393N)	[FB9]
199 RC   L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  200 RC   L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  201 RC   L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  202 RC   R F 6 6 7 3 R C Z Z A B C Coil (FLDR25C)  203 RC   L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  204 RC   L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  205 RF   L N 6 0 1 4 R C Z Z A C Coil (FLDR25C)  206 RF   L N 6 0 1 4 R C Z Z A C CFilter (DNF331l)  207 RF   L N 6 0 1 4 R C Z Z A C CFilter (DNF331l)  208 RF   L N 6 0 1 4 R C Z Z A C CFilter (DNF331l)  209 RF   L N 6 0 1 4 R C Z Z A C CFilter (DNF331l)  210 RF   L N 6 0 1 4 R C Z Z A C CFilter (DNF331l)  211 RF   L N 6 0 1 4 R C Z Z A C CFilter (DNF331l)  212 RF   L N 6 0 1 4 R C Z Z A C CFilter (DNF331l)  213 VH   SN 7 4 H C 0 0 N S A C CFilter (DNF331l)  214 VH   T D 6 2 5 0 3 F - 1 A F B IC (TD0F331l)  215 VH   H M 1 2 8 F 1 2 S L B N B IC (IM2393N)  B IC (IM3939N)	[FB10]
200 R C i L Z 1 0 0 3 L C Z Z A B C C Oil (FLDR25C)  201 R C i L Z 1 0 0 3 L C Z Z A B C C Oil (FLDR25C)  202 R C O R F 6 6 7 3 R C Z Z A B C C Core (DR35C)  203 R C i L Z 1 0 0 3 L C Z Z A B C C Coil (FLDR25C)  204 R C i L Z 1 0 0 3 L C Z Z A B C C Oil (FLDR25C)  205 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  206 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  207 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  208 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  209 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  210 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  211 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  212 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  213 V H i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 V H i T D 6 2 5 0 3 F - 1 A F B IC (TD62503F)  215 V H i H M 1 2 8 F 1 2 S L B N B IC (IN2393N)	[FB11]
201 RC i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  202 RC O R F 6 6 7 3 R C Z Z AB C Core (DR35C)  203 RC i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  204 RC i L Z 1 0 0 3 L C Z Z AB C Coil (FLDR25C)  205 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  206 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  207 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  208 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  209 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  210 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  211 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  212 R F i L N 6 0 1 4 R C Z Z AC C Filter (DNF331l)  213 V H i S N 7 4 H C 0 0 N S AC C Filter (DNF331l)  214 V H i T D 6 2 5 0 3 F - 1 AF B IC (TD62503F)  215 V H i H M 1 2 8 F 1 2 S L B N B IC (IN128F12SL)  216 V H i I R 9 3 9 3 N / - 1 AD B IC (IN2939N)	[FB12] [FB13]
203   R C i L Z 1 0 0 3 L C Z Z   A B   C   Coil (FLDR25C)	[FB14]
204 RC i L Z 1 0 0 3 L C Z Z A B C Coil (FLDR25C)  205 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  206 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  207 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  208 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  209 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  210 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  211 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  212 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331l)  213 VH i S N 7 4 H C 0 0 N S A C C Filter (DNF331l)  214 VH i T D 6 2 5 0 3 F - 1 A F B IC (SN74HC00NS)  215 VH i HM 1 2 8 F 1 2 S L B N B IC (HM128F12SL)  216 VH i I R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[F815]
205 RFiLN6014RCZZ AC C Filter (DNF331I)  206 RFiLN6014RCZZ AC C Filter (DNF331I)  207 RFiLN6014RCZZ AC C Filter (DNF331I)  208 RFiLN6014RCZZ AC C Filter (DNF331I)  209 RFiLN6014RCZZ AC C Filter (DNF331I)  210 RFiLN6014RCZZ AC C Filter (DNF331I)  211 RFiLN6014RCZZ AC C Filter (DNF331I)  212 RFiLN6014RCZZ AC C Filter (DNF331I)  212 RFiLN6014RCZZ AC C Filter (DNF331I)  212 RFiLN6014RCZZ AC C Filter (DNF331I)  213 VHiSN74HC00NS AC B IC (SN74HC00NS)  214 VHiTD62503F-1 AF B IC (TD62503F)  215 VHiHM128F12SL BN B IC (HM128F12SL)  216 VHiR93 9 3 N - 1 AD B IC (IR9393N)	[FB17]
206 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  207 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  208 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  209 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  210 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  211 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  212 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  212 R F i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  213 V H i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 V H i T D 6 2 5 0 3 F - 1 A F B IC (TD62503F)  215 V H i H M 1 2 8 F 1 2 S L B N B IC (HM128F12SL)  216 V H i R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[FB18] [FL1]
208       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         209       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         210       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         211       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         212       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         212       N H i S N 7 4 H C 0 0 N S       A C       B       IC (SN74HC00NS)         214       V H i T D 6 2 5 0 3 F - 1       A F       B       IC (TD62503F)         215       V H i H M 1 2 8 F 1 2 S L       B N       B       IC (HM128F12SL)         216       V H i i R 9 3 9 3 N / - 1       A D       B       IC (IR9393N)	[FL2]
209       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         210       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         211       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         212       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         213       V H i S N 7 4 H C 0 0 N S       A C       B       IC (SN74HC00NS)         214       V H i T D 6 2 5 0 3 F - 1       A F       B       IC (TD62503F)         215       V H i H M 1 2 8 F 1 2 S L       B N       B       IC (HM128F12SL)         216       V H i i R 9 3 9 3 N / - 1       A D       B       IC (IR3939N)	[FL3]
210 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  211 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  212 RF i L N 6 0 1 4 R C Z Z A C C Filter (DNF331I)  213 VH i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 VH i T D 6 2 5 0 3 F - 1 A F B IC (SN74HC00NS)  215 VH i HM 1 2 8 F 1 2 S L B N B IC (HM128F12SL)  216 VH i I R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[FL4] [FL5]
212       R F i L N 6 0 1 4 R C Z Z       A C       C       Filter (DNF331I)         213       V H i S N 7 4 H C 0 0 N S       A C       B       IC (SN74HC00NS)         214       V H i T D 6 2 5 0 3 F - 1       A F       B       IC (TD62503F)         215       V H i H M 1 2 8 F 1 2 S L       B N       B       IC (HM128F12SL)         216       V H i i R 9 3 9 3 N / - 1       A D       B       IC (IR9393N)	[FL6]
213 V H i S N 7 4 H C 0 0 N S A C B IC (SN74HC00NS)  214 V H i T D 6 2 5 0 3 F - 1 A F B IC (TD62503F)  215 V H i HM 1 2 8 F 1 2 S L B N B IC (HM128F12SL)  216 V H i i R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[FL7]
214 V H i T D 6 2 5 0 3 F - 1 A F B IC (TD62503F)  215 V H i HM 1 2 8 F 1 2 S L B N B IC (HM128F12SL)  216 V H i i R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[FL8]
215 V H i HM 1 2 8 F 1 2 S L B N B IC (HM128F12SL) 216 V H i i R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[IC1] [IC7]
216 V H i i R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[IC10]
	[IC12]
218 V H I S N 7 4 H C 0 8 N S A D B IC (SN74HC08NS)	[IC13]
219 Q S O C Z 2 0 4 2 S C 3 2 A E C   C socket (32pin)	[IC15] [IC16]
220 V H i 2 7 0 4 0 R A B 1 A B K N B IC (27040RAB1A)	[IC16]
221 Q S O C Z 2 0 4 2 S C 3 2 A E C   IC socket (32pin)  222 Q S O C Z 2 0 4 2 S C 3 2 A E C   IC socket (32pin)	[IC17]
222 Q S O C Z 2 0 4 2 S C 3 2 A E C IC socket (32pin)  223 V H i F 2 5 8 0 1 6 P C / A Z B IC (F258016PC)	[IC18] [IC20]
224 V H i i R 9 3 9 3 N / - 1 A D B IC (IR9393N)	[IC23]
225 V H i S T A 4 0 1 A / - 1 A P B IC (STA401A)	[IC25]
226 V H i S M A 4 3 9 2 / - 1 A N B IC (SMA4392)	[1026]
227 V H i M C 3 4 0 6 3 A M 1 A G B   IC (MC34063AM1)  228 V H i H 6 4 1 5 1 0 8 1 0 B A B   IC (H641510810)	[IC27] [IC28]
229 V H I T D 6 2 3 0 8 F - 1 A H B IC (TD62308F)	[1028]
230 V H I S N 7 4 H C 1 4 N S A E B IC (SN74HC14NS)	[IC30]
231 VH i S T A 4 0 1 A / - 1 A P B IC (STA401A)	[IC31]
232 V H i T C 7 S 8 6 F / - 1 A D N B IC (TC7S86F)  233 V H i T C 7 S 8 6 F / - 1 A D N B IC (TC7S86F)	[IC33] [IC34]
234 V R D - R C 2 E Y 0 0 0 J A A C Resistor (1/4W 0Ω ±5%)	[JP2]
235 V R D - R C 2 E Y 0 0 0 J A A C Resistor (1/4W 0Ω ±5%)	[JP3]
236 VRS - T S 2 A D 2 R 2 J A A C Resistor (1/10W 2.2Ω ±5%) 237 VRS - T S 2 A D 2 R 2 J A A C Resistor (1/10W 2.2Ω ±5%)	[JP100]
237 V R S - T S 2 A D 2 R 2 J A A C Resistor (1/10W 2.2Ω ±5%)  238 V R S - T S 2 A D 2 R 2 J A A C Resistor (1/10W 2.2Ω ±5%)	[JP101] [JP102]
239 V R S - T S 2 A D 2 R 2 J A A C Resistor (1/10W 2.2Ω ±5%)	[JP103]
240 V R S - T S 2 A D 2 R 2 J A A C Resistor (1/10W 2.20 ±5%)	[31 103]

ĺ	NO. PARTS CODE	PRICE		PART	0.5.5.0.0.1.0.1.0.1	
	241 VRS-TS2AD2R2J	RANK	MARK	RANK	DESCRIPTION	
ı	242   V R S - T S 2 A D 2 R 2 J	AA	-	C	Resistor (1/10W 2.2Ω ±5%) Resistor (1/10W 2.2Ω ±5%)	[JP105]
- [	243 RCILC6633RCTZ	AH		C	Coil (CR-20)	[JP106]
- 1	244 QCNCM7071RC6H 245 QCNCM7071RC6H	AN		С	Connector (68pin)	[L2] [OPTCN1]
ŀ	246 QCNW-7518RCZZ	AN	-	C	Connector (68pin)	[OPTCN2]
	247 QCNCM1101CCZZ	AB	-	Ċ	Printer cable Connector (2pin)	[PRCN]
	248 V S 2 S C 4 1 5 3 -/-1	AG		В	Transistor (2SC4153)	[PSCN]
- }	249 V S 2 S C 4 1 5 3 - / - 1	AG		В	Transistor (2SC4153)	[Q4] [Q5]
-	250 V S 2 S A 1 0 3 6 K Q R C 251 V S 2 S C 2 4 1 2 K / - 1	A B A B		В	Transistor (2SA1036KQRC)	[Q100]
ı	252 V S 2 S D 1 8 9 8 // - 1	AD	-	B B	Transistor (2SC2412K) Transistor (2SD1898)	[Q102]
	253 V S 2 S C 2 4 1 2 K / - 1	AB		В	Transistor (2SC2412K)	[Q103]
-	254 V S 2 S A 1 D 3 6 K Q R C	AB		8	Transistor (2SA1036KQRC)	[Q104] [Q105]
+	255 V R D - R B 2 H Y 5 6 1 J 256 V R D - R C 2 E Y 3 9 2 J	AA	ļ	C	Resistor (1/2W 560Ω ±5%)	[R1]
ŀ	257 VRS - RE 3 A A R 6 8 J	AA		C	Resistor (1/4W 3.9KΩ ±5%)	[R3]
	258 V R D - R C 2 E Y 3 9 2 G	AA		C	Resistor (1W 0.68Ω ±5%) Resistor (1/4W 3.9KΩ ±2%)	[R5]
	259 VRS-TS2AD103J	AA		C	Resistor (1/10W 10K $\Omega$ ±5%)	[R6]
-	260 V R S - T S 2 A D 1 0 3 J	AA		С	Resistor (1/10W 10KΩ ±5%)	[R100] [R101]
-	261 VRS-TS2AD103J 262 VRS-TS2AD101J	AA		C	Resistor (1/10W 10KΩ ±5%)	[R102]
+	263 V R S - T S 2 A D 1 0 1 J	AA		C	Resistor (1/10W 100Ω ±5%)	[R103]
	264 VRS-TS2AD103J	AA		c	Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±5%)	[R104]
	265 V R S - T S 2 A D 1 0 2 J	AA		Ċ	Resistor (1/10W 1K $\Omega \pm 5\%$ )	[R106] [R108]
-	266 VRS-TS2AD562J	AA		C	Resistor (1/10W 5.6KΩ ±5%)	[R108]
$\perp$	267 VRS-TS2AD391J 268 VRS-TS2AD103J	AA		C	Resistor (1/10W 390Ω ±5%)	[R110]
h	269 V R S - T S 2 A D 1 3 3 F	AA	-	C	Resistor (1/10W 10KΩ ±5%)	[R117]
	270 V R S - T S 2 A D 2 2 3 J	A A		C	Resistor (1/10W 130KΩ ±1%) Resistor (1/10W 22KΩ ±5%)	[R122]
	271 V R S - T S 2 A D 2 0 2 J	AA		c	Resistor (1/10W $2K\Omega \pm 5\%$ )	[R124] [R134]
$\vdash$	272 V R S - T S 2 A D 6 2 3 J	AA		C	Resistor (1/10W 52KΩ ±5%)	[R135]
-	273 V R S - T S 2 A D 3 3 2 J 274 V R S - T S 2 A D 4 7 2 J	AA		C	Resistor (1/10W 3.3K\O ±5%)	[R136]
	275 V R S - T S 2 A D 3 3 3 J	A A		C	Resistor (1/10W 4.7Kn ±5%)	[R137]
	276 V R S - T S 2 A D 2 7 2 J	AA		č	Resistor (1/10W 33KΩ ±5%) Resistor (1/10W 2.7KΩ ±5%)	[R138]
	277 VRS-TS2AD103J	AA		C	Resistor (1/10W 10KΩ ±5%)	[R139] [R141]
-	278 V R S - T S 2 A D 1 0 3 J 279 V R S - T S 2 A D 1 0 3 J	AA		_ C   I	Resistor (1/10W 10KΩ ±5%)	[R144]
-	280 V R S - T S 2 A D 1 0 3 J	A A		C	Resistor (1/10W 10KΩ ±5%)	[R145]
	281 V R S - T S 2 A D 1 0 3 J	AA		Č i	Resistor (1/10W 10ΚΩ ±5%) Resistor (1/10W 10ΚΩ ±5%)	[R156]
	282 V R S - T S 2 A D 1 0 3 J	A A		C	Resistor (1/10W 10KΩ ±5%)	[R157] [R158]
$\vdash$	283 V R S - T S 2 A D 1 0 3 J	AA		C	Resistor (1/10W 10KΩ ±5%)	[R159]
$\vdash$	284 VRS-TS2AD103J 285 VRS-TS2AD103J	AA		C I	Resistor (1/10W 10KΩ ±5%)	[R161]
	286 V R S - T S 2 A D 1 0 3 J	AA	_	C F	Resistor (1/10W 10ΚΩ ±5%) Resistor (1/10W 10ΚΩ ±5%)	[R162]
	287 V R S - T S 2 A D 1 0 3 J	AA		CF	Resistor (1/10W 10K $\Omega \pm 5\%$ )	[R163] [R164]
$\vdash$	288 V R S - T S 2 A D 1 0 3 J	AA		C F	Resistor (1/10W 10KΩ ±5%)	[R165]
-	289 V R S - T S 2 A D 1 0 3 J 290 V R S - T S 2 A D 2 2 0 J	AA			Resistor (1/10W 10KQ ±5%)	[R166]
	291 VRS-TS2AD101J	AA		C F	Resistor (1/10W 22Ω ±5%) Resistor (1/10W 100Ω ±5%)	[R167]
	292 V R S - T S 2 A D 6 8 2 J	AA		C F	lesistor (1/10W 1001 ±5%)	[R168]
	293 V R S - T S 2 A D 1 0 3 J	AA		C F	esistor (1/10W 10KΩ ±5%)	[R169] [R170]
-	294 V R S - T S 2 A D 1 0 4 J	AA		C F	esistor (1/10W 100KΩ ±5%)	[R171]
1	295 V R S - T S 2 A D 1 0 4 J 296 V R S - T S 2 A D 1 0 3 J	AA	-	C F	esistor (1/10W 100KΩ ±5%)	[R172]
	297 V R S - T S 2 A D 1 0 3 J	AA		C R	esistor (1/10W 10ΚΩ ±5%) lesistor (1/10W 10ΚΩ ±5%)	[R174]
	298 V R S - T S 2 A D 2 7 3 J	AA		CR	esistor (1/10W 27KΩ ±5%)	[R175] [R177]
-	299 V R S - T S 2 A D 1 0 3 J	AA		CR	esistor (1/10W 10KΩ ±5%)	[R180]
$\vdash$	300 V R S - T S 2 A D 1 0 3 J 301 V R S - T S 2 A D 1 0 4 J	AA	-	C R	esistar (1/10W 10KΩ ±5%)	[R181]
	302 V R S - T S 2 A D 1 0 2 J	AA	-	C R	esistor (1/10W 100KΩ ±5%) esistor (1/10W 1KΩ ±5%)	[R184]
	303 V R S - T S 2 A D 2 7 2 J	AA		CR	esistor (1/10W 2.7KΩ ±5%)	[R185] [R186]
-	304 VRS-TS2AD563J	AA		C R	esistor (1/10W 56K\O ±5%)	[R187]
-	305 V R S - T S 2 A D 5 6 3 J 306 V R S - T S 2 A D 2 7 3 J	AA		C R	esistor (1/10W 56Kn ±5%)	[R188]
$\vdash$	307 VRS-TS2AD101J	AA		C R	esistor (1/10W 27KΩ ±5%) esistor (1/10W 100Ω ±5%)	[R191]
	308 V R S - T S 2 A D 5 6 2 J	AA		CR	esistor (1/10W 100Ω ±5%) esistor (1/10W 5.6KΩ ±5%)	[R192] [R193]
_	309 VRS-TS2AD101J	AA		C R	esistor (1/10W 100Ω ±5%)	[R194]
-	310 V R S - T S 2 A D 5 6 2 J 311 V R S - T S 2 A D 1 0 2 J	AA		C R	esistor (1/10W 5.6KΩ ±5%)	[R195]
-	312 VRS-TS2AD102J	AA	_  -	C R	esistor (1/10W 1KD ±5%)	[R196]
	313 VRS-TS2AD103J	AA		CR	esistor (1/10W 1KΩ ±5%) esistor (1/10W 10KΩ ±5%)	[R197]
	314 VRS-TS2AD103J	AA		C R	esistor (1/10W 10KΩ ±5%)	[R198] [R199]
-	315 VRS-TS2AD103J	AA		C R	esistor (1/10W 10KΩ ±5%)	[R200]
-	316 VRS-TS2AD103J 317 VRS-TS2AD182G	AA			esistor (1/10W 10KΩ ±5%)	[R201]
	318 V R S - T S 2 A D 1 0 2 G	AA		C R	esistor (1/10W 1.8KΩ ±2%) esistor (1/10W 1.0KΩ ±2%)	[R203]
	319 VRS-TS2AD103J	AA			esistor (1/10W 1.0KΩ ±2%)	[R204] [R205]
	320 V R S - T S 2 A D 1 0 3 J	AA		C R	esistor (1/10W 10KΩ ±5%)	[R209]

321	A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 1.2KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 10KΩ ±5%)	[R211] [R212] [R213] [R214] [R214] [R215] [R216] [R216] [R217] [R218] [R219] [R220] [R221] [R222] [R224] [R225] [R227] [R228] [R227] [R228] [R230] [R231] [R232] [R233] [R234] [R236] [R237] [R238] [R239] [R239]
323	A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±2%) Resistor (1/10W 10KΩ ±2%) Resistor (1/10W 1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R213] [R214] [R214] [R215] [R216] [R217] [R218] [R219] [R220] [R221] [R222] [R224] [R225] [R227] [R228] [R229] [R230] [R230] [R231] [R232] [R232] [R233] [R234] [R235] [R236] [R237] [R236] [R237]
324	A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R214] [R215] [R216] [R216] [R217] [R218] [R219] [R220] [R221] [R222] [R224] [R225] [R227] [R228] [R229] [R230] [R230] [R231] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R237] [R238]
325	A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R215] [R216] [R217] [R218] [R219] [R220] [R221] [R222] [R224] [R225] [R227] [R228] [R229] [R230] [R231] [R232] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R237] [R238]
326	A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 100Ω ±5%) Resistor (1/10W 100Ω ±5%) Resistor (1/10W 100Ω ±5%) Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R216] (R217] (R218] (R219) (R220) (R221) (R222] (R224] (R225) (R227) (R228) (R230) (R230) (R231) (R232) (R233) (R234) (R235) (R236) (R237) (R238) (R237) (R238)
328	A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 100Ω ±5%) Resistor (1/10W 100Ω ±5%) Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R217] [R218] [R218] [R219] [R220] [R220] [R221] [R222] [R224] [R225] [R227] [R228] [R227] [R228] [R229] [R230] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R238]
329	A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 100Ω ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R219] [R220] [R221] [R222] [R222] [R224] [R225] [R227] [R228] [R229] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R236] [R237] [R238] [R239]
330	A A A A A A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)  Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 3.6KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 10KΩ ±5%)	[R220] [R221] [R222] [R224] [R225] [R227] [R228] [R229] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R239]
331	A A A A A A A A A A A A A A A A A A A A		Resistor (1/10W 10KΩ ±5%)  Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 10KΩ ±5%)	[R221] [R222] [R224] [R224] [R225] [R227] [R228] [R229] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R239]
332	A A A A A A A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10Ω ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 3.6KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1.2KΩ ±5%) Resistor (1/10W 1.2KΩ ±5%) Resistor (1/10W 1.KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R222] [R224] [R225] [R227] [R228] [R228] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R236] [R237] [R238]
333	A A A A A B A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Resistor (1/10W 10Ω ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R224] [R225] [R227] [R228] [R229] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R238]
335  V R S - T S 2 A D 1 0 3 J  336  V R S - T S 2 A D 1 0 3 J  337  R C O R F 1 0 0 8 A C Z Z  338  V R S - T S 2 A D 1 0 3 J  339  R C O R F 1 0 0 8 A C Z Z  340  V R S - T S 2 A D 1 0 3 J  341  V R S - T S 2 A D 1 0 3 J  341  V R S - T S 2 A D 1 0 2 Z  342  V R S - T S 2 A D 1 0 2 Z  345  V R S - T S 2 A D 1 0 2 Z  346  V R S - T S 2 A D 1 0 2 Z  347  V R S - T S 2 A D 1 0 2 J  348  V R S - T S 2 A D 1 0 2 J  349  V R S - T S 2 A D 1 0 2 J  349  V R S - T S 2 A D 1 0 2 J  349  V R S - T S 2 A D 1 0 2 J  350  V R S - T S 2 A D 1 0 2 J  351  V R S - T S 2 A D 1 0 2 J  352  V R S - T S 2 A D 1 0 3 J  353  V R S - T S 2 A D 1 0 3 J  354  V R S - T S 2 A D 1 0 3 J  355  V R S - T S 2 A D 1 0 3 J  356  V R S - T S 2 A D 1 0 3 J  357  V R S - T S 2 A D 1 0 3 J  358  V R S - T S 2 A D 1 0 3 J	A A A A A A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 9.1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R225] (R227] (R228] (R229] (R230] (R231] (R232] (R233] (R234) (R235] (R236) (R237] (R238]
336  V R S - T S 2 A D 1 0 3 J  337  R C O R F 1 0 0 8 A C Z Z  338  V R S - T S 2 A D 1 0 3 J  339  R C O R F 1 0 0 8 A C Z Z  340  V R S - T S 2 A D 1 0 3 J  341  V R S - T S 2 A D 1 0 3 J  341  V R S - T S 2 A D 1 0 2 Z  342  V R S - T S 2 A D 1 0 2 Z  343  V R S - T S 2 A D 1 0 2 Z  344  V R S - T S 2 A D 1 0 2 Z  345  V R S - T S 2 A D 1 0 2 J  346  V R S - T S 2 A D 1 0 2 J  347  V R S - T S 2 A D 1 0 2 J  348  V R S - T S 2 A D 1 0 2 J  349  V R S - T S 2 A D 1 0 2 J  349  V R S - T S 2 A D 1 0 2 J  350  V R S - T S 2 A D 1 0 2 J  350  V R S - T S 2 A D 1 0 3 J  351  V R S - T S 2 A D 1 0 3 J  352  V R S - T S 2 A D 1 0 3 J  353  V R S - T S 2 A D 1 0 3 J  354  V R S - T S 2 A D 1 0 3 J  355  V R S - T S 2 A D 1 0 3 J  356  V R S - T S 2 A D 1 0 3 J	A A A B A A A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Resistor (1/10W 10KΩ ±5%)  Core (BLM21A05)  Resistor (1/10W 10KΩ ±5%)  Core (BLM21A05)  Resistor (1/10W 10KΩ ±5%)  Resistor (1/10W 10KΩ ±5%)  Resistor (1/10W 1.2KΩ ±1%)  Resistor (1/10W 4.7KΩ ±2%)  Resistor (1/10W 4.7KΩ ±2%)  Resistor (1/10W 9.1KΩ ±2%)  Resistor (1/10W 1.2KΩ ±1%)  Resistor (1/10W 1.2KΩ ±5%)  Resistor (1/10W 1.2KΩ ±5%)  Resistor (1/10W 10KΩ ±5%)  Resistor (1/10W 10KΩ ±5%)	[R227] [R228] [R229] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238]
337 R C O R F 1 0 0 8 A C Z Z  338 V R S - T S 2 A D 1 0 3 J  339 R C O R F 1 0 0 8 A C Z Z  340 V R S - T S 2 A D 1 0 3 J  341 V R S - T S 2 A D 1 0 3 J  341 V R S - T S 2 A D 1 2 2 F  342 V R S - T S 2 A D 1 2 2 F  343 V R S - T S 2 A D 1 2 C G  344 V R S - T S 2 A D 9 1 C G  345 V R S - T S 2 A D 1 0 Z J  346 V R S - T S 2 A D 1 0 Z J  347 V R S - T S 2 A D 1 0 Z J  348 V R S - T S 2 A D 1 0 Z J  349 V R S - T S 2 A D 1 0 Z J  350 V R S - T S 2 A D 1 0 Z J  350 V R S - T S 2 A D 1 0 Z J  351 V R S - T S 2 A D 1 0 Z J  352 V R S - T S 2 A D 1 0 Z J  353 V R S - T S 2 A D 1 0 Z J  353 V R S - T S 2 A D 1 0 Z J  353 V R S - T S 2 A D 1 0 Z J  354 V R S - T S 2 A D 1 0 Z J	A B A A A B A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Core (BLM21A05)   Resistor (1/10W 10KΩ ±5%)     Core (BLM21A05)     Resistor (1/10W 10KΩ ±5%)     Resistor (1/10W 3.6KΩ ±1%)     Resistor (1/10W 1.2KΩ ±1%)     Resistor (1/10W 4.7KΩ ±2%)     Resistor (1/10W 9.1KΩ ±2%)     Resistor (1/10W 9.1KΩ ±2%)     Resistor (1/10W 10KΩ ±5%)     Resistor (1/10W 10KΩ ±5%)     Resistor (1/10W 10KΩ ±5%)     Resistor (1/10W 10KΩ ±5%)	[R229] [R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R239]
338	A A A A A A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Resistor (1/10W 10KΩ ±5%) Core (BLM21A05) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 3.6KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R230] [R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R239]
339 R C O R F 1 0 0 8 A C Z Z  340 V R S - T S 2 A D 1 0 3 J  341 V R S - T S 2 A D 1 0 3 6 2 F  342 V R S - T S 2 A D 1 2 2 F  343 V R S - T S 2 A D 9 1 2 G  344 V R S - T S 2 A D 9 1 2 G  345 V R S - T S 2 A D 9 1 2 G  346 V R S - T S 2 A D 1 0 2 J  347 V R S - T S 2 A D 1 0 2 J  348 V R S - T S 2 A D 1 0 2 J  349 V R S - T S 2 A D 1 0 2 J  350 V R S - T S 2 A D 1 0 2 J  351 V R S - T S 2 A D 1 0 2 J  352 V R S - T S 2 A D 1 0 3 J  353 V R S - T S 2 A D 1 0 3 J  354 V R S - T S 2 A D 1 0 3 J  355 V R S - T S 2 A D 1 0 3 J  356 V R S - T S 2 A D 1 0 3 J  357 V R S - T S 2 A D 1 0 3 J  358 V R S - T S 2 A D 1 0 3 J  359 V R S - T S 2 A D 1 0 3 J	A B A A A A A A A A A A A A A A A A A A	C C C C C C C C C C C C C C C C C C C	Core (BLM21A05)  Resistor (1/10W 10KΩ ±5%)  Resistor (1/10W 3.6KΩ ±1%)  Resistor (1/10W 1.2KΩ ±1%)  Resistor (1/10W 4.7KΩ ±2%)  Resistor (1/10W 9.1KΩ ±2%)  Resistor (1/10W 9.1KΩ ±2%)  Resistor (1/10W 1KΩ ±5%)  Resistor (1/10W 1KΩ ±5%)  Resistor (1/10W 1KΩ ±5%)	[R231] [R232] [R233] [R234] [R235] [R236] [R237] [R238] [R239]
340	A A A A A A A A A A A A A A A A A A A	C C C C C C C C C	Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 3.6KΩ ±1%) Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%)	[R232] [R233] [R234] [R235] [R236] [R237] [R238] [R239]
341 VRS-TS2AD362F  342 VRS-TS2AD122F  343 VRS-TS2AD122F  344 VRS-TS2AD912G  345 VRS-TS2AD912G  346 VRS-TS2AD912G  346 VRS-TS2AD102J  347 VRS-TS2AD102J  348 VRS-TS2AD102J  349 VRS-TS2AD102J  350 VRS-TS2AD102J  350 VRS-TS2AD102J  351 VRS-TS2AD103J  351 VRS-TS2AD103J  352 VRS-TS2AD102J  353 VRS-TS2AD103J  354 VRS-TS2AD172J	A A A A A A A A A A A A A A A A A A A	C C C C C C C C	Resistor (1/10W 3.6KΩ ± 1%) Resistor (1/10W 1.2KΩ ± 1%) Resistor (1/10W 4.7KΩ ± 2%) Resistor (1/10W 9.1KΩ ± 2%) Resistor (1/10W 9.1KΩ ± 2%) Resistor (1/10W 1KΩ ± 5%) Resistor (1/10W 1KΩ ± 5%) Resistor (1/10W 1KΩ ± 5%)	[R233] [R234] [R235] [R236] [R237] [R238] [R239]
343	A A A A A A A A A A A A A A A A A A A	C C C C C C	Resistor (1/10W 1.2KΩ ±1%) Resistor (1/10W 4.7KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1.KΩ ±5%) Resistor (1/10W 1.KΩ ±5%) Resistor (1/10W 1.KΩ ±5%)	[R234] [R235] [R236] [R237] [R238] [R239]
344	A A A A A A A A A A A A A A A A A A A	C C C C C	Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 9.1KΩ ±2%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R235] [R236] [R237] [R238] [R239]
345 V R S - T S 2 A D 9 1 2 G 346 V R S - T S 2 A D 1 0 2 J 347 V R S - T S 2 A D 1 0 2 J 348 V R S - T S 2 A D 1 0 3 J 349 V R S - T S 2 A D 1 0 3 J 350 V R S - T S 2 A D 1 0 3 J 350 V R S - T S 2 A D 1 0 3 J 351 V R S - T S 2 A D 1 0 2 J 352 V R S - T S 2 A D 1 0 3 J 353 V R S - T S 2 A D 1 0 3 J 354 V R S - T S 2 A D 1 0 3 J 355 V R S - T S 2 A D 1 0 3 J	A A A A A A A A A A A A A A A A A A A	C C C	Resistor (1/10W 9.1KΩ ±2%)     Resistor (1/10W 1KΩ ±5%)     Resistor (1/10W 1KΩ ±5%)     Resistor (1/10W 10KΩ ±5%)	[R237] [R238] [R239]
346 V R S - T S 2 A D 1 0 2 J 347 V R S - T S 2 A D 1 0 2 J 348 V R S - T S 2 A D 1 0 2 J 349 V R S - T S 2 A D 1 0 2 J 350 V R S - T S 2 A D 1 0 2 J 350 V R S - T S 2 A D 1 0 3 J 351 V R S - T S 2 A D 1 0 2 J 352 V R S - T S 2 A D 4 7 2 J 353 V R S - T S 2 A D 1 0 3 J 354 V R S - T S 2 A D 1 0 3 J	A A A A A A A A A A A A A A A A A A A	C C C	Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R238] [R239]
347 V R S - T S 2 A D 1 D 2 J 348 V R S - T S 2 A D 1 D 2 J 349 V R S - T S 2 A D 1 D 2 J 350 V R S - T S 2 A D 1 D 3 J 351 V R S - T S 2 A D 1 D 2 J 352 V R S - T S 2 A D 1 D 2 J 353 V R S - T S 2 A D 1 D 3 J 353 V R S - T S 2 A D 1 D 3 J 354 V R S - T S 2 A D 1 D 3 J	A A A A A A A A A A	C. C	Resistor (1/10W 1K $\Omega$ ±5%) Resistor (1/10W 10K $\Omega$ ±5%)	[R239]
348 V R S - T S 2 A D 1 0 3 J 349 V R S - T S 2 A D 1 0 2 J 350 V R S - T S 2 A D 1 0 2 J 351 V R S - T S 2 A D 1 0 2 J 352 V R S - T S 2 A D 1 0 2 J 353 V R S - T S 2 A D 4 7 2 J 354 V R S - T S 2 A D 4 7 2 J	A A A A A A A A	C	Resistor (1/10W 10K $\Omega$ ±5%)	
349 V R S - T S 2 A D 1 0 2 J 350 V R S - T S 2 A D 1 0 3 J 351 V R S - T S 2 A D 1 0 2 J 352 V R S - T S 2 A D 4 7 2 J 353 V R S - T S 2 A D 1 0 3 J 354 V R S - T S 2 A D 4 7 2 J	A A A A A A A A A A A A A A A A A A A	С		
351 VRS-TS2AD102J 352 VRS-TS2AD472J 353 VRS-TS2AD103J 354 VRS-TS2AD472J	AA	C -		[R241]
352 VRS-TS2AD472J 353 VRS-TS2AD103J 354 VRS-TS2AD472J	AA		Resistor (1/10W 10K $\Omega \pm 5\%$ )	[R242]
353 VRS-TS2AD103J 354 VRS-TS2AD472J		С	Resistor (1/10W 1K $\Omega$ ±5%)	[R243]
354 V R S - T S 2 A D 4 7 2 J		C	Resistor (1/10W 4.7KΩ ±5%)	[R244]
	AA	C	Resistor (1/10W 10KΩ ±5%)	[R245]
	AA	C	Resistor (1/10W 4.7KΩ ±5%) Resistor (1/10W 4.7KΩ ±5%)	[R246]
356 VRS-TS2AD103J	AA		Resistor (1/10W 10KΩ ±5%)	[R247] [R248]
357 V R S - T S 2 A D 1 0 2 J	AA	C	Resistor (1/10W 1KD ±5%)	[R249]
358 V R S - T S 2 A D 1 0 2 J	AA		Resistor (1/10W 1K $\Omega$ ±5%)	[R250]
359 V R S - T S 2 A D 1 0 2 J	AA	С	Resistor (1/10W 1KΩ ±5%)	[R251]
360 V R S - T S 2 A D 1 0 2 J	AA	C	Resistor (1/10W 1KΩ ±5%)	[R252]
361   V R S - T S 2 A D 1 0 2 J 362   V R S - T S 2 A D 4 7 2 J	AA		Resistor (1/10W 1KΩ ±5%)	[R253]
363 R C O R F 1 0 0 8 A C Z Z	AB	Č	Resistor (1/10W 4.7KΩ ±5%) Core (BLM21A05)	[R254] [R255]
364 VRS-TS2AD122F	AA	Č	Resistor (1/10W 1.2KΩ ±1%)	[R256]
365 VRS-TS2AD103F	AA	С	Resistor (1/10W 10KΩ ±1%)	[R257]
366 VRS-TS2AD103J	AA	С	Resistor (1/10W 10KΩ ±5%)	[R258]
367 V R S - T S 2 A D 1 0 3 J	AA		Resistor (1/10W 10KΩ ±5%)	[R259]
368 V R S - T S 2 A D 1 0 3 J	AA		Resistor (1/10W 10KΩ ±5%)	[R260]
369 V R S - T S 2 A D 4 7 3 J 370 V R S - T S 2 A D 1 0 2 J	AA		Resistor (1/10W 47KΩ ±5%)	[R261]
371 V R S - T S 2 A D 4 7 2 J	AA		Resistor (1/10W 1KΩ ±5%) Resistor (1/10W 4.7KΩ ±5%)	[R262] [R263]
372 VRS-TS2AD103J	AA	Č	Resistor (1/10W 10KΩ ±5%)	[R265]
373 V R S - T S 2 A D 1 0 3 J	AA		Resistor (1/10W 10KD ±5%)	[R266]
374 VRS-TS2AD103J	AA	C	Resistor (1/10W 10KΩ ±5%)	[R267]
375 V R S - T S 2 A D 1 0 3 J	AA		Resistor (1/10W 10KΩ ±5%)	[R268]
376 V R S - T S 2 A D 1 0 3 J 377 V R S - T S 2 A D 1 D 3 J	AA		Resistor (1/10W 10KΩ ±5%)	[R269]
378 V R S - T S 2 A D 1 0 3 J	AA		Resistor (1/10W 10KΩ ±5%) Resistor (1/10W 10KΩ ±5%)	[R270]
379 V R S - T S 2 A D 6 2 2 J	AA		Resistor (1/10W 10KB ±5%)	[R271] [R272]
380 V R S - T S 2 A D 6 2 2 J	AA		Resistor (1/10W 6.2KΩ ±5%)	[R275]
381 VRS-TS2AD472J	AA	С	Resistor (1/10W 4.7KΩ ±5%)	[R276]
382 VRS-TS2AD102J	AA	С	Resistor (1/10W 1KΩ ±5%)	[R279]
383 V R S - T S 2 A D 1 0 2 J	AA		Resistor (1/10W 1KΩ ±5%)	[R280]
384 V R S - T S 2 A D 4 7 2 J	AA		Resistor (1/10W 4.7KΩ ±5%)	[R281]
385 V R S - T S 2 A D 1 D 3 J 386 V R S - T S 2 A D 1 D 3 J	AA		Resistor (1/10W 10K $\Omega$ ±5%) Resistor (1/10W 10K $\Omega$ ±5%)	[R283] [R284]
387 V R S - T S 2 A D 1 0 3 J	AA	-	Resistor (1/10W 10KΩ ±5%)	[R285]
388 V R S - T S 2 A D 4 7 2 J	AA	<del></del>	Resistor (1/10W 4.7KΩ ±5%)	[R286]
389 V R S - T S 2 A D 3 3 3 J	AA	С	Resistor (1/10W 33K $\Omega$ ±5%)	[R287]
390 VRS-TS2AD203J	AA		Resistor (1/10W 20K $\Omega$ ±5%)	[R288]
391 VRS-TS2AD330J	AA		Resistor (1/10W 33Ω ±5%)	[R289]
392 V R S - T S 2 A D 2 2 1 J	AA		Resistor (1/10W 220Q ±5%)	[R290]
393 RMPTC 8 1 0 3 QCKB 394 RMPTC 8 1 0 3 QCKB	AD		Block resistor ( $10K\Omega \times 8 \ 1/8W \pm 10\%$ ) Block resistor ( $10K\Omega \times 8 \ 1/8W \pm 10\%$ )	[RA1]
395 RMPTC8103QCKB	AD		Block resistor ( $10K\Omega \times 8 \ 1/8W \pm 10\%$ )	[RA2] [RA3]
396 RMPTC6103QCKB	AC		Block resistor ( $10K\Omega \times 6 \ 1/8W \pm 10\%$ )	[RA4]
397 RMPTC8103QCKB	AD		Block resistor (10KQ×8 1/8W ±10%)	[RA8]
398 QCNCW7086RC5J	AK	С	Connector (50pin)	[RAMCN]
399 V H S D R A 2 T E // - 1 400 Q C N C W 1 0 8 4 A C Z Z	AG		Thyristor (DRA2TE) Connector (9pin)	[SD1] [SIOCN]

# 4 Main PWB unit

NO.	PARTS CODE		NEW MARK	PART RANK		
401	QCNCM6865RC2J	A D		C	Connector (20pin) [SLIPC	MII
402	QCNCM2379RC0E	AC	<u> </u>	С	Connector (5pin) [SLIPC	
403	QCNCM1060AC03	AB		С	Commenter (2min)	W2]
404	QCNCW1057ACZZ	A B		C		W2]
405	RTRNH6783RCZZ	AN		В	Convertes transferres	T1]
406	VRD-RC2EY000J	AA		C		P4]
407	RVR-M2517QCZZ	ΑE		8	Mariable was 1 w (000KO)	R2]
408	RCRSP6664RCZZ	AF		В	Coverted (1D CCMM-)	X1]
409	VHERD4.3MB1-1	AC		В	Zener diode (RD4.3MB1) [ZD1	
410	VHERD6.2MB1-1	A C		8	Zanas die de (DDC Obenit	
411	VHERD4 . 3 MB1-1	A C		В	Zaman dia di (DOA 2000)	
412	VHERD5 . 6 PB/-1	A D		В	7	
413	LBNDJ0004UCZZ	AA		С	Eand [ZD1:	04]
414	LX-BZ6665RCZZ	AA		C	Screw (3×6)	
415	PRDAF6650RCZB	AG		C	Heat sink	
416	QCNW-7124RCZZ	AB			GND wire 2 (To switch angle).	
± 417	XBSSD30P08000	AA		C	Screw (3×8)	
418	XNESD30-24000	AA			Nut (3NS)	
	(Unit)					
901	CPWBX7315RC02	CD	N	É	Main PWB unit	
						$\dashv$
						_

## 5 Display PWB unit

	Display PWB unit	PRICE	NEW	DADT		
NO.	PARTS CODE	RANK	MARK	PART RANK	DESCRIPTION	
1	PSPAG6723RCZZ	AF		С	Display spacer	
2	QCNCM6865RC01	AC		C	Connector (9pin)	
3	QCNCM6865RC1A	A D		С	Connector (11pin)	
4	QCNW-7599RCZZ	AK		С	Key cable 2 (9pin)	[KEY CN2]
5	QCNW-7615RCZZ	A T		C	Display cable	[RET CH2]
6	QCNW-7616RCZZ	AK		С	Key-display cable (7pin)	[KEY CN1]
7	RC-EZ106ARC1A	A D		С	Capacitor (10WV 10µF)	[C11,15,22,25]
8	RC-KZ1054CCZZ	AB		C	Capacitor (50WV 0.1µF)	[011,10,22,23]
9	RCORF2029SCZZ	A C		С	Core	
10	RCRSP6658RCZZ	AE		В	Crystal (32.768KHz)	[X1]
	RCRSZ6644RCZZ	A D		В	Crystal (4.19MHz)	X21
12	RMPTC7104QCKB	A C		В	Black Resistor (100KΩ×7 1/4W ±10%)	[BR1~3]
13	RMPTE4471RCHZ	A D		В	Capacitor array (470pF×4)	[BC1]
14	RMPTN8202QCJJ	AK		В	Block resistor (2KQ×8)	[BR4]
15	VCCCPU1HH101J	AB		С	Capacitor (50WV 100PF)	[C20]
16	VCCCPU1HH150J	AA		С	Capacitor (50WV 15PF)	[C13,14]
17	VCEAEU1CW106M	AA		Ç	Capacitor (16WV 10µF)	[C17]
- 18	VCKYPU1HB102K	AA		C	Capacitor (50WV 0.001µF)	[017]
19	VCKYPU1HB471K	AA		С	Capacitor (50WV 470PF)	[C3,4,5,6,7,23,24]
20	VCTYPU1NX104M	AB			Capacitor (12WV 0.1µF)	[00,4,0,0,7,20,24]
21	VCTYPU1EX223M	AB			Capacitor (25WV 0.022µF)	[C9]
	VHDEK04///-1	A D		В	Diode (EK04)	[D2]
23	VHERD39EB7/-1	AB			Zener diode (RD39EB7)	[ZD1]
24	VH i H 4 7 2 8 A 7 5 F S	A X			IC (H4728A75FS)	[IC1]
25	VH i M 6 6 0 0 4 F P - 1	AY			IC (M66004FP)	[IC2]
26	VRD-RC2EY105J	AA			Resistor (1/4W 1.0M $\Omega$ ±5%)	[R9]
27	VRD-RC2EY202J	A A		С	Resistor (1/4W 2.0KΩ ±5%)	[R17,18,19]
28	VRD-RC2EY221J	AA		С	Resistar (1/4W 220Ω ±5%)	[R8]
29	VRD-RC2EY273G	_A A		С	Resistor (1/4W 27KΩ ±2%)	[R12]
30	VRD-RC2EY330J	AA		C	Resistor (1/4W 33Ω ±5%)	[R13,14,15,16]
31	VRD-RC2EY4R7J	AA		C	Resistor (1/4W 4.70 ±5%)	[R10.11]
	VRD-RC2EY472J	AA		С	Resistor (1/4W 4.7KΩ ±5%)	[R3,4]
33	VRD-RC2EY473J	AA		С	Resistor (1/4W 47KΩ ±5%)	[R1,2]
34	VVKCC1040G/-1	ВĻ		В	Display tube	[1112]
	(Unit)					
901	CPWBF7316RC01	ВΥ		E	Display PWB unit	
		T				
						· · · · · · · · · · · · · · · · · · ·

# 6 Power supply PWB unit

NO.	PARTS CODE	PRICE RANK	PART RANK	DESCRIPTION	
1	LBNDJ0004UCZZ	AA	С	Band	
2	LX-BZ6665RCZZ	_ A A	C	Screw (3×6)	
	PRDAF6651RCZA	AG	С	Heat sink	7
	QCNCM1101CCZZ	ΑB	C	Connector (2pin)	[VIN CN]
	QCNW-7575RCZZ	AE	С	PS cable (2pin)	[PS CN]
	QCNW-7640RCZZ	A C	С	GND wire 1	1.0011
	QFS-C2521TAZZ	AE	A	Fuse (250V 2.5A)	[F1]
8	QFSHA1002CCZZ	AB	С	Fuse holder (MINI TYPE)	[F1]

6 Power supply PWB unit

NO.	PARTS CODE	PRICE RANK	NEW MARK	PART RANK	DESCRIPTION	
	RC-EZ688NRC1J	AQ		C	Capacitor (63WV 6800µF)	[C1]
	RCiLC6652RCZZ	AK		C	Coil (MC182-201M)	[L1]
	RVR-M2415QCN3	ΑE		В	Variable resistor (CT-6P)	[VR1]
	VCEAGU1VW228M	AG		С	Capacitor (35WV 2200µF)	[C2]
13	VCQYNA2AM103K	AA		C	Capacitor (100WV 0.010µF)	[C3]
	VHDDBA20B//-1	AE		8	Diode (DBA20B)	[DB1]
	VH i STR 2 1 2 4 /- 1	AR		8	IC (STR2124)	[IC1]
	VRD-RC2EY103G	AA		С	Resistor (1/4W 10K $\Omega$ ±2%)	[R2]
	XBPSD30P14KS0	AA			Screw (3×14KS)	[1/2]
18	XNESD30-24000	AA		С	Nut (3NS)	
	(Unit)					
901	CPWBF7289RC07	BL	N	Ε	Power supply PWB unit	

7 Noise filter PWB unit

NO.	PARTS CODE	PRICE RANK	NEW MARK	PART RANK	DESCRIPTION
	RC-HZ104AUA2E	AE		С	Capacitor (250WV 0.1µF) [C1]
	RC-HZ224AUA2E	AF		С	Capacitor (250WV 0.22µF) [C2]
	RCILC6638RCZZ	A M		С	Coil [£1]
	RCiLC6575RCZZ	AN		С	Coil [L2]
	VRD-RB2HY394J	AA		C	Resistor (1/2W 390KΩ ±5%) [R1]
	QCNW-7356RCZZ	AF		С	PS cable
	QFS-C1322QCZZ	ΑE		Α	Fuse (250V 1A)
	QFSHA1002CCZZ	AB		C	Fuse holder (MINI TYPE)
9	RTRNP9514RCZZ	ΑZ		В	Power transformer
	(Unit)		April 1		
901	CPWBF7288RC06	BK	N	E	Noise filter PWB unit [TQ,TR,TS]
301	CPWBF7288RC07	BK	N	E	Noise filter PWB unit [KA,KB]

8 Pop-up PWB unit

NO.	PARTS CODE	PRICE RANK	NEW MARK	PART RANK	DESCRIPTION	
	LBNDJ0004UCZZ	AA		С	Band	
	QCNCW6918RC09	AH		С	Connector with wires (9pin)	[Pop up CN1]
	QCNCW6918RC11	AK		C	Connector (11pin)	[Pop up CN2]
4	VVKFiP7B13/-1	AX		В	Display tube (FIP7B13]	C
	(Unit)					
901	CPWBF7136RC01	BD		E	Pop-up PWB unit	
		L				
		<u> </u>				

9 Articles for consumption

NO.	PARTS CODE	PRICE	NEW MARK	PART RANK	DESCRIPTION
	DPAPR1006CSZZ	AR		S	Roll paper (5rolls/pack)
	PRBN-6640RCZZ	AX			Ribbon cassette
	UINK-1001CCZZ	AK		\$	Ink for stamp (5cc)
	PSHEK6804RCZZ	AD		S	Key sheet(Programing character)
	PSHEK6796RCZZ	AK			Key sheet(Standard character)
- 6	PSHEK6777RCZZ	A C		S	Key sheet(Blank character)
		-			
		<del>                                     </del>		<u> </u>	
		1		L	

10 Service route options & Service tools

NO.	PARTS CODE			PART RANK	DESCRIPTION	
	LKG i M 7 1 1 3 R C Z Z	AK		В	Service key	
	GCOVB7047RCZZ	BA		S	Drip proof switch cover	
	LKG i M 7 1 2 6 R C Z Z	AL	l. "		Mode key grip cover (OP key only)	
	PSHEK6777RCZZ	A C			Blank key sheet	
	DKiT-8643RCZZ	BG		S	Journal near end sensor	
	LKG i M 7 3 4 6 R C Z Z	AX		В	Additional clerk key (Key Na=7)	
•	LKG i M 7 3 4 7 R C Z Z	AX		В	Additional clerk key (Key No.=8)	
	LKG i M 7 3 4 8 R C Z Z	AX		В	Additional clerk key (Key No.=9)	
6	LKG i M 7 3 4 9 R C Z Z	AX		В	Additional clerk key (Key No = 10)	
	LKG i M 7 3 5 0 R C Z Z	AX		В	Additional clerk key (Key No=11)	
	LKG i M 7 3 5 1 R C Z Z	AX		В	Additional clerk key (Key No.=12)	
	LKG IM7352RCZZ	AX			Additional clerk key (Key No.=13)	

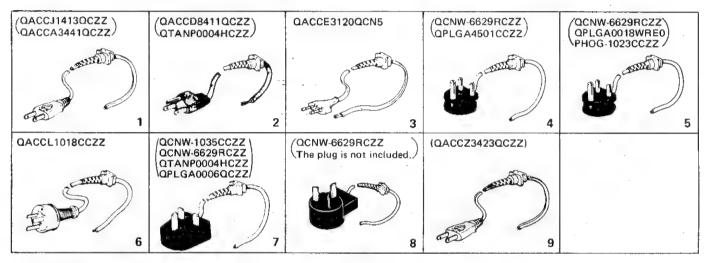
10 Service route options & Service tools

NO.   PARTS CODE   PARCE   NAW   PART   NA	NO.	PARTS CODE	PRICE	NEW	PART	
	110.	TANTO CODE	RANK	MARK	RANK	DESCRIPTION
		6 LKG I M 7 3 5 4 R C 7 7	AX		В	Additional clerk key (Key No.=14)
		7 DK i T - 8 6 3 3 R C Z Z	BE		S	Additional clerk key (Key No = 15)
		8 CKOG-6708RCZZ	BU		S	Expansion PWB
		9 UKOG-6704RCZZ	AV		S	Sio loop back connector
			+			
					-	
					1	
	-		-			
			-			
	7					
			<u> </u>			
	-					
	-					
	<u> </u>					
	<u> </u>	· · · · · · · · · · · · · · · · · · ·	-			
	_					
	<u> </u>					
			-			
	<u></u>					
	<del></del>					
			<del></del>			
	<b>-</b>					
			-			
			-			
					-+	
	<u> </u>					
	<b></b>					
					-	
				-+		
					<del></del>	

## 11 AC CORD

	NO.	PARTS CODE	PRICE RANK	NEW MARK	PART RANK	DESCRIPTION
Δ	1	QACCJ1413QCZZ	AG		В	AC cord Japan, R86, R87, RC5, SC, SD
Δı	1	QACCA3441QCZZ	A L		В	AC cord SB
4	2	QACCD8411QCZZ	AN		В	AC cord U. S. A, Canada, Japan (Okinawa), Guam
l		QTANP0004HCZZ	AB		В	Lug terminal U. S. A, Canada
	3	QACCE31200CN5	AP		В	AC cord RA1, RA2, RB3, RB5, SG, TQ, TR, TS, K
- 42		QACCEST 2 0 QCN 5	AF		_ D	AC cord Yugoslavia
đ١	4	QPLGA4501CCZZ	AK		В	Plug SE
Æ.		QCNW-6629RCZZ	AN		В	AC cord SE
4		QPLGA0018WRE0	AN		В	Plug SH, RA5
4	5	QCNW-6629RCZZ	AN		8	AC cord SH, RA5, SHE
Δ		PHOG-1023CCZZ	AB		8	Bushing for AC cord SH, RA5, SHE
<u>A</u>	6	QACCL1018CCZZ	A S		В	AC cord KA, SL
		QTANP0004HCZZ	A B		В	Lug terminal RC2, SM, SMT, RC1, SBA, RB8
		QPLGA0006QCZZ	AN		В	Plug KB, SM, SMT, RC1, SBA, RB8, RC2
		QCNW-1035CCZZ	ΑH		В	AC cord KB, RC1, RC2, SM, SMT, SBA
ΔÎS		QCNW-6629RCZZ	AN		В	AC cord RB8
Æ	. 8	QCNW-6629RCZZ	AN		В	AC cord RB4 (AC cord only. The plug is not included.)
$\Delta$	9	QACCZ3423QCZZ	AH		В	AC cord SJ, SJ2

Note: Instead of AC cords QACCZ3421QCZZ/QACCK1008CCZZ, the AC cord QACCE1422QCZZ(No.3) is suplified as service spare part.



### Table of destinations

SELECTION	COUNTRIES				
CODE	COONTRIES				
U	U. S. A., Guam				
Α	Canada				
TS	Germany				
то	SEEG territory other than Germany				
TQ.	(Stamp : English)				
TR	SEEG territory other than Germany				
	(Stamp : Spanish)				
KB	U. Kingdom				
KA	Australia				

SELECTION CODE	COUNTRIES
К	Korea

SELECTION	COUNTRIES					
CODE						
SB	Saudi Arabia (127V area)					
SBA	Saudi Arabia (220V area)					
SC	Taiwan					
SD	Venezuela					
SE	Hong Kong					
	Lebanon, Syria, Greece, Pakistan, Iran, Egypt,					
SG	Thailand, Iraq, Mauritius, Seychelles, Tahiti,					
	Jordan, Sudan, Turkey					
SH	South Africa (U. S. A. version)					
SHE	South Africa (Europe version)					
SJ	Philippines (Europe version)					
SJ2	Philippines (U. S. A. version)					
SM	Kuwait, Qatar, Oman, UAE, Malta, Bahrain					
SMT	Nigeria, Yemen, Kenya					

SELECTION CODE	COUNTRIES				
RA1	Morocco, Algeria, Tunisia, West Africa				
RA2	Chile, Uruguay, Peru, Argentina, Paraguay				
RA5	Sri Lanka				

SELECTION CODE	COUNTRIES					
RB3	Indonesia					
RB4						
RB5	Cyprus					
RB6	Panama					
RB7	Barbados					
RB8	Malaysia (U. S. A. version)					

SELECTION	COUNTRIES				
CODE					
RC1	Malaysia (Europe version)				
RC2	Singapore				
RC5	Dominican Republic, Ecuador				

## ■ Index

PARTS CODE	NO.	PRICE	NEW	PART	
	140.	RANK	MARK	RANK	
[C]					
CCABB7141RC08	1- 9	BA	N	D	
CCOVA7038RC06	1- 1	AW	N	Ď	<del> </del>
CKOG-6708RCZZ	10- 8	BU	14		
CPWBF7136RC01			<del> </del>	S	
	1- 5	B D		E	
	8- 901	BD		E	
CPWBF7288RC05	2- 2	BK	N	E	
//	7~ 901	BK	N	E	· · · · · · · · · · · · · · · · · · ·
CPWBF7288RC07	2- 2	BK	N	E	
"	7- 901	BK			
CPWBF7289RC07		_	N	E	
	2- 24	BL	N	E	
. "	6- 901	B L	N	E	
CPWBF7316RC01	1- 15	BY		E	
//	5- 901	ВУ		Ε	
CPWBX7315RC02	2- 23	CD	N	E	
"	4- 901	ÇD	N	E	
CSW-S6850RC01	1- 28	AH	- 14		
	1- 20	1 A B		В	
[D]					
DKIT-8633RCZZ	10- 7	B E		S	
DKiT-8643RCZZ	10- 5	BG		S	
DPAPR1006CSZZ	9- 1	AR		S	
DUNTK9161RCZZ	1- 501	BL		Ē	
[G]	4 301				
GCAB-7143RCZZ	1 1 4	1		_	
	1- 4	AH		D	
GCABA7142RCAB	2- 30	BD	_ N	D	
GCOVA7039RCSA	1- 3	A M		D	
GCOVA7040RCSA	2- 31	AQ		D	
GCOVB7041RCZZ	1- 12	AY	-	D	
GCOVB7042RCZZ	1- 30	AW			<del></del>
GCOVB7047RCZZ		-		D	
GFTAS6769RCSA	10- 2	BA		- S-	
	2- 29	A C		D	
GLEGG6653RCZZ	2- 40	A D	Ī	D	
[H]					
HDECB6828RCZZ	2- 55	AG		С	
HPNLC6818RCSG	1- 11	AK	N	D	
[K]		<del>  ^ ``</del>	-17	-	
Ki-OB6753RCZZ	7 7	0.0			
	2- 3	CB		В	
[ L ]					
LANGQ7472RCZZ	2- 22	AE		C	
LANGQ7476RCZA	2- 11	AF	N	С	
LANGT7465RCZZ	1- 23	AK		Ċ	
LANGT7505RCZZ	1- 16	AM		c	
LBNDJ0004UCZZ	2- 50	AA	$\rightarrow$		
"			-	C	
	4- 413	AA		С	
"	6- 1	AA		С	
	8- 1	AA		С	
LBNDJ0013FCZZ	2- 64	AA		С	
LBNDJ2004SCZZ	1- 46	AA		C	
LBSHZ2021HCZZ	2- 48	AA		Č	
LCHSM6692RCZZ	2- 39	ÂV			
		-		C	
LHLDK6813RCSA	2- 15	AE		C	
LHLDW0004SCZZ	1- 34	AB		С	
LHLDW0007SCZZ	2~ 18	AA	T	C	
LHLDW0008SCZZ	1- 53	AA		С	
	2- 26	AA		C	
LHLDW0024SCZZ	1- 31	AA		C	
"	2- 28	AA		C	
LHLDW2341RCZZ	2- 52	-			
LHLDW5034BCZZ		AB	-	C	
	1- 44	AB		C	
//	2- 59	AB		C	
LKG i M 6 7 8 4 R C Z Z	2- 37	AD		В	
	3- 7	AD		В	
LKG i M7 1 1 0 RCZZ	1- 24	AG	-	В	
"	3- 5	AG	_	В	
LKG IM7111RCZZ			-	-	
		AG	+	В	
1 4 0 : 14 7 1 1 2 2 0 7 7	3- 5	AG		В	
LKG i M7113RCZZ	10- 1	_A K		В	
LKG i M7126RCZZ	10- 3	A L		S	
LKG IM7129RCZZ	1- 24	A E		В	
"	3- 5	AE	-	В	
LKG IM7340RCZZ	2- 56	AX		В	
// // // // // // // // // // // // //					
	3- 6	AX		В	
LKG i M7341RCZZ	2- 56	AX		В	
"	3- 6	AX		В	
LKG i M7342RCZZ	2- 56	AX		В	
"	3- 6	AX		В	
LKG i M7343RCZZ	2- 56	ÂX		В	
"		AX			
LKG IM7344RCZZ				В	
		AX		В	
//	3- 6	AX		В	

			•		
PARTS CODE	NO.	PRICE	NEW MARK	PART	
LKG1M7345RCZZ	2- 56	AX		В	`
1/ 0:1470450077	3- 6	AX		В	
LKGIM7346RCZZ LKGIM7347RCZZ	10- 6	AX	-	B	
LKGIM7347RCZZ	10- 6	AX		B_	
LKG i M7349RCZZ	10- 6	AX		B	<del>                                     </del>
LKGIM7350RCZZ	10- 6	AX	<u> </u>	В	<del> </del>
LKGIM7351RCZZ	10- 6	AX		В	
LKGIM7352RCZZ	10- 6	AX		В	
LKGIM7353RCZZ	10- 6	AX		В	
LKGIM7354RCZZ LKGIW2363RCZZ	10- 6	AX	<u> </u>	B	ļ
LKG W7256RCZZ	2- 34 1- 25	AL		В	
LKGIW7339RCZZ	2- 57	BB	<del></del>	B	
LX-BZ6665RCZZ	1- 17	AA		C	-
. // .	4- 414	AA		C	
//	6- 2	AA		C	
LX-BZ6754RCZZ	2- 60	AA		C	
LX-BZ6774RCZZ	1- 33	AA		C	
	2- 7	AA		С	
[ ]	2- 33	AA		С	
MSPRK6660RCZZ	2- 36	1 4 0			
(P)	2- 36	AC		C	-
PCUSG1220CCZZ	2- 9	AB		C	
PFILW6923RCSD	1- 6	AF		D	
PFILW6924RCSD	1- 10	AM		D	
PFiLW6925RCZZ	1- 2	AK		D	
PFiLW6926RCZZ	1~ 47	A D		D	
PGUMM6699RCZZ	2- 5	AB		C	
PHOG-6628RCZZ	3- 12	AE		C	
PRBN-6640RCZZ PRDAF6650RCZB	9- 2	AX		S	
PRDAF6651RCZA	4- 415 6- 3	AG		C	ļ
PSHEK6777RCZZ	1- 22	AC	-	C	
"	9- 6	AC		S	
//	10- 4	AC		S	
PSHEK6796RCZZ	1- 13	AK		С	
"	9- 5	AK		S	
PSHEK6804RCZZ	1- 14	AD		С	
PSHEP6789RCZZ	9- 4	AD		S	
PSPAG6703RCZZ	2- 13	AG	-	C	
PSPAG6723RCZZ	5- 1	AF		C	
PSTM-6780RC01	2- 4	AR		č	
PSTM-6782RCZZ	2- 4	AS		Č	V /
PSTM-6785RC01	2- 4	AS		C	
[0]					
QACCE 3 1 2 0 QCN 5	2- 16	AL		В	
QACCL 7 4 2 1 QCZZ QCNCM 1 0 6 0 AC 0 3	2- 16	AS	$\rightarrow$	В	
QCNCM1101CCZZ	4- 403 4- 247	AB		C	
//	6- 4	AB		C	
QCNCM2379RC0E	4- 402	AC		č	
QCNCM5278NCZZ	4- 182	AC		Č	
//	4- 183	AC		C	
QCNCM6699RCZZ	4- 184	A C		В	
OCNOME DE EDOG:	4- 185	AC		В	
QCNCM6865RC0i QCNCM6865RC1A	5- 2	A C		C	
QCNCM6865RC2J	5- 3 4- 401	AD	-	C	
QCNCM6926RC1H	4- 481	AE	-	c	
QCNCM7071RC6H	4- 244	AN		C	
"	4- 245	AN		C	
QCNCW1057ACZZ	4- 404	AB		С	
QCNCW1084ACZZ	4- 400	AG	$-\Box$	С	
QCNCW6918RC09	8- 2	AH	$\rightarrow$	C	
QCNCW6918RC11 QCNCW7086RC5J	8- 3 4- 398	AK		<u>c</u>	
QCNW-7000RC18	1- 51	AC	-	C	
QCNW-7062RCZZ	2- 65	AQ		C	
QCNW-7063RCZZ	2- 66	ÂQ		č	
QCNW-7120RCZZ	1- 39	AE		č	
QCNW-7122RCZZ	2- 10	AD		C	
QCNW-7124RCZZ	4- 416	AB		С	
QCNW-7125RCZZ	2- 8	AD		С	
QCNW-7212RCZZ	2- 16	AH		В	·
QCNW-7356RCZZ QCNW-7434RCZZ	7- 6 1- 29	AF	-	C	
QCNW-7434RCZZ QCNW-7518RCZZ	1- 29 2- 43	AC		C	
V . V / U & L	- 73	71 (1)		· 1	- 1

PARTS CODE	NO.	PRICE	NEW MARK	PART	
QCNW-7518RCZZ	4- 246	AR		C	
QCNW-7575RCZZ	2- 42	ΑE		C	
11	6- 5	ΑE		С	
QCNW-7590RCZZ	2- 53	AC		C	
QCNW-7591RCZZ	2- 54	ΑE		С	
QCNW-7592RCZZ	2- 41	AD		С	
QCNW-7599RCZZ	1- 48	A K		С	
//	5- 4	AK		С	
QCNW-7615RCZZ	1- 50	AT		С	
0000 7515077	5- 5	AT		C	
QCNW-7616RCZZ	1- 49	AK		C	
QCNW-7640RCZZ	5- 6 6- 6	AK		C	
QCNW-7640RCZZ	2- 62	AC		C	
QCNW-7644RCZZ	2- 63	AB		C	
QFS-A1037CCZZ	4- 186	AC		A	
QFS-C1322QCZZ	7- 7	AE		A	
QFS-C2521TAZZ	6- 7	AE		A	
QFS-C4081CCZZ	4- 188	AF		A	
QFSHA1002CCZZ	4- 187	AB		С	
	4- 189	AB		C	
- //	6- 8	AB		С	
//	7- 8	AB		С	
QPLGA0006QCZZ	2- 16	A Q		С	
QSOCZ2042SC32	4- 219	AE		С	
"	4- 221	AE		С	
06W-002120077	4- 222	AE		<u>C</u>	
QSW-C9212QCZZ	2- 17	AH		В	
QTANN6629RCZZ QTANP0004HCZZ	2- 14	AE		č	
[R]	2- 20	AB		Ç	
RALMB6640RCZZ	4- 2	AF		-	
RC-EZ106ARC1A	4- 4	AD		B C	
//	4- 5	AD		C	
"	4- 9	AD		C	·
"	4- 11	AD		č	
"	4- 12	AD		C	
"	4- 25	AD		C	
"	4- 29	AD		С	
//	5- 7	AD		С	
RC-EZ107BRC1A	4- 3	AH		С	
RC-EZ476ARC1A	4- 15	AF		C	
<i>"</i>	4- 20 4- 26	AF		- C	
"	4- 26 4- 27	AF		C	
11	4- 30	AF		č	
RC-EZ685ARC1C	4- 8	AD		č	·
RC-EZ688NRC1J	6- 9	AQ		C	
RC-HZ104AUA2E	7~ 1	AE		C	·
RC-HZ224AUA2E	7- 2	AF		С	
RC-KZ1054CCZZ	5- 8	AB		C	
RCiLC6575RCZZ	7- 4	AN		С	
RCiLC6633RCTZ	4- 243	AH		С	
RCILC6638RCZZ	7- 3	AM		С	
RCiLC6652RCZZ	6- 10	AK		C	
RCiLZ1003LCZZ	4- 191	AB		C	
//	4- 192 4- 193	A B		C	
//	4- 193	AB		C	
" "	4- 194	AB		C	
"	4- 196	AB		C	
"	4- 197	AB		c	
//	4- 198	AB		č	
//	4~ 199	AB		Č	
"	4- 200	AB		C	
"	4~ 201	AB		С	
//	4- 203	AB		С	
"	4- 204	AB		С	
RCORF1008ACZZ	4- 337	AB		С	
	4- 339	AB		Č	
RCORF1016LCZZ	4- 363 1- 20	AB.	$\rightarrow$	C	
RCORF 2029SCZZ		AL	+	C	
RCORF 6 6 5 4 RCZZ	5- 9 1- 32	A C A H	-+	C	
RCORF 6 6 6 1 RCZZ	2- 45	AK		C	
RCORF6662RCZZ	1- 45	AK		c	
RCORF6666RCZZ	2- 25	AM		C	
RCORF6673RCZZ	4- 202	AB		C	
RCORF 6 6 7 4 RC Z Z RCORF 6 6 8 2 RC Z Z	4- 190 2- 47	AB		C	

PARTS CODE	NO.	PRICE		PART	
RCORF6683RCZZ	1- 18	AM	MAIN	C	
RCORF6684RCZZ	1- 52	AG		C	
RCORF7001SCZZ	2- 49	AL		C	†
RCRSP6658RCZZ	5- 10	AE		В	
RCRSP6664RCZZ RCRSZ6644RCZZ	4- 408 5- 11	AF		В	
RFiLN6014RCZZ	5- 11 4- 205	A D		C	<del> </del>
KFILNBUI4RGZZ	4- 205	AC	-	C	
"	4- 207	AC		Č	
//	4- 208	A C		С	
//	4- 209	A C		C	
11	4- 210	AC		C	
	4- 211	AC		C	
RMPTC0473QCKB	1- 108	AD		8	<del> </del>
RMPTC6103QCKB	4- 396	AC	H	8	<del></del>
RMPTC7104QCKB	5- 12	AC		8	-
RMPTC8103QCKB	4- 393	A D		В	
//	4- 394	AD		В	
//	4- 395	AD		В	
RMPTE4471RCHZ	4- 397 5- 13	AD	<b></b>	В	
RMPTN8202QCJJ	5- 13	AK		В	+
RTRNH6783RCZZ	4- 405	AN		В	
RTRNP9514RCZZ	7- 9	AZ		В	
RVR-M2415QCN3	6- 11	ΑE		В	
RVR-M2517QCZZ	4- 407	ΑE		В	
[S]	2 2	10			
SPAKA8216RCZA SPAKA8217RCZA	3- 2	A Q	N	D	
SPAKA8217RCZA SPAKC8218RCSA	3- 4	AQ	N	D	
SSAKA1221QCZZ	3- 8	AA	1	D	
SSAKA2012KCZZ	3- 3	AF		D	
SSAKH3015CCZZ	3- 13	AA		D	
SSAKH4231CCZZ	3- 15	AA		D	
[T]	- 16				
TCADH6654RCZZ	3- 16	AB		D	
TCADZ2001QCZA TCAUS1054CCZZ	3- 11	AE		D	
TCAUS1054CCZZ	1- 37	AB	-	D D	<del> </del>
TGANE1001QCZA	3- 11	AC		0	
TINSE7280RCZZ	3- 10	AW	N	D	
TiNSF7281RCZZ	3- 10	AW	N	D	
TiNSG7282RCZZ	3- 10	AW	N	D	
TINSS7283RCZZ	3- 10	AW	N	D	
TLAB-4681CCZZ	2- 21	AA		D	·
UBATN2183CCZZ	4- 1	AV	-	8	<del> </del>
UBNDA1008CCZZ	3- 101	AA		C	
UINK-1001CCZZ	3- 9	AK		S	
	9- 3	AK		S	
UKOG-6704RCZZ	10- 9	AV		S	i
[V]	- 15		<u> </u>		
VCCCPU1HH101J VCCCPU1HH150J	5- 15 5- 16	AB	-	C	
VCCCTV1HH101J	5- 16 4- 41	AA		C	
"	4- 42	AA		С	
"	4- 46	AA		C	
"	4- 47	AA		С	
	4- 48	AA		С	
"	4- 49	AA		С	
// .	4- 50 4- 51	AA	-	C	•
"	4- 51 4- 52	AA		C	
"	4- 52	AA		C	
	4- 54	AA		С	
//	4- 55	AA		С	
//	4- 56	AA		С	
<i>II</i>	4- 57 4- 58	AA		Č	
//	4- 58 4- 59	AA	-	C	
"	4- 59 4- 60	AA		C	
"	4- 60 4- 62	AA		C	
"	4- 63	AA		C	
"	4- 64	AA	$\overline{}$	c	
"	4- 65	AA		С	
"	4- 66	AA		C	
"	4- 67	AA	-	C	
"	4- 68	AA	1	C	

PARTS CODE	NO.	PRICE	NEW MARK	PART RANK	
VCCCTV1HH101J	4- 73	AA		С	
	4- 77	AA		C	
//	4- 78	AA		_ C	
"	4- 79	AA	-	C	<del>                                     </del>
"	4- 100	AA		_ c	
"	4- 101	AA	-	C	
//	4- 102	AA		C	
//	4- 103	AA	_	<del>-c</del>	
"	4- 106	AA		c	
	4- 108	AA		C	
. //	4- 109	AA		С	
	4- 110	AA		С	
	4- 111	AA		С	
	4- 125	AA		C	
	4- 126	AA		C	
// // // // // // // // // // // // //	4- 142	AA		С	
VCCCTV1HH221J	4- 121	AA		C	
VCCCTV1HH331J	4- 35	AA		C	
//	4- 36	AA		С	
	4- 37	AA		C	
//	4- 80	AA		C	
"	4- 81	AA		C	
	4- 83	AA		- C	
	4- 86	AA		C	
"	4- 87	AA		C	
"	-	AA	$\rightarrow$	Ç	
	4- 104 4- 112	AA		- C	
"	4- 113			C	
	4- 113	AA		C	· · · · · · · · · · · · · · · · · · ·
"	4- 115	AA		C	
"	4- 120	AA			
	4- 132	AA	-	C	
//	4- 133	AA	-	C	
"	4- 134	AA		c	
//	4- 135	AA		C	
"	4- 138	AA		C	
"	4- 146	AA		c	
"	4- 147	AA		č	
"	4- 148	AA	-	Č	
//	4- 149	AA		c	
11	4- 154	AA		C	
//	4- 155	AA		C	
VCCCTV1HH470J	4- 72	AA		C	
"	4- 74	AA		С	
//	4- 75	AA		С	
	4- 91	AA		С	
"	4- 105	AA		С	
//	4- 107	AA		C	
//	4- 116	AA		С	
"	4- 118	AA		С	
	4- 122	AA		С	
//	4- 123	AA		C	
//	4- 124	AA		С	
	4- 128	AA		С	
	4- 129	AA		C	
"	4- 137	AA		C	
"	4- 143	AA	-	C	
CEAEUICW106M	4- 150 5- 17	AA		C	
CEAGA1CW106M	5- 17 4- 6	AA		C	
//	4- 10	AA		C	
"	4- 19	AA		C	
"	4- 23	AA		C	
"	4- 24	AA	_	c	
CEAGA1HW105M	4- 22	AB		č	
CEAGU1CW108M	4- 21	AD		č	
CEAGU1CW336M	1- 113	AA	-	c	
CEAGU1HW227M	4- 17	AC		č	
CEAGU1HW477M	4- 18	AD	-	C	
CEAGUIVW228M	6- 12	AG		C	
CEAGU2AW106M	4- 16	AB		c	
CEAGU2AW226M	4- 14	AB		c	
CKYPU1HB102K	5- 18	AA		č	
CKYPU1HB471K	5- 19	AA		c	
CKYTV1HB102K	4- 31	AA		c	
"	4- 32	AA		C	
//	4- 33	AA		C	
//	4- 34	AA		c	

		20105	T - rmine		· · · · · · · · · · · · · · · · · · ·
PARTS CODE	NO.	PRICE RANK		PART RANK	
VCKYTV1HB102K	4- 39	AA		С	
	4- 44	AA		C	
//	4- 61	A A		С	
//	4- 70 4- 92	AA	<u> </u>	C	
"	4- 92	AA		C	-
//	4- 97	AA		С	
"	4- 98 4- 145	AA		C	
" "	4- 145	AA		C	
//	4- 152	AA		С	
"	4- 153 4- 156	AA		C	
"	4- 156	AA		C	
//	4- 158	AA		, C	
VCKYTV1HB103K	4- 85 4- 141	A B		C	
VCKYTV1HB152K	4- 141	AA		C	<del> </del>
VCKYTV1HF104Z	4- 38	AA		С	
"	4- 40	AA		C	
" "	4- 43	AA		C	*
"	4- 76	AA		С	
"	4- 82 4- 88	AA		Ç	
"	4- 88 4- 89	AA		<u>c</u>	-
"	4- 90	AA		С	
// //	4- 94	AA		С	
	4- 95 4- 117	AA	-	C	1
"	4- 119	AA	•	С	
//	4- 127	AA		С	
// // // // // // // // // // // // //	4- 130 4- 131	AA		C	
//	4- 136	AA		С	
<i>''</i>	4- 139	AA		С	
"	4- 140 4- 144	AA		C	
"	4- 159	AA		С	
//	4- 160	AA		С	
VCQYNA1HM103K	4- 161 4- 7	AA	-	C.	
VCQYNA2AM103K	6- 13	AA		С	
VCQYNU1HM683K VCTYPU1EX104M	4- 13	AB		С	
VCTYPU1EX104M	4- 28 5- 21	AB		C	
VCTYPUINX104M	5- 20	AB		С	
VHDDBA20B//-1 VHDDSS133//-1	6- 14	AE		8	
VHDEK04///-1	1- 111 5- 22	AD		B	
VHDSFPB54//-1	4- 164	AC		8	
<i>II</i>	4- 165 4- 175	AC		В	
VHDSFPL52V/-1	4- 175 4- 169	A C		B B	
"	4- 171	AC		8	
VHD1SS353//-1	4~ 163 4~ 166	AB		В	
"	4- 166 4- 167	AB	-	B	
"	4- 168	AB	$\Box$	В	
// //	4- 170 4- 172	AB	-	8	
//	4- 1/2	AB		B	
//	4- 174	AB		8	
))  )	4- 176 4- 177	AB	-+	B	
" "	4- 177 4- 178	AB	1	В	
"	4- 179	AB	1	8	
// VHECRDE562/-1	4- 180 4- 162	AB AF		В	
VHERD39EB7/-1	4- 162 5- 23	A E		В	
VHERD4.3MB1-1	4- 409	AC		В	
// VHERD5.6PB/-1	4- 411	AC		В	
VHERD5.6PB/-1 VHERD6.2MB1-1	4- 412 4- 410	AC	-	8	<del></del>
VHIF258016PC/	4- 223	ΑZ		В	
VH i HM 1 2 8 F 1 2 S L	4- 215	BN		В	
VHiH4728A75FS VHiH641510810	5- 24 4- 228	BA	-	B	
VHiiR9393N/-1	4- 216	AD	-	В	

PARTS CODE	NO.	PRICE		PART	
VHI 1 R 9 3 9 3 N/-1	4- 224	-	MARK		-
VHIMC34063AM1	4- 224	AD		В	
VH i M 6 6 0 0 4 F P-1	5- 25	AY	-	В	
VH i SMA 4 3 9 2/-1	4- 226	AN		В	
VHISN74HC00NS	4- 213	AC		В	
VHISN74HC08NS	4- 218	AD		В	
VHISN74HC14NS	4- 230	AE		В.	
VHISTA401A/-1	4- 225	AP		B B	
VHISTR2124/-1	6- 15	AR	-	8	
VHITC7586F/-1	4- 232	AD	N	В	
11 -	4- 233	AD	N	В	
VHITD62308F-1	4- 217	AH		В	
//	4- 229	AH		В	
VH i TD 6 2 5 0 3 F - 1	4- 214	AF		В	
VH 1 2 7 0 4 0 RAB 1 A VHSDRA 2 TE//-1	4- 220 4- 399	BK	N	B	
VRD-HT2EY472J	1- 112	AG		C	
VRD-RB2HY394J	7- 5	AA		C	
VRD-RB2HY561J	4- 255	AA		C	
VRD-RC2EY000J	4- 234	AA		С	
"	4- 235	AA		C	
//	4- 406	AA		С	
VRD-RC2EY103G	6- 16	AA		C	
VRD-RC2EY105J VRD-RC2EY202J	5- 26 5- 27	AA		C	
VRD-RC2EY221J	5- 28	AA		C	
VRD-RC2EY273G	5- 29	AA		C	
VRD-RC2EY330J	5- 30	AA	•	C	
VRD-RC2EY392G	4- 258	AA	171	С	-
VRD-RC2EY392J	4- 256	AA		С	
VRD-RC2EY4R7J	5- 31	AA		C	
VRD-RC2EY472J VRD-RC2EY473J	5- 32 5- 33	AA		C C	
VRS-RE3AAR68J	4- 257	AA		C	
VRS-TS2AD100J	4- 333	AA		Č	
VRS-TS2AD101J	4- 262	AA		C	
//	4- 263	AA		C	
	4- 291	AA		C	
"	4- 307	AA		C	
"	4- 309 4- 322	AA		C	
"	4- 323	AA		C	
//	4- 324	AA		C	
"	4- 325	AA		С	
"	4- 326	AA		C	
//	4- 327	AA		C	
"	4- 328 4- 329	AA		C	
VRS-TS2AD102G	4- 318	AA		C	
VRS-TS2AD102J	4- 265	AA		C	
11	4- 302	AA		C	
"	4- 311	AA		С	
"	4- 312	AA		C	
"	4- 334 4- 346	AA		C	
"	4- 345	AA	-	C	
"	4- 347	AA		C	
"	4- 351	AA		C	
"	4- 357	AA		C	
"	4- 358	AA		С	
"	4- 359	AA		C	
"	4- 360 4- 361	AA		C	
"	4- 361	AA		C	
"	4- 382	AA		c	
"	4~ 383	AA		С	
VRS-TS2AD103F	4- 365	AA		С	
VRS-TS2AD103J	4- 259	AA		C	
<i>"</i>	4- 260	AA		C	
. "	4- 261 4- 264	AA		C	
"	4- 268	AA		č	
"	4- 277	AA		Č	
"	4- 278	AA		С	
"	4- 279	AA		C	
"	4- 280	AA		C	
"	4- 281 4- 282	AA		- C	
",	4- 283	AA		C	

PARTS CODE	NO.	PRICE RANK		PART RANK	
VRS-TS2AD103J	4- 284	AA		С	
	4- 285	AA		C	
//	4- 286 4- 287	AA		C	
"	4- 288	AA		C	
"	4- 289	AA		C	
11	4- 293	AA		c	
11	4- 296	AA		C	
"	4- 297	AA		С	
	4- 299	AA		С	
	4- 300	AA		C	
	4- 313	AA		C	
//	4- 314	AA		C	
" "	4- 315	AA		C	· —
"	4- 319	AA		C	
//	4- 320	AA		C	
"	4- 321	AA		C	
"	4- 330	AA	-	C	
"	4- 331	AA		С	
"	4- 332	AA		С	
	4- 335	AA		C	
	4- 336	AA		C	
"	4- 338	AA		C	
<i>"</i>	4- 340 4- 348	AA		C	
"	4- 350	AA		C	
"	4- 353	AA		C	
"	4- 356	AA		Č	
"	4- 366	AA		Č	
"	4- 367	AA		C	
"	4- 368	AA		C	
//	4- 372	A A		С	
"	4- 373	AA		С	
	4- 374	AA		С	
	4- 375	AA		C	
	4- 376	AA		C	
	4- 377	AA		C	
<u>"</u>	4- 378 4- 385	AA		C	
"	4- 386	AA		C	
"	4- 387	AA		C	
VRS-TS2AD104J	4- 294	AA		Č	
//	4- 295	AA		C	
"	4- 301	AA		С	
VRS-TS2AD122F	4- 342	AA		С	
//	4- 364	AA		С	
VRS-TS2AD134F	4- 269	AA		С	
VRS-TS2AD182G	4- 317	AA		C	
VRS-1S2AD2R2J	4- 236	AA		C	
<i>"</i>	4- 237 4- 238	AA		C	
<i>"</i>	4- 239	AA		c	
//	4- 240	AA		C	
"	4- 241	AA		C	
"	4- 242	AA		С	
VRS-TS2AD202J	4- 271	AA		С	
VRS-TS2AD203J	4- 390	AA		С	
VRS-TS2AD220J	4- 290	AA		C	
VRS-TS2AD221J	4- 392	AA		C	
VRS-TS2AD223J	4- 270	AA		C	
VRS-TS2AD272J	4~ 276	AA		C	
VRS-TS2AD273J	4- 303 4- 298	AA		C	
// // // // // // // // // // // // //	4- 296	AA		C	
VRS-TS2AD330J	4- 391	AA		C	
VRS-TS2AD332J	4- 273	AA		C	
VRS-TS2AD333J	4- 275	AA		C	
"	4- 389	AA		Ç	
VRS-TS2AD362F	4- 341	AA	I	С	
VRS-TS2AD391J	4- 267	AA		С	
VRS-TS2AD472G	4- 343	AA		C	
VRS-TS2AD472J	4- 274	AA		00	
"	4- 352	AA		C	
"	4- 354 4- 355	AA		C	
"	4- 362	AA		c	
"	4- 302	AA		C	
"	4- 381	AA	1	C	
"	4- 384	AA		C	

	1				,
PARTS CODE	NO.	PRICE		PART	
VRS-TS2AD472J	4- 388	AA	mount	C	
VRS-TS2AD473J	4- 369	AA		C	
VRS-TS2AD562J	4- 266	AA		Č	
	4- 308	AA		C	
	4- 310	AA		С	
VRS-TS2AD563J	4- 304	AA		C	
WB2 72247	4- 305	AA		С	
VRS-TS2AD622J	4- 379	AA		c	
VRS-TS2AD623J	4- 380	AA		C	
VRS-TS2AD682J	4- 272	AA		C	ļ
VRS-TS2AD912G	4- 344	AA		_ <u>C</u>	
"	4- 345	AA		C	
VS2SA1036KQRC	4- 250	AB		В	
"	4- 254	AB		В	
VS2SC2412K/-1	4- 251	AB		В	
//	4- 253	AB		В	
VS2SC4153-/-1	4- 248	AG		В	
"	4- 249	AG		В	
VS2SD1898//-1	4- 252	AD		В	
VVKCC1040G/-1	5- 34	BL		В	
VVKFiP7B13/-1	8- 4	AX		В	
[X]					
XBBSC30P06000	1- 8	AA		С	
XBBSC30P20000	2- 32	AA		С	
XBPBZ40P06K00	2- 19	AA		С	
XBPSD26P04K00	1- 26	AA		C	
XBPSD30P06KS0	2- 44	AA		С	
XBPSD30P14KS0 XBSSD30P08000	6- 17	AA		C	
	4- 417	AA		C	
XCPSD30P12X00	2- 6	AA		C	
XEBSD30P06000	1- 21	AA		_C	
// VEDED 2 AD 0 D 0 D 0	2- 35	AA		С	
XEBSD30P08000	1- 35	AA	-	С	
XHBSD30P08000	2- 12	A A		<u>C</u>	
XNESD30-24000	1- 19	AA		C	
// // // // // // // // // // // // //	2- 27	AA		C	
//	4- 418 6- 18	AA		- C	
XUBSD30P10000	2- 46	AA		C	
XUBSD40P08000	2- 1	AC	-	Č	
XUPSD23P08000	1- 27	AA	-	C	
XUPSD30P16000	2- 51	AA		C	
[0]	2 31	100	-	-	
0ALW-P5107-51	1- 104	AC		С	
0ALW-P5109-51	1- 105	AC		c	
0ALW-P9002-01	1- 101	AC	-	В	
0ALW-P9003-01	1- 102	AC		c	
0ALW-P9003-50	1- 103	AC		c	
0ALZD2006-670	1- 43	AA		C	
OALZV12CK104E	1- 110	AD		C	
OALZW8AA473DJ	1- 109	AA		С	
0ALZY03600874	1- 107	AH	$\Box$	В	
0 A L Z Z O 5 2 O O I 3 8	1- 106	AQ		В	
0AL101KFG-001	1- 40	AV		C	
DAL 421KFG-001	1- 41	BB	_	C	
0AL9090E1002R	1- 42	BK		E	
		-	-		
			-		
				-	
		-	_	-	
				-	
		-		1	
				-+	

PARTS CODE	NO.	RANK	NEW MARK	PART	
				-	+
		-			_
			-	-	+
			-	ļ	-
		-		-	+
					-
		-			+
		-		_	-
		-			-
					-
					-
		-			-
	-				
					_
				-	
					_
		-	-		
			-		
					_
		$ \top$			
			-		
- · · · ·			-+		

#### **CAUTION:**

The socket-outlet shall be installed near the equipment and shall be easily accessible.

#### **VORSICHT:**

Die Netzsteckdose muß nahe dem Gerât angebracht und leicht zugänglich sein.

#### ATTENTION:

La prise de-courant-murale devra être installée à proximité de l'equipement et devra être facilement accessible.

#### AVISO

El tomacorriente debe estar instalado cerca del equipo y debe quedar bien accesible.

#### **VARNING:**

Det matande vägguttaget skall placeras nära apparaten och vara lätt åtkomligh.



# SHARP

#### **COPYRIGHT © 1993 BY SHARP CORPORATION**

All rights reserved. Printed in Japan.

No part of this publication may be reproduced, stored in a retrieval system, or transmitted, in any form or by any means, electronic, mechanical, photocopying, recording, or otherwise, without prior written permission of the publisher.

SHARP CORPORATION
Information Systems Group
Quality & Reliability Control Center
Yamatokoriyama, Nara 639-11, Japan

1993 July Printed in Japan (\$)